

МАТЕМАТИЧКА ГИМНАЗИЈА

МАТУРСКИ РАД
- из рачунарства и информатике -

**Израда X86 32bit i686 језгра оперативног
система**

Ученик:
Алекса Вучковић IVд

Ментор:
Милош Арсић

Београд, јун 2021.

Садржај

1	Увод	1
2	Теорија	3
2.1	X86 архитектура	3
2.1.1	Регистри процесора	3
2.1.2	32bit i686	3
2.1.3	Real mode	3
2.1.4	Сегментација	4
2.1.5	Protected mode	4
2.2	Редослед покретања	4
2.2.1	Bootloader	4
2.3	ELF	4
3	Коришћени алати	5
3.1	Binutils	5
3.1.1	Пре додавања LIBC	5
3.1.2	После додавања LIBC	6
3.1.3	GNU Asembler	6
3.1.4	GNU Linker	7
3.2	GCC	7
3.2.1	Пре додавања LIBC	7
3.2.2	После додавања LIBC	8
3.3	GRUB	8
3.4	QEMU	8
3.5	Make	8
3.6	Мање битни алати	9
3.6.1	git	9
3.6.2	xorriso(libisoburn)	9
3.6.3	GDB	9
4	Језгро оперативног система	11
4.1	Почетак	11

4.1.1	Теорија	11
4.1.2	Имплементација	11
4.2	Испис на екран - VGA	11
4.2.1	Теорија	11
4.2.2	Имплементација	11
4.3	LIBC почетак	11
4.3.1	Теорија	11
4.3.2	Имплементација	11
4.4	Глобални конструктори, заштита стека	11
4.4.1	Теорија	12
4.4.2	Имплементација	12
4.5	Global Descriptor Table	12
4.5.1	Теорија	12
4.5.2	Имплементација	12
4.6	Interrupt Descriptor Table	12
4.6.1	Теорија	12
4.6.2	Имплементација	12
4.7	IRQ и PIC	12
4.7.1	Теорија	12
4.7.2	Имплементација	12
4.8	Тастатура	12
4.8.1	Теорија	12
4.8.2	Имплементација	12
4.9	PIT - Programmable Interval Timer	12
4.9.1	Теорија	13
4.9.2	Имплементација	13
4.10	Неар	13
4.10.1	Теорија	13
4.10.2	Имплементација	13
4.11	Paging	13
4.11.1	Теорија	13
4.11.2	Имплементација	13
4.12	Мој LIBC	13
4.12.1	Теорија	13
4.12.2	Имплементација	13
5	Закључак	15
	Литература	17

1

Увод

Идеја за овај рад проишла је из екстензивног коришћења GNU/Linux система, као и жеља за разумевањем рада рачунара на најнижем нивоу. Цео код је писан у GNU Asembler-у и C-у и може се наћи на GitHub-у на страници <https://github.com/aleksav013/mykernel>. Сав код је доступан под GPLv3 лиценцом.

2

Теорија

2.1 X86 архитектура

X86 архитектура је пробитно била 8битна (садржала је регистре дужине 8 битова), 16битна, затим 32битна и на крају 64битна. Данас 64битну X86 архитектуру знамо као и AMD64, X86-64 или X86_64.

Заједно са ARM-ом једна од најкоришћенијих архитектура.

2.1.1 Регистри процесора

Постоји више врста регистара процесора: 16битни регистри опште намене: ax,bx,cx,dx.

https://wiki.osdev.org/CPU_Registers_x86

2.1.2 32bit i686

32битни регистри опште намене: eax,ebx,ecx,edx. 64битни регистри опште намене: rax,rbx,rcx,rdx.

2.1.3 Real mode

Реални мод је стање процесора у којем нам је дозвољено адресирање само првих 20мб меморије. Прелазак из реалног у заштићени мод постиже се далеком скоком "far jump".

https://wiki.osdev.org/Real_Mode

2.1.4 Сегментација

Сегментација је решење којим се омогућава адресирање више меморије него што је то хардверски предвиђено.

<https://wiki.osdev.org/Segmentation>

2.1.5 Protected mode

Заштићен мод је стање процесора у којем процесор има пун приступ целом опсегу меморије за разлику од реалног мода.

https://wiki.osdev.org/Protected_Mode

2.2 Редослед покретања

Од притиска дугмета за паљење рачунара, па до учитавања оперативног система постоји цео један процес. Након притиска дугмета рачунар прво извршава POST (Power On Self Test) који је једна од почетних фаза BIOS (Basic Input Output System). У POST-у рачунар покушава да иницијализује компоненте рачунарског система и проверава да ли оне испуњавају све услове за стартовање рачунара. Уколико је цео процес прошао без грешака наставља се даље извршавање BIOS-а. BIOS сада има улогу да пронађе медијум који садржи програм који ће учитати језгро оперативног система у рам меморију рачунара. Тај програм се назива Bootloader.

https://wiki.osdev.org/Boot_Sequence

2.2.1 Bootloader

Bootloader је програм који се налази у првих 512бита медијума, и његов задатак је да прочита језгро оперативног система у рам меморију и преда му даље управљање.

<https://wiki.osdev.org/Bootloader>

2.3 ELF

ELF је формат бинарни фајл који се састоји од тачно одређених секција и који може да се покрене.

<https://wiki.osdev.org/ELF>

3

Коришћени алати

У даљем тексту се могу видети неки од алата коришћених у креирању овог рада.

Сви коришћени алати поседују GPLv2 или GPLv3 лиценцу. GNU Public Licence је лиценца отвореног кода која дозвољава модификовање и дистрибуирање кода све док тај је тај код јавно доступан.

Једини програм са листе који није GNU-ов је QEMU виртуална машина.

Оперативни систем коришћен у изради овог пројекта је Artix Linux. Artix Linux је GNU/Linux дистрибуција базирана на Arch Linux-у. Већина коришћених програма је већ компајлована и спремна за употребу и налази се у официјалним репозиторијима.

За програме који су морали бити мануелно компајловани дате су инструкције у даљем тексту.

3.1 Binutils

Изворни код софтвера се може наћи на страници <https://www.gnu.org/software/binutils/>, заједно са упутством за компајловање и коришћење.

Овај пакет садржи програме неопходне за компајловање као што су асемблер и линкер.

3.1.1 Пре додавања LIBC

Из разлога што се не користи стандардна библиотека већ самостално написана специфично за овај пројекат, потребно је мануелно компајловати GNU Binutils. Међутим, постоји могућност коришћења већ спремног пакета који се за дистрибуције базиране на Arch Linux-у може наћи на станици <https://aur.>

archlinux.org/packages/i686-elf-binutils/. Поједине дистрибуције већ имају овај пакет компајлован, али је препорука мануелно компајловати да би се избегла некомпатибилност, а и просто из разлога што ће након формирања наше С библиотеке бити неопходно компајловати овај програм за сваки систем посебно. За оне које желе сами да компајлују дат је део инструкција који се разликује од упутства датог на званичном сајту а тиче се конфигурисања пре компилације.

```
mkdir build
cd build

../configure \
  --target=i686-elf \
  --with-sysroot \
  --prefix=/usr \
  --bindir=/usr/bin \
  --libdir=/usr/lib/i686-elf \
  --disable-nls \
  --disable-werror

make
make install
```

3.1.2 После додавања LIBC

Након додавања наше С библиотеке потребно је компајловати GNU Binutils тако да ту библиотеку и користи приликом компајловања нашег оперативног система. **Напомена:** Потребно је поставити \$SYSROOT на локацију где се библиотека налази. То је могуће урадити на следећи начин:

```
export SYSROOT=/put/do/biblioteke
```

Инструкције за компајловање дате су у наставку:

```
../configure \
  --target=i686-elf \
  --with-sysroot=$SYSROOT \
  --prefix=/usr \
  --bindir=/usr/bin \
  --libdir=/usr/lib/i686-elf \
  --disable-nls \
  --disable-werror
```

3.1.3 GNU Asembler

Иако тренутно постоје много популарније алтернативе попут NASM(Netwide Assembler) и MASM(Microsoft Assembler) који користе новију Интелову синтаксу, ипак сам изабрао GASM због компатибилности са GCC компајлером.

GASM користи старију AT&T синтаксу коју карактерише: обрнут поредак параметара, префикс пре имена регистара и вредности константи, а и величина параметара мора бити дефинисана. Због тога ће можда неким читаоцима бити користан програм "intel2gas" који се за Arch Linux може наћи на страници <https://aur.archlinux.org/packages/intel2gas/>.

Овај програм је коришћен за компајловање дела кода написаног у асемблеру.

3.1.4 GNU Linker

Овај програм је коришћен за линковање("спајање") свог компајлованог кода у једну бинарну датотеку која представља кернел.

3.2 GCC

Изворни код софтвера се може наћи на страници <https://gcc.gnu.org/>, заједно са упутством за компајловање и коришћење.

<https://aur.archlinux.org/packages/i686-elf-gcc/>

GCC је GNU-ов сет компајлера.

3.2.1 Пре додавања LIBC

```
mkdir build
cd build

../configure \
  --target=i686-elf \
  --prefix=/usr \
  --disable-nls \
  --disable-plugin \
  --enable-languages=c,c++ \
  --without-headers

make all-gcc
make all-target-libgcc

make -k check || true

make install-gcc
make install-target-libgcc
```

3.2.2 После додавања LIBC

```
../configure \
  --target=i686-elf \
  --prefix=/usr \
  --with-sysroot=$SYSROOT \
  --disable-nls \
  --disable-plugin \
  --enable-languages=c,c++
```

3.3 GRUB

Изворни код софтвера се може наћи на страници <https://www.gnu.org/software/grub/>, заједно са упутством за компајловање и коришћење.

GRUB је bootloader који је коришћен на овом пројекту. План је да у будућности GRUB буде замењен са мојим bootloader-ом, и да се комплетан код буде мој.

3.4 QEMU

Изворни код софтвера се може наћи на страници <https://www.qemu.org/>, заједно са упутством за компајловање и коришћење.

QEMU је виртуална машина у којој ће језгро бити тестирано и приказано зарад практичних разлога. QEMU је одабран за овај пројекат јер за разлику од других виртуалних машина поседује cli (command line interface) из кога се лако може позивати из скрипти као што су Makefile-ови.

3.5 Make

Изворни код софтвера се може наћи на страници <https://www.gnu.org/software/make/> заједно са упутством за компајловање и коришћење.

Make нам омогућава да са лакоћом одржавамо и манипулишемо изворним фајловима. Могуће је све компајловати, обрисати, креирати iso фајл као и покренути QEMU виртуелну машину са само једном кљчном речи у терминалу. Креирани Makefile за потребе овог пројекта биће детаљно објасњен у даљем тексту.

3.6 Мање битни алати

3.6.1 git

Изворни код софтвера се може наћи на страници <https://git.kernel.org/pub/scm/git/git.git>.

Git је програм који нам помаже да одржавамо изводне фајлове и

3.6.2 xorriso(libisoburn)

<https://www.gnu.org/software/xorriso/>

Служи за креирање ISO фајлова који се могу "нарезати" на CD или USB флеш са којих се касније диже систем.

3.6.3 GDB

<https://www.sourceware.org/gdb/>

4

Језгро оперативног система

4.1 Почетак

https://wiki.osdev.org/Bare_Bones

4.1.1 Теорија

4.1.2 Имплементација

4.2 Испис на екран - VGA

4.2.1 Теорија

4.2.2 Имплементација

4.3 LIBC почетак

4.3.1 Теорија

4.3.2 Имплементација

4.4 Глобални конструктори, заштита стека

https://wiki.osdev.org/Calling_Global_Constructors

https://wiki.osdev.org/Stack_Smashing_Protector

4.4.1 Теорија

4.4.2 Имплементација

4.5 Global Descriptor Table

<https://wiki.osdev.org/GDT>

4.5.1 Теорија

4.5.2 Имплементација

4.6 Interrupt Descriptor Table

<https://wiki.osdev.org/IDT>

4.6.1 Теорија

4.6.2 Имплементација

4.7 IRQ и PIC

<https://wiki.osdev.org/IRQ> <https://wiki.osdev.org/PIC>

4.7.1 Теорија

4.7.2 Имплементација

4.8 Тастатура

4.8.1 Теорија

4.8.2 Имплементација

4.9 PIT - Programmable Interval Timer

<https://wiki.osdev.org/PIT>

4.9.1 Теорија

4.9.2 Имплементација

4.10 Heap

<https://wiki.osdev.org/Heap>

4.10.1 Теорија

4.10.2 Имплементација

4.11 Paging

<https://wiki.osdev.org/Paging>

4.11.1 Теорија

4.11.2 Имплементација

4.12 Moj LIBC

https://wiki.osdev.org/Creating_a_C_Library

4.12.1 Теорија

4.12.2 Имплементација

5

Закључак

Овај пројекат је био сјајна прилика да тестирам границе свог знања.

Литература

- [1] Sanjoy Dasgupta, Christos Papadimitriou, and Umesh Vazirani. *Algorithms*. 1st ed. McGraw-Hill Science/Engineering/Math, 2006. ISBN: 0073523402,9780073523408. URL: <http://gen.lib.rus.ec/book/index.php?md5=529078edeb67e6ca26edc683ad3f6a51>.
- [2] David Salomon. *Assemblers and loaders*. Ellis Horwood series in computers and their applications. Ellis Horwood, 1992. ISBN: 9780130525642,0130525642. URL: <http://gen.lib.rus.ec/book/index.php?md5=A5065F7D488058B77DD8FBF85DF7490F>.
- [3] Alfred V. Aho et al. *Compilers - Principles, Techniques, and Tools*. 2nd ed. Pearson/Addison Wesley, 2006. ISBN: 0321486811. URL: <http://gen.lib.rus.ec/book/index.php?md5=90db32d070cfb70ca617e655d5c35529>.
- [4] John L. Hennessy and David A. Patterson. *Computer Architecture, Fifth Edition: A Quantitative Approach*. 5th ed. The Morgan Kaufmann Series in Computer Architecture and Design. Morgan Kaufmann, 2011. ISBN: 012383872X,9780123838728. URL: <http://gen.lib.rus.ec/book/index.php?md5=041f6d8fb8e6b6d1ed26a824775b5a0d>.
- [5] Bryant Randal E. and O'Hallaron David Richard. *Computer Systems: A Programmer's Perspective*. 2nd ed. Pearson, 2010. ISBN: 0136108040,9780136108047. URL: <http://gen.lib.rus.ec/book/index.php?md5=3E84B730EC874FFDB1A069FF482D112C>.
- [6] Andrew S. Tanenbaum and Todd Austin. *Structured Computer Organization*. 6th ed. Prentice Hall, 2012. ISBN: 0132916525,9780132916523. URL: <http://gen.lib.rus.ec/book/index.php?md5=f6fc02a547e862360e743754fc06375b>.
- [7] Benjamin Lunt. *USB: The Universal Serial Bus (FYSOS: Operating System Design Book 8)*. 2013. ISBN: 1717425364. URL: <http://gen.lib.rus.ec/book/index.php?md5=D4A70ECFDC3F4EB7DC62723D7BCB222C>.

- [8] Andrew S. Tanenbaum. *Modern Operating Systems*. 3rd ed. Pearson Prentice Hall, 2008. ISBN: 0136006639,9780136006633. URL: <http://gen.lib.rus.ec/book/index.php?md5=ac8cd7d4fd0467e923a0c04b7a939f84>.
- [9] Abraham Silberschatz, Peter B Galvin, and Greg Gagne. *Operating system concepts*. 9th ed. Wiley, 2012. ISBN: 9781118063330,1118063333. URL: <http://gen.lib.rus.ec/book/index.php?md5=be3559401fec4b4ba93cc8e2f2e05601>.
- [10] William Stallings. *Operating systems: internals and design principles*. 7th ed. Prentice Hall, 2011. ISBN: 013230998X, 9780132309981, 0273751506, 9780273751502, 1299318266, 9781299318267. URL: <http://gen.lib.rus.ec/book/index.php?md5=6990c44cecea007aa328a9a86c3027d1>.
- [11] Remzi H. Arpaci-Dusseau and Andrea C Arpaci-Dusseau. *Operating Systems: Three Easy Pieces*. Paperback. Createspace Independent Publishing Platform, 2018. ISBN: 198508659X,9781985086593. URL: <http://gen.lib.rus.ec/book/index.php?md5=aa2c64b8cee2819de114afdebd113e7a>.
- [12] Richard A. Burgess. *Mmurtl V1.0*. Ip Data Corp, 2000. ISBN: 9781588530004,1588530000. URL: <http://gen.lib.rus.ec/book/index.php?md5=eb2ae29c03308f4f95a57a2a1dadab22>.
- [13] Andrew S. Tanenbaum and Albert S. Woodhull. *Operating Systems: Design and Implementation*. 3rd ed. Pearson, 2006. ISBN: 0131429388, 9780131429383. URL: <http://gen.lib.rus.ec/book/index.php?md5=fdafa32272838b3eff5583d668e3192b>.
- [14] Marshall Kirk McKusick, George V. Neville-Neil, and Robert N.M. Watson. *The Design and Implementation of the FreeBSD Operating System*. 2nd ed. Addison-Wesley Professional, 2014. ISBN: 0321968972,9780321968975. URL: <http://gen.lib.rus.ec/book/index.php?md5=bc62cc0f2ad546d5a7b2d2c610ee14ae>.
- [15] Samuel P. Harbison and Guy L. Steele. *C: A Reference Manual*. 5th ed. Prentice Hall, 2002. ISBN: 013089592X,9780130895929. URL: <http://gen.lib.rus.ec/book/index.php?md5=fe81d808c24e1a0c0d479520db57cd86>.
- [16] Brian W. Kernighan and Dennis M. Ritchie. *C Programming Language*. 2nd ed. Prentice Hall, 1988. ISBN: 0131103628,9780131103627. URL: <http://gen.lib.rus.ec/book/index.php?md5=5013a19e2b20b82d104bae34ac7e5320>.

- [17] Bill Rosenblatt and Cameron Newham. *Learning the bash shell*. 3rd ed. Nutshell handbook. O'Reilly, 2005. ISBN: 9780596009656,0596009658. URL: <http://gen.lib.rus.ec/book/index.php?md5=F0B2387CFA911873144412D2DF51E16C>.
- [18] Arnold Robbins, Elbert Hannah, and Linda Lamb. *Learning the Vi and Vim Editors*. 7th ed. O'Reilly Media, 2008. ISBN: 9780596529833,059652983X. URL: <http://gen.lib.rus.ec/book/index.php?md5=bc6fb75f968bcc39e4446c29bf04d2d1>.
- [19] Robert Mecklenburg. *Managing Projects with GNU Make*. 3rd ed. Nutshell Handbooks. O'Reilly Media, 2004. ISBN: 0596006101,9780596006105. URL: <http://gen.lib.rus.ec/book/index.php?md5=6754a2b1ac7071ea1ccedc05801f5424>.
- [20] Stephen A. Rago and W. Richard Stevens. *Advanced Programming in the UNIX Environment*. 3rd ed. Addison-Wesley professional computing series. Addison-Wesley Professional, 2013. ISBN: 0321637739,9780321637734. URL: <http://gen.lib.rus.ec/book/index.php?md5=8f4dd448cc992b8ab4a38dd056b09478>.