

Industrijski komunikacioni protokoli u elektroenergetskim sistemima

školska 2021/2022. godina

Nastava predmeta

- Predavanja: **doc. dr Milana Bojanić**
 - milana.bojanic@uns.ac.rs
 - bojanic.milana@yahoo.com
- Računarske vežbe:
 - **mr Saša Tošić**: sasa.tosic@uns.ac.rs
 - **Bojan Jelačić**: bojan.jelacic@uns.ac.rs
 - **Marina Stanojević**: marina.stanojevic@uns.ac.rs
 - **Marko Janković**: marko.jankovic97@uns.ac.rs
- Sve informacije o predmetu i polaganju na sajtu katedre:
<https://www.eepsi.ftn.uns.ac.rs/nastava>

Plan predavanja

- Hijerarhija memorije
 - Princip lokalnosti
 - Modelovanje performansi
 - Keš memorija, unutrašnja memorija
- Automatsko upravljanje memorijom
- Paralelna obrada
 - Organizacija sa više procesora
 - višenitni rad i čip sa više procesora
- Računari sa više jezgara
- Transportni i mrežni protokoli u ISO-OSI modelu mreže
- GPU – grafička procesorska jedinica

Plan vežbi

- Plan vežbi i pravila polaganja biće objašnjeni na prvom terminu vežbi
- Vežbe se održavaju od naredne nedelje (18.10.) u terminu grupa

Polaganje predmeta

- Polaganje praktičnog dela (vežbi):
 - 70 poena
 - Kolokvijum u obliku testa
 - Izrada i odbrana predmetnog projekta
- Polaganje teorijskog dela ispita:
 - 30 poena
 - Polaganje pismenim putem u ispitnim rokovima

Literatura

- Prezentacije sa predavanja
- William Stallings „Organizacija i arhitektura računara –projekat u funkciji performansi,“ Pearson, RF, CET, 2020.
- Richard Jones, Antony Hosking, Eliot Moss „ The garbage collection hand-book: The Art of Automatic Memory Management,“ Chapman & Hall, 2012.
- Materijali sa vežbi i primeri zadataka