1. RISC (reduced instruction set compute) - архитектурный подход к проектированию процессоров, который увеличивает быстродействие путем простого кодирования инструкций и сокращения времени их выполнения.

2. Микропроцессор - компьютерный процессор, где логика обработки данных и управления объединены в одной интегральной схеме или небольшом количестве интегральных схем.

3. Центральный процессор - главная часть аппаратного обеспечения компьютера или программируемого логического контроллера, отвечающая за выполнение машинных инструкций.

4. Машинный код - система команд конкретной вычислительной машины, которую процессор или микропрограммы этой машины интерпретируют непосредственно.

5. Кэш - память с высокой скоростью доступа, предназначенная для ускорения обращения к данным, которые часто используются и хранятся в памяти с меньшей скоростью доступа.

6. Периферийное устройство - аппаратура, позволяющая вводить информацию в компьютер или выводить ее из него.

7. Файл - именованная область данных на носителе информации, используемая как базовый объект взаимодействия с данными в операционных системах.

8. Алгоритм - определенная последовательность инструкций, которая при применении к исходным данным позволяет решить задачу.

9. Команда - указание компьютерной программе или интерфейсу командной строки действовать для выполнения определенной задачи.

10. Видеопоследовательность - последовательность кадров телевизионного изображения, представляющая собой элемент потока видеоданных высшего уровня.

11. Адресная арифметика - способ вычисления адреса объекта с использованием арифметических операций над указателями, а также использование указателей в операциях сравнения.

12. Конвейер - способ организации вычислений, применяемый в процессорах и контроллерах для повышения производительности путем параллельного выполнения операций.

13. Буфер - область памяти, используемая для временного хранения данных при вводе или выводе.

14. Многокристальный микропроцессор - микроп

роцессор, который состоит из нескольких функционально завершенных блоков, реализованных в виде интегральных схем или системы на кристалле.

15. Архитектура процессора - структурный подход к разработке компонентов микроархитектуры вычислительной машины, рассматриваемый специалистами IT в контексте прикладной деятельности.