1. Прерывание является важной концепцией в вычислительной технике. Оно возникает при наступлении события и приводит к передаче управления обработчику прерываний.

2. Обработка исключительных ситуаций представляет собой механизм, используемый в языках программирования, чтобы программа могла обрабатывать ошибки времени выполнения и другие проблемы, которые могут возникнуть при выполнении.

3. APIC (Advanced Programmable Interrupt Controller) — это улучшенный программируемый контроллер прерываний, добавленный в процессоре Pentium.

4. BIOS (Basic Input/Output System) — это набор микропрограмм, предоставляющих API для взаимодействия с аппаратурой компьютера и подключенными устройствами.

5. DPMI (DOS Protected Mode Interface) — это протокол доступа к памяти, позволяющий DOS-программам использовать дополнительную память компьютера с адресами выше 1 Мбайта, недоступную в реальном режиме процессора 80x86.

6. Вектор представляет собой математический объект, описывающий величину и направление.

7. Стек вызовов (Call Stack) — это LIFO-стек, который хранит информацию для возврата управления из подпрограммы обратно в основную программу или обработчик прерывания.

8. INTO — это инструкция на ассемблере для процессоров x86, которая выполняет проверку на переполнение.

9. INT3 — это инструкция на ассемблере, используемая для создания контрольной точки в программе.

10. BOUND — это инструкция на ассемблере, которая выполняет проверку границ массива.

11. Int — это инструкция на языке ассемблера для процессоров x86, которая генерирует программное прерывание.

12. Нарушение (отказ) — это исключение, возникающее либо перед выполнением команды, либо во время ее выполнения. Процессор переходит в состояние, позволяющее выполнить перезапуск команды, и адрес вызывающей команды помещается в стек обработчика исключений.

13. Авария (Abort) не позволяет выполнить перезапуск программы и зачастую трудно определить точное место, вызвавшее это исключение.

14. Микропроцессор — это процессор, реализованны

й на одной или нескольких микросхемах.

15. Межпроцессорное прерывание (IPI) — это специальный тип прерывания, который позволяет одному процессору прерывать другой процессор в многопроцессорной системе, когда прерывающий процессор требует определенных действий от другого процессора.

16. RGI (Request Gate Interface) — это регистр, который хранит уровни запросов прерываний IRQx.

17. PRB (Priority Resolver Block) — это схема, которая определяет приоритет запросов и выбирает запрос с наивысшим приоритетом.

18. ISR (Interrupt Service Register) — это регистр, который хранит уровни запросов прерываний, находящиеся на обслуживании контроллера прерываний.

19. RGM (Interrupt Mask Register) — это регистр, который позволяет запрещать одну или несколько линий запросов прерываний.

20. RWCU (Read/Write Control Unit) — это блок управления чтением/записью, который принимает управляющие сигналы от микропроцессора и устанавливает режим функционирования контроллера прерываний.