Università degli Studi di Verona

	DIPARTI	MENTO D	I SCI	ENZE E	INGEGN	IERIA
Corso	di Laurea	Magistrale	in In	gegneria	e Scienze	informatiche

	Tesi di laurea	MAGISTRALE	
	e di test di accet embedded integ		spositivi IoT
andidato: Alessandro Righi			Relatore: Mariano Ceccat o
Iatricola VR432403			