

**Università degli Studi di Verona**

---

**DIPARTIMENTO DI SCIENZE E INGEGNERIA**  
**Corso di Laurea Magistrale in Ingegneria e Scienze informatiche**

**TESI DI LAUREA MAGISTRALE**

**Automazione di test di accettazione per dispositivi IoT  
embedded integrati nel cloud**

Candidato:

**Alessandro Righi**

**Matricola VR432403**

Relatore:

**Mariano Ceccato**

---

**Anno Accademico 2021–2022**