# Датчик 220B DKST 910.5

# Протокол 1-Wire

Версия документа 1.06

Дата: 15/06/2015

### **Table of Contents**

1 Введение	1
1.1 Цели и аудитория документа	1
1.2 Ссылки	
1.3 История версий документа	
2 Физический уровень	
2.1 Временные параметры / ограничения	
3 Сетевой уровень	
3.1 ROM Команды	4
3.2 Функциональные команды	5
3.2.1 Запись в регистры памяти DKST 910.5	5
3.2.2 Чтение из регистров памяти DKST 910.5	
3.2.3 Команда перезагрузки DKST 910.5	5
3.2.4 Команда чтения статистики (полная версия)	6
3.2.5 Команда чтения статистики (сокращённая версия)	6
3.2.6 Вычисление CRC-16	7
3.3 Описание регистров устройства DKST 910.5	7

## 1 Введение

## 1.1 Цели и аудитория документа

Данный документ описывает детали протокола управления датчиком 220B DKST 910.5. по интерфейсу 1-Wire. Документ предназначен для разработчиков программно - аппаратных средств и другого персонала задействонного в данном проекте.

#### 1.2 Ссылки

[1] [DKSF 90.1.1] Первая версия ПО https://netping.teamworkpm.net/tasks/3463455

## 1.3 История версий документа

Дата	Версия	Автор	Коментарий
27/05/15	0.9	Alex Maekivi	Первоначальная версия
05/06/15	1	Alex Maekivi	Учтены предложения Павла Любасова
05/06/15	1.01	Alex Maekivi	Исправление ошибок в описании регрстров

09/06/12	1.02	Alex Maekivi	Доработка сокращенной версии пакета статистики
09/06/12	1.03	Alex Maekivi	Исправил код пакета «короткой» статистики
10/06/12	1.04	Alex Maekivi	Изменения в пакете записи в регистры — CRC-16 вычисляется только от данных.
11/06/12	1.05	Alex Maekivi	- Пороги недо-напряжения перенапряжения внесены в профили счетчиков — измениласть карта памяти регистров Указан используемый алгоритм CRC-16
15/06/12	1.06	Alex Maekivi	- Исправление опечаток Изменена карта памяти — добавлено зарезервированное место для выравнивания доступа к 32-битным счетчикам

## 2 Физический уровень

Устройство DKST 910.5 реализует роль ведомого («slave») рамках стандартного протокола 1-Wire, поддерживаемого фирмой Maxim.

Детально с протоколом можно ознакомиться по ссылке:

http://www.maximintegrated.com/en/products/1-wire/flash/overview/

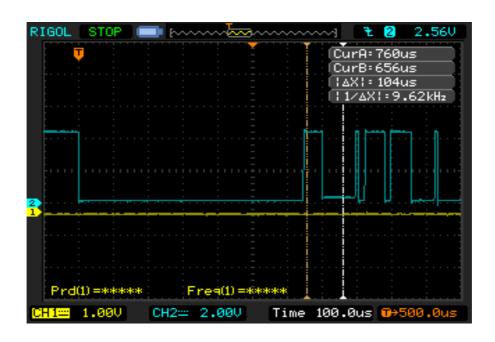
На физическом уровне DKST 910.5 поддерживает:

- определение сигнала RESET (сброс)
- генерацию сигнала PRESENCE (присутствие)
- прием битов данных от мастера
- передача битов данных мастеру

## 2.1 Временные параметры / ограничения

Сигнал	Значение	Комментарий
Окно успешного определения сигнала RESET от мастера	От 480 до < 960 микросекунд	
Задержка после окончания сигнала RESET от мастера, перед генерацие PRESENCE	57 микросекунд	
Длительность генерируемого сигнала PRESENCE	94 микросекунды	
Длительность удерживания линии в низком уровне при передачи нуля (от начала таймслота)	55 микросекунд	

### Диаграмма 1 (Сброс и импульс присутствия)

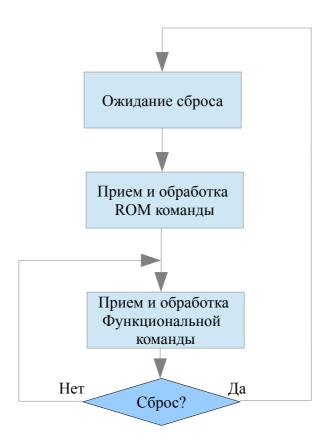


### Диаграмма 2 (Передача 0 и 1 от слэйва мастеру)



# 3 Сетевой уровень

Устройство DKST 910.5 в общем виде работает в состояниях показанных на диаграмме ниже:



#### 3.1 ROM Команды

Ниже приведен список поддерживаемых ROM команд с описанием. Команды отправляются мастером и принимаются слейвом.

Команда	Значение	Описание
READ ROM	0x33	Если на шине одно устройство, слейв обеспечивает 64 таймслота чтения и принимает от устройста 8 байтов уникального кода устройства (адрес). Последний байт адреса = CRC предшествующих 7 байтов. Первый байт адреса = код семейства, всегда равен 0хАС в датчиках DKST 910.5
SKIP ROM	0xCC	Данная команда переводит устройство сразу в режим ожидания функциональных команд, минуя адресацию.
Search ROM	0xF0	Данная команда реализует алгоритм перебора 8 байтных адресов всех устройств на шине. Реализуется в DKST 910.5 в рамках стандарта

		1-Wire
Match ROM	0x55	За командой следует 8 байтный уникальный код (адрес) устройства. При совпадении адреса, DKST 910.5 переходит в состояние ожидания функциональных команд.

### 3.2 Функциональные команды

Ниже приведен список поддерживаемых функциональных команд. Устройство DKST 910.5 исполняет функциональную команду и переходит в режим ожидания следующей функциональной команды или сигнала сброса.

### 3.2.1 Запись в регистры памяти DKST 910.5

Команда записи данных в память DKST 910.5 имеет следующий формат:

	Команда	Адрес (байтовый)	Длина данных	Данные	CRC16	Подтверждение
Размер	8 bit	8 bit	8 bit	переменный	16 bit	8 bit
Направление M=Master S=Slave	M => S	M => S	M => S	M => S	M => S	M <= S
Значение	0x40	Адрес регистра для записи	Длина данных для записи	Блок данных для записи	СRС данных	0x06=ACK 0x15=NAK

## 3.2.2 Чтение из регистров памяти DKST 910.5

Команда чтения данных из памяти DKST 910.5 имеет следующий формат:

	Команда	Адрес (байтовый)	Длина данных	Данные	CRC16
Размер	8 bit	8 bit	8 bit	переменный	16 bit
Направление M=Master S=Slave	M => S	M => S	M => S	S <= M	S <= M
Значение	0x60	Адрес регистра для чтения	Длина данных для чтения	Блок данных (выставляет слэйв)	СRС данных (выставляет слэйв)

## 3.2.3 Команда перезагрузки DKST 910.5

Команда перезагрузки может использоваться мастером для того что бы заставить слэйв перезагрузиться с новыми настройками. Команда имеет следующий формат:

	Команда	Magic	Подтверждение
Размер	8 bit	16 bit	8 bit
Направление M=Master S=Slave	M => S	M => S	M <= S
Значение	0xA2	0x5253	0x06=ACK 0x15=NAK

### 3.2.4 Команда чтения статистики (полная версия)

	Команда	Длина данных	Данные	CRC16
Размер	8 bit	8 bit	переменный	16 bit
Направление M=Master S=Slave	M => S	$M \le S$ $S \le M$ $S$		S <= M
Значение	0x62	Длина блока данных статистики (выставляет слэйв)	Блок данных статистики (выставляет слэйв): - VERSION (16 bit), - CNT1_UV (32 bit) - CNT1_OV (32 bit) - CNT2_UV (32 bit) - CNT2_UV (32 bit) - CNT2_OV (32 bit) - CNT_BLKOUT (32 bit) - VRMS (16 bit) - VFREQ (16 bit)	СRС данных (выставляет слэйв)

### 3.2.5 Команда чтения статистики (сокращённая версия)

	Команда	Длина данных	Данные	CRC16
Размер	8 bit	8 bit	переменный	16 bit
Направление M=Master S=Slave	M => S	M <= S	S <= M	S <= M
Значение	0x64	Длина блока данных статистики (выставляет слэйв)	Блок данных статистики (выставляет слэйв):  - VERSION (8 bit), Bits [75] = Version Major + 90	СRС данных (выставляет слэйв)

Bits [43] = Version Minor Bits [20] = Version Point (Пример 0x0A = 90.0.2)
- CNT1_UV (8 bit, low byte) - CNT1_OV (8 bit, low byte) - CNT2_UV (8 bit, low byte) - CNT2_OV (8 bit, low byte) - CNT_BLKOUT (8 bit, low byte) - VRMS (16 bit) - VFREQ (16 bit)

#### 3.2.6 Вычисление CRC-16

Применяемая CRC-16 соответствует принятому стандарту CCITT CRC-16 Ниже приведён пример реализации на C:

```
// CCITT CRC-16:
// Polynomial: x^16 + x^12 + x^5 + 1 (0x8408)
// Initial value: 0xffff
static uint16_t crc_ccitt_update(uint16_t crc, uint8_t data)
{
    data ^= (crc & 0x00ff);
    data ^= data << 4;

return ((((uint16_t)data << 8) | ((crc >> 8) & 0x00ff)) ^ (uint8_t)(data >> 4) ^ ((uint16_t)data << 3));
}
```

### 3.3 Описание регистров устройства DKST 910.5

R/W = чтение и запись; RO = только чтение

При попытке записи в регистры с атрибутом RO данные будут приняты устройством но не будут записаны в память.

Данные в регистрах хранятся в формате Little Endian

Адрес	Длина	Read Write	Название	Описание
0x00	16 bit	R/W	PROF1_UVTRES	Profile 1 Under Voltage Threshold (профиль счетчика 1, напряжение провала) 0 300 В
0x02	16 bit	R/W	PROF1_OVTRES	Profile 1 Over Voltage Threshold (профиль счетчика 1, напряжение

				перенапряжения) 0 300 В
0x04	16 bit	R/W	PROF1_MIN	Counter profile 1 Min Duration (профиль счетчика 1, минимальная длительность) 25 мс 65000 мс
0x06	16 bit	R/W	PROF1_MAX	Counter profile 1 Max Duration (профиль счетчика 1, максимальная длительность) 25 мс 65000 мс
0x08	16 bit	R/W	PROF1_RESERVED1	Зарезервировано для будущих версий
0x0A	16 bit	R/W	PROF1_RESERVED2	Зарезервировано для будущих версий
0x0C	16 bit	R/W	PROF2_UVTRES	Profile 2 Under Voltage Threshold (профиль счетчика 2, напряжение провала) 0 300 В
0x0E	16 bit	R/W	PROF2_OVTRES	Profile 2 Over Voltage Threshold (профиль счетчика 2, напряжение перенапряжения) 0 300 В
0x10	16 bit	R/W	PROF2_MIN	Counter profile 2 Min Duration (профиль счетчика 2, минимальная длительность) 25 мс 65000 мс
0x12	16 bit	R/W	PROF2_MAX	Counter profile 2 Max Duration (профиль счетчика 2, максимальная длительность) 25 мс 65000 мс
0x14	16 bit	R/W	PROF2_RESERVED1	Зарезервировано для будущих версий
0x16	16 bit	R/W	PROF2_RESERVED2	Зарезервировано для будущих версий
0x18	16 bit	R/W	BLKOUT_TRES	Вlackout threshold duration (Длительность полного отсутствия напряжения после которой инкрементируется счетчик отсутствия напряжения CNT_BLKOUT) 25 мс 65000 мс
0x1A	16 bit	RO	RESERVED	Зарезервировано (требуется для выравнивания доступа к 32-битным счетчикам)
0x1C	32 bit	RO	CNT1_UV	Counter 1 Under-Voltage (Счетчик провалов 1)

0x20	32 bit	RO	CNT1_OV	Counter 1 over-voltage (Счетчик перенапряжений 1)
0x24	32 bit	RO	CNT2_UV	Counter 2 under-voltage (Счетчик провалов 2)
0x28	32 bit	RO	CNT2_OV	Counter 2 over-voltage (Счетчик перенапряжений 2)
0x2C	32 bit	RO	CNT_BLKOUT	Blackout counter (Счетчик отсутствия напряжения)
0x30	16 bit	RO	VRMS	Действующе (среднеквадратическое) значение сетевого напряжения (RMS) в Вольтах.
				Данные в регистре представлены в формате «фиксированной точки» с одним десятичным местом после запятой.
				Например десятичное значение: 2156 означает 215,6 Вольт 2200 означает 220,0 Вольт
0x32	16 bit	RO	VFREQ	Текущая частота сетевого напряжения (Герц)
				Данные в регистре представлены в формате «фиксированной точки» с двумя десятичными местами после запятой.
				Например десятичное значение: 5000 означает 50,00 Hz 5001 означает 50,01 Hz
0x34	16 bit	RO	VERSION	Версия П.О. датчика: ===========
				Первый байт (Bits [158]) = Major
				Второй байт, первые 4 бита (Bits [74]) = Minor
				Второй байт, следующие 4 бита (Bits [30]) = Point
				Пример: DKSF 90.1.0 = 0x5A10