

Ontwerp van een RRAM geheugen voor ingebedde NV toepassingen

Wouter Diels
Alexander Standaert

Thesis voorgedragen tot het behalen
van de graad van Master of Science
in de ingenieurswetenschappen:
elektrotechniek, optie Elektronica en
geïntegreerde schakelingen

Promotor:
Prof. dr. ir. W. Dehaene

Academiejaar 2013 – 2014