Name				2014					2015		
		Qtr 4		Qtr 1	Qtr 2		Qtr 3	Qtr 4	Qtr 1	Qtr 2	
Eerst Semester	140d		ı	-	1 -		1		I		
Literatuur Studie	100d			_							
Literatuur studie - na afloop lijst gelezen literatuur	100d										
Bepalen te onderzoeken Sensing Schemes - presentatie pro/con voorstellen			•								
Sensing Scheme flow met referentiecircuit	40d	_									
Werkend krijgen bestanden	7d										
Analyse snelheid/energie - mismatch	30d										
Area estimation	3d										
Final Results - energy/delay performantie			•								
Tussentijdse presentatie - voorlopige resultaten/verwachtingen			•								
Tweede Semester	127d		l I		-						
Sensing Schemes	48d										
Sensing Scheme 1	24d		l I								
Analytical work	7d		i								
Analyse snelheid/energie - mismatch	14d		l I								
Area estimation	2d		i		0						
Verslag	1d		l I		1						
Sensing Scheme 2	24d		i								
Analytical work	7d		l I								
Analyse snelheid/energie - mismatch	14d		i								
Area estimation	2d		l I								
Verslag	1d		i		I						
Results Sensing Schemes - energy/delay performantie			I I		•						
Reevaluate planning			i I		•						
Mem architecture	44d		l I								
Bitcells/Words per block - SA verdeling - local/global bitlines	30d		İ								
Decoding to blocks	7d		l I								
extract parasitic resistance/capacitance from layout?	7d		i e								
Results mem architecture			l I		♦						
Start writing	35d		l .								
Finish Masterpaper			l I			♦					
Masterproef Presentatie			l .			•	•				
			l I								
			I								
			l I								
			İ								
			l I								
			ļ.								
			I I								
			į.								
			I I								
			I								
			I .								

				Ī		I	I		
WBS	Name	Start	Finish	Work	Duration	Slack	Cost	Assigned to	% Complete
1	Eerst Semester	Aug 15	Jan 1	140d	100d	126d	0		0
1.1	Literatuur Studie	Aug 15	Jan 1	100d	100d	126d	0		0
1.1.1	Literatuur studie - na afloop lijst gelezen literatuur	Aug 15	Jan 1	100d	100d	126d	0		0
1.1.2	Bepalen te onderzoeken Sensing Schemes - presentatie pro/con voorstellen	Dec 18	Dec 18	N/A	N/A	137d	0		0
1.2	Sensing Scheme flow met referentiecircuit	Oct 16	Dec 11	40d	40d	142d	0		0
1.2.1	Werkend krijgen bestanden	Oct 16	Oct 24	7d	7d	175d	0		0
1.2.2	Analyse snelheid/energie - mismatch	Oct 23	Dec 3	30d	30d	147d	0		0
1.2.3	Area estimation	Dec 4	Dec 6	3d	3d	144d	0		0
1.2.4	Final Results - energy/delay performantie	Dec 11	Dec 11	N/A	N/A	142d	0		0
1.3	Tussentijdse presentatie - voorlopige resultaten/verwachtingen	Dec 20	Dec 20	N/A	N/A	135d	0		0
2	Tweede Semester	Feb 10	Jun 27	127d	99d		0		0
2.1	Sensing Schemes	Feb 10	Apr 16	48d	47d	52d	0		0
2.1.1	Sensing Scheme 1	Feb 10	Mar 13	24d	24d	75d	0		0
2.1.1.1	Analytical work	Feb 10	Feb 18	7d	7d	92d	0		6
2.1.1.2	Analyse snelheid/energie - mismatch	Feb 17	Mar 6	14d	14d	80d	0		0
2.1.1.3	Area estimation	Mar 10	Mar 11	2d	2d	77d	0		0
2.1.1.4	Verslag	Mar 13	Mar 13	1d	1d	75d	0		0
2.1.2	Sensing Scheme 2	Mar 10	Apr 14	24d	26d	53d	0		0
2.1.2.1	Analytical work	Mar 10	Mar 18	7d	7d	72d	0		0
2.1.2.2	Analyse snelheid/energie - mismatch	Mar 17	Apr 3	14d	14d	60d	0		0
2.1.2.3	Area estimation	Apr 8	Apr 9	2d	2d	56d	0		0
2.1.2.4	Verslag	Apr 14	Apr 14	1d	1d	53d	0		0
2.1.3	Results Sensing Schemes - energy/delay performantie	Apr 16	Apr 16	N/A	N/A	52d	0		0
2.2	Reevaluate planning	Mar 3	Mar 3	N/A	N/A	84d	0		0
2.3	Mem architecture	Feb 10	Apr 11	44d	44d	55d	0		0
2.3.1	Bitcells/Words per block - SA verdeling - local/global bitlines	Feb 10	Mar 21	30d	30d	69d	0		0
2.3.2	Decoding to blocks	Mar 21	Mar 31	7d	7d	63d	0		0
2.3.3	extract parasitic resistance/capacitance from layout?	Mar 31	Apr 8	7d	7d	57d	0		0
2.3.4	Results mem architecture	Apr 11	Apr 11	N/A	N/A	55d	0		0
2.4	Start writing	Apr 18	Jun 5	35d	35d	15d	0		0
2.5	Finish Masterpaper	Jun 6	Jun 6	N/A	N/A	15d	0		0
2.6	Masterproef Presentatie	Jun 27	Jun 27	N/A	N/A		0		0