

Inatel

ARQUITETURA AS-MIC

Alexânder Augusto
Vanessa Swerts



Descrição

- 32 bits
- 12 registradores :
 - 8 registradores de uso geral
 - 3 registradores temporário
 - 1 específico (pc)
- Memória Principal - 16bytes
- Memória Cache - 4bytes

Inatel



Instruções e Operações

- Tipo de Instruções:
 - Reg - registrador com registrador
 - Const - registrador com constante
- Tipo de Operações:
 - Aritmética: Soma, Mult, Somai e Multi
 - Lógica: Load e Store

Inatel



Conjunto de Instruções

- Tipo Reg:

OP	dest	var1	var2	func
8	5	5	5	9

- Tipo Const:

OP	dest	var	cte
8	5	5	14



Conjunto de Instruções

Sintaxe	Tipo	OP	func
soma dest, var1, var2	Reg	0x00	0x11
somai dest, var, cte	Const	0x17	-
mult dest, var1, var2	Reg	0x00	0x22
multi dest, var, cte	Const	0x13	-
load dest, cte(var)	Const	0x25	-
store dest, cte(var)	Const	0x27	-

Inatel



Código

Inatel

