Trasarea execuției programului de test pentru MIPS32

Valorile se completează în hexazecimal așa cum trebuie să apară pe SSD. Succesiunea pașilor reprezintă ordinea de execuție în timp la apăsarea butonului ENable. Pasul O corespunde stării inițiale a circuitului (PC = 0), iar pasul N caracterizează starea după apăsarea de N ori a butonului ENable. Inițial registrele vor avea valoarea 0 (care se atribuie automat în lipsa unei inițializări explicite a RF), iar memoria de date RAM poate fi inițializată cu valori dorite. Tabelul se completează pentru tot programul sau, dacă are buclă, până la finalul primei iterații. Buclă = revenirea execuției la o instrucțiune care a mai fost executată anterior.

Pas	SW(7:5)	"000"	"001"	"010"	"011"	"100"	"101"	"110"	"111"	De completat numai per instrucțiuni de salt	
	Instr (în asamblare)	Instr (hexa)	PC+4	RD1	RD2	Ext_Imm	ALURes	MemData	WD	BranchAddr	JumpAddr
0	ADDI \$1, \$0, 0	X"20010000"	X"00000004"	0084	0001	0000	0000	0001	0000	Χ""	Χ""
1	ADDI \$2, \$0, 1	X"20020001"	0088	0000	0001	0001	0001	0001	0001		
2	ADDI \$3, \$0, 0	X"20030000"	008C	0000	0000	0000	0000	0001	0000		
3	ADDI \$4, \$0, 4	X"20040004"	0090	0004	0004	0004	0008	0003	0008		
4	SW \$1, 0(\$3)	X"AC610000"	0094	0000	0000	0000	0000	0000	0000		
5	SW \$2, 0(\$4)	X"AC820000"	0098	0000	0001	0000	0000	0001	0000		
6	LW \$1, 0(\$3)	X"8C610000"	009C	0000	0000	0000	0000	0001	0001		
7	LW \$2, 0(\$4)	X"8C820000"	00A0	000	0001	0000	0000	0001	0001		
8	ADD \$5, \$1, \$2	X"00222820"	00A4	0000	0001	2820	0001	0001	0001		
9	ADD \$1, \$0, \$2	X"00020820"	8A00	0000	0001	0820	0001	0001	0001		
10	ADD \$2, \$0, \$5	X"00051020"	002C	0000	0001	1020	0001	0001	0001		
11	18	X"08000008"	0030	0000	0000	8000	0000	0001	0000		
12											
13											
14											
15											
16											
17											
18											
19											
20											
21											
22											
24											

URL: https://drive.google.com/file/d/10goST1-tEe1cbUdNk VKr6NHq3zVfs83/view?usp=sharing