

# Intel Cilk Plus

## Programação Paralela

Alexandre Lucchesi   Jeremias Moreira   Matheus Braga

Departamento de Ciência da Computação  
Universidade de Brasília, Brasília – DF

`alexandre.lucchesi@gmail.com`  
`jeremias@aluno.unb.br`  
`matheus.mtb7@gmail.com`

10 de outubro de 2014

# Sumário

## 1 Introdução

- O que é
- História

- Cilk Plus é “dahora” [1].

É da hora mesmo...

# Referências Bibliográficas

- [1] J. Jeffers and J. Reinders.  
*Intel Xeon Phi Coprocessor High-performance Programming.*  
Morgan Kaufmann. Elsevier Science & Technology Books, 2013.