

#### УНИВЕРСИТЕТ ИТМО

Курс «Системы на кристалле»

# Лекция 3 Технология высокоуровневого синтеза (часть 2)

Быковский С.В

e-mail: sergei\_bykovskii@itmo.ru

Санкт-Петербург, 2019



#### Операции, выполняемые в процессе синтеза

- **♥ Binding**. Определение ресурсов, с помощью которых можно выполнить операции.
- ♥ Scheduling. Планирование вычислительного процесса. Распределение операций по тактам.



#### Трансляция ресурсов

- Функциональные блоки описываются в виде функций
- ✓ Аргументы транслируются в порты ввода/вывода
- ▼ Переменные и массивы транслируются в элементы памяти (регистровую или блочную)
- Циклы транслируются в однотактовые, многотактовые или конвейерные вычислительные блоки



## Конструкции C/C++, которые нельзя синтезировать в современных САПР

- **ОСИСТЕМНЫЕ ВЫЗОВЫ**

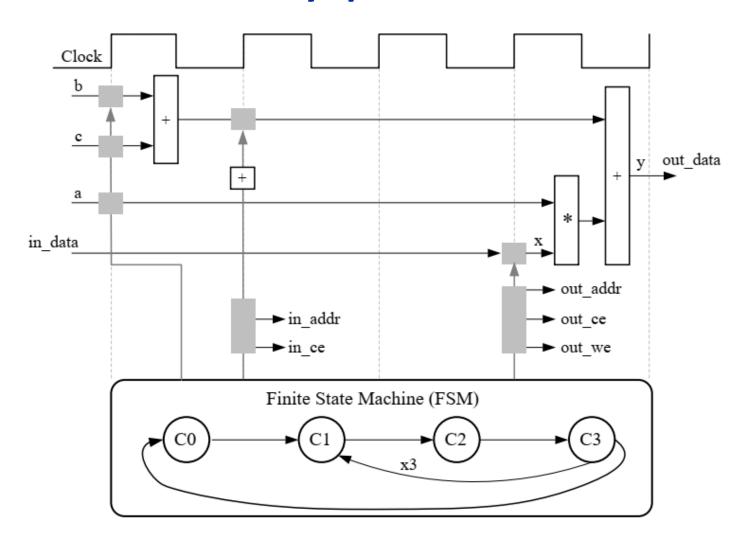
- У Рекурсивные функции

#### Пример 1

```
void foo (int in[3], char a, char b,
char c, int out[3]) {
  int x, y;
  for (int i = 0; i < 3; i++) {</pre>
    x = in[i];
    y = a*x + b + c;
    out[i] = y;
```

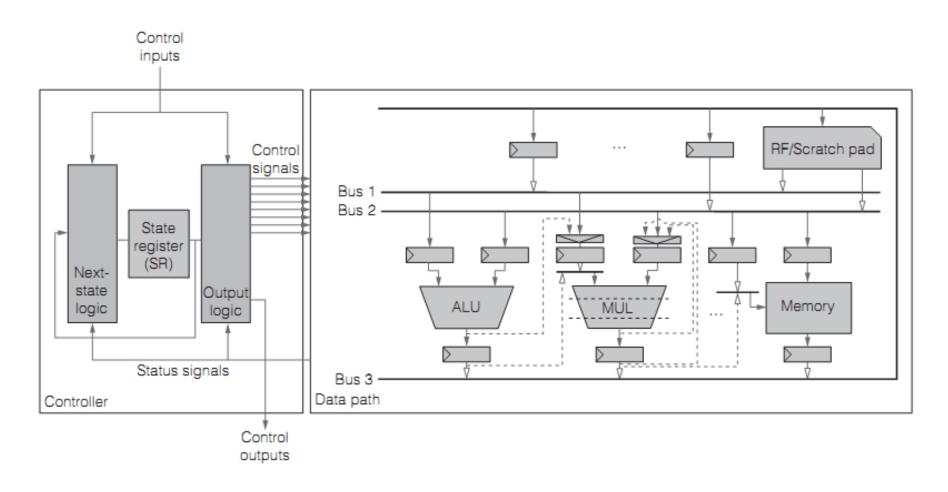


#### Извлечение логики управления и синтез RTL



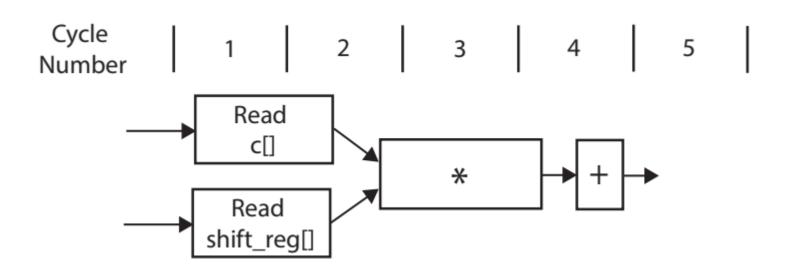


#### Типовой шаблон синтеза



#### Пример 2. Потактовая реализация

```
for (i = N - 1; i >= 0; i--) { Latency = 4*N acc += shift_reg[i] * c[i]; Interval = 4*N }
```





#### Временные характеристики

- ✓ Latency время между подачей входных данных и получением результата
- ✓ II (Iteration interval или Initiation Interval) минимальное время между посылками новых порций входных данных

#### Оптимизации циклов

- Развертка циклов (Unrolling)
- Слияние циклов (loops merging)
- Конвейеризация циклов (pipelining)

```
for (i = 0; i<4; i++)
{
    r[0] = a[0] + b[0];
    r[1] = a[1] + b[1];
    r[2] = a[2] + b[2];
    r[3] = a[3] + b[3];

    FSM

    FSM
```

#### Оптимизации | Развертка циклов

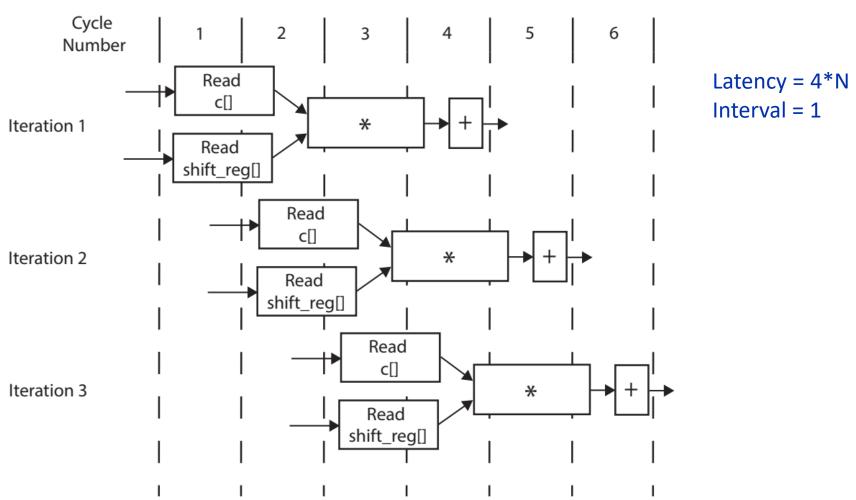
```
for (i = N - 1; i >= 0; i--) { acc += shift_reg[i] * c[i]; }
```



```
for (i = N - 1; i >= 3; i -= 4) { 
    acc += shift_reg[i] * c[i] + shift_reg[i - 1] * c[i - 1] + 
    shift_reg[i - 2] * c[i - 2] + shift_reg[i - 3] * c[i - 3]; 
}
```



## Оптимизации | Конвейеризация циклов





## Интерфейсы. Допустимые типы аргументов

#### Допустимые типы аргументов:

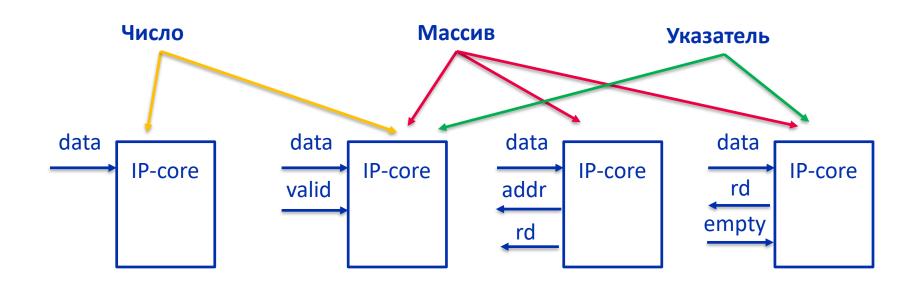
- Число (int data)
- Maccив (int data[N])
- Указатель (int \* data)

#### Возможные интерфейсы:

- Без логики управления (непосредственная передача значения)
- Интерфейс с протоком рукопожатия (handshake)
- Интерфейс памяти
- Интерфейс очереди
- Стандартизированный интерфейс коммуникационной шины (AXI, Wishbone и др.)

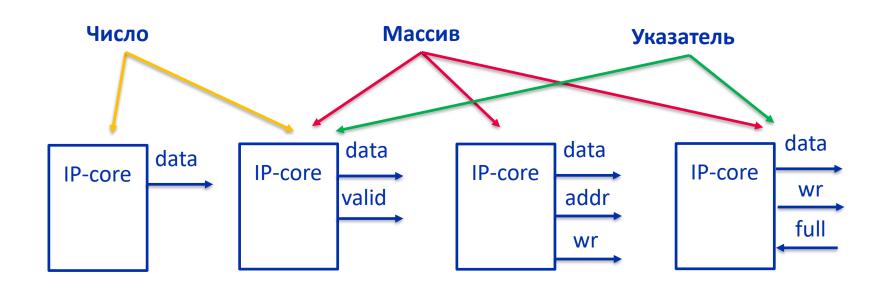


# Отображение аргументов на входные порты





## Отображение аргументов на выходные порты





#### Оптимизация массивов. Склеивание массивов



Используется для уменьшения количества <u>блоков</u> блочной памяти. Актуально при наличии множества мелких массивов.



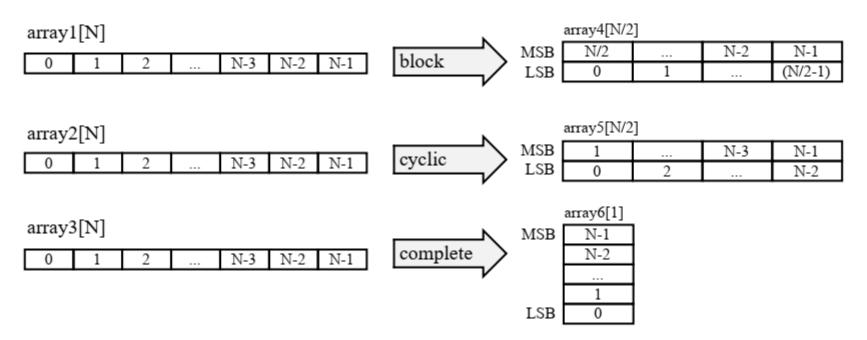
#### Оптимизация массивов. Склеивание массивов



Используется для уменьшения количества <u>слов</u> блочной памяти. Увеличивается разрядность слова, но уменьшается количество слов.



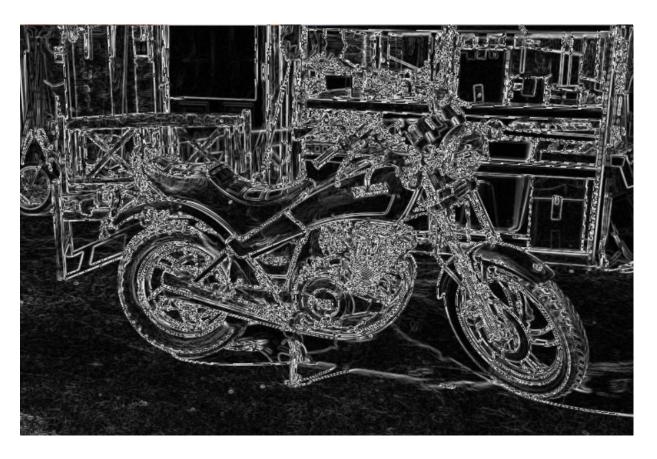
# Оптимизация массивов. Переупорядочивание содержимого (reshaping)



Используется для оптимизации скорости доступа к разным элементам массива.

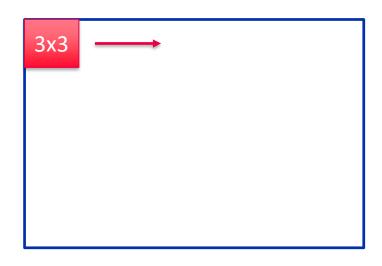


# Фильтр Собеля



Используется для определения границ на изображении

#### Фильтр Собеля | Алгоритм



```
int gx = \{-1, 0, 1, \}
         -2, 0, 2,
          -1, 0, 1;
int gy = \{-1, -2, -1,
         0, 0, 0,
          1, 2, 1 };
int x = 0, y = 0;
for (int i = 0; i < 9; i++) {
   x += in[i]*qx[i];
   y += in[i]*qy[i];
out = \sqrt{x^2 + y^2}
```



## Фильтр Собеля | Вопросы и задачи

- Что является входными и выходными данными? Какой будет формат их представления?
- Проведите синтез аппаратного блока фильтра Собеля без развертки циклов и без конвейеризации вычислений.
- За сколько тактов выполнится свертка участка изображения 3х3 пикселя?
- Сколько состояний будет у управляющего автомата?
- Какие ресурсы будут использованы при реализации аппаратного блока фильтра Собеля?



#### Спасибо за внимание!

sergei\_bykovskii@itmo.ru 142291@itmo.ru