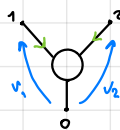


...

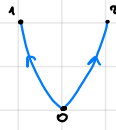
3.4 TEORIA DEI GRAFI APPLICATA AI CIRCUITI

Ogni componente può essere rappresentato con un grafo. L'unione dei grafi dei componenti crea il grafo di un circuito. Ci sono diversi modi di rappresentare il grafo di un componente:

- **GRAFO A STELLA:** si prende un nodo (morsetto/polo) di riferimento e si riferiscono tutti i voltaggi e correnti a quello



GRAFO COME V

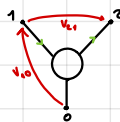


GRAFO COME I



I lati di un grafo identificano una coppia i-v a meno del verso. Ogni coppia viene detta porta.

- **GRAFO NON A STELLA:** Non c'è un nodo (morsetto/polo) di riferimento.



Per evitare di usare due grafi a componente, definiamo delle convenzioni:

- **CONVENZIONE NORMALE (UTILIZZATORI):** correnti e tensioni sono dirette in verso opposto
- **CONVENZIONE GENERATORI:** correnti e tensioni dirette in verso concorde.

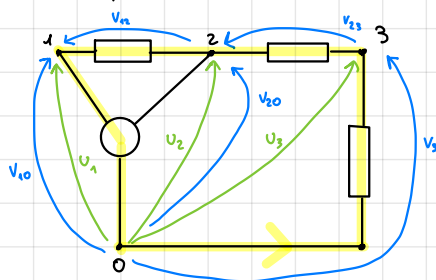
Le convenzioni ci permettono di dedurre il graf mancante solo se la rappresentazione del componente è a stella.

3.5 LEGGI DI KIRCHHOFF

KVL-I: dato un circuito che opera in regime stazionario, cioè tutte le tensioni e correnti sono costanti nel tempo,² con n nodi e il cui grafo sia connesso, prendiamo uno dei suoi nodi come riferimento u_0 per misurare il potenziale elettrico e indichiamo con u_1, \dots, u_{n-1} i rimanenti potenziali di nodo³. Ad ogni istante di tempo t , la tensione V_{kj} misurata tra il nodo k e il nodo j è pari a $u_k - u_j$.

KVL-II: dato un circuito che opera in regime stazionario, cioè tutte le tensioni e correnti sono costanti nel tempo, con n nodi e il cui grafo sia connesso, preso un percorso chiuso che passi per m nodi del grafo (ad ogni istante di tempo t), la somma algebrica delle tensioni fra i nodi consecutivi che si incontrano lungo il percorso è nulla. La somma si intende algebrica poichè le tensioni che si incontrano lungo il percorso e che sono orientate come il verso di percorrenza del percorso stesso vengono prese con il segno "+". Quelle orientate invece nel senso opposto vengono prese con il segno "-".

Le due leggi sono equivalenti:



u_1, u_2, u_3 sono i potenziali di nodo

$$\text{KVL-I} \begin{cases} V_{10} = u_1 - u_0 = u_1 \\ V_{20} = u_2 - u_0 = u_2 \\ V_{12} = u_1 - u_2 \\ V_{23} = u_2 - u_3 \\ V_{30} = u_3 - u_0 = u_3 \end{cases}$$

Considerando la maglia scriviamo la KVL-II:

$$V_{30} + V_{23} + V_{12} - V_{10} = 0$$

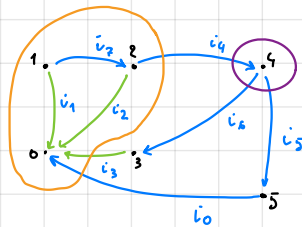
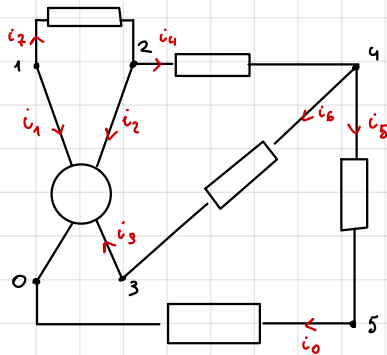
$$u_3 + u_2 - u_3 + u_1 - u_2 - u_1 = 0$$

Le due formulazioni sono equivalenti.

Vediamo anche la riformulazione della KCL:

KCL: Prendiamo una superficie chiusa orientata che tagli solo terminali e che non attraversi superfici limite dei componenti. Per un circuito che opera in regime stazionario, (in ogni istante di tempo

t), la somma algebrica di tutte le correnti uscenti e entranti dalla superficie orientata sopra definita è nulla. La somma si intende algebrica nel senso che, avendo ad esempio scelto di orientare la superficie positivamente dall'interno verso l'esterno, le correnti uscenti da essa saranno prese con segno "+" e quelle entranti con segno "-". Viceversa se si fosse scelto di orientare la superficie positivamente dall'esterno verso l'interno.



○ TAGLIO NODALE: $i_4 - i_5 - i_6 = 0$ (+ entrante)
 ○ $i_4 - i_3 - i_0 = 0$ (+ uscente)

In un circuito con N componenti ottengo un grafo con l componenti e 2 le variabili descrittive. Per risolvere il circuito (trovare tutte le variabili descrittive) devo risolvere un sistema con 2 le equazioni e incognite:

- le equazioni sono date dalle eq. costitutive dei componenti
- le equazioni sono date dalla topologia del circuito (KCL e KVL) $\Rightarrow l - n + 1$ KVL e $n - 1$ KCL ($n = \text{nodi}$; eq. sono linearmente indipendenti)