## TARJETA DE REFERENCIA DE MIPS/MARS

PRINCIPALES INSTRUCCIONES (INCLUYENDO ALGUNAS PSEUDO-INSTRUCCIONES)

TIPO	NOMBRE	INSTRUCCIÓN	OPERACIÓN	NOTA
	Suma	add rd,rs,rt	R[rd]=R[rs]+R[rt]	(1)
	Suma sin signo	addu rd,rs,rt	R[rd]=R[rs]+R[rt]	(2)
	Suma con inm.	addi rd,rs,inm	R[rt]=R[rs]+InmSignExt	(1)(2)
Aritméticas	Suma sin signo con inm.	addiu rd,rs,inm	R[rt]=R[rs]+InmSignExt	(2)
	Resta	sub rd,rs,rt	R[rd]=R[rs]-R[rt]	(1)
	Resta sin signo	subu rd,rs,rt	R[rd]=R[rs]-R[rt]	(-)
	Divide	div rs,rt	Lo=R[rs]/R[rt]; Hi=R[rs]%R[rt]	
	Divide y obtiene cociente	div rd,rs,rt	Lo=R[rs]/R[rt]; Hi=R[rs]%R[rt]; R[rd]=Lo	(1)
	Divide y obtiene resto	rem rd,rs,rt	Lo=R[rs]/R[rt]; Hi=R[rs]/R[rt]; R[rd]=Hi	(1)
	Divide sin signo	divu rs,rt	Lo=R[rs]/R[rt]; Hi=R[rs]%R[rt]	(6)
	Multiplica	mult rs,rt	${Hi,Lo}=R[rs]*R[rt]$	(0)
	Multiplica y obtiene result.	mul rd,rs,rt	{Hi,Lo}=R[rs]*R[rt]; R[rd]=Lo	
	Multiplica sin signo	multu rs,rt	{Hi,Lo}=R[rs]*R[rt]	(6)
Obtener valor	Mueve desde Hi	mfhi rd	R[rd]=Hi	(0)
en (Hi,Lo)	Mueve desde Lo	mflo rd	R[rd]=Lo	
CII (III,LO)	Y lógico	and rd,rs,rt	R[rd]=R[rs]&R[rt]	
	Y lógico con inm.	and ru,rs,rt	R[rt]=R[rs]&InmSignExt	(2)
Lógicas	O lógico negado	nor rd,rs,rt	R[r]  = R[r] = R[r]	(2)
bit a bit	O lógico		R[rd] = R[rs][R[rt]]	
Dit a bit	_	or rd,rs,rt		(2)
	O lógico con inm. O exclusivo	ori rt,rs,inm	R[rt]=R[rs] InmSignExt	(2)
		xor rd,rs,rt	R[rd]=R[rs]^R[rt]	(2)
	O exclusivo con inm.	xori rt,rs,inm	R[rt]=R[rs]^InmSignExt	(2)
	Negación	not rd,rs	$R[rd] = \sim (R[rs])$	
	Desp. lóg. a la izquierda	sll rd,rs,valor	R[rd]=R[rs]< <valor< td=""><td></td></valor<>	
	Desp. lóg. a la derecha	srl rd,rs,valor	R[rd]=R[rs]>>valor	
	Desp. arit. a la derecha	sra rd,rs,valor	R[rd]=R[rs]>>valor	
Desp. de bits	Desp. lóg. a la izq. var.	sllv rd,rs,rt	R[rd]=R[rs]<< R[rt]	
	Desp. lóg. a la der. var.	srlv rd,rs,rt	R[rd] = R[rs] >> R[rt]	
	Desp. arit. a la der. var.	srav rd,rs,rt	R[rd]=R[rs]>>R[rt]	
	1 si menor que	slt rd,rs,rt	R[rd] = (R[rs] < R[rt])?1:0	
Comparación	1 si menor que sin signo	sltu rd,rs,rt	R[rd] = (R[rs] < R[rt])?1:0	(6)
	1 si menor que inm.	slti rt,rs,inm	R[rt] = (R[rs] < InmSignExt)?1:0	(2)
	1 si menor que inm. sin sig.	sltiu rt,rs,inm	R[rt]=(R[rs] <inmsignext)< math="">?1:0</inmsignext)<>	(2)(6)
	Salta si igual	beq rs,rt*,dir	if (R[rs]==R[rt]) PC=PC+4+DirSalRel	(4)
	Salta si no igual	bne rs,rt*,dir	if (R[rs]!=R[rt]) PC=PC+4+DirSalRel	(4)
	Salta si $> 0$	bgtz rs,dir	if (R[rs]>0]) PC=PC+4+DirSalRel	(4)
	Salta si $>=0$	bgez rs,dir	if $(R[rs]>=0])$ $PC=PC+4+DirSalRel$	(4)
	Salta si $< 0$	bltz rs,dir	if (R[rs]<0]) PC=PC+4+DirSalRel	(4)
Salto	Salta si $<=0$	blez rs,dir	$if (R[rs] \le 0]) PC = PC + 4 + DirSalRel$	(4)
condicional	Salta si igual a 0	beqz rs,dir	if (R[rs]==0]) PC=PC+4+DirSalRel	(4)
	Salta si distinto de 0	bnez rs,dir	if (R[rs]!=0]) PC=PC+4+DirSalRel	(4)
	Salta si menor que	blt rs,rt*,dir	if (R[rs] < R[rt]) PC = PC + 4 + DirSalRel	(4)
	Salta si mayor que	bgt rs,rt*,dir	if (R[rs]>R[rt]) PC=PC+4+DirSalRel	(4)
	Salta si menor o igual que	ble rs,rt*,dir	$if (R[rs] \le R[rt]) PC = PC + 4 + DirSalRel$	(4)
	Salta si mayor o igual que	bge rs,rt*,dir	if (R[rs] >= R[rt]) PC = PC + 4 + DirSalRel	(4)
			(*) Se puede sustituir rt por una constante	
	Salta	j dirección	PC=DirSalAbs	(5)
Salto	Salta y enlaza	jal dirección	R[31]=PC+4; PC=DirSalAbs	(5)
incondicional	Salta según registro	jr rs	PC=R[rs]	
	Salta y enlazar según reg.	jalr rs	R[31]=PC+4; PC=R[rs]	
Copia de reg.	Mover (copiar)	move rd,rs	R[rd]=R[rs]	
Asignar	Asigna inm. en mitad sup.	lui rt,inm	R[rt]={inm,16'b0}	
constante	Asigna inm.	li rd,inm	R[rd]=inmediato	
a registro	Asigna dirección	la rd,dirección	R[rd]=dirección	
<u> </u>	Carga byte	lb rt,inm(rs)	$R[rt] = \{24\{signo\}, M[R[rs] + InmSignExt](7:0)\}$	(2)
Carga de	Carga byte sin signo	lbu rt,inm(rs)	R[rt]={24'b0, M[R[rs]+InmSignExt](7:0)}	(2)
dato de	Carga media palabra	lh rt,inm(rs)	$R[rt] = \{16\{\text{signo}\}, M[R[rs] + \text{InmSignExt}](15:0)\}$	(2)
memoria	Carga media pal. sin signo	lhu rt,inm(rs)	R[rt]={16'b0, M[R[rs]+InmSignExt](15:0)}	(2)
11101110110	Carga palabra	lw rt,inm(rs)	R[rt]=M[R[rs]+InmSignExt]	(2)
Almacena.	Almacena byte	sb rt,inm(rs)	$\frac{\text{R[R]rs]+InmSignExt]}{\text{M[R[rs]+InmSignExt]}(7:0)=\text{R[rt]}(7:0)}$	(2)
de dato en	Almacena media palabra	sh rt,inm(rs)	M[R[rs]+InmSignExt](7.0)=R[rt](7.0)	(2)
memoria	Almacena palabra	sw rt,inm(rs)	M[R[rs]+InmSignExt]=R[rt]	(2)
momoria	Limacia Paranta	ow ro, rum(ro)	11-1-0[10]   11111101211111V0]—10[10]	(4)

- (1) Puede provocar excepción por desbordamiento
- (2)  $InmSignExt = \{16\{inmediato[15]\}, inmediato\}$
- (3)  $InmCeroExt = \{16'b0, inmediato\}$

REGISTROS ENTEROS

NOM.	NÚM.	USO	¿SALVAR?
\$zero	0	Valor constante 0	_
\$at	1	Temporal del ensamblador	No
\$v0-\$v1	2-3	Resultados de funciones y	No
		evaluación de expresiones	
\$a0-\$a3	4-7	Argumentos de funciones	No
\$t0-\$t7	8-15	Temporales	No
\$s0-\$s7	16-23	Temporales preservados	Sí
\$t8-\$t9	24-25	Temporales	No
\$k0-\$k1	26-27	Reservados para el SO	No
\$gp	28	Puntero global	Sí
\$sp	29	Puntero de pila	Sí
\$fp	30	Puntero de marco de pila	Sí
\$ra	31	Dirección de retorno	Sí

- (4)  $DirSalRel = \{14\{inmediato[15]\},inmediato,2'b0\}$
- (5)  $DirSalAbs = \{PC[31:28], dirección, 2'b0\}$
- (6) Los operandos se consideran números sin signo

## DIR. DE MEMORIA EN CARGA/ALMACEN.

EXPRESIÓN	DIRECCIÓN DE MEMORIA		
inm(rs)	dir=R[rs]+InmSignExt (2)		
etiqueta	dir=etiqueta		
etiqueta+inm	dir=etiqueta+InmSignExt (2)		
etiqueta(rs)	dir=R[rs]+etiqueta		
etiqueta+inm(rs)	dir=R[rs]+etiqueta+InmSigExt (2)		

DIRECTIVAS DEL ENSAMBLADOR

.data $[dir]st$	Lo siguiente se almacena en el segmento de datos
.text $[dir]st$	Lo siguiente se almacena en el segmento de código
	* Comenzando en la dirección $[dir]$ si se especifica
.ascii $cad$	Almacena la cadena cad en memoria, sin terminarla con NULL ('\0')
.asciiz $cad$	Almacena la cadena cad en memoria, añadiendo NULL ('\0') al final
byte $b_0,\ldots,b_{n-1}$	Almacena los $n$ valores en bytes consecutivos de memoria
half $h_0,\ldots,h_{n-1}$	Almacena alineados $n$ valores de 16 bits en medias palabras consecutivas de mem.
word $w_0,\ldots,w_{n-1}$	Almacena alineados $n$ valores de 32 bits en palabras consecutivas de memoria
.space $n$	Reserva $n$ bytes de espacio en el segmento actual y los inicializa a $0$
$. { t globl} \ etiq$	Declara que la etiqueta $etiq$ es global y puede ser referenciada desde otros ficheros
.align $n$	Alinea lo siguiente a una dirección múltiplo de $2^n$

## ESTRUCTURA DE UN PROGRAMA

.data

<Reserva de espacio para datos>

<Importante respetar alineamiento>

.text

<Declaración de funciones o procedimientos>

<Importante respetar convención uso registros>

.globl main
main:

<Función donde comienza el programa>

## LLAMADAS AL SISTEMA (SELECCIONADAS)

		/		
SERVICIO	DESCRIPCIÓN	\$v0	ARGUMENTOS	RESULTADO
print_int	Imprime entero	1	Entero \$a0	
print_string	Imprime cadena	4	Cadena \$a0	
read_int	Lee entero	5		Entero (en \$v0)
read_string	Lee cadena	8	Buffer \$a0, tamaño \$a1	
sbrk	Reserva memoria montón	9	Bytes a reservar \$a	Dirección (en \$v0)
exit	Termina sin código de salida	10		
print_char	Imprime carácter	11	Carácter \$a0	
read_char	Lee carácter	12		Carácter (en \$v0)
exit2	Termina con código de salida	17	Valor de retorno \$a0	
time	Obtiene la hora del sistema	30		32 bits inferiores (en \$a0)
	(milisegundos desde 1-1-1970)			32 bits superiores (en \$a1)
sleep	Pausa la ejecución	32	Miliseg. de pausa \$a0	
clear_screen	Limpia (borra) la pantalla	39		
random_int	Obtiene nº aleatorio	41	Id. del generador \$a0	Entero aleatorio (en \$a0)
random_int_range	Obtiene nº aleatorio en rango	42	Id. del generador \$a0,	Entero aleatorio (en \$a0)
			límite superior \$a1	