|  |
| --- |
| **Título:** **Sincronización** |
| **Planteamiento** |
| La mayoría de los procesos automáticos que se hacen dentro de una PC se rigen a través de circuitos relojes o temporizadores, los cuales emiten un pulso cada un intervalo de tiempo fijo, el cual sirve como disparador para cierto evento en el funcionamiento interno de la PC. En nuestra universidad se está emsamblando un potente computador con soporte para N microprocesadores de última generación. Sin embargo existe un problema, se necesita, conocidas de antemano las frecuencias de emisión de pulsos (unidades de tiempo que transcurren entre un pulso y otro) de los N procesadores, diseñar un circuito que emita un pulso de sincronización cada vez que todos los procesadores emitan a la vez. |
| **Descripción de Entrada** |
| Un número **K** con la cantidad de casos a resolver. Cada caso tiene el siguiente formato: en una primera línea la cantidad **N** de procesadores, en la segunda se encuentran las frecuencias de pulsación de cada uno los procesadores (ninguna frecuencia es mayor que 10000). |
| **Descripción de Salida** |
| Un solo número por caso, con la frecuencia de emisión del pulso de sincronización. Puede asumir que en el instante inicial todos los procesadores emiten un pulso a la vez. |
| **Ejemplo de Entrada** |
| 2 3 2 3 5 4 2 4 4 6 |
| **Ejemplo de Salida** |
| 30 12 |