

## Alexandra Petit

Recherche de stage de fin d'étude dans l'embarqué pour février 2023

- alexandra.petit@epita.fr
- Permis B
- Française

- Région Parisienne
- in https://www.linkedin.com/in/alexandrapetit-2023/

### Parcours scolaire

### Etude d'ingénieure informatique

EPITA ∂

Sep 2018 – present | Paris, Toulouse, France Spécialité Systeme Embarqué

### Semestre Académique

**UPES** 

Jan 2020 - May 2020 | Dehradun, Inde

### **Compétences**

Langages Informatiques (Python, C, C++)

Qualités (Ponctuelle, Sérieuse, Organisée)

## Activités extra-scolaires

### Déléguée GISTRE

2022 - present

# Equipe de communication de GISTRE d'EPITA

2022 - present

### Equipe de communication d'EPITA

2020 - 2021

# Reponsable de la communication au BDE de Toulouse

2018 - 2020

### Aide aux devoirs à la Croix-Rouge

2015 - 2018

### Activité associative

#### 404ELLES - Ingénieuses'22

404ELLES est un rallye qui relie Nimes à Paris. Durant ce périple, le but était de s'arréter dans des écoles, collèges et lycées pour initier les élèves à l'informatique. Ce projet a été fait avec l'association Epitrophi et a gagné le prix originalité du concours Ingénieuses'22.

### **&** Langues

Français | English (TOIEC: 810)

### Expériences professionelles

### Développeuse

Pollux - 2021

Paris

Développement de deux applications en SwiftUI pour Pollux. Pollux est une filiale de La Poste et vise à améliorer l'expérience utilisateur dans les bureaux La Poste. Dans le cadre de l'ouverture d'un nouveau bureau de Poste, le but était de faire découvrir la philatélique et les filiales de La Poste grâce à 150 questions repartis dans 5 thèmes accessible à tous.

#### Secrétaire

Mutavie - 2019

Nior

Enregistrement de cartes d'identités et d'autres papiers officiels au sein d'une assurance-vie. Intégration de dossiers des assurés dans le logiciel existant.

### Projets

#### Kernel

C - 2022

Implémentation d'un kernel x86

#### **Driver linux**

C - 2022

Réalisation d'un driver linux pour MFR522

#### Implémentation d'un processeur monocycle

VHDL - 2022

Conception et simulation d'un cœur de processeur. Ce processeur est conçu avec des registres, des multiplexeurs, des bancs, une mémoire, et un UAL.

### Outil de chiffrement/déchiffrement en ARM

C - 2022

Outil de chiffrement/déchiffrement, utilisant l'algorithme AES-256-CBC sur une carte Nucléo.

### Implémentation d'un serveur web

C++ - 2021

Conception d'un serveur web avec authentification

### Projet de recherche en théorie des graphes

Python - 2021

Sur une problématique de parcours optimal d'un graphe de plusieurs dizaine de milliers de noeuds dont le but est de déneiger efficacement la ville de Montréal.