2η Σειρά Ασκήσεων Συστήματα Μικροϋπολογιστών

Βερέμης Αλέξανδρος 03115063

Σπυρίδων Κρητικός 03116133

Άσκηση 1

Το πρόγραμμα περιμένει να συμβεί διακοπή τύπου RST 6.5, και μόλις αυτή πραγματοποιηθεί ανάβει όλα τα LED εξόδου. Τα LED παραμένουν αναμμένα για 60 sec, ενώ τα δύο δεξιότερα 7-segments λειτουργούν ως χρονόμετρο που μετρά τα δευτερόλεπτα που τα LED παραμένουν αναμμένα. Αν πατηθεί και δεύτερη διακοπή πριν τη συμπλήρωση 60 sec, ο χρόνος στο χρονόμετρο ανανεώνεται και τα LED μένουν αναμμένα για άλλα 60sec.

Γίνεται απευθείας έλεγχος της οθόνης 7 τμημάτων μέσω της πόρτας σάρωσης και της πόρτας τμήματος, χωρίς δηλαδή τη χρήση των ρουτινών DCD και STDM. Παρακάτω φαίνεται ο κώδικας του προγράμματος:

```
EXERCISE 1:
START:
      IN 10H
      LXI Η, OAO2Η ; αποθηκεύουμε τον αριθμό
      ΜVΙ Μ,10Η ;10Η στις θέσεις μνήμης που
      ΙΝΧ Η ;αντιστοιχούν στα 4 πιο
      ΜVΙ Μ,10Η ;αριστερά ψηφία, ώστε να
      INX Η ;μην εμφανίζεται τίποτα στα
MVI M,10Η ;συγκεκριμένα 7-segments
      INX H
      MVI M,10H
      LXI B,03E8H ;καθυστέρηση 1 sec=1000 msec με τη ρουτίνα DELB
      MVI A, ODH ; στον Α θέτουμε τον 00001101b για να
      SIM
                 ;επιτρέψουμε τη διακοπή RST 6.5
      EΙ
                 ;ενεργοποίηση διακοπών
WAIT:
      MVI A, FFH
      STA 3000H
      JMP WAIT ;περιμένουμε μέχρι να συμβεί διακοπή
INTR ROUTINE:
                        ;ρουτίνα εξυπηρέτησης της διακοπής RST 6.5
      MVI E,00H
      MOV A,Ε ;το Ο διατηρείται στον Ε
STA 3000Η ;άναμμα των LEDs μόλις γίνει διακοπή
      LXI H, OAOOH ; θέτουμε και στα δύο ψηφία του δεκαδικού
      ΜVΙ Μ, COΗ ; χρονομέτρου τον αριθμό 0
      INX H
      MVI M.COH
      CALL SHOW
```

```
COUNTER:
      INR E
     MOV A, E
     LXI H, OAOOH
     CPI 01H
               ;αν ο Α είναι 1, μεταβαίνουμε στην IF_1
     JZ IF 1
                 ;αλλιώς ελέγχουμε όλες τις πιθανές τιμές του
     CPI 02H
                 ; Α από 2 ως 10 και κάθε φορά μεταβαίνουμε στη
     JZ IF 2
                 ;συνάρτηση που ενημερώνει τα 7-segments του
     CPI 03H
                 ; χρονομέτρου
     JZ IF 3
     CPI 04H
     JZ IF_4
     CPI 05H
     JZ IF 5
     CPI 06H
     JZ IF 6
     CPI 07H
     JZ IF_7
     CPI 08H
     JZ IF_8
     CPI 09H
     JZ IF_9
CHNG MSB:
     LXI H, OAOOH
     MVI M, COH
     MVI E,00H
      INX H
     MOV A,M
                 ;ο Α χρησιμοποιείται ως μετρητής για το LSB
     CPI COH
                ;του χρονομέτρου. Μόλις γίνει 10 ελέγχουμε το MSB
     JZ IF_1
                ;που είναι αποθηκευμένο στην θέση ΟΑΟ1Η. Αν αυτό
     CPI F9H
                ;είναι 5, δηλαδή αν έχουμε ξεπεράσει τα 59 sec,
     JZ IF 2
                ;μεταβαίνουμε στην END_60_SEC, αλλιώς αυξάνουμε το
     CPI A4H
               ;ΜSΒτου χρονομέτρου, το αποθηκεύουμε στη θέση ΟΑΟ1Η
     JZ IF 3
                 ;και ενημερώνουμε το δεύτερο 7-segment από δεξιά
     CPI BOH
     JZ IF 4
     CPI 99H
     JZ IF_5
END 60 SEC:
                 ;μόλις φτάσουμε στο 60ο sec εμφανίζεται ο αριθμός
     MVI M,82H
                 ;60 και η ρουτίνα εξυπηρέτησης διακοπής επιστρέφει
     CALL SHOW
                  ; τον έλεγχο στο κυρίως πρόγραμμα
     RET
IF_1:
     MVI M,F9H
                  ; τοποθετεί στη θέση μνήμης που περιέχεται στους
      CALL SHOW
                 ; Η-L τον κατάλληλο αριθμό για την εμφάνιση του
      JMP COUNTER ;1 στο αντίστοιχο 7-segment, και καλεί την SHOW
IF_2:
     MVI M,A4H
                 ;όμοια λειτουργούν και οι άλλες συναρτήσεις για
      CALL SHOW
                  ;τα υπόλοιπα ψηφία
      JMP COUNTER
IF 3:
     MVI M,B0H
     CALL SHOW
      JMP COUNTER
```

```
IF_4:
     MVI M,99H
      CALL SHOW
     JMP COUNTER
IF 5:
     MVI M,92H
      CALL SHOW
      JMP COUNTER
IF_6:
     MVI M,82H
      CALL SHOW
      JMP COUNTER
IF_7:
     MVI M,F8H
      CALL SHOW
      JMP COUNTER
IF 8:
     MVI M,80H
      CALL SHOW
      JMP COUNTER
IF 9:
     MVI M,90H
      CALL SHOW
      JMP COUNTER
SHOW:
     LXI Η, OAO1Η ;στη διεύθυνση OAO1Η
     MVI D,02Η ;περιέχεται ο αριθμός
     CALL DISP ;για την απεικόνιση του
     DCX H
                 ;αριστερότερου ψηφίου, ενώ
     ΜΟΙ D,01Η ;στη διεύθυνση ΟΑΟΟΗ ο
      CALL DISP ;αριθμός για την απεικόνιση
      CALL DELB ;του δεξιότερου ψηφίου
      CALL CLEAN_DIGIT
      RET
DISP:
     MOV A,D
      STA 2800H
     MOV A,M
      STA 3800H
     RET
CLEAN_DIGIT:
     MVI A, FFH
                 ; σβήνονται όλα τα τμήματα
      STA 3800H ;για να μην απεικονίζονται
      RET
          ;προηγούμενα δεδομένα
      END
```

Μόλις γίνει διακοπή RST 6.5 το πρόγραμμα διαβάζει από το πληκτρολόγιο τα δύο ψηφία ενός δεκαεξαδικού αριθμού και τα εμφανίζει στα δύο δεξιότερα 7-segments. Παράλληλα, συγκρίνει τον αριθμό αυτόν με δύο αριθμούς που περιέχονται στους καταχωρητές B και C, έστω K_1 και K_2 αντίστοιχα με K_1 < K_2 . Αν ο αριθμός είναι μικρότερος του K_1 , ανάβει το δεξιότερο LED, αν ο αριθμός βρίσκεται ανάμεσα στα K_1 και K_2 ανάβει το δεύτερο δεξιότερο LED, ενώ αν ο αριθμός είναι μεγαλύτερος του K_2 ανάβει το τρίτο LEDαπό δεξιά. Χρησιμοποιήθηκε η ρουτίνα KIND για ανάγνωση από το πληκτρολόγιο, καθώς και οι ρουτίνες DCD και STDM για έλεγχο των 7-segments:

```
EXERCISE 2:
START:
     IN 10H
     LXI Η, ΟΑΟ2Η ; οπως στην άσκηση 1
     MVI M, 10H
     INX H
     MVI M,10H
     INX H
     MVI M, 10H
     INX H
     MVI M,10H
     MVI A, ODH
     SIM
     ET
WAIT:
     JMP WAIT
INTR ROUTINE:
     EΙ
     CALL KIND ;περιμένει το πάτημα ενός αριθμού
     ΑΝΙ OFΗ ; παίρνει τα 4 LSB και τα τοποθετεί
     LXI H,0A00H
                    ;στη θέση ΟΑΟΟΗ, που αντιστοιχεί
     MOV M, A ;στο δεξιότερο 7-segment
     INX H
     CALL KIND ; περιμένει το πάτημα ενός δεύτερου αριθμού
     ANΙ OFΗ ;παίρνει τα 4 LSB και τα τοποθετεί
     ΜΟΥ Μ,Α ;στη θέση ΟΑΟ1Η, που αντιστοιχεί
     LXI D,0A00H
                     ;στο δεύτερο 7-segment από δεξιά
     CALL STDM ;εμφάνιση του διψήφιου δεκαεξαδικού
     CALL DCD ;αριθμού
     LXI H, OAOOH
     ΜΟΥ D,Μ ;τα δύο ψηφία που βρίσκονται στις
     ΙΝΧ Η ;θέσεις ΟΑΟΟΗ και ΟΑΟ1Η ενώνονται σε
     ΜΟΥ Α,Μ ; έναν αριθμό που αποθηκεύεται στον Α
     RRC
               ;με την εντολή ORA D
     RRC
     RRC
     RRC
     ORA D
     ΜVΙ Β,55Η ;επιλέγουμε ως κατώφλια τους αριθμούς
```

```
;K1=55H=85D και K2=AAH=170D
     CMP B
     JC LESS_B ; αν ο αριθμός που είναι αποθηκευμένος
     JZ EQUAL_B ;στον Α είναι <= 55Η, ανάβει το LSB,
     ΜVΙ C, ΑΑΗ ; αν είναι > 55Η και <= ΑΑΗ, ανάβει το
     CMP C
            ;δεύτερο LSB ενώ αν είναι > ΑΑΗ ανάβει
     JC LESS_C ;το τρίτο LSB
     JZ EQUAL_C
     MVI A,04H
HERE:
     CMA
     STA 3000H
     JMP FIN
LESS B:
     MVI A,01H
     JMP HERE
EQUAL_B:
     MVI A,01H
     JMP HERE
LESS_C:
     MVI A,02H
     JMP HERE
EQUAL_C:
     MVI A,02H
     JMP HERE
FIN:
     EI
     RET
     END
```

α) Μας ζητείται να γράψουμε μια μακροεντολή SWAP Q, R που να εναλλάσει τα περιεχόμενα οποιωνδήποτε καταχωρητών γενικού σκοπού B, C, D, E, H και L. Η εκτέλεση της μακροεντολής δεν πρέπει να επηρεάζει τα περιεχόμενα των καταχωρητών που δεν μετέχουν στην εναλλαγή. Ο κώδικας της μακροεντολής αυτής δίνεται παρακάτω:

```
SWAP MACRO Q,R
PUSH Q
PUSH R
POP Q
POP R
ENDM
```

```
FILL MACRO ADDR, LEN, K
      PUSH H
      PUSH L
      PUSH B
      LXI H,ADDR
      MVI B, LEN
LP:
      MVI M,K
      INX H
      DCR B
      JNZ LP
      POP B
      POP L
      POP H
ENDM
γ) Μας ζητείται να γράψουμε μια μακροεντολή RHLL n που να περιστρέφει τα
περιεχόμενα του κρατουμένου CY των καταχωρητών Η και L κατά η ψηφία αριστερά.
Θεωρούμε ότι έχουμε 17- bit καταχωρητή με CY στο MSB.
Ο κώδικας της μακροεντολής αυτής δίνεται παρακάτω:
RHLL MACRO N
      PUSH C
ROTATE_LOOP:
      MOV A,L
      RAL
      MOV L,A
      MOV A,H
      RAL
      MOV H,A
      DCR C
      JNZ ROTATE_LOOP
FILL_FINISHED:
      POP C
ENDM
```

Η εντολή **CALL 3000H** βρίσκεται στη διεύθυνση 2000H, η οποία περιέχεται στον PC. Με την εκτέλεση της **CALL**, η διεύθυνση της επόμενης εντολής του προγράμματος, δηλαδή η 2003H αποθηκεύεται στη στοίβα, ώστε να επιστρέψει σε αυτήν ο έλεγχος μετά το RET της ρουτίνας. Επίσης, ο PC παίρνει τη διεύθυνση 3000H. Άρα, αφού SP=4000H, έχουμε:

CALL 3000H

 $(3FFFH) \leftarrow 20H$ $(3FFEH) \leftarrow 03H$ $(SP) \leftarrow 3FFEH$ $(PC) \leftarrow 3000H$

Η διεύθυνση μνήμης που αντιστοιχεί στην διακοπή RST 5.5 είναι η 002CH. Μόλις αναγνωριστεί η RST 5.5 εκτελείται κύκλος μηχανής για τη διακοπή αυτή, ο οποίος είναι ο άεργος κύκλος.Στη διάρκεια αυτού του κύκλου προετοιμάζεται για εκτέλεση η εσωτερική RST, η οποία έχει τα εξής αποτελέσματα:

(3FFDH) ← 30H

(3FFCH) ← 00H

(SP) ← 3FFCH

(PC) ← 002CH, δηλαδή μόλις αναγνωριστεί η διακοπή, η τιμή του PC αποθηκεύεται στη στοίβα, ο δείκτης στοίβας SP μειώνεται κατά δύο ώστε να δείχνει τη θέση της στοίβας όπου αποθηκεύτηκε το τελευταίο στοιχείο, ενώ στον PC καταχωρείται η διεύθυνση της διακοπής. Έτσι ο έλεγχος του προγράμματος μεταφέρεται στην διεύθυνση διακοπής και από εκεί με μια εντολή άλματος στη ρουτίνα εξυπηρέτησης διακοπής.

Τα περιεχόμενα της στοίβας φαίνονται παρακάτω:

Προφανώς αφού εκτελεστεί η ρουτίνα εξυπηρέτησης πρέπει ο μΕ να επανέλθει στην προηγούμενη κατάστασή του. Αυτό γίνεται με την εξαγωγή του αριθμού 3000Η από τη στοίβα και την αποθήκευση του στον PC. Επίσης, ενημερώνεται και ο δείκτης στοίβας, δηλαδή (SP) \leftarrow 3FFEH.

Στο παρακάτω πρόγραμμα, η ρουτίνα εξυπηρέτησης της διακοπής διαβάζει πρώτα τα 4 LSB του δεδομένου, ύστερα διαβάζει τα 4 MSB, καταχωρεί το δεδομένο στον Α και το προσθέτει στον αθροιστή, ενώ το κύριο πρόγραμμα, όταν ολοκληρωθεί η ανάγνωση των 32 δεδομένων υπολογίζει τον μέσο όρο τους. Ως συσσωρευτής χρησιμοποιείται το ζεύγος καταχωρητών H-L. Ο καταχωρητής C χρησιμοποιείται ως μετρητής για τα 64 βήματα που χρειάζονται για την αποστολή των 32 δεδομένων. Κάθε δεδομένο που διαβάζεται από τη ρουτίνα εξυπηρέτησης τοποθετείται ως αριθμός των 2 byte, με το πιο σημαντικό byte μηδενισμένο, στο ζεύγος καταχωρητών D-E και στη συνέχεια προστίθεται στο ζεύγος H-L.

Για να υπολογίσουμε τον μέσο όρο, διαιρούμε τον διπλό καταχωρητή H-L με το 32=2⁵. Επειδή ο διαιρέτης είναι δύναμη του 2, το πηλίκο μπορεί να υπολογιστεί με δεξιά ολίσθηση κατά 5 θέσεις. Το ίδιο μπορεί να επιτευχθεί και με αριστερή ολίσθηση κατά 3 θέσεις, με τη διαφορά ότι ο μέσος όρος αντί να βρεθεί στον καταχωρητή L μεταφέρεται στον καταχωρητή H. Μετά την ολίσθηση, ο H περιέχει το ακέραιο μέρος του αριθμού και ο L το κλασματικό μέρος, εκφρασμένο ως πολλαπλάσιο του 1/256:

```
EXERCISE_5:
     ΜVΙ Α, ΟΕΗ ;αρχικοποίηση της μάσκας διακοπών
     SIM ;και του μετρητή δεδομένων C στο 64
     LXI H,0000H ;μηδενισμός συσσωρευτή
     MVI C,40H
     MVI E,00H
     EΙ
               ;ενεργοποίηση διακοπών
ADDR:
     MOV A,C
               ; βρόχος αναμονής μέχρι να διαβαστούν
     CPI 00H
               ;όλα τα δεδομένα, οπότε ο μετρητής
     JNZ ADDR
               ; C θα μηδενιστεί
                ; αφού διαβαστούν και τα 32 δεδομένα,
                ;δηλαδή μόλις γίνουν και οι 64
                ;διακοπές, οι διακοπές απενεργοποιούνται
     DAD H
                ; υπολογίζουμε τον μέσο όρο με ολίσθηση
     DAD H
                ;τριών θέσεων προς τα αριστερά του
     DAD H
                ;ζεύγους Η-L. Αυτό επιτυγχάνεται με την
     _{
m HLT}
                ;πρόσθεση του Η-L δύο φορές στον εαυτό του
RST 5.5:
     PUSH PSW
     IN PORT_IN ;τα 4 bits μεταφέρονται από την πόρτα εισόδου
     MOV B, A ; στον A
     MVI A,00H
     CMP E
             ;αν ο Ε είναι Ο, στον Α,Β περιέχονται τα 4
     JNZ MSBITS ;LSB του δεδομένου. Τότε μηδενίζεται ο
     MVI D,00H ;D και τα 4 LSB μεταφέρονται στον Ε
     MOV E,B
     JMP FIN
```

```
MSBITS:
     ΜΟΥ Α ,Β ;αν ο Ε δεν είναι Ο, στον Α περιέχονται
     RLC
                ;τα 4 MSB του δεδομένου. Με 4 αριστερές
     RLC
                ;ολισθήσεις τα μεταφέρουμε στις θέσεις
     RLC
                ;των 4 MSB του Α και μέσω της ORA
     RLC
                ;μεταβιβάζονται και αυτά στον Ε.
     ORA E
     DAD D
                ;πρόσθεση δεδομένων στον Η-L
                ;Τώρα στο ζεύγος D-Ε περιέχεται το δεδομένο
     MVI Ε,00Η ;στα 8 LSB, ενώ τα 8 MSB είναι 0
FIN:
     DCR C
                ;ελάττωση του μετρητή
     POP PSW
```

EI RET