



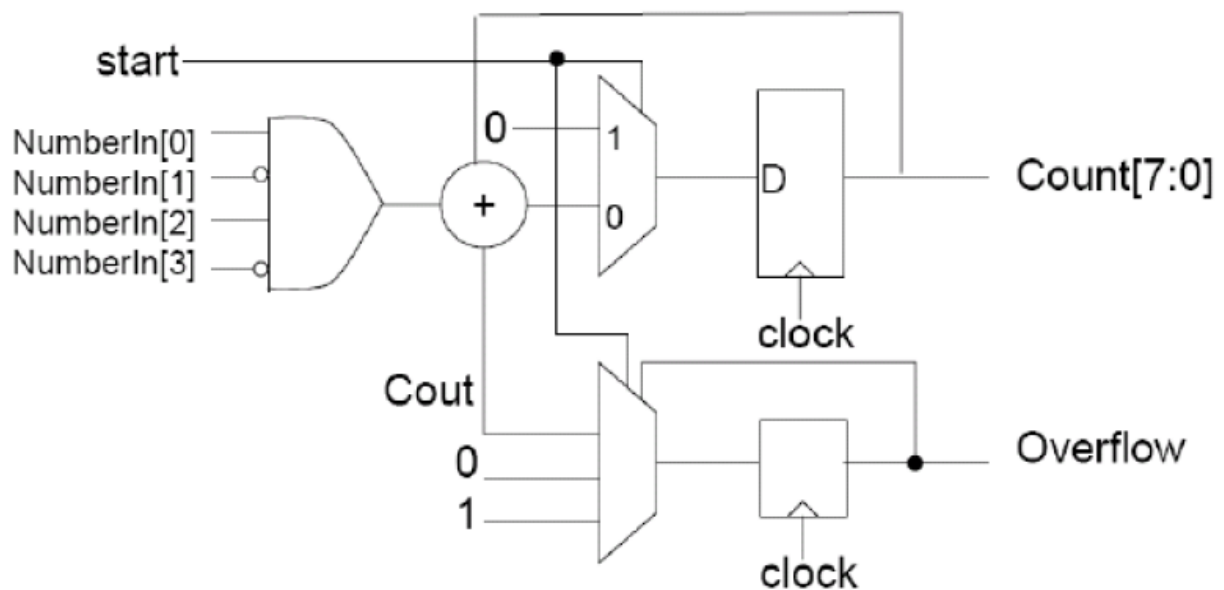
طراحی کامپیوتری سیستم های دیجیتال

پاییز ۱۳۹۹

کوییز شماره ی یک

زمان : ۳۰ دقیقه

کد Verilog معادل مدار زیر را بنویسید.



Mux Truth Table:

Start Overflow : Output

0 0 : Cout

0 1 : 1

1 0 : 0

1 1 : 0