به نام خدا

معماري كامپيوتر

نيمسال دوّم ۲۰-۳۰

استاد: جناب آقای دکتر حسینی منزّه

دستیار استاد: علی اثنی عشری



دانشكده مهندسي كامپيوتر

تاریخ برگزاری: ۲۹ اسفند

مروری بر مدارهای منطقی

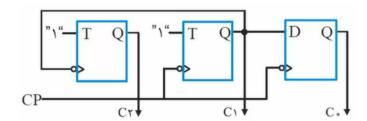
كوييز اوّل

- مهلت ارسال پاسخ ۱۰ دقیقه مشخص شده است.
- پاسخ تمام سوالات را در یک فایل فشرده به صورت [StudentId] [IastName] [IastName] نامگذاری کرده و ارسال کنید.

سوالات نظرى

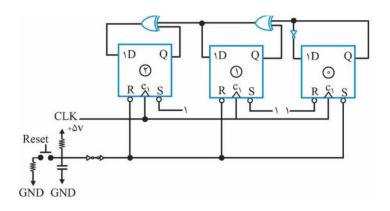
سوال یک (۱۰ نمره)

دنباله شمارش مدار مقابل كدام است؟ (Cr C1 C.)



سوال دو (۱۰ نمره)

در مدار زیر، پس از Reset کامل شمارش به چه گونهایی است؟ (تمامی اعداد براساس Q_1 Q_2 میباشد.)



سوال سه (+)

در مدار زیر که دارای ۴ حالت است، در چه حالتی از مدار (11 یا 10 یا 01 یا 01) خطا روی ورودی $(V_1 \ V_2 = 00)$ خطا روی ورودی مدار، منجر به حالت بعدی ($(Next\ State)$ نادرستی می شود؟

