به نام خدا

معماری کامپیوتر نیمسال دوّم ۰۴-۳۰ استاد: جناب آقای دکتر حسینی منزّه دستیار استاد: علی اثنی عشری



دانشكده مهندسي كامييوتر

تاریخ برگزاری: ۱۳ اسفند

کارایی و ممیزشناور

كوييز دوّم

- مهلت ارسال پاسخ ۱۵ دقیقه مشخص شده است.
- پاسخ تمام سوالات را در یک فایل فشرده به صورت [StudentId] [IastName] [IastName] نامگذاری کرده و ارسال کنید.

سوالات نظرى

سوال يك (۵ نمره)

از روی یک مجموعه دستورالعمل، دو ماشین A و B پیادهسازی شدهاند. ماشین A دارای دوره ی پالس برابر با B نانو ثانیه و ماشین B دارای فر کانس کلاک برابر با B مگاهر تز است. برنامه B با B دستورالعمل روی B نانو ثانیه و ماشین B دارای B برابر B این برنامه، چه می توان گفت؟

سوال دو (۱۰ نمره)

در یک مجموعه دستورالعمل مشخص دو نوع کلاس دستور A و B و جود دارد. این دستورالعملها در پردازندههای P_1 و P_2 به نحوی پیادهسازی شدهاند که دستورهای نوع P_3 در P_4 و P_5 به ترتیب در P_6 و P_6 به ترتیب برابر با P_6 و بردازنده یک برنامه تعداد دستورهای نوع P_6 است P_6 هر دو پردازنده یکسان باشد، در این برنامه تعداد دستورهای نوع P_6 چند برابر تعداد دستورهای نوع P_6 است P_6

سوال سه (۱۰ نمره)

$$| \mathbf{r} - bit(signbit) | \mathbf{r} - bit(exponent) | \mathbf{r} - bit(fraction) |$$

سوال چهار (۵ نمره)

با فرض داشتن یک پردازش هنجار شده (normalized) و ثباتهای ۵ رقمی برای ماشین و نمای اضافه (Excess1۶)۱۶) محاسبه زیر چه جوابی خواهد داشت؟ (اعداد را مثبت فرض نمایید.)

$$(\cdot/\mathbf{F}F\mathbf{T}\mathbf{F}\cdot)_{1\mathbf{F}}\times \mathbf{1}\mathbf{F}^{(1\cdot11\cdot)_{\mathbf{T}}}+(\cdot/A\mathbf{A})_{1\mathbf{F}}\times \mathbf{1}\mathbf{F}^{(1\cdot\cdot1\cdot)_{\mathbf{T}}}$$