		<u>ز اول</u>
	پنجشنبه، 6 آبان 1400، 10:01 صبح	شروع
	پایانیافته	
	پنجشنبه، 6 آبان 1400، 12:12 صبح	
	10 دقیقه 46 ثانیه 9.00 از 10.00	
	9.00 (90%) از 20.00 (90%)	
		1 از 1.00
	ا در کدام یک از دسته های زیر قرار می گیرند؟	وتر های روزمره م
	Stack	machines .a
	Load-store	machines .b
~	Register-memory	machines .c
	Accumulator	machines .d
		: درست «
	Register	memory mach- ت.

	سؤال <b>2</b>
	درست
1.00	نمره 1.00 از
ت ISA شامل اطلاعات instructionها، رجیسترها، دسترسی به حافظه و IO است.	دستورات
ه را انتخاب کنید:	ىک گزىن
	ر © صحي
_	غلط 🔾
ِست گزینهٔ «صحیح» است.	پاسخ در
	سؤال <b>3</b>
	درست
1.00	نمره 1.00 از
از موارد زیر پس از بازگشت فرآیند وقفه (interrupt) باید بازگردانی شده و دوباره load شوند؟	کرام یک
۱۰ ر مورد ریز پس از برخست کرایند وقعه (۱۱۱۵۱۱۱۱۱) بید برکردای شده و خوبره ۱۰۵۵۱ شوند.	حدام یک
چمهای وضعیت، محتوای stack و آدرس بازگشت	ر.
پ ۱ – ۱	
متنانی ریجسترها و آدرس بازگشت حتوای ریجسترها و آدرس بازگشت	ه مح
عتوا stack و آدرس بازگشت	~ O
ت: اسلاید ۴-۵	توضيحان
نشت از وقفه به فرایند در حال اجرا قبلی، نیازمند بازگردانی رجیسترها و flagها هستیم. پشته نیز در پایان وقفه خود به خود به حالت قبلی و نیازی به بازگردانی ندارد.	
The correct answ: محتوای ریجسترها و آدرس بازگشت, پرچمهای وضعیت، محتوای stack و آدرس بازگشت, پرچمهای وضعیت و محتوای	ers are
ها, محتوا stack و آدرس بازگشت	
	سؤال <b>4</b>
	درست
1.00	نمره 1.00 از
ں دھی به رجیستر به تعداد بیت کمتری نیاز داشته باشد، آنگاه طول دستور ما می تواند کمتر باشد	اگر آدرس
	_
ه را انتخاب کنید: م	
-	⊚ صحی
	🤇 غلط
1 5 <i>∞</i>	

```
سؤال 5
                                                                                               نمره 1.00 از 1.00
                                  کدام یک از گزینه های زیر در رابطه با سیستم های RISC و CISC صحیح نیست؟
                                        در سیستم CISC طراحی طولانیتر و clock rate آهسته تر است. ^{
m a}
                                 در سیستم CISC دستوراتی وجود دارند که مستقیم با حافظه در ارتباطند.
                                                      متر است. RISC در سیستم در سیستم تعداد ترانزیستورها کمتر است.
                  ● d. میتوان RISC را به زبانی با الفبای پیچیده و CISC را به زبانی با حروف ساده تر تشبیه کرد.
                                                                                                    لکچر دو
                                                                                              پاسخ درست «
                           میتوان RISC را به زبانی با الفبای پیچیده و CISC را به زبانی با حروف ساده تر تشبیه کرد.
                                                                                                       سؤال 6
                                                                                               نمره 1.00 از 1.00
پرچمهای وضعیت و محتوای رجیسترها پس از بازگشت فرآیند وقفه (interrupt) باید بازگردانی شده و دوباره load شوند.
                                                                                    یک گزینه را انتخاب کنید:
                                                                                              🗣 صحیح 🗣
                                                                                                    🦳 غلط
                                                                                                 اسلاید ۴-۵
                                                                          پاسخ درست گزینهٔ «صحیح» است.
```

	سؤال 7
	درست نمره 1.00 از 1.00
	اگر بدانیم منشا یک وقفه چیست و اطلاعی در مورد تعداد حالات آن نداشته باشیم, راه حل مناسب برای حل این وقفه چیست ؟
	a .a برای عملکرد سریع از همان یک وقفه به عنوان یک offset استفاده کنیم.
	● b. تمامی حالات ممکن را بررسی یا poll کنیم.
	°c از این وقفه چشم پوشی کنیم.
	پاسخ درست «
	تمامی حالات ممکن را بررسی یا poll کنیم.
	» است.
	سؤال <b>8</b>
	درست نمره 1.00 از 1.00
	از کاربرد های watchdog timer پیشگیری از رخدادن بن بست یا حلقه بی نهایت می باشد.
	یک گزینه را انتخاب کنید:
	<b>⊘</b> صحیح <b>∨</b>
	○ غلط
	پاسخ درست گزینهٔ «صحیح» است.

```
سؤال 9
                                                                                            نادرست
                                                                                     نمره 0.00 از 1.00
در زمان فعال یا trigger شدن یک وقفه, سلسله مراتب پیام وقفه در پردازنده برای پروسس شدن آن چگونه است؟
                                               a ⊃ اصلی به CPU به ISR و برگشت به کد اصلی.
                                                         .b د اصلی به CPU و ادامه کد جدید.
                                                   C CPU به ISR و ادامه کد جدید. کد اصلی به CPU
                                                      ⊚ d. کد اصلی به ISR و برگشت به کد اصلی.
                                                                        :The correct answers are
                                                       کد اصلی به CPU به ISR و برگشت به کد اصلی.
                                                           کد اصلی به CPU به ISR و ادامه کد جدید.
                                                                                           سؤال 10
                                                                                     نمره 1.00 از 1.00
                                   عملیات priority masking برای کمک به پیادهسازی نواحی بحرانی است.
                                                                           یک گزینه را انتخاب کنید:
                                                                                    🗨 صحیح 🔍
                                                                                         🤇 غلط
                                                                  ياسخ درست گزينهٔ «صحيح» است.
                       Previous activity
                     ▶ اعتراض به امتحان پایانترم
                                                                                         رفتن به...
                         Next activity
```

https://courses.aut.ac.ir/mod/quiz/review.php?attempt=827765&cmid=330167

کوییز دوم ▶

## اطلاعات تماس

support.aut.ac.ir

<u>•ΥΙ-۶۶95۷۴Ι۶-۶۴۵۴Δ9۴۷-Δ9۴Λ-Δ9۴9-Δ۴9Δ</u> &

.] دریافت نرمافزار تلفن همراه