دانشکدهی مهندسی کامپیو تر

معماری کامپیوتر (۳۲۳–۴۰)– دکتر گودرزی نیمسال دوم ۹۶–۹۷

#### يروژه نهايي

- ✓ در این پروژه ۲ مسئله تعریف شده است که دانشجویان به اختیار خود می توانند یک مورد را برای ييادهسازي انتخاب كنند.
- ✔ دقت کنید هر فرد مجاز به پیادهسازی تنها یک مورد است و در صورت پیادهسازی بیش از یک مورد نمره اضافهای به فرد تعلق نخواهد گرفت.
  - ✔ دانشجویان مجاز هستند مورد اول را با هر زبان برنامهنویسی که مایل هستند پیادهسازی کنند.

#### JVM Emulator \

در تمرین سوم درس نسخهای کوچک از ماشین مجازی جاوا ٔ پیادهسازی کردید. پردازنده مذکور قادر به اجرای دستهای از دستورات بود. شما بایستی در این قسمت شبیه سازی ارائه دهید که قادر باشد برنامه ساده ای که کاربر با استفاده از دستورات مذکور نوشته است را دریافت و به درستی اجرا کند و خروجی را در اختیار کاربر قرار دهد. شبیه ساز شما بایستی توانایی خواندن و اجرای تمامی دستورات ذکر شده در ISA تمرین سوم را داشته باشد. یک نمونه کامل از پردازنده طراحی شده در تمرین سوم برای استفاده دانشجویان برروی سایت درس قرار خواهد گرفت اما هر فرد مجاز است از پردازنده خود نیز استفاده کند. علاوه بر این بایستی حین اجرای برنامه گزارشی از تغییراتی که در داخل پردازنده در جریان است به کاربر ارائه دهید. به عنوان مثال تغییراتی که در DataPath ایجاد می شود و مقادیر موجود در ثبات ها بایستی به نحوی به کاربر نشان داده شود. در این قسمت نشان دادن محتوا و تغييرات ثباتهاي SP ،PC، ثبات أدرس حافظه اصلي (MAR)، ثبات نگهداري داده (MDR) و كليه ثباتهاي موجود در پردازنده الزامی ست.همچنین فعال شدن سیگنالهای کنترلی مختلف درون پردازنده نیز بایستی به اطلاع کاربر برسد. کد ورودی شبیهساز بایستی در قالب یک فایل دریافت شود. نمایش گزارش ها و تغییرات ثباتها و سیگنالهای کنترلی بایستی برخط<sup>۳</sup> باشد. اجرای کد بایستی خط به خط صورت گیرد و پس از اجرای هر خط از کد محتوای ثبات های ذکر شده و سیگنال های کنترلی که برای اجرای این دستور فعال شده اند به ازای هر کلاک نشان داده شود. به عنوان مثال اگر اجرای خطی از کد، ٤ کلاک به طول انجامد بایستی تمام مقادیر مورد نیاز در هر ٤ كلاک چاپ شوند. در صورتي كه كه از رابط گرافيكي استفاده نمي كنيد فرمت نمايش دادن نتايج بايستي بدين شكل باشد:

Register\_name: register\_value in decimal Signal\_name: true or false for this clock

موارد امتیازی:

JVM '

emulator <sup>†</sup>

online "



- موارد مذکور به صورت گرافیکی برای کاربر نمایش داده شوند.
- معیاری از throughput و utilization یر دازنده در نهایت برای کاربر ارائه شود.
- اضافه کردن حافظه نهان بین پردازنده و حافظه اصلی و استفاده از توابعی که در تمرین پنجم درس برای شبیهسازی حافظه نهان زده شد به عنوان واسط بین پردازنده و حافظه اصلی و ارائه آمار از نرخ hit و miss، همچنین ارائه گزارشی از تغییرات در حال اعمال در حافظه نهان به کاربر.

توجه: حداکثر نمره امتیازی تعلق گرفته به این موارد ٥ درصد خواهد بود.

# ۲.وقفه و اعداد ممیز شناور

با مطالعه بیشتر درباره ماشین مجازی جاوا و مکانیزم رسیدگی به وقفهها در آن، مکانیزمی برای رسیدگی به وقفه در پردازندهای که در تمرین سوم و چهارم درس طراحی کردید طراحی کنید. برای طراحی این مکانیزم از ماشین مجازی جاوا ایده بگیرید اما پیاده سازی ۳ لایه به جای ۱۵ لایه کفایت می کند.دقت كنيد تغييرات ايجاد شده در پردازنده سيمكشي شده بايستي حداقلي باشد و تلاش بر اين باشد كه اين قسمت با ریزبرنامهنویسی پیادهسازی شود. دستوراتی که در جدول زیر ذکر شدهاند بایستی به ISA پردازنده قبلی اضافه شوند. علاوه بر آنچه که پیشتر ذکر شد، در این قسمت دانشجویان بایستی مکانیز می برای انجام محاسبات ممیز شناور به یردازنده خود بیافزایند. برای این قسمت نیز دانشجویان مجاز هستند یک واحد ممیز شناور سخت افزاری به پردازنده قبلی اضافه نمایند و مابقی تغییرات را بایستی از طریق ریزبرنامهنویسی اعمال کنند. پیادهسازی عمل ضرب ممیز شناور اجباری است و برای این مورد یک ALU جدید در اختیار دانشجویان قرار خواهد گرفت.

Instruction	opcode	description
fadd	0x62	Adds 2 float numbers
fsub	0x66	Subtracts 2 float numbers
input	0x5f	Enables the input interrupt
fmul	0x6a	Multiplies 2 float numbers

دقت کنید که اعداد ممیز شناور در قالب ۳۲ بیت نمایش داده خواهند شد. هر عدد ممیز شناور دارای ٤ بخش، است: radix.۳ exponent.۲ mantisaa.۱ و sign.٤ که mantissa نشانگر جز بامعنی عدد است، exponent نشانگر توان مربوط به مبنای عدد است، radix مبنایی است که عدد در آن بیان شده و sign علامت مربوط به عدد است. دقت کنید که mantissa عددی همواره نامنفی است که در مبنای دو نمایش داده میشود و در نمایش ۳۲ بیتی عدد ممیز شناور، ۲۳ بیت کمارزش را اشغال میکند. از طرفی exponent عددی ست که ۸ بیت بعدی را اشغال می کند و می تواند مثبت یا منفی باشد، این عدد را در



دانشكدهي مهندسي كامپيوتر

قالب مکمل دو نمایش خواهیم داد. نهایتا آخرین بیت باقیمانده که پرارزشترین بیت در عدد ۳۲ بیتی است را به sign اختصاص می دهیم. اگر بیت مربوط به sign صفر باشد بیانگر عدد مثبت است و اگر یک باشد بیانگر عددی منفی. قالب کلی عدد ممیز شناور در JVM مطابق شکل زیر است:

#### Bit layout of Java float

#### 

### موارد امتيازي:

- پیادهسازی جمع و تفریق اعداد ممیز شناور
- طراحی مکانیزمی که بتواند به طور پی درپی به چندین وقفه را رسیدگی کند(به عنوان مثال قابلیت پیادهسازی توابع بازگشتی را داشته باشد.

توجه: حداکثر نمره امتیازی تعلق گرفته به این موارد ۲۰ درصد خواهد بود.

# زمان تحويل

(به Courseware نگاه کنید.)

# یادآوریهای عمومی

لطفاً توجه داشته باشید که:

- ۱. به ازای هر روز دیرکرد در تحویل پروژه ۱۰٪ جریمه منظور خواهد شد.
- ۲. به هیچ عنوان پروژه را از دیگران کپی نکنید و به دیگران کپی ندهید. درغیراین صورت نمره ی پروژه برای هر دو طرف (کیی دهنده و کیی گیرنده) ۱۰۰- منظور خواهد شد.

شاد و موفق باشید

نيلوفر ظريف