

```
@main
label_entry ;preds:
i1 %5 = CmpEQ i32 5 i32 5
Br i1 %5 label_ %6 label_ %13
```

```
graph TD
    B1["@main<br/>label_entry ;preds:<br/>i1 %5 = CmpEQ i32 5 i32 5<br/>Br i1 %5 label_ %6 label_ %13"]
    B2["@main<br/>label_6 ;preds: %entry<br/>i1 %8 = CmpEQ i32 10 i32 10<br/>Br i1 %8 label_ %9 label_ %10"]
    B3["@main<br/>label_10 ;preds: %6<br/>i32 %12 = Add i32 5 i32 15<br/>Br label_ %13"]
    B4["@main<br/>label_9 ;preds: %6<br/>Br label_ %13"]
    B5["@main<br/>label_13 ;preds: %9 %10 %entry<br/>i32 %17 = PHI i32 5 label_ %entry<br/>i32 25 label_ %9 i32 %12 label_ %10<br/>ret i32 %17"]

    B1 --> B2
    B1 --> B5
    B2 --> B3
    B2 --> B5
    B3 --> B5
    B4 --> B5
    B5 --> B3
```

```
@main
label_6 ;preds: %entry
i1 %8 = CmpEQ i32 10 i32 10
Br i1 %8 label_ %9 label_ %10
```

```
@main
label_10 ;preds: %6
i32 %12 = Add i32 5 i32 15
Br label_ %13
```

```
@main
label_9 ;preds: %6
Br label_ %13
```

```
@main
label_13 ;preds: %9 %10 %entry
i32 %17 = PHI i32 5 label_ %entry
i32 25 label_ %9 i32 %12 label_ %10
ret i32 %17
```

11Mem2RegPass