

```
@main
label_entry ;preds:
[ 100 x i32]* %34 = Alloca Init 0
[ 100 x i32]* %35 = Alloca Init 0
i32* %1 = GEP [ 100 x i32]* %35 i32 0
i32 %2 = Call getarray i32* %1
i32* %3 = GEP [ 100 x i32]* %34 i32 0
i32 %4 = Call getarray i32* %3
Br label_ %MutithreadBegin0
```

```
@main
label_MutithreadBegin0 ;preds: %entry
i32 %37 = Call __mtstart
i32 %38 = Sub i32 10 i32 0
i32 %39 = Mul i32 %38 i32 %37
i32 %40 = Div i32 %39 i32 4
i32 %41 = Add i32 %37 i32 1
i32 %42 = Mul i32 %38 i32 %41
i32 %43 = Div i32 %42 i32 4
i32 %44 = Add i32 %43 i32 0
i32 %45 = Add i32 %40 i32 0
i32 %46 = Div i32 %45 i32 1
i32 %47 = Mul i32 %46 i32 1
i32 %48 = Add i32 %47 i32 0
Br label_ %13
```

```
@main
label_13 ;preds: %17 %MutithreadBegin0
i32 %36 = PHI i32 %31 label_ %17 i32 %48 label_ %MutithreadBegin0
i1 %16 = CmpLT i32 %36 i32 %44
Br i1 %16 label_ %17 label_ %MutithreadEnd0
```

```
@main
label_17 ;preds: %13
i32* %20 = GEP i32* %1 i32 %36
i32 %24 = Load i32* %20
i32* %27 = GEP i32* %3 i32 %36
i32 %28 = Load i32* %27
i32 %29 = Add i32 %24 i32 %28
Store i32 %29 i32* %20
i32 %31 = Add i32 %36 i32 1
Br label_ %13
```

```
@main
label_MutithreadEnd0 ;preds: %13
Call __mtend i32 %37
Br label_ %32
```

```
@main
label_32 ;preds: %MutithreadEnd0
ret i32 0
```