

```
@main
label_entry ;preds:
[ 100 x i32]* %34 = Alloca Init 0
[ 100 x i32]* %35 = Alloca Init 0
i32* %1 = GEP [ 100 x i32]* %35 i32 0
i32 %2 = Call getarray i32* %1
i32* %3 = GEP [ 100 x i32]* %34 i32 0
i32 %4 = Call getarray i32* %3
Br label_ %13
```

```
@main
label_13 ;preds: %17 %entry
i32 %36 = PHI i32 %31 label_ %17 i32 0 label_ %entry
i1 %16 = CmpLT i32 %36 i32 10
Br i1 %16 label_ %17 label_ %32
```

```
@main
label_32 ;preds: %13
ret i32 0
```

```
@main
label_17 ;preds: %13
i32* %20 = GEP i32* %1 i32 %36
i32 %24 = Load i32* %20
i32* %27 = GEP i32* %3 i32 %36
i32 %28 = Load i32* %27
i32 %29 = Add i32 %24 i32 %28
Store i32 %29 i32* %20
i32 %31 = Add i32 %36 i32 1
Br label_ %13
```