

**BERITA ACARA PEKERJAAN DAN KEHADIRAN
ASISTEN PRAKTIKUM**



Unit Laboratorium/Bengkel/Studio
Fakultas Ilmu Terapan

NAMA : Rizky Septiansyah
NIM : 6705184108
BULAN : Mei
PRODI : D3 Teknologi Telekomunikasi
MK / KODE MK : Teknik Digital / DTH1H3
TAHUN : 2020
TOTAL JAM : 27

Tanggal	Jam Masuk	Jam Keluar	Jumlah Jam	Modul Praktikum	Paraf Asprak
03 April 2020	13:30	16:30	3	modul 9 Implementasi Rangkaian BCD-To-7 Segment Menggunakan FPGA	
04 April 2020	07:30	10:30	3	modul 9 Implementasi Rangkaian BCD-To-7 Segment Menggunakan FPGA	
11 April 2020	07:30	10:30	3	modul 9 Implementasi Rangkaian BCD-To-7 Segment Menggunakan FPGA	
17 April 2020	13:30	16:30	3	modul 10 Implementasi Rangkaian Flip-Flop dan Memori Menggunakan Terasic DE10-Lite FPGA Board	
24 April 2020	13:30	16:30	3	modul 11 Implementasi Counter dan Register Menggunakan Terasic DE10-Lite FPGA Board	
25 April 2020	07:30	10:30	3	modul 11 Implementasi Counter dan Register Menggunakan Terasic DE10-Lite FPGA Board	
01 Mei 2020	13:30	16:30	3	modul 12	
02 Mei 2020	07:30	10:30	3	modul 12	
09 Mei 2020	07:30	10:30	3	modul 10 Implementasi Rangkaian Flip-Flop dan Memori Menggunakan Terasic DE10-Lite FPGA Board	

Bandung, 20 Mei 2020
 Koordinator Mata Kuliah


 Denny Darlis
 20 Mei 2020