

دانشکده مهندسی کامپیوتر

بسمه تعالی طراحی مدارهای منطقی نیمسال اول ۹۸–۹۷ تمرین (۱۴)

مهلت تحویل: ۱۳۹۷/۱۰/۱۱



دانشگاه صنعتی امیرکبیر

شماره دانشجویی: 7 3140 963

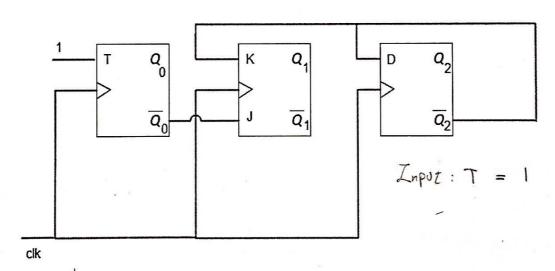
نام و نام خانوادگی: علی خری لور

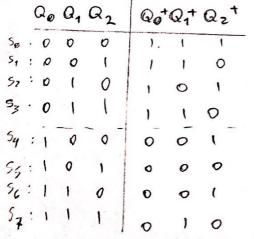
■ بخش اول: سوالات اختياري

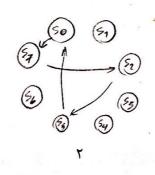
سوالات ١٩-٧، ٢٢-٧، ١٣، ٧

■ بخش دوم: سوالات اصلى

۱. (۲۰ نمره) با فرض این که ترکیب خروجیهای سه فلیپ فلاپ زیر به عنوان خروجی کلی مدار محسوب می شود، نشان دهید که این مدار یک شمارنده است و دوره تناوب شمارش آن را به دست آورید.







-, LT: 505, 525, 50



دانشكده مهندسي كامپيوتر

بسمه تعالی طراحی مدارهای منطقی نیمسال اول ۹۸–۹۷ تمرین (۱۴)

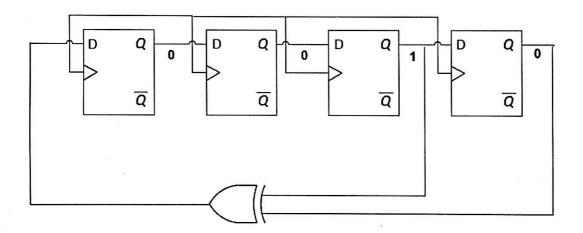


دانشگاه صنعتی امیرکبیر

مهلت تحویل: ۱۳۹۷/۱۰/۱۱

نام و نام خانوادگی: علی فرقی رور شماره دانشجویی: 96314(07

۲. (۳۰ نمره) شکل زیر یک شیفت رجیستر با فیدبک خطی است و به این صورت عمل می کند که ورودی آن عملکردی از مراحل قبلی خودش، می باشد. این شیفت رجیستر با فیدبک خطی در شکل زیر به عنوان یک شمارنده به کار رفته است. اگر شمارنده در ابتدای کار، مقدار ۱۰۱۰ داشته باشد، ترتیب شمارش شمارنده ی زیر را مشخص کنید.



0010 cls 1001 = 1100 cls 0010

^{&#}x27;Linear Feedback Shift Register



دانشكده مهندسي كامپيوتر

بسمه تعالی طراحی مدارهای منطقی نیمسال اول ۹۸–۹۷ تمرین (۱۴)

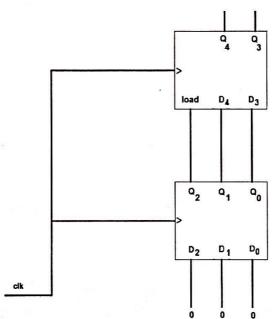
مهلت تحویل: ۱۳۹۷/۱۰/۱۱

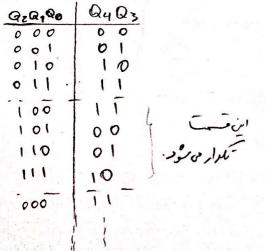
دانشگاه صنعتی امیرکبیر

شماره دانشجویی: 7631407

نام و نام خانوادگی: علی خری در

۳. (۳۰ نمره) در مدار زیر فرض کنید حالت اولیه صفر است و پایهی load به صورت active high کار می ندد. هر کدام از باکسها یک شمارنده ی صعودی هستند. آیا این مدار می تواند مانند یک شمارنده عمل کند. به عبارت دیگر، آیا پس از گذشت تعدادی کلاک، مدار دوباره به حالت اولیه خود برمی گردد. برای پاسخ به این سوال، باید زنجیره خروجی های مدار را به دست بیاورید تا این که به حالت اولیه برسید. به از به کار شرحی معارمت و می شرد .







دانشكده مهندسي كامپيوتر

بسمه تعالی طراحی مدارهای منطقی نیمسال اول ۹۸–۹۷ تمرین (۱۴)

تمرین (۱۲) مهلت تحویل: ۱۳۹۷/۱۰/۱۱



دانشگاه صنعتی امیرکبیر

شماره دانشجویی: 7 963140

نام و نام خانوادگی: علی فوی پور

۴. (۲۰ نمره) جدول حالت زیر را به ساده ترین حالت ممکن تبدیل کنید.

	Next State		Present Output	
Present state	x=0	x=1	x=0	x=1
a	h	С	1	0
- b	С	d	0	1
С	h	b	0	0
đ	f	h	0	0
е	С	f	0	1
f	f	g	0	0
g	g	С	1	0
h	а	С	1	0

1 C	0	<u>1</u>
C		
	1 1	0
d	0	1
b .	9	Ø
a	0	0
		p . 0