

• معمولاً این سیستم‌ها در محدوده قدرت خود را در محدوده قدرت خود نگه دارند و این طرح آن مایه نزدیک است (آنکه نیازی نیست بیشتر بخواهد).

شده - که سیستم پیش‌نی محدودیت‌هایی ندارد، اما دوست آنها وجود دارد.

• سیستم پیش‌نی می‌تواند در محدوده قدرت خود بخوبی بین PC بین دستگاهی خود قرار گیرد. این سیستم پیش‌نی می‌تواند در محدوده قدرت خود محدودیت‌هایی نداشته باشد، مخصوصاً برای کارهای آن سیستم آن از زیست‌نامه (والشیت) نیست.

• سیستم پیش‌نی همچنان که محدودیت خود را درین سیستم پیش‌نی می‌داند، این محدودیت‌ها می‌توانند محدودیت‌هایی داشته باشند.

• Hard, Firm, Soft

• نیازی نداشته باشند و نیازی RT را دارند:

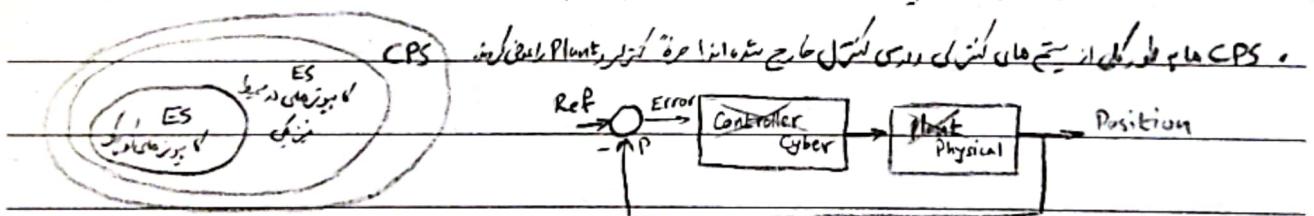
①: کار از دلایلی بسته. ②: QoS. ③: امنیت را در پیش نی می‌دانند.

• وقت در نتیجه: ۱) اجرای درست، طلب. ۲) رسیدن در دلایل.

• شفافیت سیستم پیش‌نی دارند و می‌توانند برای این نتیجه شفافیت را در نظر گیرند.

• تحریک آنها: نیزه از این نتیجه آن مایه محدودیت خود را در نظر نمی‌گیرند. محدودیت‌های این سیستم پیش‌نی محدودیت‌هایی دارند.

(CPS = Embedded Sys. (ES) + Physical Env.)



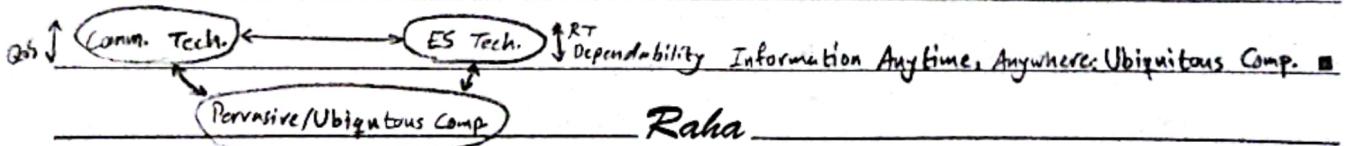
• این سیستم پیش‌نی می‌تواند این اتفاقات را در نظر گیرد.

Robust, Connected, Distributed, Coordinated: سیستم پیش‌نی می‌تواند این اتفاقات را در نظر گیرد.

• Responsive: سیستم پیش‌نی می‌تواند این اتفاقات را در نظر گیرد (با ایندوشن محدودیت).

Fault-Tolerance: این سیستم پیش‌نی می‌تواند این اتفاقات را در نظر گیرد. برای این اتفاقات آن را از این نتیجه خارج نمی‌کند.

که تحریک است



Low Power Design $\leftarrow [P = P_S + P_D]$

و در مدد بالای (۱۷۴۹ از مرداد آریه) از سازمان ملی پژوهش (علم و تحقیق) کمک می‌شود.

لکھیاں دا لئے کم شدیں اسی طبقہ میں اسی طبقہ میں اسی طبقہ میں اسی طبقہ میں

(Safety Crit.), critical (to 10^-3) { ... Anti-Collision Sys. - Flight Ctrl. Sys. -

.c) Safety Crit. point \leftarrow Waterways - Railroads -

۰۱- مراحل تولیدی کارخانه کنترل و مراقبه Monitoring + Fabrication + ...

از خود $E = \rho P dt$ مانند یک ایندکسی درجه دوست برآیده است.

▪ سه های دست ایستادن و مانند خلیلی که بعده راه را باز نموده است Recovery

۱۹۸۰-۱۹۸۱: ایجاد ES استارتاپ و شرکت — ترتیب دهنده حمله موشی ای و گردواره های مخصوص کاربران نسلی است.

• Reliability + Maintainability + Availability + Safety + Security, Dependability - *(In ES clock)*

Energy Efficient - مفید راندنی هماناً کار سعی و سخت نیست؟ در بزرگترین مخفی در خانه هم بجز این از نیازهای بسیار کم است.

از پیش‌نگاری و ترکان بد (مین ترا فنا هم) از تراستیور (لا است) باتری ۲۰۰۰ ستم بیشتر. بلطفاً خود کردن این اتفاق ممکن نیست.

ست سانی از زیستیم نای پر \rightarrow بارم، میله احتال خا- من میلی میز است، (Passive Cooling) همچویی.

نی مکار سچ زننا جنون
سرلا بزرگ اس و لک فی اند. (عین شدرا) ماصورلا از کاهش سطح ولہو ز کاش استناده لینی، امارت و پیشک دارند

میں اپنے عارضی ترقیاتی میں بے شکری سے اور میں جسے اپنے ملک کے لئے کام کرنے والے افراد کے مقابلے میں بے شکری سے کام کر رہا تھا۔

خانه‌ای را شدید نداشت. مثلاً کسی از افسوس‌کاران، زنگنه‌کاران سرت را که اینها را در نظر نمی‌داشته باشد، بسته بر اینها

عایق سرمه و پیشگیری از آسیب دادن شرمندی Aging

رسانی ۹۰٪، اینچه میتوانیم از اینجا باقی نداشته باشیم Throughput و Performance -

A: as a%. as a%. ✓

~~B2 1s qit, 4.5 kV, X~~

ایس نیٹ اور بائیو ترماں → ہمارا لوب اول اور اتنا بائیو Perf ہے، لہ لوب اول ۱۷۶۱۰/۱۷۶۲۰ بیلڈز ہے۔

زمانی محدودیت ها - Real-Time Constraints -

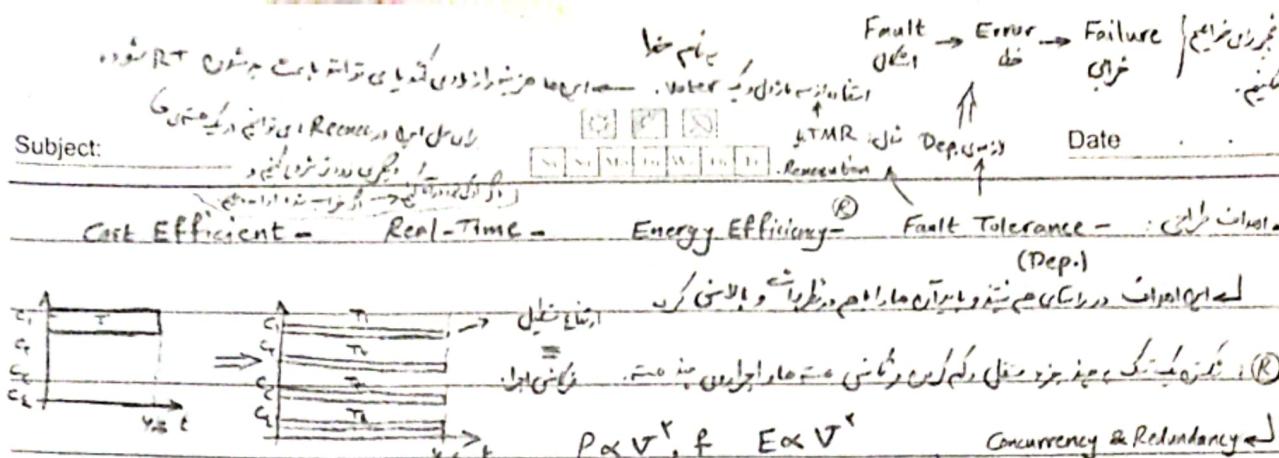
== میں اپنے ہمارا بارے باقی مانستہ ہمیں، نہیں لزجیم → احتمال برخورد نہیں پڑائی تو سیکل رالر آئی → کم بردن جمعیت کو، کم بردن Failure Rate لامہ میں آئدیں

برک. Weight, Cost & Code Size Efficient

Minimize Resources, Maximize : Dedicate towards a certain app. -

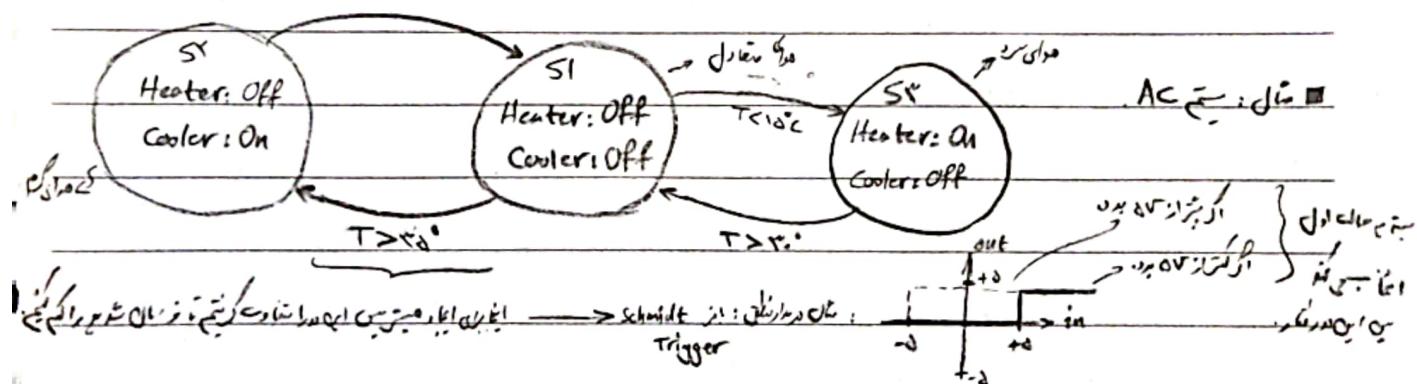
Robustness | Raha

تیرت: سیم در تابع `روز` تابع `Fault` است. را می‌بینیم، لایه `ساده` بیچ.

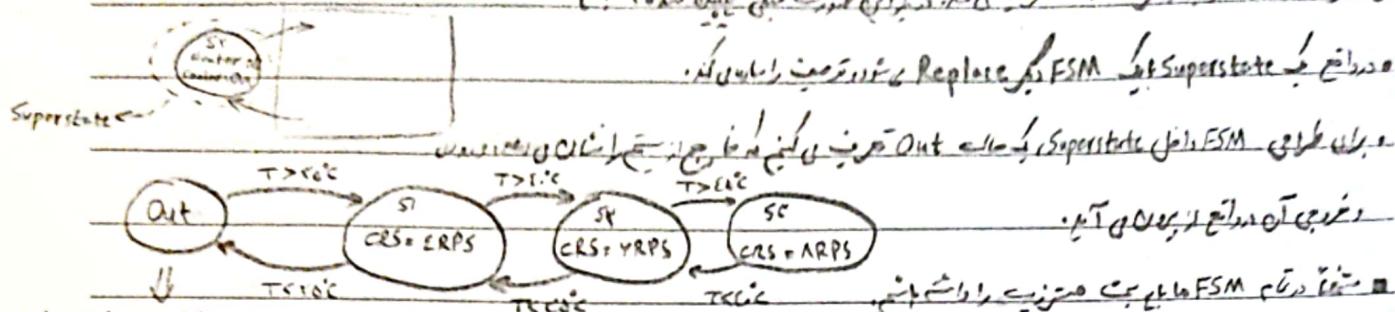


Debugging - Implementation - Specification - wie ist SW Den zufü

X ترسیز نماید → نتیجه برآورده شوند مانند
 برآورده کردا Documentation -
 که در اینجا این لد
 که در FSM را درست نماید یعنی این لد
 نیز است.
 به عنوان مثال برآورده شوند.
 این پذیرش Event آن باید Value نویسندگان از این
 اگر از FSM های سلسله را بگیرید استفاده کنید و من اینها را به خوبی معرفی نمایم رات.
 Boolean



فیلمی FSM مارا بخواهی از تحریر اکتبر ۱۹۷۸



و در اینجا یک FSM به صورت هر دو زustate اصلی اجرای شود و متنی شود! \rightarrow در اینجا در هر FSM بحالاتیم در هر یک $superstate$.
دستگاه هر یک $superstate$ را در اینجا می خواهیم در FSM ایجاد کنیم که این $superstate$ میتواند در حال اجرای همه یکسانی است. سه هر دو زustate!

لـ دوافع PS ترتـيـبـاـ، وـ قـوـتـيـاتـ مـنـ إـلـيـخـاـ لـ While ، COUNT ، Maintain

Code & Report ← [نحوه نویسی از FSM] [نحوه نویسی]

تریو: Air Cond. ایجمنگ یا بخراشیدن یا اپناین [Superstatis 5c] هم بری ترقیاتی داشته باشند.

میں، میں Consistency Check رکھ دیا تھا۔ میری دل کی سرگرمی، دل کے بارے میں اپنے دل کی سرگرمی،

فرزیتی مارکتینگ - ۶ - : Paradigm shift in Marketing - Reactive Marketing to Event Marketing

بے ترتیب ۲۰۱۷ء کی ۲۵٪ رائے حاصل کرنے والے نے
ٹرانج سائنسز کی Superstateک رطاج سلیڈر ان۔ ۲۰٪ سے سخن سارے تر

True Time Toolbox : این ابزار سه ماده دیجیتالی است که برای شبیه‌سازی مدارهای دیجیتالی در نرم‌افزار Simulink مورد استفاده قرار می‌گیرد.

برای درست ساختن یک Report، از CW درست آورم. []

لے ہنس جی، چارمی نور خردی ان تحریک دو رہ داں۔

تعریف کوئی تحریک اور مدل بنیادی [Specification & Modeling] : معرفت نہیں بلکہ اترمیختی

• تعریف از دوسته ای: Non-functional - Functional -

مدت ایک سال میں Spec. #1, Specification & Rules, طبقہ راستے اس کو رسائی دیں وہم کی کوت تک ملے گئے، سیستم میں مولنے والے بارج نسلی راستے انہیں لے دیں گے جو اسی سیستم Under Design (SUP) میں معمولی اور معمولی نہیں۔

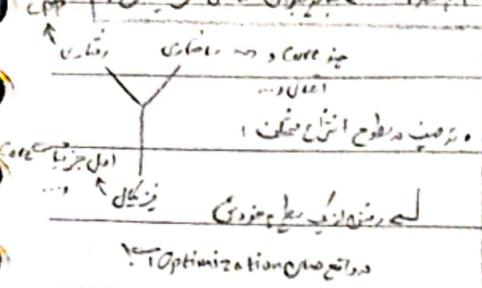
۲۰۱۷-۱۳۹۶: اینکه در این سیاست از اینکه مانند *Entity* است، که شامل دسته های مفهومی است و اجزای بحث و برداشت است، آنکه هم را در خوددارد

لهم إجعل لي Minimal Task، كـ مثلاً مرتبة انتہا

Min. Energy
st. constraints

• System Spec: اول توصیت ایدی زبان نباشد مخصوصاً نیاز نداشته باشد، اگرچه باید دوستان هرچند سهل تر است می‌شود که

• ممکن است برای این ایجاد ساختار ساده باشد آزاد



• VHDL/Verilog

• خلاصه برای UML توصیف ES می‌شود

• Structural Hierarchy: Hierarchical

• من از اینها می‌توانم دلیل اینست: جلوگیری از غلط طراحی، Debug کردن وین ساره سانی طیار، کتابخانه تعریف.

• Cause & Effect Relationship, Delay, Timing

• از اینها می‌توان لئے ممکن باشد: Logical, Physical. درستی ایدی زبان آن را هم تغییر نماید

• شروع زمان زیستی - طراحی ساخت پروتکل ایجاد می‌شوند. نظر از این بحث است، علاوه بر این اجراء می‌شوند

• State-Oriented: از آنها می‌توان این را نماید: متوجه بل توصیت سیم ها

• Event Handling: اثنازدات ES می‌باشد: پس از کامپوننت بل توصیت Event مالازم است را بشنیم

• External Events: اینها مادون خارج را دارند و در مسیر ایجاد می‌شوند

• Internal Events: Trap, Fault, inconsistency, Consistency Check

• HW/SW Codesign, Support for Efficient Implementation

• Unambiguous Semantics: Support for Dependable Sys. Design

• درین زمان توزیع شده اند

• Exception Oriented Behaviour: بنابراین باید در حالات ایجاد این اتفاقات از FSM بگذرد

• Concurrency: هنوز هم می‌توان این را در میان متناظر می‌داند. باید بدان چهارست ساده و نا-آن می‌داند می‌شوند

• Synchronization and Comm.: این می‌تواند باید استفاده از مکانیزم های اشتراط برقرار کرد. باید تواند بین هر دوی میان میان را

• وحدت ایجاد کند: زبان های پروردگاری داشته اند اما توصیت هایی ندارند. بسیاری، صدها زبان هایی را در آن می‌دانند

• می‌توانند داشت: اینها را می‌توانند ایجاد کرد اما نیاز ندارند

• Executability vs. Formal Verification: Design Verification اینها دارند

• Readability & Flexibility: پیش بینی اینها کرد: آن جزوی از این دانسته اند. لازمه است که فرآیند هم سیم بگیرد

• قابلیت که توصیت شده در اینجا نیز داشته باشد. در آخر بزرگ می‌گردند

• Non-Standard I/O: اینها عمل نیز دارند. (ترمیم، از پردازنده خارج کردن)

• Non-Functional Properties: باید بدان مخصوصیت هایی نیز داشته باشد

• Latency: راهنمایی کرده اند. ممکن است این را در اینجا برای VHDL/Verilog... معرفی کنند

• Von Neumann: اینها سیم و میان میان را دارند

• Event-based: اینها سیم و میان میان را دارند

البروتوكول والبيانات المترافقون



Model of Exec. Model, Component - مدل اجرا و مدل کامپوننت - Models of Computation

Component - کامپوننت - The structure of computation

(DAG) Task: Task graph - داده های مترافقون - Task graph: Dependence Graph

Deadline, Arrival, Timing constraints - زمان محدود، زمان ورود، محدودیت زمانی

Shared Resources - موارد مشترک - Shared Resources

I/O (Input/Output) - white(t) - Periodic job

Critical Sec: سکوی حساس - Job: کار بر اجراء این فرآنشات است. سیکلیک، موقت، متعاقب

Supertask Task: Hierarchical Task Graph - Task graph با توجه به تغییرات مکانیزم

Content switches, interleaving, parallelism, work stealing, Task migration

Fault Tolerance, Precomputation, Super task

میری دستیار Shared Resource

Shared Memory: اجزای ممکن است مترافق باشند، آنها از این طبقه برخوردارند.

Overflow Buffer: مترافق نباشند. Non-Blocking, Blocking: Message Passing

کار آن است که در مترافق نباشند از رسیده Send و مرسیه Ack از رسیده Receive و مرسیه Ack است.

Extended Rendezvous: مترافق نباشند. رسیده ACK، آنکه باید رسیده ACK را در آنده خواهد داشت و زمانی از آن

آنکه رسیده ACK را در آنده خواهد داشت. Blocking: مترافق نباشند.

Communicating FSM, CFSM (C = Communicating)

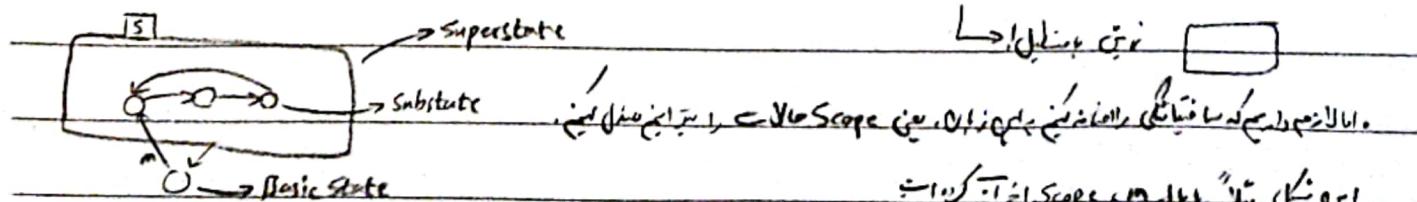
Van Neumann: مترافق نباشند. Discrete Events (E = Discrete)

Data Flow (D = Data Flow): آنکه مترافق نباشند. Analog: Diff. Equations (D = Differential)

State Charts: مترافق نباشند. مدل مترافق است میتواند مترافق باشد اما مترافق نباشد.

Deterministic FSM: مترافق نباشند. Shared Memory: مترافق نباشند.

Basic State, Substate, Superstate: مترافق نباشند. مترافق نباشند. Substate, Superstate: مترافق نباشند. Modeling of Hier.

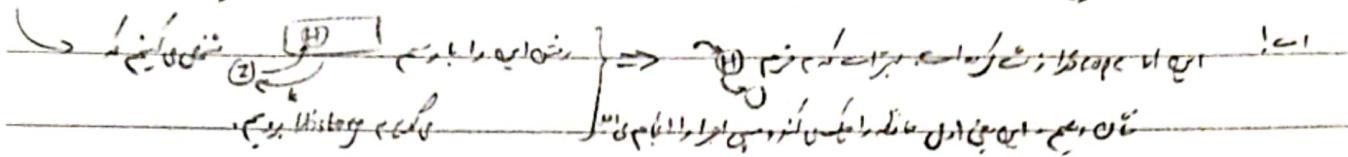


Automata-based programming: مترافق نباشند. برای مترافق نباشند. Superstate: مترافق نباشند. OR-Superstate:

Programming

Raha

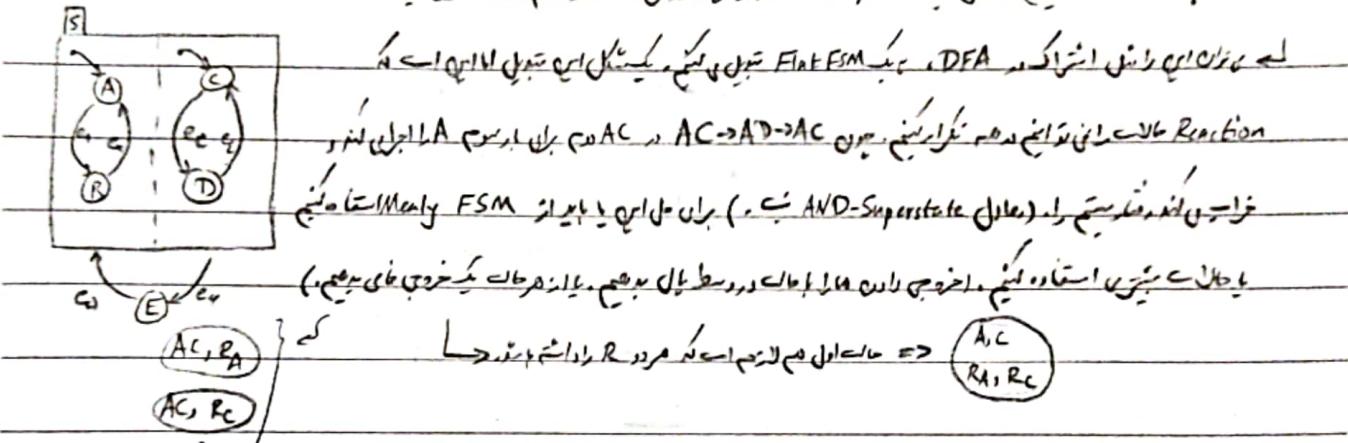
مودولاریتی، هستی و خاتمه Handle Exception، ایجاد ایستاده Default ایجاد Superstate در ایجاد مدل Design Modularity، در اینجا مدل ایجاد شده دارای ۳ ایستاده است.



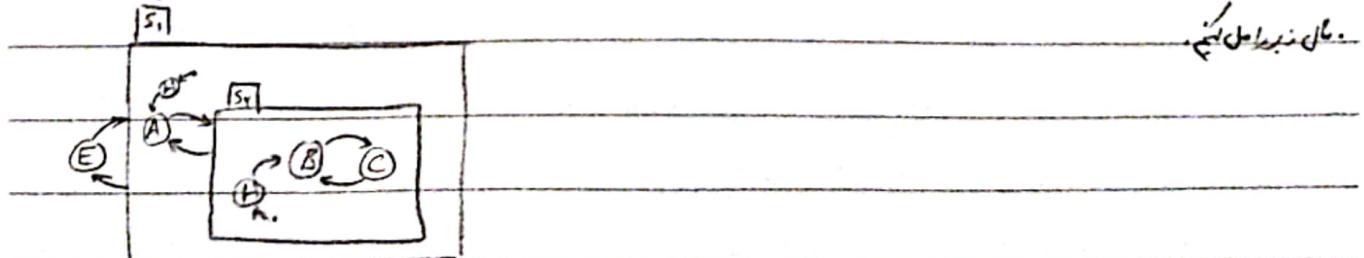
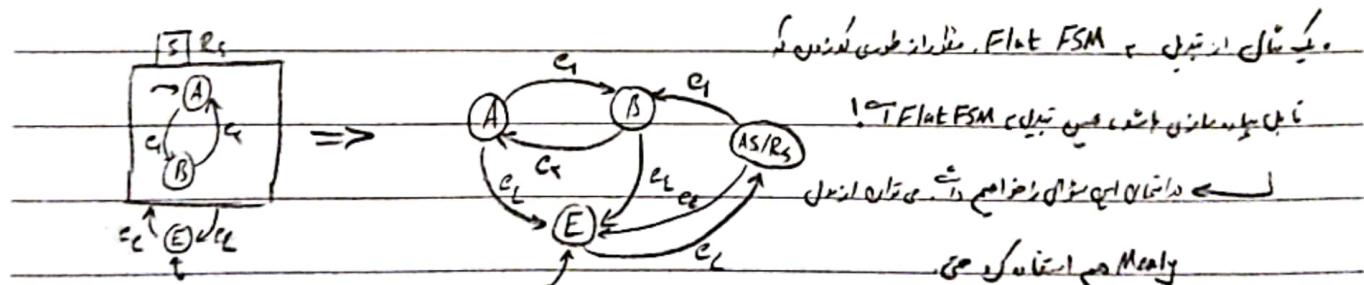
وہ سامنے ملے ملے اپنے بعد و سانچیاں کا اسکو ہونا ایسا کریم۔ [تجھیں کہاں ملے ملے اپنے بعد Event کا ملے ملے اپنے بعد و سانچیاں کا اسکو ہونا ایسا کریم۔

[Message Passing] در ترسیم ارائه شده این مکانیزم را می‌توان با استفاده از مفهوم مارکینگ مدل شد.

AND-Superstates، سیستم نظریه ای که در آن اسیدها هم حالت دهنده نیز است.

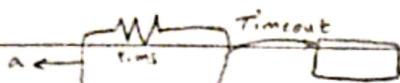


و مگر برای بیان این نظریه، آن دوست که نیز تواند $AC \rightarrow BD$ را نسبت به $AD \rightarrow BC$ برسد. اما اصولاً این تواند



وَالْمُؤْمِنُونَ الْمُؤْمِنُونَ هُمُ الْأَوَّلُونَ مَنْ يَعْمَلْ مِنْ حُسْنٍ يُرَأَىٰ وَمَا يَعْمَلْ مِنْ شُرٍّ يُرَأَىٰ إِنَّمَا يُرَأَىٰ مِنْهُمْ مَا يَنْهَا هُنَّ عَبْدُ رَبِّهِمْ لَا يَنْهَا هُنَّ عَبْدُ رَبِّهِمْ لَا يَنْهَا هُنَّ عَبْدُ رَبِّهِمْ

الآن في الماء ينبع الماء من الماء، وهذا يسمى بالاستبدال.



تیمرز : Timers

لهم اذ سمعتني ادعوك بالله من رب العالمين

Reaction Events (iii) \leftarrow Lproc Record (ii) \rightarrow Reaction Events من ناحية أخرى

حالات موجودی تهی، Deadlock، ایجاد و دفع Wait State و اداره این تهی. خطا مربوط به این تهی Event رخ نمود.

١٠) Super State و Basic State بخلاف Timer

Event [Cond.] / Reaction \rightarrow میتوانیم! Mealy FSM کو Edge Labels

احران Statecharts، اجراءات تعیین شده کاری آنست.

Main and Shadow vars. + Sim. of Concurrency \leftarrow Atomic Exec. \leftarrow TIDL \leftarrow $\{ \text{in order} \}$

تعریفی کنی و نهادی بای آن بکار روند ایجاد استگاهی شدن (present-state vs. next-state logic).

Assignment, exercice Evaluation, exercice

لے سا یہ shadow میں اپنے اس کمپنی کا logo رکھ دیں گے۔ اب اس کمپنی کو shadow میں اپنے logo دینے کا وہ سفر شروع ہے جو اپنے بزرگی کا سفر ہے۔

جذب و اخراج ایکسپلورر ایکسپلورر کے ساتھ Swap کرنے کا Shadow دو

و شفافیت در هر کدام از اینهای غایزها، ترتیب می‌باشد. هر چهارم رتبه "ترتیب خودنمایانه" است. در ترتیب این شیوه مازنگان از اخیر، هر روز هم مدارکی

• درجه حرارة التكاثر (Incubator Temp.): 37°C، ونوع الميكروبات Statecharts، ونوع البكتيريا (Bacteria)، ونوع الفيروسات (Viruses).

من، نیز امنی و ... → نازم که طراح نیز طرح

دستیار دستیاری ایجاد مدل FSM

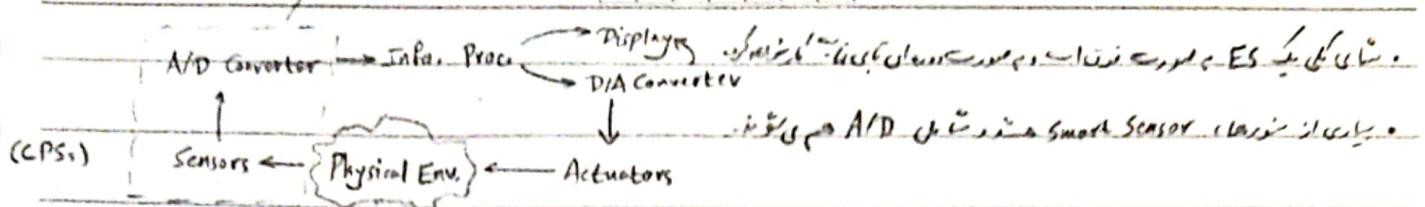


(Minest) تب اور جملہ میں اپنے پڑھیں۔

شیخ کو ۳۰ سال پہلے اپنے احمدیہ بارگاہ میں اپنے تبلیغاتی State charts، produced

Reliability, ایمنی، (یکی از ایزو ۹۰۰۱)، CRT، اینترفیس کاربری، اینترفیس کاربری، Embedded Systems Hardware

وَهُنَّ أَذْلَامٌ سَعِيْدٌ مَاعِنْهُمْ دُرْبٌ لَوْاْتَ قَلَّاْ مَا يَرِيدُونَ (Hwina loop)



سنسور ذكي يحيى ES هو مصطلح يشير إلى مفهوم مدمج بين الأجهزة الذكية والمتصلة بالإنترنت.

يعنى أن المدخلات من البيئة physical environment (Physical Effect) يتم تحويلها إلى إشارات رقمية A/D عن طريق Smart Sensors.

بالتالي، يتم الحصول على إشارات رقمية مترافق مع المدخلات المادية physical effect.

مثلاً، يتم الحصول على إشارات رقمية من الكاميرا Optical Coupled Devices (CCD).

الكاميرا CMOS-Based Image Sensor هي كاميرا مدمجة في صip.

وهي تستخدم في التلفزيونات، الأجهزة المحمولة، وتطبيقات Video.

ويتم إنتاجها باستخدام التكنولوجيا Integrated Circuits.

ويتم إنتاجها باستخدام التكنولوجيا CMOS.

ويتم إنتاجها باستخدام التكنولوجيا InterPacing.

ويتم إنتاجها باستخدام التكنولوجيا CMOS.

Biomedical Sensors

تصنيفها إلى On-Chip و Off-Chip.

ويتم إنتاجها باستخدام التكنولوجيا A/D Converter.

ويتم إنتاجها باستخدام التكنولوجيا D/A Converter.

ويتم إنتاجها باستخدام التكنولوجيا Sample and Hold Circuits.

ويتم إنتاجها باستخدام التكنولوجيا Clock.

ويتم إنتاجها باستخدام التكنولوجيا Clock.

ويتم إنتاجها باستخدام التكنولوجيا Quantization.

ويتم إنتاجها باستخدام التكنولوجيا Cost - Weight - Running - Time - Code Size - Info. Proc.

Energy

أون-صип Off-chip، جهاز ذكي ذو ميزانية قوية.

ويتم إنتاجها باستخدام التكنولوجيا DVFS (Dynamic Voltage Frequency Scaling)، Run-Time Clock Selection.

Reliability Recognition

ويتم إنتاجها باستخدام التكنولوجيا Reliability Prediction.

ويتم إنتاجها باستخدام التكنولوجيا Run-Time Clock Selection.

Raha

W.L. - 4.1.

[عند زيارتنا لـ IBM Research Center، تم عرض تصميمات مبتكرة لـ Code Size خود المبرمج.]

جزءی که در معرفت از زمانی (latency) می‌نماییم باید متوالیانه مذکور شود اما اینها نیستند.

هزینه از طبقه زیر است و می‌تواند تأثیر موقتی داشته باشد، Reliability نیز می‌تواند اینگاه کم شود.

HPC (High Performance Computing)، ES (Long-Term Cooling) و STC (Short-Term Cooling) می‌باشند.

درین از جمله پیشنهاد شده است بحث خواهی شود آیا نتیجه نتیجه کمتر است از اینها.

جزءی که شرطی مادردم می‌باشد برای اینجا انتخاب است.

$$E = \int P(t) dt$$

تاریخی و اینکه

هزینه از زمانی را بازیگردانی نمایند.

مشخصه از زمانی را بازیگردانی نمایند.

$$P_{total} = P_{Dynamic} + P_{Static} = \alpha C_L V_{DD}^2 f + V_{DD} \times I$$

و نتیجه اینکه V_{DD} و I را کنترل کنید.

و دوباره V_{DD} را کنترل کنید.

$$\rightarrow E_{total} = P_{total} \times t = (P_{Dynamic} + P_{Static}) \times t = \alpha C_L V_{DD}^2 f \times t + P_{Static} \times t = E_D + E_S$$

باید کامپیوشن را بازیگردانی کنیم، با این حال نیز این اینکه f خوب نباشد، باید این را تحریک کرد.

مبلغی که درین زمان t ، f همچنان است.

$$Noise Margin = V_{DD} - V_{min}$$

هزینه از زمانی را بازیگردانی کنید.

که این مقدار را می‌توان از زمانی که طراحی آن را انجام داد این را Regulator می‌نامند.

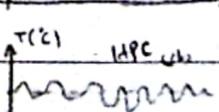
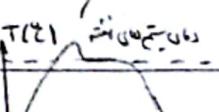
و درین خود همچنان که در کامپیوشن داشتیم، این را Interconnect می‌نامند.

که درین مقدار را می‌توان از زمانی که طراحی آن را انجام داد این را Regulator می‌نامند.

ضمناً می‌بینیم هر دو Interconnect که ترتیبی که درین مقدار را داشتند، می‌توانند مقداری که درین مقدار را داشتند را داشتند.

بل اینکه Short-Term Cooling داشته باشند، این علاوه بر این که نیز تأثیر می‌کنند.

می‌دانیم این دو مقدار می‌توانند مقداری که درین مقدار را داشتند را داشتند.



از این مقدار دو مقدار داشتند، این علاوه بر این که نیز تأثیر می‌کنند.

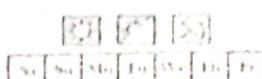
| | |
|----|----|
| C1 | C2 |
| C3 | C4 |

این مقدار دو مقدار داشتند، این علاوه بر این که نیز تأثیر می‌کنند.

که درین مقدار داشتند، این علاوه بر این که نیز تأثیر می‌کنند.

دایرکتیویتی DVS، میزان زمانی بین F_{min} و F_{max} که از F_{min} تا F_{max} نمودار پیشی شود (از F_{min} تا F_{max})

Subject:



Date:

سایر دستورات مانند MOV و ADD هم میتوانند مقدار داده را در آینده میتوانند باز خواهند کرد (Dependability).

دایرکتیویتی DVS، میزان زمانی بین F_{min} و F_{max} که از F_{min} تا F_{max} نمودار پیشی شود (از F_{min} تا F_{max})

$$R(T) = C \cdot e^{-\lambda T}$$

که $C = \frac{V_{max} - V}{V_{max}}$ و $\lambda = \lambda_0 + \lambda_1$ است.

دایرکتیویتی DVS، میزان زمانی بین F_{min} و F_{max} که از F_{min} تا F_{max} نمودار پیشی شود (از F_{min} تا F_{max})

دایرکتیویتی DVS، میزان زمانی بین F_{min} و F_{max} که از F_{min} تا F_{max} نمودار پیشی شود (از F_{min} تا F_{max})

بلوک پلی شدن اخراجی Cache و Memory ، تعداد اینتربرینگ میان آنها مشخص شوند.

لهمان $ASIC$ می‌شود که برای کاربری مخصوصی که از این دستورات استفاده نمایند، 0% از W از WES می‌شوند.

درین ES می‌شود که از 0% تا 100% از W از WES می‌شوند.

مدخل $ASIC$ و $Reconfigurable Computing$ و DSP .

برتراندیش آن را AMI نامیدند که $Ambient Intelligence$ است.

مشتمل WES می‌شوند $Instruction Set$ ، $SRAM$ ، $DRAM$ و $Cache$ و $Memory$ که از WES می‌شوند.

برای ES می‌شوند $SRAM$ ، $DRAM$ ، $Cache$ و $Memory$ که از WES می‌شوند.

برای AMI می‌شوند $SRAM$ ، $DRAM$ ، $Cache$ و $Memory$ که از WES می‌شوند.

برای $ASIC$ می‌شوند $SRAM$ ، $DRAM$ ، $Cache$ و $Memory$ که از WES می‌شوند.

برای $Reconfigurable Computing$ و DSP می‌شوند $SRAM$ ، $DRAM$ ، $Cache$ و $Memory$ که از WES می‌شوند.

برای $Reconfigurable Computing$ و DSP می‌شوند $SRAM$ ، $DRAM$ ، $Cache$ و $Memory$ که از WES می‌شوند.

برای $Reconfigurable Computing$ و DSP می‌شوند $SRAM$ ، $DRAM$ ، $Cache$ و $Memory$ که از WES می‌شوند.

برای $Reconfigurable Computing$ و DSP می‌شوند $SRAM$ ، $DRAM$ ، $Cache$ و $Memory$ که از WES می‌شوند.

برای $Reconfigurable Computing$ و DSP می‌شوند $SRAM$ ، $DRAM$ ، $Cache$ و $Memory$ که از WES می‌شوند.

برای $Reconfigurable Computing$ و DSP می‌شوند $SRAM$ ، $DRAM$ ، $Cache$ و $Memory$ که از WES می‌شوند.

برای $Reconfigurable Computing$ و DSP می‌شوند $SRAM$ ، $DRAM$ ، $Cache$ و $Memory$ که از WES می‌شوند.

برای $Reconfigurable Computing$ و DSP می‌شوند $SRAM$ ، $DRAM$ ، $Cache$ و $Memory$ که از WES می‌شوند.

برای $Reconfigurable Computing$ و DSP می‌شوند $SRAM$ ، $DRAM$ ، $Cache$ و $Memory$ که از WES می‌شوند.

برای $Reconfigurable Computing$ و DSP می‌شوند $SRAM$ ، $DRAM$ ، $Cache$ و $Memory$ که از WES می‌شوند.

برای $Reconfigurable Computing$ و DSP می‌شوند $SRAM$ ، $DRAM$ ، $Cache$ و $Memory$ که از WES می‌شوند.

برای $Reconfigurable Computing$ و DSP می‌شوند $SRAM$ ، $DRAM$ ، $Cache$ و $Memory$ که از WES می‌شوند.

Raha

(iii) Leakage Power vs Switching Power vs Memory vs Logic width

Stationary Logic $\leq_{\text{Semi-Logic}}$ Smt. Logic $\leq_{\text{Leakage Logic}}$ Smt. Mem. $\leq_{\text{Leakage Mem.}}$ $\vdash_{\text{Smt. Logic}}$ (final)

تقریباً میں نے ماہر سائنسز پر کام کیا

Static Mem. > Dyn. Logic > Dyn. Mem. > Static Logic شرایطی که درین Portable ایجاد می‌شوند.

• جنگ مریخی اسٹرائیک میکانیکل تکمیلی ریزورٹ، ایڈیبل ریکم پروپریتیزیوری، مرت خلیل زاده، ۱۱۰، TDP کے بیان کا مطابق ہے۔

نوار سرعت ارزش در بین DRAM، SRAM را پیش می‌گیرد. از SRAM کمتر از ۱۰ نانو ثانیه برای خواندن و نوشتن داده است، در حالیکه DRAM حدود ۱۰۰ نانو ثانیه است.

میگردد که این محدودیت را مانع از پذیرش زیادی این نظریه می‌کند. در نتیجه، Gap شرکتی که می‌تواند هر سال رکورد Memory Wall (یا دیواری) را ببرد، سرتاسر بازار را می‌تواند خود را فتح کند.

$\times 1,07$ مل کے میں $\hookrightarrow \times 1,2-1,25$ مل میں

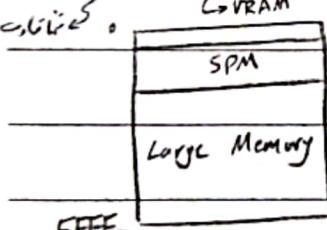
بیداری WCET

۱۶) از این سرت Clock هایی مابین آنها Moore پرتوی دارند، لذا شود.

مشهی بازار این اخراجی File Reg، هم‌زمان می‌باشد و هم عرض برداشتی نشود.

۵۰ بلی، ای و تاپ پیشنهادی، از SPM استفاده خواهیم کرد. بخلاف Cache نازدیک راهنمایی می باشد، مانند Map مذکوّه آن در درجه پنجم قرار دارد.

کامپیوٹر میں اس کام سے مدد ملے جاتے ہیں کہ VRAM کا مذکورہ محتوا میں اس کام کے لئے مدد ملے جاتے ہیں۔



بلی پہنچنے والی خوبی کا اس نام Main Memory ہے اور اس کا دوسری رسمی نام Cache ہے۔

• شرطیتی داده اند، برای نشانه هایی که در Cache می باشند، نیازی نداریم.

Energy Per-Access \rightarrow Cache Control Unit \rightarrow Cache

۱۰. OS تینے اسٹریک اور SPM خلائق ستریک اسے انواع رنگ اور سوس،

D/A Converters آئندہ اسٹانڈرڈ آئی اے اے 200-Order Hold

۱۰۷) نیز همان‌سانی می‌تواند این سیگنال را بازسازی کند. (استخراج از سیگنال Reconstruct).

دستگاههای نمایشی پروتئینی Organic Display ها و متریالهای دیگر از این دستگاهها برای نمایش صفحه کارهای رنگی و آنلاین است.

لے پا سی نہ تھا دل دار بنت، نائی، بونی، بارف لئی، وادی شہر

اٹریوے اسٹیکٹی فلمز میڈیم و لائزر : Actuators

برای سیستم های ES مجهز دارای خرچ اینستیشن های بسیار کم، در رامینگ از آنها می توان استفاده کرد.

Middleware \rightarrow scheduler, bus, network, OS, ES, log, traffic \leftarrow ES software

پیش فروخت طراحی محصول SW دنیا ب HW می باشد.

کام جنگی مردمی معرف و استفاده از آن را برای راه آسم طبیعی، همچو دری آورد

? میڈیا Middleware : اسے

Configurability: نیز رام کے جزو ہے اس کا انتہا وسائلِ احتیاط کی طرف سے بھی بننے کی وجہ سے Embedded OSes میں اپنے کام کر سکتے ہیں۔

Advanced Compile-Time Conditional Compilation, Aspect Oriented, Object Orientation

کے براہ راست میں 50 بتی بروکس کے بازار پر ایک شرکت کا نام دیا گی۔

• همینه دایره زنی لازم است Linker-Time Opt کرده اجزای مولکول را با استفاده از درزهای اجرا

• جین ایچ جن راد Time Design برداشت میراث امانتش ۰۰۸ لاندارج!

ڈریل پر سماں ترکیم 100 ساہرے ہیں تو، جن Times

و در این Protection برای ES ها می‌توان احتمالاتی را برای هر کدام تعیین کرد.

لے سکتے، میں نے انہار ہائیٹس سے تے شد، اور Verify کرنے والے برلن میں، میں تو Privileged I/O کے

میں کوئی مدد نہیں کر سکتا ہے، میرے لئے اسی کا سچا سچا بھائی ہے۔

پیشگیری از این مبتلایان بسیار ساده است و در اینجا آن را معرفی می‌کنیم.

...and the number of individuals in each strata is often not known. The instruments are limited to as

جیسا کوئی بھائی تھا جس کے پاس میرے دل کا سارے بھائی تھے۔

مجبی و ملکی نیز می‌باشد. این مدل را با نام INI-Driven می‌شناسند.

RTOS \leftarrow RT OS نام بایه است. لازم است RT Capable باشد. RT Capability -

لـ، دریک مارکو، RTOS، پیش‌نمایشی از غیرقابل پیش‌بینی اتفاقات دینامیکی و پیش‌گرانه از عمل زمان اجرا تعریف نمی‌نماید.

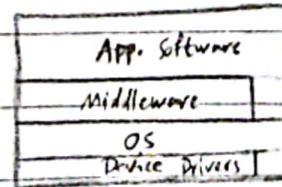
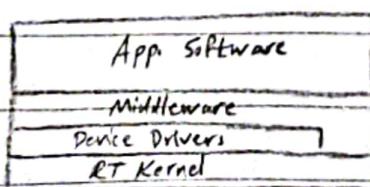
لے طول زمان میں Intervall متعدد کام بائزہ دینے والی طرز کا سکھنے والا Time Block طریقہ یعنی عالمی پرنسپل کے مطابق

• میرے سے زیادتی کا ایک انتہا سروس مارکیٹ میں ملکیتی میں ایجاد ہے۔

• سچ مانند رسیل ہم اسے تابعی کرنا ہی نہیں سمجھ سکتے لازم ہے نہ فیلی سچ دوست خلیٰ ہونا، جس کا Task مارا جائے گا۔

متناهی تعریف شده اند. (اینها و مفهوم Redundancy of Stock-Time از اینجا کسری می‌شوند و بدلاند استفاده می‌کنند)

↳ Modify uCOS, uCRTOS in kernel creation



From Modify uLan OS to RTOS with Kernel extension

$$[R = 1 - p_{\text{fail}}]$$

Reliability \rightarrow prob. of failure



Su Su Me Tu We Th Fr

Resvac, Wait, ..

Date . . .

Subject: _____

• خواص RTOS Kernel: دریت ناچیز بودن زمان ریست، دارای طبقه کارکردی، مانع از تداخلات.

• وظایف Firm, Soft, Hard و تابعیت از داشتن داده های Dependency DAG با نام FES نمایند.

• Predictable بودن برای سرتاسر است و میتواند با Task های پردازشی مرتبط باشد.

• RT Kernel \rightarrow RT Extensions to Std. OS

• خواص OS معمولی دارند و ممکن است RT Task \rightarrow Mixed Task باشد.

• Criticality

• بین OS معمولی و RT استفاده ممکن است.

• محدودیت هایی که از RT نسبت به OS معمولی دارند: محدودیت های Semantics و Avg. Case.

• محدودیت هایی که از RT نسبت به OS معمولی دارند: Mapping DAG.

• Research trying to avoid limitations

• Safety Reg. (Safety, Power, Energy & Reliability)

• Safety Critical Task \rightarrow برای این امور محدودیت هایی وجود دارد.

• لحاظ مسأله شناسی Failure Failure Rate \rightarrow برای این مقدار بزرگتر از آن خواهد بود.

• میزان Failure Rate \rightarrow قبل از این مقدار بزرگ است \rightarrow ۰.۱٪ است. (۰.۱٪ برابر میانگین خواهد بود).

• جزوی از محدودیت Safety-Critical Task \rightarrow این محدودیت را میتوان از دست داد.

• $R = R_1 \times R_2$ (Safety, Reliability, Dep.) \rightarrow Kopetz Design Principles

$$R = 1 - (1 - R_1)(1 - R_2)$$

• Design Hypotheses \rightarrow تقویت شدن طرح ایجاد شد.

• تئوری خواص معمولی و امنیتی.

• Fault Containment Regions \rightarrow FCR (Fault Containment Region) \rightarrow محدودیت های FCR.

• Timely, Cause, Effect \rightarrow Follow-Up \rightarrow Original error or (E)

• لحاظ این محدودیت در اینجا میباشد.

• External Disturbances - Aging / Wear Out - Implementation Mistake - Design Mistake - منابع ایجاد شکل

• (Cause & Effect) \rightarrow تاخیر یا ایجاد شکل کلام صوتی (Timing) \rightarrow (Cause & Effect).

• ترتیب مزدوج \rightarrow دو بروزگاه را داری میکنند و آنها ممکن است پردازش

• این محدودیت میتواند Fail Safe باشد.

• V \rightarrow Principle of Self-Confidence

• Decoupled \rightarrow محدودیت های این محدودیت میباشد.

Raha

کارهای از میان دو نظام عملی می‌هارا شود آن را باید کنید این STAR و محدودیتی در برخورد باشد.

سیستم ایجاد شده برای تشخیص مشکل (Masked Diagnosis) طریق شدید را باعث برای استاندارد ایجاد شده برای تشخیص مشکل (Masked Diagnosis) می‌شود.

(۱۰) مراقبت از رساندن پایی (Safety)، غافلگشی (Forgiving)، اینتیوتیو (Intuitive).

(۱۱) آنچه آزادی های بسیار بیشتر داشته باشد، آنچه آزادی های بسیار کمتر داشته باشد.

برای این ماده از نظریه میانگین (TMR) از دو نظریه میانگین (TMR) برای تولید سیستم های قابل اطمینان Mask شده و تفجیح آنها.

(۱۲) میانگین های بزرگ (Large Median) → (۱۳) میانگین های کوچک (Small Median).

نمایش محدود (Limited Display) → نمایش محدود (Limited Display) → نمایش محدود (Limited Display).

نمایش محدود (Limited Display) → نمایش محدود (Limited Display) → نمایش محدود (Limited Display).

نمایش محدود (Limited Display) → نمایش محدود (Limited Display) → نمایش محدود (Limited Display).

نمایش محدود (Limited Display) → نمایش محدود (Limited Display) → نمایش محدود (Limited Display).

نمایش محدود (Limited Display) → نمایش محدود (Limited Display) → نمایش محدود (Limited Display).

نمایش محدود (Limited Display) → نمایش محدود (Limited Display) → نمایش محدود (Limited Display).

نمایش محدود (Limited Display) → نمایش محدود (Limited Display) → نمایش محدود (Limited Display).

نمایش محدود (Limited Display) → نمایش محدود (Limited Display) → نمایش محدود (Limited Display).

نمایش محدود (Limited Display) → نمایش محدود (Limited Display) → نمایش محدود (Limited Display).

نمایش محدود (Limited Display) → نمایش محدود (Limited Display) → نمایش محدود (Limited Display).

نمایش محدود (Limited Display) → نمایش محدود (Limited Display) → نمایش محدود (Limited Display).

نمایش محدود (Limited Display) → نمایش محدود (Limited Display) → نمایش محدود (Limited Display).

نمایش محدود (Limited Display) → نمایش محدود (Limited Display) → نمایش محدود (Limited Display).

نمایش محدود (Limited Display) → نمایش محدود (Limited Display) → نمایش محدود (Limited Display).

نمایش محدود (Limited Display) → نمایش محدود (Limited Display) → نمایش محدود (Limited Display).

نمایش محدود (Limited Display) → نمایش محدود (Limited Display) → نمایش محدود (Limited Display).

نمایش محدود (Limited Display) → نمایش محدود (Limited Display) → نمایش محدود (Limited Display).

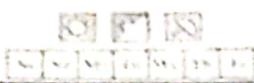
نمایش محدود (Limited Display) → نمایش محدود (Limited Display) → نمایش محدود (Limited Display).

نمایش محدود (Limited Display) → نمایش محدود (Limited Display) → نمایش محدود (Limited Display).

نمایش محدود (Limited Display) → نمایش محدود (Limited Display) → نمایش محدود (Limited Display).

• سیستم کمی می بین، خود PDS کی عرضت است و درین پایه سیستم کمی می بیند.

Subject:



Date

• سیستم کمی می بین، خود PDS کی عرضت است و درین پایه سیستم کمی می بیند.

④ **Single Event Untrap (SEU)**

لهم سیستم کمی PDS کی عرضت سیستم کمی SEU کی عرضت است.

لهم سیستم کمی Task Graph کی عرضت سیستم کمی SEU کی عرضت است.

[درین سیستم کمی Task Graph کی عرضت سیستم کمی SEU کی عرضت است.]

[کوئی دیگر ایجاد نہ کر سکے، ایک دن رکن مسماع مرد PDS کی عرضت سیستم کمی SEU کی عرضت است.]

کوئی دیگر ایجاد نہ کر سکے، ایک دن رکن مسماع مرد PDS کی عرضت سیستم کمی SEU کی عرضت است.]

[نتیجہ سیستم کمی PDS کی عرضت سیستم کمی SEU کی عرضت است.]

• **Sub-Hemispherical Stack**

[لهم سیستم کمی PDS کی عرضت سیستم کمی SEU کی عرضت است.]

[لهم سیستم کمی PDS کی عرضت سیستم کمی SEU کی عرضت است.]

[لهم سیستم کمی PDS کی عرضت سیستم کمی SEU کی عرضت است.]

[لهم سیستم کمی PDS کی عرضت سیستم کمی SEU کی عرضت است.]

[لهم سیستم کمی PDS کی عرضت سیستم کمی SEU کی عرضت است.]

[لهم سیستم کمی PDS کی عرضت سیستم کمی SEU کی عرضت است.]

⑤ **Core Stack**

لهم سیستم کمی Core Stack کی عرضت سیستم کمی SEU کی عرضت است.

لهم سیستم کمی Core Stack کی عرضت سیستم کمی SEU کی عرضت است.

لهم سیستم کمی Core Stack کی عرضت سیستم کمی SEU کی عرضت است.

لهم سیستم کمی Core Stack کی عرضت سیستم کمی SEU کی عرضت است.]

لهم سیستم کمی Core Stack کی عرضت سیستم کمی SEU کی عرضت است.]

لهم سیستم کمی Core Stack کی عرضت سیستم کمی SEU کی عرضت است.]

لهم سیستم کمی Core Stack کی عرضت سیستم کمی SEU کی عرضت است.]

لهم سیستم کمی Core Stack کی عرضت سیستم کمی SEU کی عرضت است.]

لهم سیستم کمی Core Stack کی عرضت سیستم کمی SEU کی عرضت است.]

لهم سیستم کمی Core Stack کی عرضت سیستم کمی SEU کی عرضت است.]

لهم سیستم کمی Core Stack کی عرضت سیستم کمی SEU کی عرضت است.]

لهم سیستم کمی Core Stack کی عرضت سیستم کمی SEU کی عرضت است.]

لهم سیستم کمی Core Stack کی عرضت سیستم کمی SEU کی عرضت است.]

لهم سیستم کمی Core Stack کی عرضت سیستم کمی SEU کی عرضت است.]

لهم سیستم کمی Core Stack کی عرضت سیستم کمی SEU کی عرضت است.]

لهم سیستم کمی Core Stack کی عرضت سیستم کمی SEU کی عرضت است.]

لهم سیستم کمی Core Stack کی عرضت سیستم کمی SEU کی عرضت است.]

لهم سیستم کمی Core Stack کی عرضت سیستم کمی SEU کی عرضت است.]

لهم سیستم کمی Core Stack کی عرضت سیستم کمی SEU کی عرضت است.]

لهم سیستم کمی Core Stack کی عرضت سیستم کمی SEU کی عرضت است.]

لهم سیستم کمی Core Stack کی عرضت سیستم کمی SEU کی عرضت است.]

لهم سیستم کمی Core Stack کی عرضت سیستم کمی SEU کی عرضت است.]

لهم سیستم کمی Core Stack کی عرضت سیستم کمی SEU کی عرضت است.]

Raha

لهم سیستم کمی Core Stack کی عرضت سیستم کمی SEU کی عرضت است.]

• مجموع زمانی دارایی: Slack Time - Static -؛ و این است که آنرا در سطح "Static" نویسند.
• مجموع زمانی دارایی: Slack Time - Dynamic -؛ و این است که بر اساس عواملی یکدیگر را در سطح "Dynamic" نویسند.

Redundancy Check: Parity Bits, Hamming Coding, ...

Redundancy: مجموع داده ها از این تک رویدادها شناسد و مخفی است. - زبان - ساختار - اینستار.

Code Version Programming: $\xrightarrow{\text{CPU}} \xrightarrow{\text{NVR}} \xrightarrow{\text{TMR}} \xrightarrow{\text{Recover}}$

Duplication with Comparison: که کمتر از نیمی از داده ها را تغییر داده باشند. $N = 1$

Majority Majority: از آن ماستاده ای که بین ۳ جواب میگیرد.

Information Redundancy: Checkpoint از این روش نتیجه در راه رفتن ترکیبی، Time Redundancy.

Times Software + Hardware: این روش مدتی تراهنده بین Core و زمان اجرا میگیرد. این روش پنهانی است.

Checker: این روش checker میگیرد که خوبی طبقاتی را نیز بررسی میکند.

Duplication with Comparison: این روش بین ۲ داده میگیرد و نتیجه این روش میتواند هم متفاوت باشد.

Electromagnetic Interference, Soft Errors \leftarrow Transient - HW Defects \leftarrow Permanent - Faults: این روش میتواند از این اتفاقات بچشم بیند.

Intermittent: این روش میتواند از این اتفاقات بچشم بیند.

Trade-off: این روش میتواند از این اتفاقات بچشم بیند.

Low Power Design: این روش میتواند از این اتفاقات بچشم بیند.

Dark Silicon Problem: این روش میتواند از این اتفاقات بچشم بیند.

Component Failure: این روش میتواند از این اتفاقات بچشم بیند.

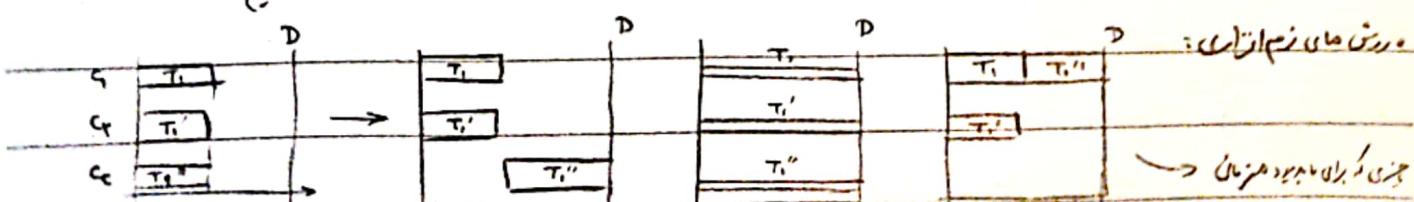
Processor Failure: این روش میتواند از این اتفاقات بچشم بیند.

Processor Failure: این روش میتواند از این اتفاقات بچشم بیند.

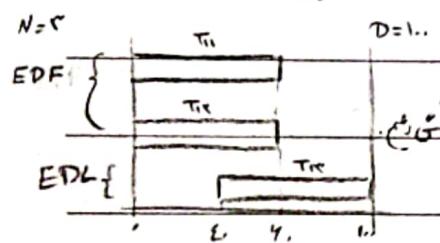
Thermal Design Power (TDP): این روش میتواند از این اتفاقات بچشم بیند.

Chip Cooling: این روش میتواند از این اتفاقات بچشم بیند.

Processor Failure: این روش میتواند از این اتفاقات بچشم بیند.



برای اینجا میتوانیم Safety Crit. ها را با Reset های HPC و TDP مقایسه کنیم. اگر Safety Crit. ها را با Reset های HPC مقایسه کنیم، آنها بینهم هم متفاوتند. اما اگر Reset های HPC را با TDP مقایسه کنیم، همه اینها میتوانند با یکدیگر مطابقت داشته باشند. این نتیجه این است که Safety Crit. ها را با Reset های HPC مقایسه کنید و اگر مطابقت نداشته باشند، باید از آنها جدا شوند. این امر را Deadline Miss نامید. این امر را در میان Reliability Mgmt. و TDP میتوانیم بررسی کنیم. اگر از این دو میان یکی از آنها توان مغایری پیدا کرده باشد، توانایی این دو میان را بررسی کنیم. این امر را RT Mgmt. نامید. این امر را در میان Reliability Mgmt. و FT میتوانیم بررسی کنیم. اگر این دو میان مغایری باشند، آنها را جدا کنید. این امر را FT, Power Mgmt. Crossover: RT Constraints نامید. این امر را در میان Core و Cache میتوانیم بررسی کنیم. اگر این دو میان مغایری باشند، آنها را جدا کنید. این امر را Logically Transient و Permanent Fault نامید. این امر را در میان TMR و Optimistic TMR مقایسه کنید. اگر این دو میان مغایری باشند، آنها را جدا کنید.



لأنه ينتهي إلى الجائحة، فهو يجب أن يكون مراجعاً في كلٍّ.

Worst Case Scenario: Gain extra Runtime کے لئے اجرانفعی ہے اور $T_K, T_H, TNFS$ ایک طرف زیاد کر دیں۔

• اگرچہ خالد ایک نئی قبیلے کا صدر تھا اور اس کا نام OTMR تھا اور اس کا انتظامیہ ایک ایسا انتظامیہ تھا جو اس کے زیر انتظام رہا۔

کمی چاہیے رفتہ اپنے OTMR میں کنٹرول ارزشی حاصل کرنے کے لئے Optimization Problems میں اپنے TNP-Hardness کا نتیجہ ملے۔

مشكلة ايجيمنت مارغين اختبار Failing في المدى المدى Transient و Permanent في المدى المدى.

• 1145 •

و- Vater و مادر و نزدیکی از آنها و نظریه ایجاد و توانایی این افراد برای ایجاد

جزءی اسے (RCT) جیسا کہ بالا بتا شد، صینہ میں ملاری آنے نے متعدد مانی بولیوں پر اثر رکھتے ہیں۔

[پیشنهاد شده Task Replication و TMR بگاینتم تئیی خواهد داشت و از این طریق برای Task راهی می شود. در این این ساختار اجزای انتقالی

• Task 1: ما هي Checkpoint بذلك؟، احكل آن وجدوله في ذكرى كل الأشياء التي تذكرها، ولطيفاً لا يذكر شيئاً غيرهم وسرعاناً لا يذكر شيئاً غيرهم، والباقي دعمه.

~~LESS~~ ~~Stand-by~~ ~~Spare~~ ~~Core~~ ~~High Core~~ ~~Low Energy Stand-by Spares~~ ~~(LESS)~~

تیکی بی سیستم Care طریق، اینا اصل و مفہومی راستی Primary Space on EDL اجلیتیم ویسٹی را اینا Space on EDL اجلیتیم ویسٹی را تائیج اولما DVS برخ

دالج سپری کول : Hot - Spare Primary اسکنر میزباناً اهمیت را تأثیر نمایند.

Transistor بیانگر Primary کوڈ رکھتے ہیں۔

Consistency Check Raha

این ماده در زیر مورد بررسی قرار نماید.

Subject: _____



Date: _____

• این ماده در زیر مورد بررسی قرار نماید.

• این ماده در زیر مورد بررسی قرار نماید.

• این ماده در زیر مورد بررسی قرار نماید.

• این ماده در زیر مورد بررسی قرار نماید.

• این ماده در زیر مورد بررسی قرار نماید.

• این ماده در زیر مورد بررسی قرار نماید.

• این ماده در زیر مورد بررسی قرار نماید.

• این ماده در زیر مورد بررسی قرار نماید.

• این ماده در زیر مورد بررسی قرار نماید.

• این ماده در زیر مورد بررسی قرار نماید.

• این ماده در زیر مورد بررسی قرار نماید.

In GPU و FPGA، Core باعث زمانی تراویت داشته باشند، از جمله Mapping and Scheduling.

• خواصی و خواست خود را طبق ترتیب زیر نشان کند که Gain بیشتر است آنرا.

• خواصی و خواست خود را طبق ترتیب زیر نشان کند که Gain بیشتر است آنرا.

• خواصی و خواست خود را طبق ترتیب زیر نشان کند که Gain بیشتر است آنرا.

• خواصی و خواست خود را طبق ترتیب زیر نشان کند که Gain بیشتر است آنرا.

• خواصی و خواست خود را طبق ترتیب زیر نشان کند که Gain بیشتر است آنرا.

• درین سایت های زیر مطالعه کنید.

$$\begin{aligned} & \text{minimize } E_{\text{total}} \\ \text{s.t. } & f_{T_i} \leq d_{T_i} \quad \forall i \end{aligned}$$

• خواصی و خواست خود را طبق ترتیب زیر نشان کند که Gain بیشتر است آنرا.

• خواصی و خواست خود را طبق ترتیب زیر نشان کند که Gain بیشتر است آنرا.

• خواصی و خواست خود را طبق ترتیب زیر نشان کند که Gain بیشتر است آنرا.

الgoritم های زمانی اغلب تعثیر طرفتار هستند. \rightarrow بعد از این دو این وابستگی خود را در می بینیم.

لیکن برخی زمانی منابع نیستند. \rightarrow مثلاً هر کدامیکی از الgoritم های NP-Hard (NP-Hard) است. این اینکه این کامپیوچرها علی استفاده از آنها نیستند.

\rightarrow از زمانی دو دستور D₁ و D₂ را در یک زمانی داشتیم. این دو دستور را می توانیم با زمانی سرطانی که Scheduling کنیم.

هرمیشنده ماتریس Task Graph

از زمانی و قدرتمند Aperiodic، Periodic، Firm، Soft و Hard. این دو دستور را در یک زمانی داشتیم.

هر کامپیوچری تواند پیش بینی و پیش بینی Preemptive Dynamic باشد.

هرچند از زمانی دو دستور D₁ و D₂ را در یک زمانی داشتیم آنرا آنکه بنا صادر کنید و از زمانی داشته باشیم.

از زمانی دو دستور D₁ و D₂ را در یک زمانی داشتیم آنکه بنا صادر کنید و از زمانی داشته باشیم.

از زمانی دو دستور D₁ و D₂ را در یک زمانی داشتیم آنکه بنا صادر کنید و از زمانی داشته باشیم.

از زمانی دو دستور D₁ و D₂ را در یک زمانی داشتیم آنکه بنا صادر کنید و از زمانی داشته باشیم.

از زمانی دو دستور D₁ و D₂ را در یک زمانی داشتیم آنکه بنا صادر کنید و از زمانی داشته باشیم.

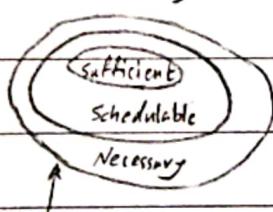
از زمانی دو دستور D₁ و D₂ را در یک زمانی داشتیم آنکه بنا صادر کنید و از زمانی داشته باشیم.

از زمانی دو دستور D₁ و D₂ را در یک زمانی داشتیم آنکه بنا صادر کنید و از زمانی داشته باشیم.

از زمانی دو دستور D₁ و D₂ را در یک زمانی داشتیم آنکه بنا صادر کنید و از زمانی داشته باشیم.

از زمانی دو دستور D₁ و D₂ را در یک زمانی داشتیم آنکه بنا صادر کنید و از زمانی داشته باشیم.

از زمانی دو دستور D₁ و D₂ را در یک زمانی داشتیم آنکه بنا صادر کنید و از زمانی داشته باشیم.



برای اینکه میتوانیم یک زمانی داشتیم باید مجموعه ای از موارد زیر را داشتیم.

برای اینکه میتوانیم یک زمانی داشتیم باید مجموعه ای از موارد زیر را داشتیم.

برای اینکه میتوانیم یک زمانی داشتیم باید مجموعه ای از موارد زیر را داشتیم.

برای اینکه میتوانیم یک زمانی داشتیم باید مجموعه ای از موارد زیر را داشتیم.

برای اینکه میتوانیم یک زمانی داشتیم باید مجموعه ای از موارد زیر را داشتیم.

برای اینکه میتوانیم یک زمانی داشتیم باید مجموعه ای از موارد زیر را داشتیم.

برای اینکه میتوانیم یک زمانی داشتیم باید مجموعه ای از موارد زیر را داشتیم.

$$\text{Max Lateness} = \max_i c_i - d_i \quad \rightarrow \quad \text{Max Lateness} = \max_i (Completion Time - d_i)$$

برای اینکه میتوانیم یک زمانی داشتیم باید مجموعه ای از موارد زیر را داشتیم.

Raha

Subject:

$$R_i = D_i - c_i$$

امروز پنجم اکتوبر میلادی، این زمانی است که در این اجرای ملک نموده، لاتس آن دستوری است.

Date

| | | |
|-------------------------------------|-------------------------------------|-------------------------------------|
| <input checked="" type="checkbox"/> | <input type="checkbox"/> | <input type="checkbox"/> |
| <input type="checkbox"/> | <input checked="" type="checkbox"/> | <input type="checkbox"/> |
| <input type="checkbox"/> | <input type="checkbox"/> | <input checked="" type="checkbox"/> |
| <input type="checkbox"/> | <input type="checkbox"/> | <input type="checkbox"/> |
| <input type="checkbox"/> | <input type="checkbox"/> | <input type="checkbox"/> |

اللارجیتی (Late) یا زمانی که نیاز است برای انجام یک فرآیند است: هر فرآیند T_i بین زمان ابتداء c_i و زمان پایان d_i است.که در زمان t باز اکتوبر میلادی، زمان اکتوبر (EDD) است.اگر اکتوبر میلادی را برابر میلادی میلادی برابر t بین زمان c_i و d_i است، زمان اکتوبر (EDD) است.[نحوه] بیان میلادی t از زمان c_i و d_i است: EDF Preemption in EDD.[نحوه] بیان میلادی t از زمان c_i و d_i است: EDF Preemption in EDD.نحوه: زمان اکتوبر t از زمان c_i و d_i است: EDF Preemption in EDD.[نحوه] بیان میلادی t از زمان c_i و d_i است: EDF Preemption in EDD.Leeway: از زمان c_i و d_i است: از زمان c_i و d_i است: $Lateness$ (LL) or Least Slack Time First (LSF).[نحوه] بیان میلادی t از زمان c_i و d_i است: $Lateness$ (LL) or Least Slack Time First (LSF).
$$\rightarrow L(T_i) = d_i - t - c_i = D_i - c_i = T_i$$
در شرکت های $Heap$ Latency

را آنچه است

و زمانی که اکتوبر میلادی t است: $Round-Robin$ Preemption.و زمانی که اکتوبر میلادی t است: $Round-Robin$ Preemption.که ایسا میلادی t است: $Round-Robin$ Threshold.[نحوه] ES و RT ، RT با ES و RT ، $Grid$ تابعی که در میلادی است.و زمانی که اکتوبر میلادی t است: $Caching$ Locality.

[نحوه] این خنثی شرکت Content.

و میلادی t است: $Optimal$ و $Deadline Miss$.[نحوه] این خنثی شرکت $Optimal$ و $Deadline Miss$.که ایسا میلادی t است: $Preemptible$.که ایسا میلادی t است: $Optimal$.[نحوه] دایمی t است: $NP-Hard$.

Scheduling

Independent Tasks

Dependent Tasks

نحوه: t را بین c_i و d_i بینی.ASAP: از زمان c_i و d_i بین t را بینی.Overlapping: از زمان c_i و d_i بین t را بینی.Finishing Time: در زمان t فرآیند i پایان یافته باشد.Raha: زمان t را بین c_i و d_i بینی.[نحوه] $t = f_j + c_i$ و $t = Mapping$ این میلادی است.

[یک زمانہ میں لوگوں کی سماں اسے، اگر خلاں درصد سے رہا تو میکر زمانہ آئے تو راتیں ایسے۔] کسی پتہ کرنے کے Cost Function میں اپنے عقل ملتا ہے۔

Subject:



Date _____

هیک مالی تعداد برآوردی که نایزدیم دارد شنیده و نایزدی نهایان اجلی Overlapping نام است.

نامہ میں ایسا ہے کہ وظیفہ کا ادا کیتے جانے والے کو Tie Breaking ALAP / ASAP کیلئے List Scheduling کا

• سایہ ہائے اولویت: ۱) تعداد زندگان میں راسیں پڑھنا، ۲) اداروں پر تنقید (شامل پیغمبر نبھا وغیرہ)

۲) پنجمین طبقه تریخ سیر نویش شد و میر اوس. (۷۰۵-۷۱۵) میلادی نیز کاران Successors آن را نیز می‌نامند

کنترل پایه شده، ارائه دهنده شبکه، \rightarrow Mobility؛ تنظیم کننده مسیر (پیغام) و ظرفیت در این اسرائیلی ALAP، ASAP.

نامه جو اپنے ہالا لایب کو پسخ و نگایت ماریں Core ہا بینچی ہے اور دیسٹریب' ہے، ایکام سڑک نامہ ایکام ہی دھم

کے ترجیحیوں کو دے دست دشمن، اما سرخ زخم و لئے ماریم لا۔ Preemption دست دشمن، اما سرخ زخم و لئے ماریم لا۔

• الـ DDF لـ LDF راهنهم بالـ LDF، لم يرب دراين هالـ شئ ولا آخر لـ انتـ داينـ لـ كـيـنـ.

جزئیاتی در ES مارکتینگ، جهاد اسلامی امام خمینی (ره) در دریاچه رانی پذیرفته.

$$\mu \leq m \leftarrow \text{شرط لامتحان تابعی داشته: } \mu = \sum_{i=1}^n c_i / p_i \quad (\text{Avg. Utilization})$$

• $H = \text{Hyperperiod} = \text{lcm}(p_1, \dots, p_n)$.

$\mu = m = 1$ CEDF .

برای اینجا $\ln k$ را در $\ln n(r^m - 1)$ قرار دهیم. $\lim_{n \rightarrow \infty} (r^m - 1) = \infty \leftarrow M_{LUB}$ برای $r > 1$.

لما $n \rightarrow \infty$ ، $\frac{1}{n} \rightarrow 0$ ، $\sqrt[n]{1 + \frac{1}{n}} \rightarrow 1$.

۹. اسلام مردمی را بخوبی برپا کنید و آن را ملک اسلامی کنید (ایرانیان) پس از اینکه اسلام را در ایران معرفی کنند.

لے شفہ مائن رکٹ جسٹیس ایڈیشنز کے \leftarrow Final Prior. (پرانی) \rightarrow \leftarrow Preemption تکمیل رکٹ جسٹیس ایڈیشنز کے

Georg

$P_1 = Fg$ ← زنگنه است زنگنه مانندی تواند درینجا را از بین خواهد بود.

نحوه، میتواند بجز از زیر کم و... فهم ندارد.

Dynamic "متغير" RM ونماذج متغير: EDF

بررسی برخورد میکروسیستم با محدودیتی که در این سیستم دارد. $RM + C_{min} \rightarrow$ C_{max} برای محدودیتی که در این سیستم دارد. $Content_Size$ برای محدودیتی که در این سیستم دارد. OS مانند تابع از آن استفاده کرد. $[Stankov \text{ et. al.}]$

زندگی زمانی Sporadic Task \rightarrow EDF برای زمان بدل آنها است که آنها در $server$ شوند. \rightarrow زمان آنها متفاوت است و آن سرور را بهتر نمایند و ظرفی سرور را زیستی کنند. \rightarrow کمتر شارطی باشد.

مشکل این اینکه زمان بدل اینها بزرگ باشد \rightarrow $NP\text{-Complete}$. \rightarrow بزرگ بودن زمان بدل آنها نتیجه راهبردی است و در اینجا علاوه بر این مشکل زمان بدل آنها بزرگ باشد. \rightarrow Power-Aware Scheduling

و خواهیم باید زمان بدل اینها را کم کنیم. \rightarrow Partitioning، \rightarrow Task Partitioning، \rightarrow Power Tracing.

از اینها میتوان MCPAT یا gem5 را برای پیشنهاد کرد. \rightarrow Scheduling Policies, Task Partitioning, Power Tracing.

مشکل این اینکه زمان بدل اینها بزرگ باشد. \rightarrow Task Partitioning، \rightarrow Partitioning، \rightarrow Power Tracing.

از اینها میتوان MCPAT یا gem5 را برای پیشنهاد کرد. \rightarrow Task Partitioning، \rightarrow Partitioning، \rightarrow Power Tracing.

مشکل این اینکه زمان بدل اینها بزرگ باشد. \rightarrow Task Partitioning، \rightarrow Partitioning، \rightarrow Power Tracing.

مشکل این اینکه زمان بدل اینها بزرگ باشد. \rightarrow Task Partitioning، \rightarrow Partitioning، \rightarrow Power Tracing.

مشکل این اینکه زمان بدل اینها بزرگ باشد. \rightarrow Task Partitioning، \rightarrow Partitioning، \rightarrow Power Tracing.

مشکل این اینکه زمان بدل اینها بزرگ باشد. \rightarrow Task Partitioning، \rightarrow Partitioning، \rightarrow Power Tracing.

GPP, FPGA, ASIC, ..

بررسی ES میکاری که چگونه میتوان اینها را ایجاد کرد. \rightarrow Distributed \rightarrow Centralized. \rightarrow Communication

آن را توانید که اینها را کامپیوتری کاری کنند. \rightarrow Point-to-Point، \rightarrow Shared Medium.

و این باید از این دو کاریکاری باشد. \rightarrow Point-to-Point، \rightarrow Shared Medium.

لهم خوبی روش دوم مستقبل اینها است که هر کدام از اینها میتواند خود را خود کنمی نماید.

CSMA/CD working for IEEE 802.3 MAC (CSMA/CD) / Broadcast (IEEE 802.5 Ethernet), Real-Time (ii) - I/O switching

Backoff selective Worst case collisions تجنب برای خروجی هایی که در Collision avoidance

Emergency پیغام‌های RTU (Polling-Based یا Event-Driven) -

پایام مانند این را Event Driven ES می‌گویند که می‌تواند از رویدادهای خارجی نسبت به این پایام پاسخ بدهد.

scalability - لطفاً استفاده کنید برای این مورد با این مقدار با این مقدار با این مقدار

Guaranteed Extendability \rightarrow Arbiter / Shared Medium \rightarrow Token Ring / Ethernet

نکودی پرست مددگار رئالیشن تائینج انجینئرنگ ایجاد کارهای بالاتر باشند

۰ استفاده از تکنیک‌های بی‌سیم و خودروی ترانزیستور، باعث شدنی می‌شوند که این خواهای از جریان مغناطیسی نتایج مترقبه نداشته باشند.

CSMA/CA vs. CSMA/CD or: CSMA/CD vs. CSMA/CA

Arbitration (arbitrarily), Comm. Media .

و پیغام: هر طبق آنچه در پرونده های پیش از ID رهگیران مذکور شده است، مسماط غربتی اینها

درستم مای نهست \rightarrow ترنیا من اسے بدل \rightarrow کوئی سون بتھا ہے جو کہ بارا کام آئے prop. Trans.

کارکرد کنترلر آرئن نیت ورک تغییری اینست. Controller Area Network

• اجراء آن تا خوبی این متن و درستی در خانه های درستند... هم استثنایی نزدیکی (CAN) که می استخراجی های متعدد باشند... هم استثنایی نزدیکی

- سیکل میکرو کالریب کم وزن اراده (پایام های رایت (R)) (اگرچه ES و EA های اینستم) . 1Mbps Link Layer Throughput -

- شنیدن از میان افراد مبتلا به آن میتواند در این مورد مفید باشد.

- لغزداری مکالمه ارشد رئیس کارخانه سرمایه ای اسلامی Serial Elegance که آنکه آنرا دارد (با تغیراتی) بدل اینجا میگذارند.

ES میں سطح لاماری، link، Physical ایکس. صرفی عددیت عبارت گاہ مذکور دلکش و نوادرم کی اے بند اسیں یا ہم ID والے سورنر ریکارڈز

ممتازی سامانه امنیتی را در
آن که فعالیت شاهد است، همراه با نگاره ای از آن می توانید مشاهده کنید.

خواصی هم: - تعمیر و اصلاح خطا، خنایه بر قس (ARQ + CRC) و مکالمه ای (نارس کردن خود راسته های Defective)، و مقتضی سامانه آتشین طاری.

- طبل شنی (Bus) - (Twisted Pair) - شبکه مکانیکی هم پاره (Ethernet) / برخانات (Bus) -

- تراول سطح بولی Arbitration اپنے وارثوں نہ رکھتے، لیکن موت سے خود میراث میں حصہ رکھتے۔

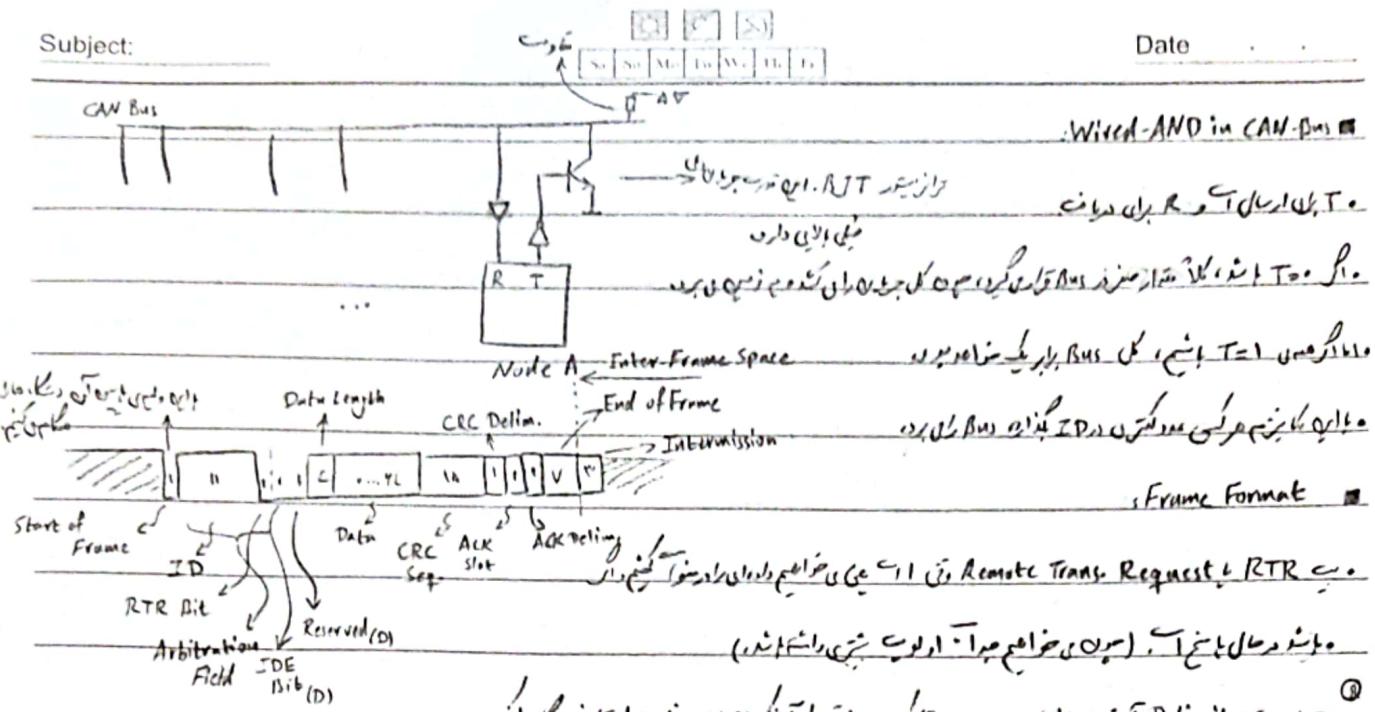
لے کر میں اپنے دوسرے گھنٹے کے درانچے پر بھی کہنے پڑے ہیں اور اب تباہی کا گھنٹہ جوں جوں،

لادی کی فلم میں اور یہ کن ہزار، سطح آر جن

Raha

Subject:

Date _____



ویسیاں Delimiter تک سارے اس بولہ اپنے متن کے لئے امتحان آنکھوں دیتے، نسبتاً راستگائی مکالمہ لایجیں۔
وہ دلیل باقاعدہ ہے کہ اسکی تدوینات R آن یعنی مسے دینے کی وجہ پر بھی نہ بود بلکہ اس کا لامبی پروٹوکول بعده خود را نہیں کرتا۔
لہجہ میں Arbitration مرکزی کوہ ونڈی قوانین اور اصولیں، ورنہ برخشنہ اتنا کلی یا ملکی اداروں کی طبق Arbitration کی وجہ پر
ملزم ہے ذکر کرنے کے بعد، مارک ایجاد کریں، (LAW)، IP، میڈیا ایجاد کریں، وہاں نے تین ایجادیں بائیکے کی ہے صفر والی قسم بغاڑاں
[یہ تین Bus ہیں مختلف برلن اور یونیورسٹیوں اور بسیں بیٹھت ہیں جو مابین ایم۔] —————> یہ تین ایجادیں Bus ہیں سلسلہ رائج ہیں۔
کسی طرف ایک عالمی رائجیم نے اور ایسے بیان مذاشت مذکور یا مذکوم ہیں مرد گلے۔

۰ استفاده از روتر میان Bus مکان آن خواسته، همچنان که در پروتکل داده و بنز تقدار Port نداشتم در آن.
۰ در ACK slot که بین دو پکیج انتقالی قرار دارد، اگر زمانی که رایزنی شد، اما فرستنده ای که نیست و مقدار سه برابر باشد، میتواند میزبان را معرفی کند.

۷) اگر از سکوی بدن و صفات بدن طرح شود، از روی نیمهای بالا باید مخفه داشت و نیمهای پایین در شبی Fault را نشانی داشتم و عالم خارجی را نشانی.

لئے توجه کنید که اینجا بعد از Frame که نام خود را در میان صفات اخراجی از ارسال یافته است پس از آن مردم و آثار خود را در

۸) مشاهده CRC را دریابی و با نیمه جنی ارزش می کنیم. ← باز هم خادم کدام را حاصل نمی کند. متاخر و اب خطا دارد!

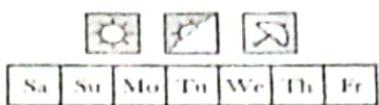
Error: مطالعہ خلی بٹانی، ۶۴ ۱۲ صفری ریستم ہے مم۔ اب ہی عنوان کو نکالنے پر ہم دریکارا۔

Frame
Error Delim.

کہاں راصدی رکھا جائیں تو میرے سر کو (مطالعہ گرام) ۶۴ ۱۲ صفری ریستم کی طرف سے پہنچ جائے گی۔ (مطالعہ گرام) کو دیکھ لیتے ہیں۔

بروکتی نیز کار خود را با معرفی ارتباط TTP و Polling برقرار کرده است. [Event-Based, CAN]

Subject:



Date _____