

یا لطیف



دانشکده مهندسی برق

گزارش کار آزمایشگاه سیستم دیجیتال

آزمایش شماره ۱

تهییه کننده و نویسنده:

رضا آدینه پور

استاد مربوطه:

جناب اقای محمد عسکری

تاریخ تهییه و ارائه:

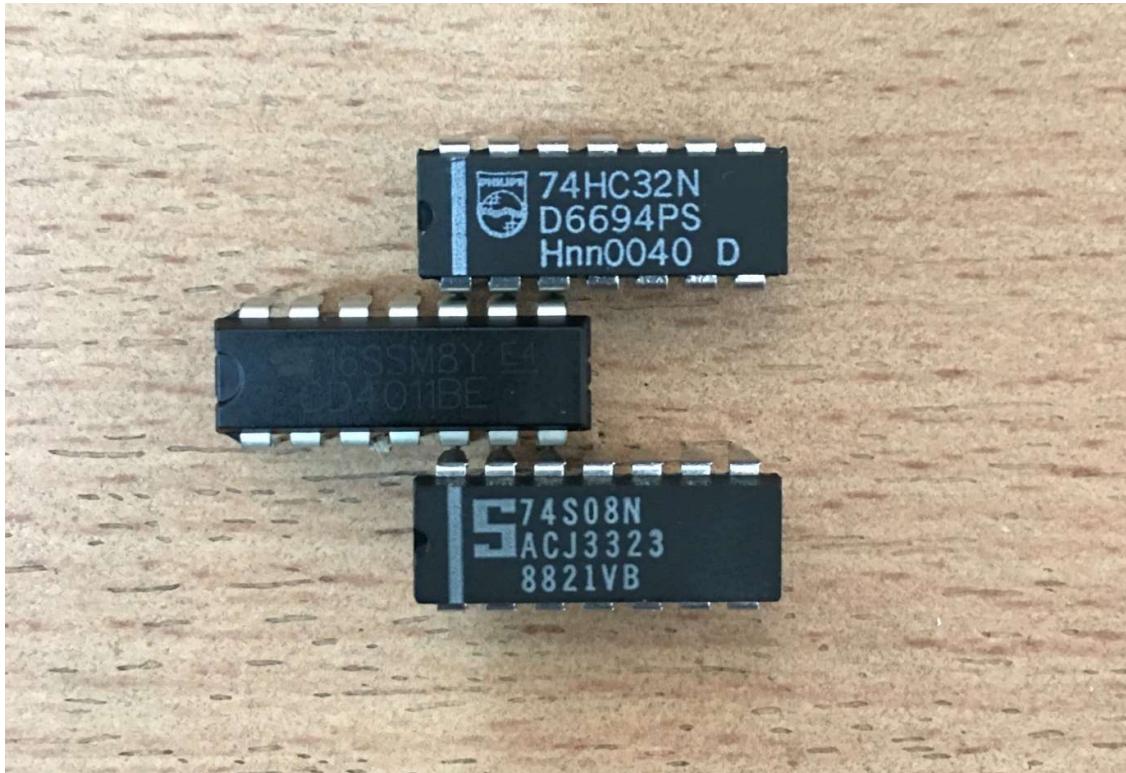
۱۴۰۰ مهر ماه

- آیسی های به کار رفته در این آزمایش:

(AND) گیت ۷۴۰۸

(OR) گیت ۷۴۳۲

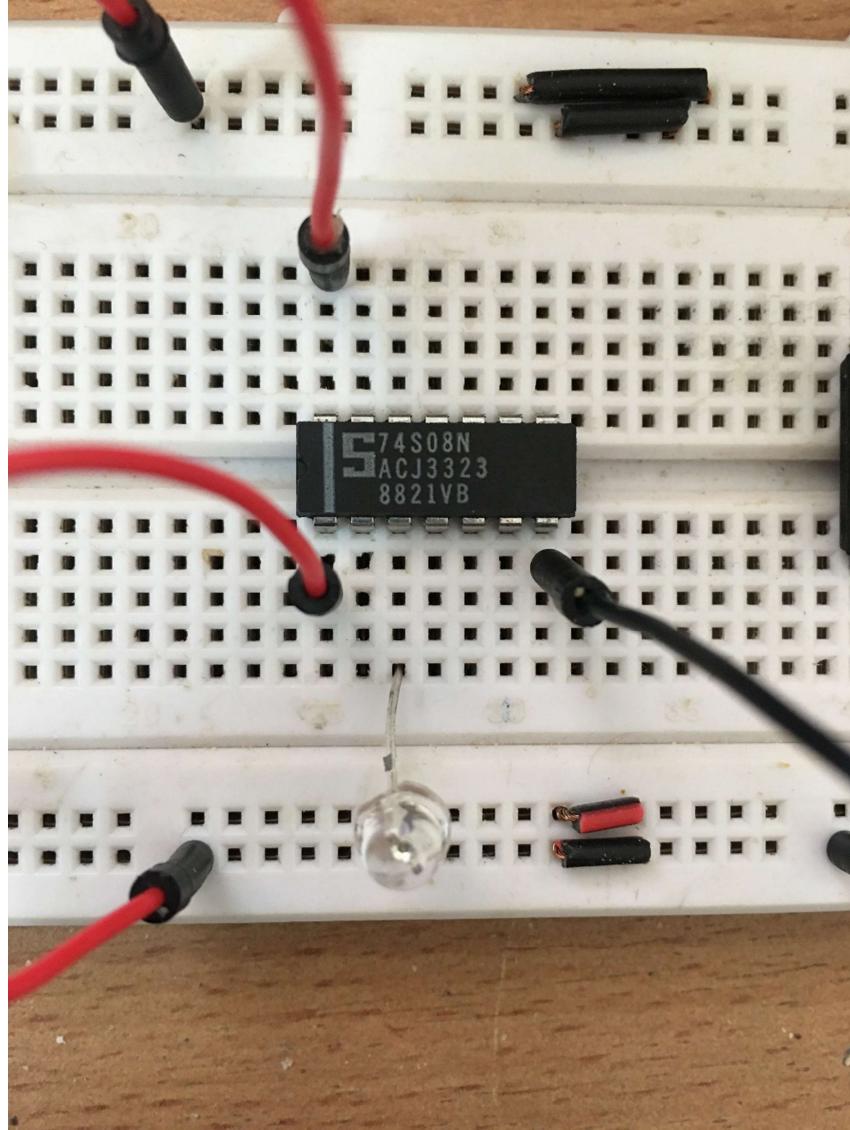
(NAND) گیت ۴۰۱۱



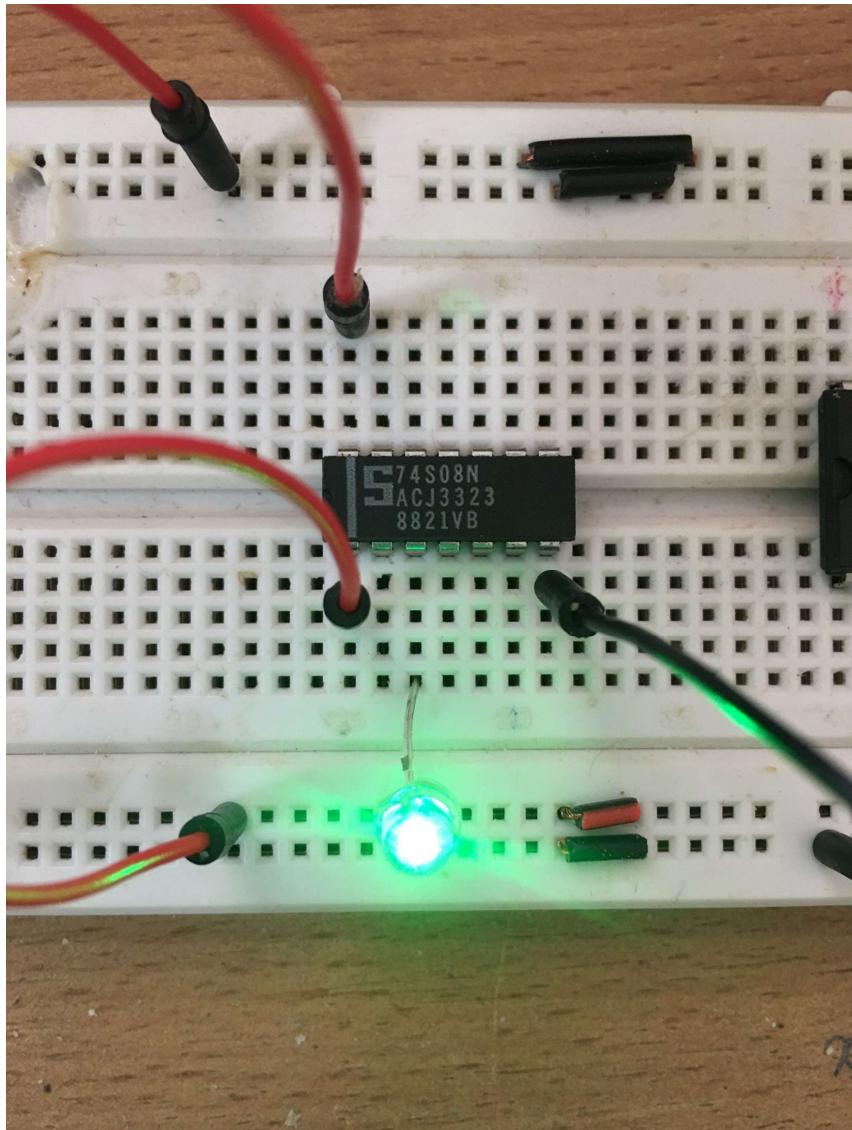
آزمایش را طبق جدول زیر انجام داده و مقادیر مورد نظر را می نویسیم.  
عکس حالت هایی که یک ورودی گیت در حالت OPEN قرار دارد در ادامه اورده شده است.

<b>B A</b> <b>(L = 0 , H = 1)</b>	<b>7408</b> <b>F = AB</b>	<b>7432</b> <b>F = A + B</b>	<b>4011</b> <b>F = (AB)'</b>
<b>L L</b>	0	0	1
<b>L H</b>	0	1	1
<b>H L</b>	0	1	1
<b>H H</b>	1	1	0
<b>O L</b>	0	0	1
<b>L O</b>	0	0	1
<b>O H</b>	1	1	0
<b>H O</b>	1	1	0
<b>O O</b>	1	1	1

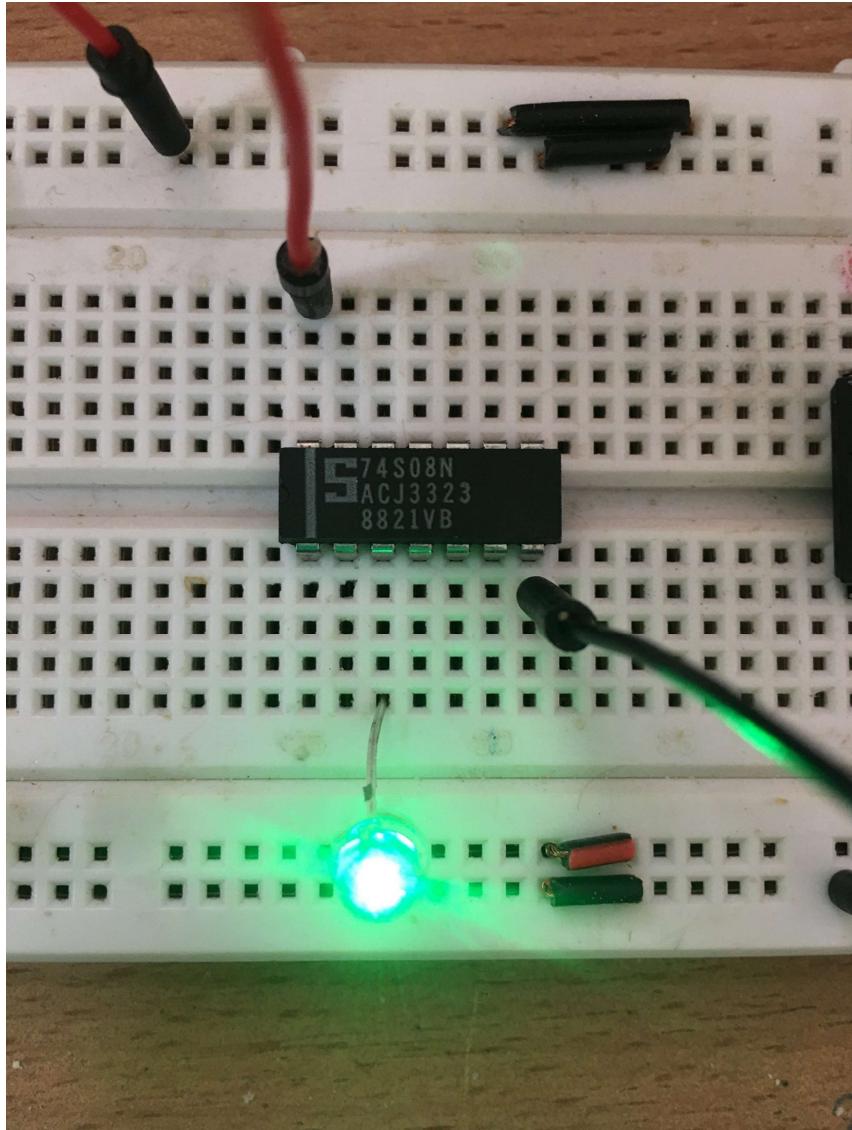
• حالات آیسی آنالوگیک OPEN: ۷۴۰۸



یک ورودی OPEN و ورودی دیگر در حالت LOW

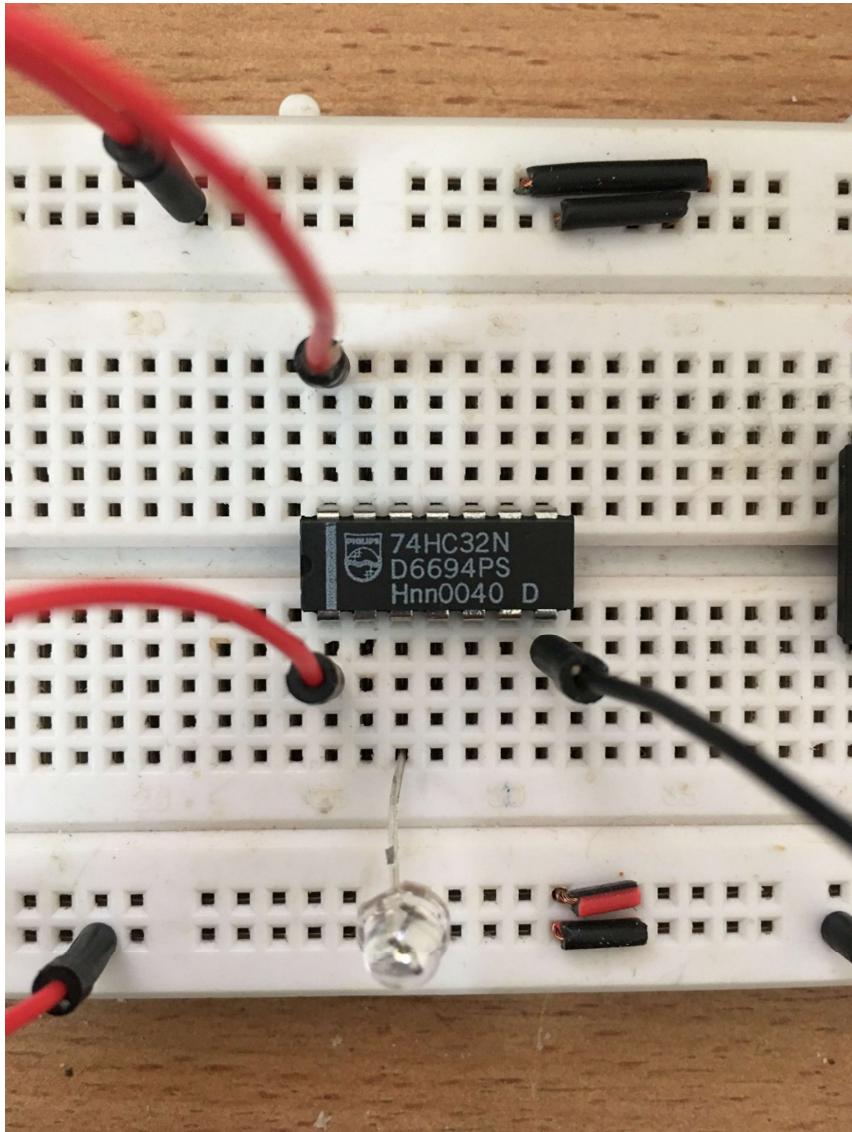


یک ورودی OPEN و ورودی دیگر در حالت HIGH

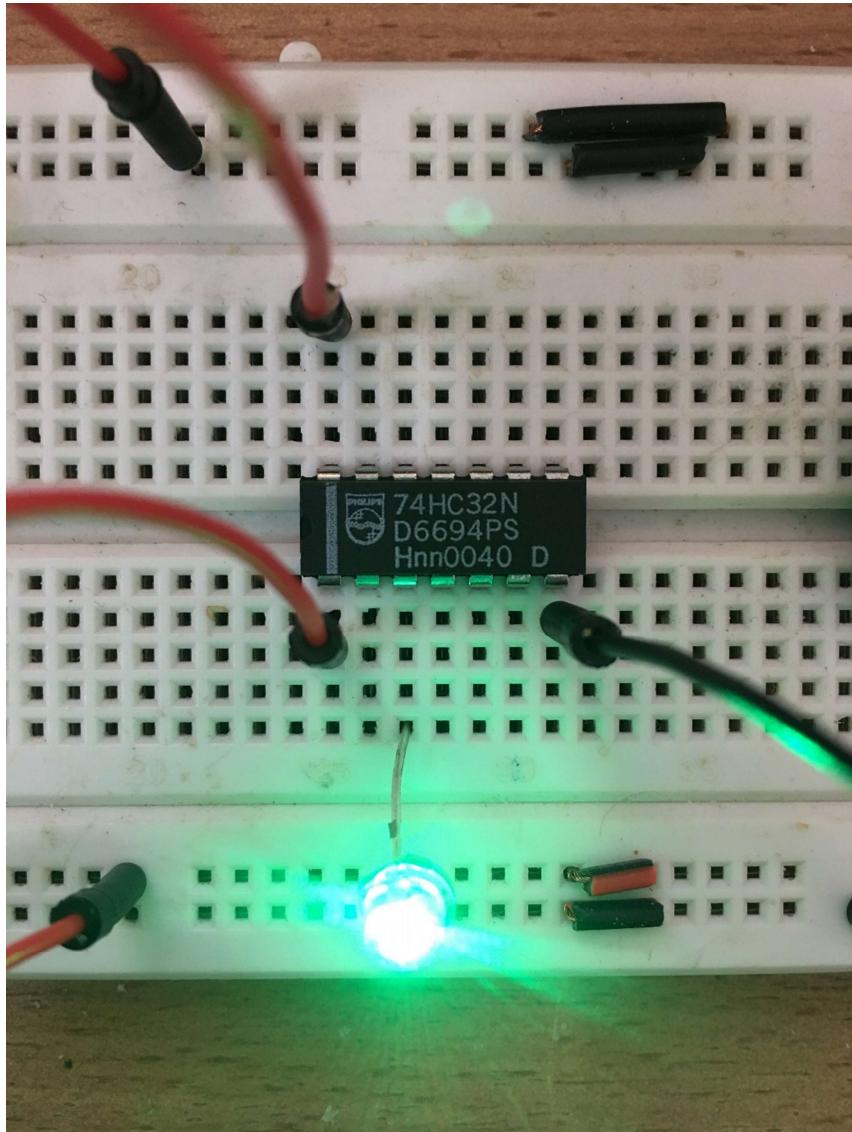


هر دو ورودی OPEN

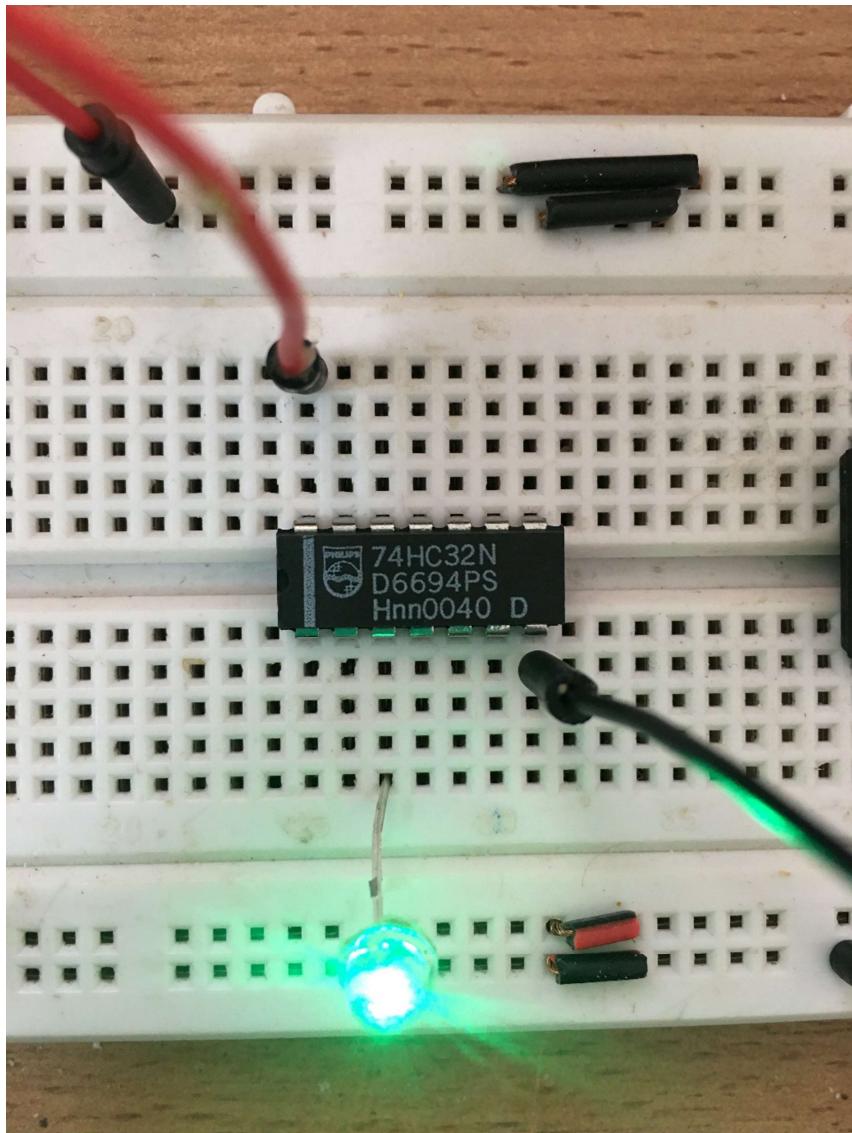
- حالت های آیسی OPEN : ۷۴۳۲



یک ورودی OPEN و ورودی دیگر در حالت LOW

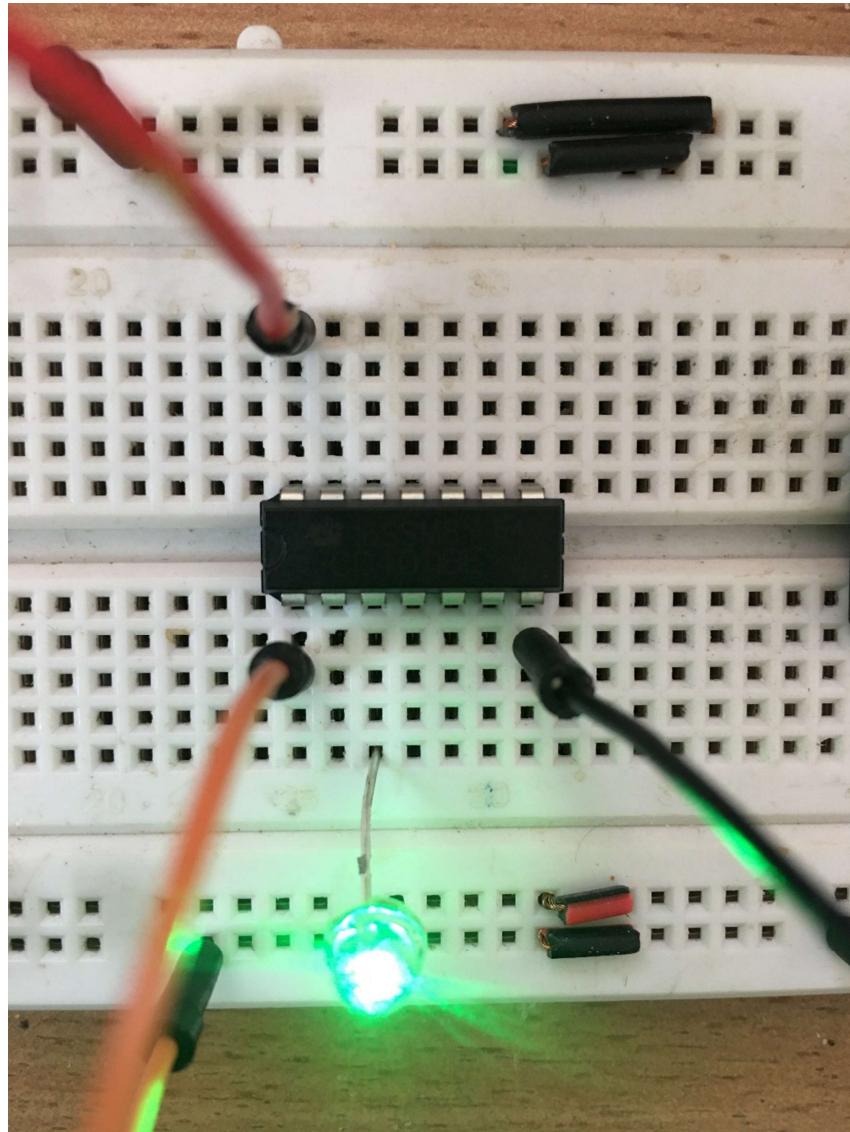


یک ورودی OPEN و ورودی دیگر در حالت HIGH

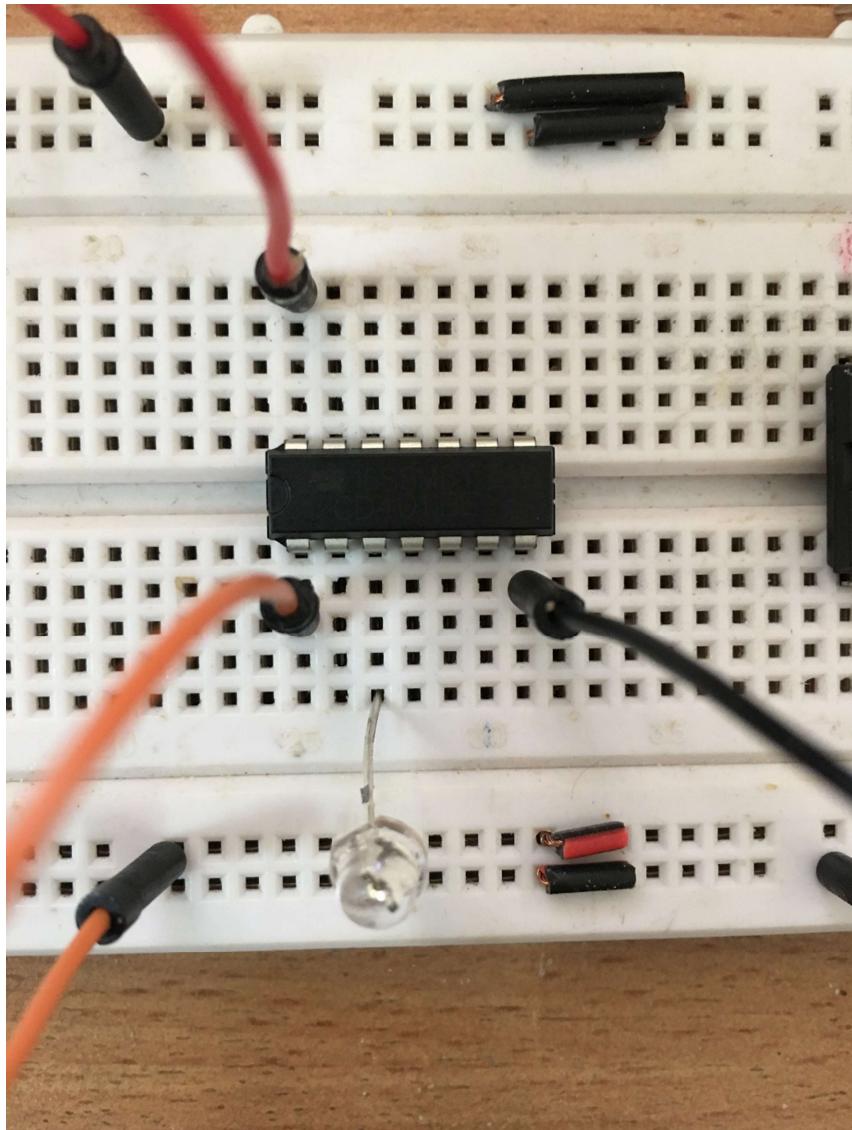


هر دو ورودی OPEN

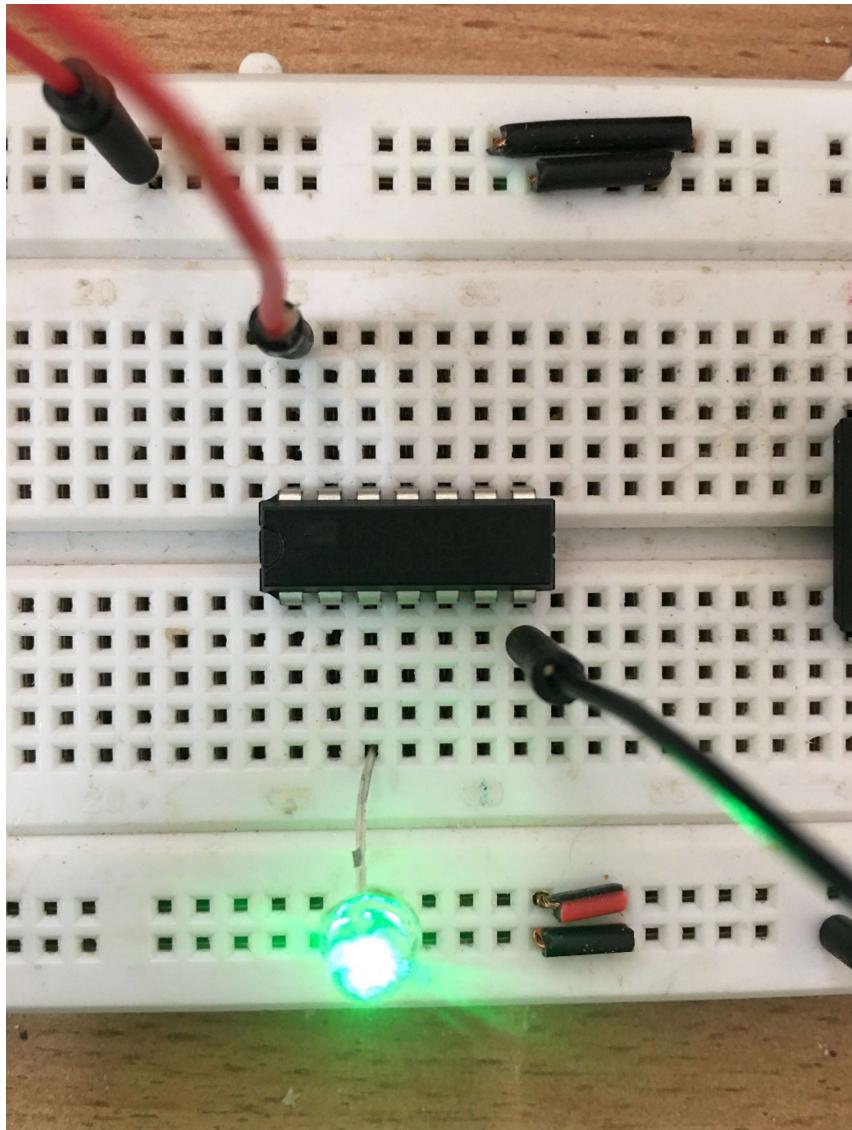
• حالات آیسی آنالوگیک OPEN: ۴۰۱۱



یک ورودی OPEN و ورودی دیگر در حالت LOW



یک ورودی OPEN و ورودی دیگر در حالت HIGH



هر دو ورودی OPEN