دانشگاه صنعتی شاهرود دانشکده مهندسی برق آزمون مجازی_درونترمی دوم «مدارهای منطقی (یا سیستمهای دیجیتال ۱)» خرداد ۱۴۰۰

گروه اول

با سلام به همه، لطفا به نكات زير توجه كنيد.

- ـ برای هر سوالی که فکر میکنید مشکلی دارد یا پارامتری را مشخص نکرده یا مقداری را نداده است، خودتان با ذکر دلیل مقدار یا فرض مناسبی استفاده کرده و آن را در پاسخنامه توضیح دهید. **لذا ترجیحا در زمان امتحان سوال نفرمایید.
 - _ هیچ سوالی در حین امتحان پرسیده نشود. اگر سوالی واقعا ضروری است در خصوصی بنده سوال شود.
- ـ تا قبل از اتمام مهلت آزمون تصوير تمام پاسخنامه را ارسال كرده باشيد. فايل pdf را نيز حتما اولين فرصت ارسال كنيد.
 - _ محتواي فايل pdf با تصاوير ارسال شده بايد يكي باشد.

مدت آزمون: ۶۰ دقیقه

۱_ یك شمارنده كد گري ۳_ بیتي طراحي كنید (یعني با ورود هر لبهي فعال كلاك كد گري بعدي را تولید كند). مدار شما باید داراي یك ورودي ریست (Reset) از نوع سنكرون باشد.

٢_ يك مدار شمارنده براي توليد كد ١ _ بارز (One-Hot) ٢ _ بيتي طراحي كنيد (يعني با ورود هر لبهي فعال كلاك كد
١ _ بارز بعدي را توليد كند). مدار شما بايد داراي يك ورودي ريست (Reset) از نوع آسنكرون باشد. يادآوري: كد ١ _ بارز كدي است كه تمام بيتها جزيك بيت، صفر هستند.

مدار شما بايد طوري باشد كه اگر به دلايلي (مثلا در هنگام وصل شدن تغذيهي مدار) وارد يكي از حالتهاي غيرمجاز شد (مثلا حالت 1100 غيرمجاز است زيرا يك كد ١ ـ بارز محسوب نمي شود) خود را تصحيح كرده و وارد يكي از حالتهاي مجاز شود (اين حالت مجاز را خودتان انتخاب كنيد).

۳_ يك مدار (تركيبي) ضرب كننده دو عدد ۲ ـ بيتي طراحي كنيد. مدار بايد داراي ورودي فعال ساز (En) باشد.