دانشگاه صنعتی شاهرود دانشکده مهندسی برق آزمون پایانترم «مدارهای منطقی (یا سیستمهای دیجیتال ۱)» تیرماه ۱۴۰۰

با سلام به همه، لطفا به نكات زير توجه كنيد.

- ـ برای هر سوالی که فکر میکنید مشکلی دارد یا پارامتری را مشخص نکرده یا مقداری را نداده است، خودتان با ذکر دلیل مقدار یا فرض مناسبی استفاده کرده و آن را در پاسخنامه توضیح دهید. **لذا ترجیحا در زمان امتحان سوال نفرمایید.
 - _ هیچ سوالی در حین امتحان پرسیده نشود. اگر سوالی واقعا ضروری است در خصوصی بنده سوال شود.
- ـ تا قبل از اتمام مهلت آزمون تصوير تمام پاسخنامه را ارسال كرده باشيد. فايل pdf را نيز حتما اولين فرصت ارسال كنيد.
 - _ محتواي فايل pdf با تصاوير ارسال شده بايد يكي باشد.
 - _ پاسخهاي مشابه <mark>مشمول کسر نمره</mark> مي شود.
 - ـ تاخير در ارسال پاسخها (به هر علت مانند قطعي و كندي اينترنت و برق و ...) <mark>مشمول كسر نمره</mark> ميشود.

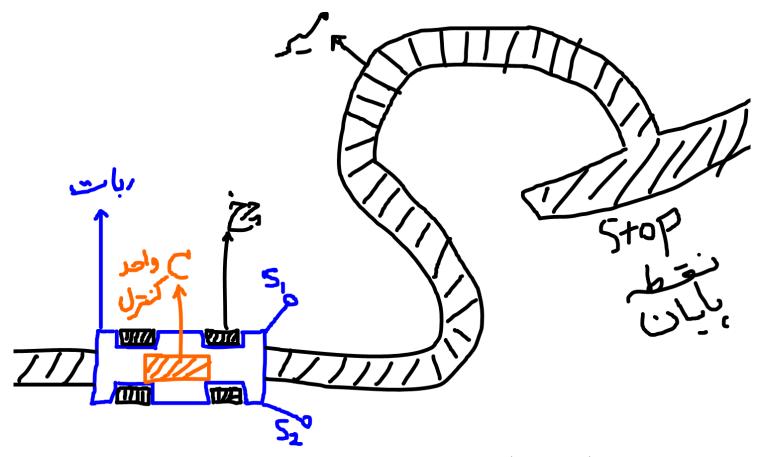
مدت آزمون: دقیقه ** توجه **: براي پاسخهاي خود توضيح ارائه دهيد

 $I - n_2 ext{-} ext{-} \epsilon_0 ex$

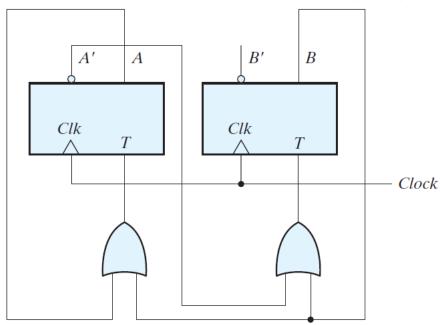
راهنمايي: وقتي مسير مستقيم است ميتوانيد سرعت را افزايش وگرنه بايد سرعت راكاهش دهيد. سنسورهاي ورودي كمك ميكنند تا جهت مسير را تعيين و مطابق با اين جهت، ربات راكنترلكنيد.

| A | عملكرد |
|---|---------------------|
| 0 | دور کند (سرعت کم) |
| 1 | دور تند (سرعت زیاد) |

| В | D | عملكرد |
|---|---|--------------|
| 0 | 0 | توقف |
| 0 | 1 | چرخش به راست |
| 1 | 0 | چرخش به چپ |
| 1 | 1 | مستقيم |



2_ مدار زیر را به صورت کامل تحلیل کنید.



٣_ به روش قانونمند ٧_مرحلهاي، يك جمع كنندهي سريال براي جمع كردن دو عدد A و B كه بيتهاي آنها به صورت سريال وارد ميشوند (يعني با هر لبهي فعال كلاك، يك بيت از هر كدام وارد جمعكننده ميشود)، طراحي كنيد. مدار شما

باید دارای ورودی ریست (Reset) آسنکرون باشد. هر کدام از اعداد A و B در یك ثبات جداگانه ذخیره شدهاند. عدد حاصل جمع نیز باید در یك ثبات جداگانه ذخیره شود.