

## گزارش کار ششم آزمایشگاه مدارهای منطقی

دكتر شاهين حسابي

# طراحی مدار چاپی واحد محاسبات و منطق (ALU)

نویسنده: علیرضا حبیبزاده شماره دانشجویی: 99109393

۱۴۰۰ دی ۱۴۰۰

دانشگاه صنعتی شریف دانشکده مهندسی کامپیوتر

## مقدمه

در این جلسه به کمک نرمافزار پروتئوس مدار ALU را که در آزمایش قبل ساختیم، بر روی یک برد مدار چاپی پیاده میکنیم.

همهی بخشهای این آزمایش در نرمافزار Proteus انجام خواهد شد. البته از قسمت جدید از نرمافزار کمک خواهیم گرفت که مخصوص طراحی مدار چاپی است.

# فهرست مطالب

i			
١	عی مدار چاپی یا PCB	طرا،	١
١	تغییرات مورد نیاز در بخش شماتیک	١.١	
١	۱.۱.۱ ایجاد کانکتور برای ورودی ها و خروجی های مدار ۱.۱۰۰۰۰۰۰۰۰۰۰۰۰۰۰۰۰۰۰۰۰۰۰۰۰۰۰۰۰۰۰۰۰۰۰۰		
١	۲٫۱٫۱ جایگزین قطعات بدون مدل چاپی		
۲	۳٫۱٫۱ تغییر مدل چاپی برخی قطعات		
٣	طراحی	۲.۱	
۴	خروجیها و رندر سهبعدی	٣.١	

## ۱ ا طراحی مدار چاپی یا PCB

### ۱.۱ تغییرات مورد نیاز در بخش شماتیک

با این که هدف ما در این جلسه تنها طراحی همان شماتیک روی مدار چاپی است، اما باید تغییرات کوچکی در قسمت شماتیک نیز ایجاد کنیم تا بتوانیم مدار را به راحتی و بدون خطا در قسمت طراحی مدار چاپی پیاده کنیم.

#### ۱.۱.۱ ایجاد کانکتور برای ورودیها و خروجیهای مدار

در قسمت شماتیک از قطعات مخصوص دیباگ برای تعیین ورودیها و مشاهده ی خروجیها استفاده می کردیم. اما برای طراحی مدار چایی بهتر است در قسمت شماتیک قطعات کانکتور را هم به صورت موازی قرار دهیم.

قطعات دیباگ در قسمت چاپی نادیده گرفته خواهند شد. (در صورتی که تنظیمات پیشفرض این نبود می توان در پنجره ی تنظیمات هر قطعه تیک Exclude from PCB Layout آن را فعال کرد)

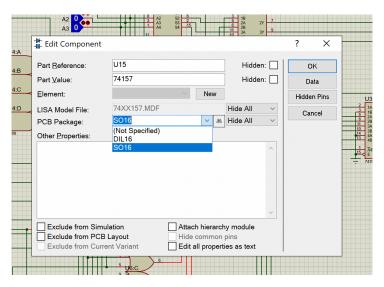
### ۲.۱.۱ جایگزین قطعات بدون مدل چاپی

برخی از قطعات شماتیک مدل فیزیکی ندارند در مدار ما گیتهای استفاده شده گیتهای مدل پروتئوس هستند و شماتیک IC فیزیکی نیستند. باید این قطعات را با جایگزین مثلا ۷۴<sub>XX</sub> خود تعویض کرد.

البته باید دقت کنیم نمی توان به سادگی آنها را روی قطعه ی قبلی قرار داد چرا که متاسفانه پروتئوس برای جایگزین کردن دو قطعه هر بار از یک IC جدید استفاده می کند و مثلا گیت اند را همیشه به اولین گیت اند IC مقصد مپ می کند. اما ما می خواهیم از هر ۴ گیتی که به طور معمول در یک IC وجود دارد استفاده کنیم. برای این کار چاره ای جز حذف قبلی ها و افزودن دستی جدیدها نداریم.

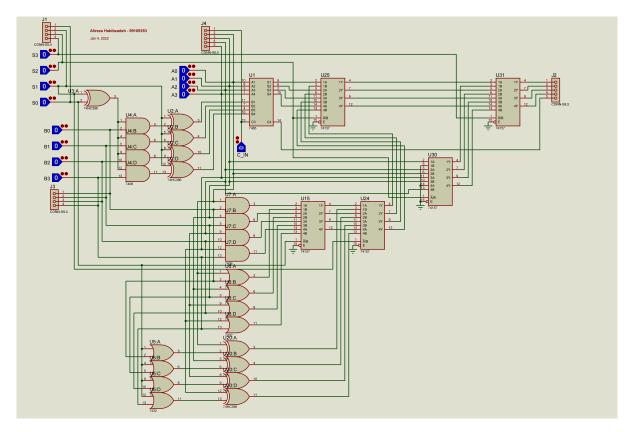
### ۳.۱.۱ تغییر مدل چاپی برخی قطعات

برخی قطعات مدلهای چاپی متعددی دارند. در صورتی که برای قطعهای که مدل چاپی داشت با خطایی در قسمت چاپی مواجه شدیم، (که پیدا کردن قطعات دارای مشکل از لاگ خطاها قابل انجام است.) کافی است با رفتن به Properties آن، مدل چاپی آن را تغییر دهیم. در تصویر (۱.۱) نمونهای از این کار آمده.



شكل ١٠١: تغيير مدل ڇاپي

با انجام این کارها مدار برای طراحی چاپی آماده شده و باید بتوانیم قسمت طراحی چاپی نرمافزار را بدون مشاهده ی هیچ خطایی در قسمت لاگ خطاها باز کنیم. تصویر مدار نهایی اصلاح شده در (۲.۱) آمده است.



شکل ۲.۱: مدار شماتیک اصلاح شده

## ۲.۱ طراحی

پس از رفع خطاها در بخش قبل حال با موفقیت وارد بخش طراحی مدار چاپی نرمافزار میشویم.

در ابتدای کار با ابزار زرد نوار سمت چپ مرز مدار را مشخص میکنیم. سپس میتوانیم با ابزارهای نوار بالایی زمینه ی مدار چاپی را برای تغذیه ی قطعات پر کنیم. نرمافزار به طور خودکار وقتی نیاز باشد قسمتی از سمتی که برای تغذیه پر شده را خالی میکند و برای سیمکشی جدا میکند.

در نوار بالا دو گزینه ی Auto-placer و Auto-wire وجود دارند که عملیاتهای قرار دادن قطعات و سیمکشی بین آنها را به طور خودکار بر اساس تنظیماتی که در Design Rule Manager (۳.۱) انجام داده اید انجام می دهد. تنظیمات پیش فرض نرم افزار برای کار ما مناسب هستند.

پس از این که از امکان قرارگیری خودکار استفاده کردیم، متوجه می شویم که خیلی جالب و مرتب قطعات را نمی چیند. حال به صورت دستی قطعات را می چینیم. تا جای ممکن با توجه به اتصالاتی که نرمافزار نشان می دهد سعی می کنیم تا سیم کشی ما کمینه شود و از پیچیدگی آن کاسته شود.

در انتها پس از قرار گرفتن قطعات از امکان سیمکشی خودکار نرمافزار استفاده میکنیم. (۴.۱) تنظیمات پیشفرض نرمافزار



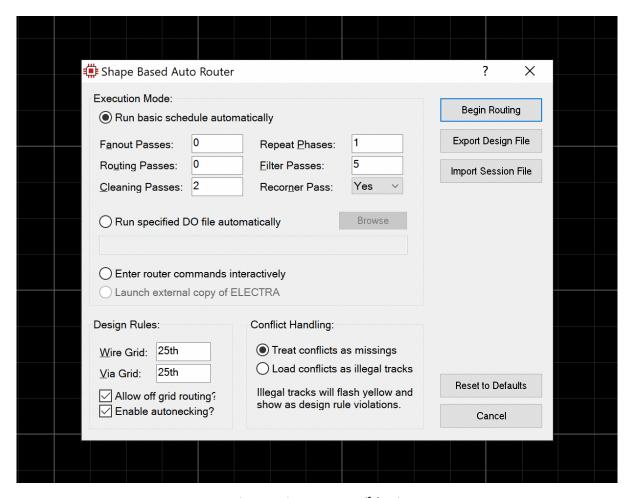
شكل ٣٠١: قوانين عملياتهاي خودكار

مناسب هستند ولی در صورت داشتن سیستمقوی می توان کمی دفعات بررسی و پاکسازی را بیشتر کرد. در انتها مدار ما به شکل (0.1) در خواهد آمد.

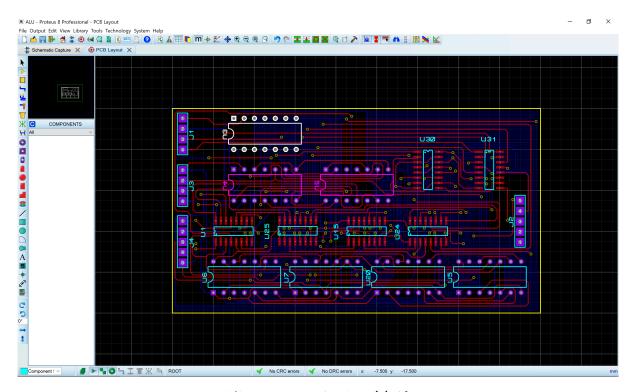
## ۳.۱ خروجیها و رندر سه بعدی

نرمافزار پروتئوس امکان خروجی طراحی را با فرمتهای متعددی در اختیار ما میگذارد. حتی میتوانیم یک رندر سهبعدی از شکل برد چاپی را ببینیم و با فرمتهای معروف شکل سهبعدی خروجی بگیریم.

در اینجا به تصاویری از رندر سهبعدی و دو تصویر از شکل بالا و پایین برد چاپی اکتفا شده اما در فایلهای ارسالی خروجیهای سهبعدی نیز قرار داده شدهاند.



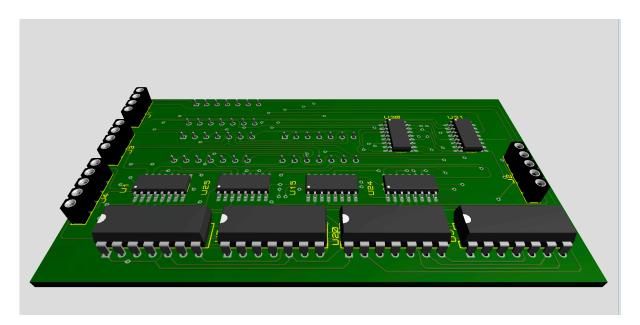
شكل ۴.۱: تنظيمات سيمكشي خودكار



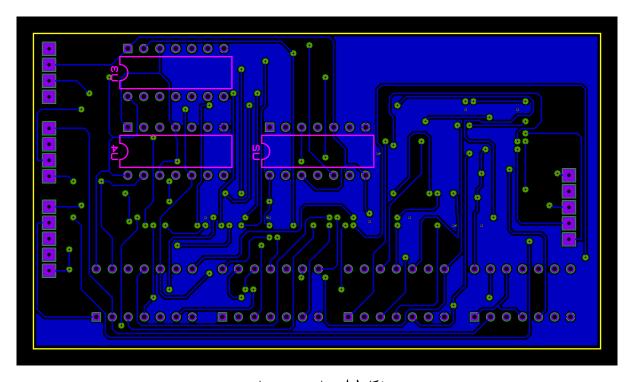
شکل ۵.۱: مدار نهایی در محیط نرمافزار



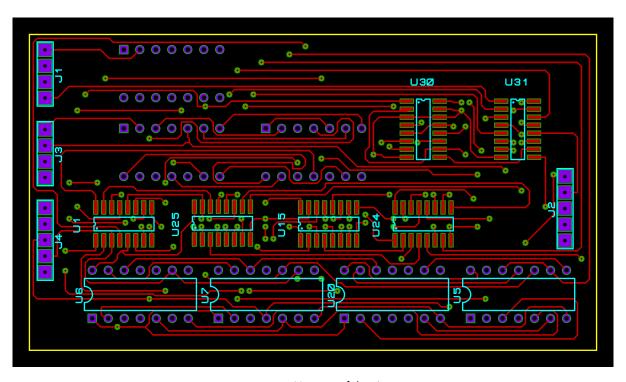
شکل ۶.۱: عملیاتهای خودکار در نوار بالا



شکل ۷.۱: رندر سهبعدی برد



شکل ۸٫۱: نمای زیر برد چاپی



شکل ۹.۱: نمای بالای برد چاپی