

S0: به CPU سیگنال done بفرست

تعداد رجیسترها و سایر هر رجیستر و آدرسی که باید نوشت بنویسیم و
آدرسی که باید از رجیستر بخوانیم رو ذخیره کن (از رجیسترهای 320 تا 350)
و accumulator و شمارنده‌های تعداد خواندن و نوشتن رو صفر کن

start
از CPU
اومد

S1

start
که صفر شد

S2

آدرس بافر ~~رو~~ SDRAM بذار روی خطوط آدرس

آدرس بافر ~~رو~~ و واحد افزایش بده و شمارنده تعداد خواندن رو یکی زیاد کن

S3: سیگنال start و درخواست خواندن رو به Master بفرست

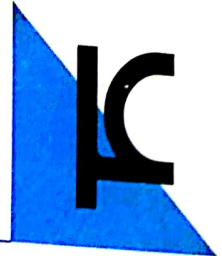
S4

Master که کارش
تکمیل شده داده
برو آورد
داده‌ی ارسال شده از SDRAM (که به Master اومده) رو ذخیره کن

S5

Jun.
Mon.
2002

24



S2

جمع کننده روی داده‌ی داده دریافت شده بکس

اگر هنوز باید داده بخواند و جمع کند

اگر به اندازه‌ی $\frac{BUF_SIZE}{N}$ داده خوانده

S6

شمارنده‌ی تعداد نوشتن روی یک واحد ذخیره‌ای شده

و اگر رسی که باید حاصل جمع نوشتن در خنجره سیست روی به همراه

32 بیت پارس جمع کننده بوده به Master که ذخیره کند نوی RAM

آدرس نوشتن روی هم 4 واحد زیاد کن برای نوشتن 32 بیت بالا

S7: سیگنال start رو همراه با درخواست نوشتن بوده به master

S8

کار نوشتن که تمام شده

(با دریافت done از ماست)

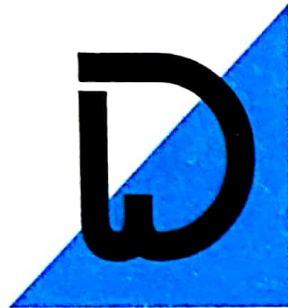
S9

آدرس نوشتن روی به همراه 32 بیت بالای جمع کننده دره م

آدرس نوشتن روی هم 4 واحد زیاد کن

S10: سیگنال start رو همراه با درخواست نوشتن

بوده به ماست



تیر ۱۳۹۱

پهارشنبه

۱۴ آریبه‌الشی ۱۳۹۱

S2

S11

شماره عدد نوین و صفر کن
بیشتر جمع کنند و صفر کن

که بیشتر
که تمام شد
done و
از بیشتر و

اگر تعداد نوشتن‌ها کمتر از N بود

اگر تعداد نوشتن‌ها بیشتر از N بود

S0 و ک، تمام! (done میفرستد به CPU)