

مهلت ارسال: ساعت ۲۴ شنبه ۲۶ آذر ۱۴۰۱

حل تمرین شش

#### به موارد زیر توجه کنید:

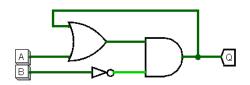
- ۱- حتما نام و شماره دانشجویی خود را روی پاسخنامه بنویسید.
- ۲- در حل سوالات به نوشتن جواب آخر اكتفا نكنيد. همه مراحل مياني را هم بنويسيد.
- ۳- کل پاسخ تمرینات را در قالب یک فایل pdf با شماره دانشجویی خود نام گذاری کرده در سامانه CW بار گذاری کنید.
  - ۴- این تمرین ۲۲ نمره دارد که معادل ۰٫۵۵ نمره از نمره کلی درس است و ۰٫۰۵ نمره آن امتیازی است.
  - ۵- در صورت مشاهده هر گونه مشابهت نامتعارف هر دو (یا چند) نفر <mark>کل نمره</mark> این تمرین را از دست خواهند داد.

#### سوالات:

۱- (۲ نمره) شکلِ زیر مدارِ داخلی یک latch را نشان میدهد. توضیح دهید این latch به ازای ورودیهای مختلف

🧾 چطور عمل می کند و جدولِ مشخصهٔ آن را کامل کنید.

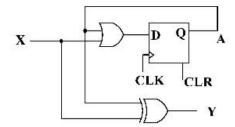
در هر خط می توانید از عبارتهای reset ،set ،toggle ،memory و not allowed استفاده کنید. هر کدام از عبارتها را می توانید هر چند بار که لازم است به کار ببرید.



A	A B Output		function		
0	0	Q	Memory		
0	1	0	Reset		
1	0	1	Set		
1	1	0	Not allowed		

پاسخ: خروجی مدار در هر یک از ترکیبات ورودی را در جدول بالا میبینید. حالت A=B=1 غیرمجاز است چون اگر بعد از این حالت، هر دو ورودی همزمان تغییر وضعیت بدهند مدار باید به حالت حافظه برود. اما اگر A کمی زودتر از B صفر شود (در مسابقهٔ میان A و A برنده شود) مدار اول به حالت A و A برنده شود، اگر A کمی زودتر از A صفر شود (در مسابقهٔ میان A و A A برنده شود)، مدار اول به حالت حافظه خواهد بود. اگر A کمی زودتر از A صفر شود (در مسابقهٔ میان A و A A و A A برنده شود)، مدار اول به حالت A و A A حافظه خواهد رفت، بنابراین خروجی نهایی مدار صفر خواهد بود. پس مدار یک مخاطرهٔ کارکردی دارد و بنابراین حالت A A غیرمجاز است.

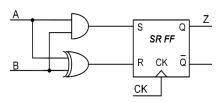
CLR مدار ترتیبی زیر را در نظر بگیرید. با فرض اینکه فلیپفلاپ A در ابتدا به وسیلهٔ ورودی ناهمگام x=011001101 صفر شود، در صورتِ اعمالِ دنبالهٔ x=011001101 (از چپ به راست)، خروجی x=011001101



پاسخ:

X	A	$\mathbf{D} = A + X$	$\mathbf{Y} = \mathbf{A} \bigoplus \mathbf{X}$
0	0	0	0
1	0	1	1
1	1	1	0
0	1	1	1
0	1	1	1
1	1	1	0
1	1	1	0
0	1	1	1
1	1	1	0

۳- (۳ نمره) جدولِ حالت و نمودارِ حالت مدارِ زیر را رسم کنید. سپس با استفاده از یک D-FF و گیتهای لازم مداری بسازید که مثلِ همین مدار عمل کند.

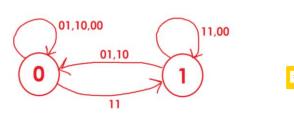


پاسخ: رابطهٔ ورودیهای R و S به صورت زیر است:

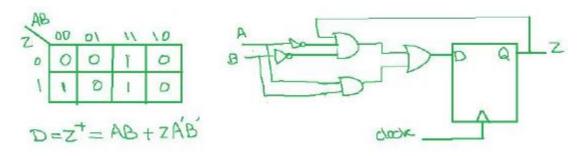
$$S = AB, R = A \oplus B$$

جدول حالت و نمودار حالت را مطابق با همین توصیفات رسم می کنیم:

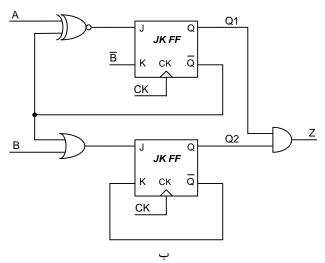
Z	A	В	S	R	$\mathbf{Z}^{\scriptscriptstyle +}$
0	0	0	0	0	0
0	0	1	0	1	0
0	1	0	0	1	0
0	1	1	1	0	1
1	0	0	0	0	1
1	0	1	0	1	0
1	1	0	0	1	0
1	1	1	1	0	1

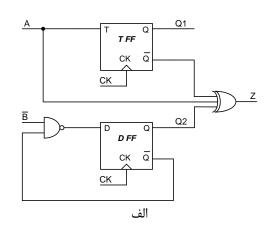


و مدار معادل نیز با توجه به همین جدول، به صورت زیر و با کمک یک D-FF کشیده می شود. برای به دست آوردن و مدار معادل نیز با توجه به همین جدول D را برحسب D و D ساده کنیم.



۴- (۸ نمره) معادلاتِ ورودی و خروجیِ فلیپفلاپها، معادلهٔ خروجی، جدولِ حالت و نمودارِ حالت مدارهای دو شکلِ زیر را به دست آورید.





پاسخ الف:

معادلات ورودی و خروجی فلیپفلاپها:

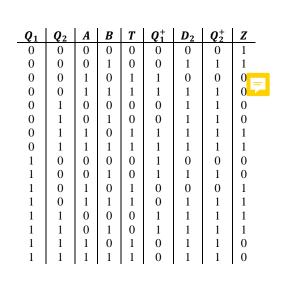
$$T = A Q_1^+ = A \oplus Q_1$$
  

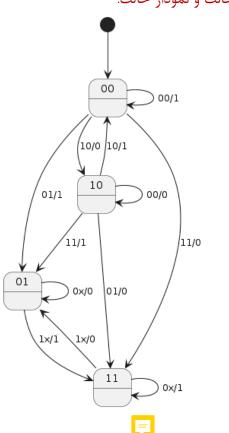
$$Q_2^+ = D = (\overline{B} \uparrow \overline{Q_2}) = B + Q_2$$

 $Z = \bar{Q_1} \oplus A \oplus Q_2$ 

# معادلهٔ خروجی:

## جدول حالت و نمودار حالت:

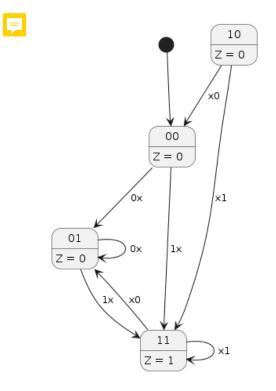




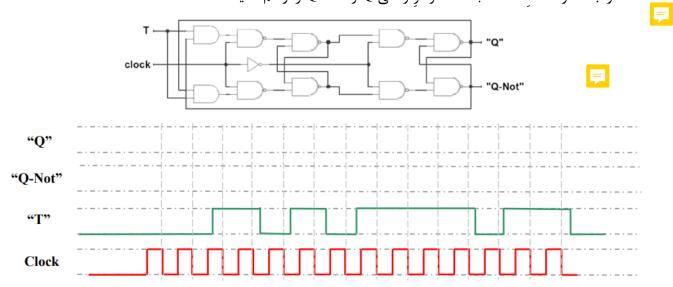
### پاسخ ب:

$$\begin{split} J_1 &= A \odot \bar{Q}_1, K_1 = \bar{B} \\ J_2 &= B + \bar{Q}_2, K_2 = \bar{Q}_2 \\ Q_1^+ &= J_1 \overline{Q_1} + \overline{K_1} Q_1 = A \overline{Q_1} + B Q_1 \\ Q_2^+ &= J_2 \overline{Q_2} + \overline{K_2} Q_2 = B + \overline{Q_2} + Q_2 \\ Z &= Q_1.Q_2 \end{split}$$

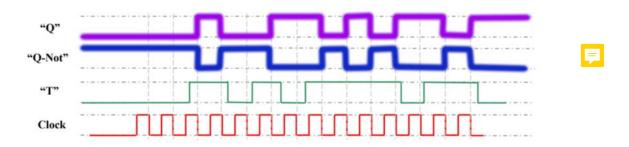
	ء ا	1 -	l <b>–</b>	l -	l	ا م⊥	1 -	1	ا مــا	l
$Q_1$	$Q_2$	A	В	$J_1$	$K_1$	$Q_1^+$	$J_2$	$K_2$	$Q_2^+$	Z
0	0	0	0	0	1	0	1	1	1	0
0	0	0	1	0	0	0	1	1	1	0
0	0	1	0	1	1	1	1	1	1	0
0	0	1	1	1	0	1	1	1	1	0
0	1	0	0	0	1	0	1	0	1	0
0	1	0	1	0	0	0	1	0	1	0
0	1	1	0	1	1	1	1	0	1	0
0	1	1	1	1	0	1	1	0	1	0
1	0	0	0	1	1	0	0	1	0	0
1	0	0	1	1	0	1	1	1	1	0
1	0	1	0	0	1	0	0	1	0	0
1	0	1	1	0	0	1	1	1	1	0
1	1	0	0	1	1	0	0	0	1	
1	1	0	1	1	0	1	1	0	1	
1	1	1	0	0	1	0	0	0	1	•
1	1	1	1	0	0	1	1	0	1	



۵- (۳ نمره) در شکلِ زیر، clock و T به صورتِ موجهای سبز و قرمز نشان داده شدهاند. اگر فرض کنیم فلیپفلاپ در ابتدا در حالتِ Reset باشد، نمودارِ زمانی Q و Q-Not و Q-Not در ابتدا در حالتِ



پاسخ: با بررسی دقیق شکل متوجه میشویم این شکل ترکیب دو T-Latch و active low و متوجه میشویم این شکل ترکیب دو T-FlipFlop به ترتیب T-FlipFlop و است، بنابراین ما با یک T-FlipFlop که به لبه پایینرونده کلاک حساس است روبهرو هستیم. حال با دانش قبلی خود دربارهٔ T-FlipFlopها مسئله را حل می کنیم.



۶- (۳ نمره) جدول حالت زير را تا حد ممكن ساده كنيد.

Present	Next	Output	
state	x=0 x=1		z
a	b	a	0
b	С	d	0
С	b	e	0
d	f	a	1
e	b	c	0
f	d	b	1
g	f	e	1



پاسخ: جدول ساده سازی را با استفاده از جدول حالت رسم می کنیم. در هر مرحله، اگر خروجیها برابر نبودند، قطعا این دو حالت نمی توانند معادل باشند. در غیر این صورت، شرط معادل سازی را می نویسیم و بررسی می کنیم. مطابق با این جدول، می بینیم برای برابری a = c = e ه به برابری a = c = e این موضوع، با اینکه شرط برابری a = c = e هم برابری خودشان است تایید می شود. غیر از این مورد حالت برابر دیگری نداریم. بر همین اساس جدول حالت را ساده می کنیم.

b	b,c a,d					
С	a,e	c,b d,e				
d						
е	а,с	c,b d,c	e,c			
f				f,d a,b		
g				a,e		d,f b,e
	а	b	С	d	е	f

Present State	X = 0	X = 1	output
a	В	a	0
b	a	d	0
d	f	a	1
f	d	b	1
g	f	a	1