

دانشکده مهندسی کامپیوتر

دانشگاه صنعتی امیر کبیر

تحويل مطابق جدول زمانبندي

پروژه

فاز اول (بیت کوین چگونه کار می کند؟)

بیت کوین ایک واحد پول دیجیتالی است که در سال 2009 توسط ساتوشی ناکاموتو معرفی شد. بیت کوین نوعی پول الکترونیکی است که به کاربران اجازه میدهد تا دارایی خود را از حسابی به حساب دیگر منتقل کنند؛ بدون اینکه نیاز به مداخله موسسات مالی و اعتباری مانند بانکها وجود داشته باشد.

در سیستمهای سنتی، موسسات مالی به عنوان محلی امن برای ذخیره و نگهداری دارایی افراد محسوب می شوند. در این سیستمها، مدیریت انتقال دارایی و پول بین مشتریها و سرویس گیرندهها برعهده بانک است. سیستم سنتی مدیریت دارایی معایبی دارد از جمله اینکه انتقال الکترونیکی موجودیها و تراکنشها بین شعب مختلف بانکها هزینه ۲ زیادی را تحمیل می کند. این تراکنش علاوه بر هزینه فرآیندی زمان بر است. از همه مهم تر انتقال تراکنشها نیاز به بستری امن دارد تا اطلاعات توسط افراد ناشناس سرقت نشود.

سایر سیستمهای مدیریت دارایی مانند MasterCard ،Visa و PayPal نیز هزینه زیادی را برای انتقال پول تحمیل میکنند. در مقابل بیت کوین به عنوان یک سیستم انتقال پول و ارز، واسطهها را حذف کرده است و در عوض تراکنشها را در یک شبکه نظیر به نظیر آنجام میدهد. در شبکه بیت کوین به جای استفاده از ابزارهای کمکی برای امن کردن مسیر انتقال، از رمزنگاری استفاده می شود. برای ساخت و تصدیق امضاهای دیجیتالی که کاربران برای انجام تراکنشهای خود از آن استفاده می کنند، از رمزنگاری مبتنی بر کلید عمومی و خصوصی استفاده می شود. این رمزنگاری اساس کار شبکه بیت کوین را تشکیل می دهد.

انتقال اطلاعات بین گیرنده و فرستنده نهایی بیت کوین در شبکه، زنجیرهای از بلاکها را تشکیل می دهد که هر بلاک شامل رکورد انتقال بیت کوین مابین دو آدرس مشخص در شبکه است. هر بلاک قبل پیوستن به زنجیره نیاز به تصدیق دارد. در این زنجیره اگر یکی از بلاکها دستکاری یا دچار تغییر شود، تمامی بلاکهای بعد نیاز به تصدیق مجدد دارند. نکته دیگر اینکه زمانی که بلاک تراکنش بین دو کاربر به زنجیره بلاک متصل می شود، گیرنده مطمئن است که این تراکنش توسط تمامی کامپیوترهای شبکه رکورد شده است. این باعث می شود تا فرستنده نتواند بیت کوین مشابه را مجدداً می برای کاربر دیگری ارسال کند.

در شبکه بیت کوین (مجموعهای از سیستمها (Bitcoin Clients) که نرم افزار بیت کوین را اجرا می کنند و به اینترنت متصل هستند) هر بلاک قبل از پیوستن به زنجیره، نیاز به تأیید و تصدیق دارد تا از اعتبار بلاک

² Transaction Fee

¹ Bitcoin

³ Peer-to-Peer

⁴ Third Parity

⁵ Double spending



دانشگاه صنعتی امیرکبیر

پروژه

دانشکده مهندسی کامپیوتر

تحويل مطابق جدول زمانبندي

اطمینان حاصل شود که به این فرآیند Proof of Work می گویند. این فرآیند نیاز به زمان محاسبات زیادی دارد. شبکه بیت کوین برای فرآیند Proof of Work از تابع SUDO-SHA-256 استفاده می کند. ضمنا لازم به ذکر است که هر کلاینت در شبکه بیت کوین علاوه بر اینکه می تواند بلاک جدیدی در شبکه تولید کند، می تواند عملیات Proof of Work را بر روی بلاکهای موجود در شبکه بیت کوین انجام دهد. نکته دیگر آنکه هر کلاینت در شبکه تمامی بلاکهای تائید شده را نگهداری می کند (دانلود و اجرای نرم افزار بیت کوین به معنی پیوستن شما به شبکه بیت کوین بوده و وجود این بلاکهای تائید شده بر روی کلاینت را نشان می دهد).

حاصل فرآیند Proof of Work استخراج ٔ نامیده می شود که در نتیجه آن تراکنش جدیدی به زنجیره بلاک افزوده می شود. همه کلاینتها در شبکه اطلاعات مربوط به تراکنشهای جدید را به اشتراک می گذارند، یعنی اگر تراکنش جدید رخ دهد هر کلاینت در شبکه این تراکنش را بر روی سیستم خود دریافت و نگهداری می کند. در این هنگام هر کلاینت این اختیار را دارد تا به استخراج بیت کوین بپردازد و تراکنشهای جدید را به زنجیره بلاک اضافه کند. همانطور که قبلا گفته شد، اضافه کردن تراکنش، به لیست تراکنشهای تائید شده (زنجیره بلاک) نیاز به قدرت پردازشی زیادی دارد که در ادامه دلیل این نیاز ذکر می شود. اما بعد از اضافه کردن بلاک به زنجیره، به عنوان پاداش 25 بیت کوین به شخص برنده اهدا می شود، که موجب افزایش دارایی شخص می شود و نام استخراج (مشابه استخراج طلا از معدن) به همین دلیل اقتباس شده است.

تابع رمزنگاری sudo-SHA-256 (در این تابع با داشتن ورودی میتوان به خروجی دست یافت ولی با داشتن خروجی به دست آوردن ورودی تقریباً غیرممکن است) یک پیام با طول متغیر (به عنوان ورودی) را به یک رشته با طول ثابت (به عنوان خروجی) نگاشت می کند (پیام با طول متغیر نشان دهنده تراکنشی است که در نظر داریم تا با فرآیند Hash آن را به زنجیره اضافه کنیم و پیام با طول ثابت تراکنشی است که باید به زنجیره اضافه شود). خروجی الگوریتم SHA-256 یک پیام 256 بیتی است.

اين الگوريتم شامل سه مرحله است:

مرحله اول: چسباندن و تجزیه^۷

⁷ Padding and Parsing

-

⁶ Mining



دانشکده مهندسی کامپیوتر

بسمه تعالی طراحی خودکار مدارهای دیجیتال نیمسال دوم 96-97

پروژه

دانشگاه صنعتی امیرکبیر

تحويل مطابق جدول زمانبندي

طول پیام برحسب بیت (با فرض اینکه هر کاراکتر 8 بیت است) برابر است با 24 بیت. بیت '1' را به انتهای 24 بیت اضافه می کنیم و به تعداد 423 بیت '0' و در انتها عدد معادل 1 را به صورت یک عدد باینری 1 بیتی به حاصل قبلی می افزاییم. حال خروجی مرحله اول به صورت زیر است، عدد باینری حاصل را به بلاکهای 1 بیتی ولی اگر طول پیام بزرگ باشد تعداد بلاکها می تواند بیشتر شود).

$$L = 3 \times 8 = 24$$

 $L + 1 + k = 448$

$$=> k = 423 \, bit$$

01100001	01100010	01100011	1	00000000	000011000	
a, 8bit	b, 8bit	c, 8bit	1 bit pad	423 bit pad	L in binary	

مرحله دوم: گسترش پیام^۸

در این مرحله هر بلاک 512 بیتی حاصل از مرحله قبل به 16 بلاک 32 بیتی ($M_t^{(i)}$ for 0 < t < 15) بیتی (W_t) به صورت زیر بسط می یابد: تقسیم می شود. در ادامه هر بلاک 512 بیتی به 64 بلاک 32 بیتی (W_t) به صورت زیر بسط می یابد:

$$W_{t} = \begin{cases} M_{t}^{i} & 0 < t < 15 \\ \sigma_{1}(W_{t-1}) + W_{t-6} + \sigma_{0}(W_{t-12}) + W_{t-18} & 16 < t < 63 \end{cases}$$

 $\sigma_0(x) = ROT_{17}(x) \oplus ROT_{14}(x) \oplus SHF_{12}(x)$

 $\sigma_1(x) = ROT_9(x) \oplus ROT_{19}(x) \oplus SHF_9(x)$

n مرتبه شیفت دورانی به راست است و $ROT_n(x)$ عملیات n مرتبه شیفت دورانی به راست است و $ROT_n(x)$ عملیات x مرتبه شیفت منطقی به راست x است و عملیات x است و عملیات x است. در مرحله بعد هر بلاک x بیتی از یک تابع جایگشت x عبور داده می شود. دیاگرام زیر نشان دهنده این تابع است.

A0 A1 A2 A3 A4 A5 A6 A7 B0 B1 B2 B3 B4 B5 B6 B7 C0 C1 C2 C3 C4 C5 C6 C7 D0 D1 D2 D3 D4 D5 D6 D7

D7 D6 D5 D4 D3 D2 D1 D0 C0 C1 C2 C3 C4 C5 C6 C7 B7 B6 B5 B4 B3 B2 B1 B0 A7 A6 A5 A4 A3 A2 A1 A0

مرحله سوم: فشردهسازی ۱۰

در این مرحله W_i های حاصل از مرحله قبل به عنوان ورودی این مرحله محسوب می شوند. تابع فشرده سازی W_i دارای W_i متغیر W_i متغیر W_i است که با W_i بیت اول بخش اعشاری ریشه دوم W_i پرایم اول (W_i است که با W_i بیت اول بخش اعشاری ریشه دوم W_i بیت اول بخش اعشاری بیت اعشاری بیت اول بخش اعشاری بیت اول بخش اعشاری بیت اعشاری بیت اول بخش اعشاری بیت اعشاری بی بیت اعشاری بیت اعشاری ب

⁹ Permutation Box

⁸ Expansion

¹⁰ Compression



دانشکده مهندسی کامپیوتر

پروژه

دانشگاه صنعتی امیرکبیر

تحويل مطابق جدول زمانبندي

) در شروع هر بار فراخوانی تابع فشرده سازی مقداردهی اولیه می شوند. در ادامه تابع فشرده سازی 64 بار تکرار می شود و به صورت زیر مشخص می شود (نمایش مقادیر اولیه 4... بصورت هگزاد سیمال است):

$$H_0^{(0)} = 6a09e667 - H_1^{(0)} = bb67ae85 - H_2^{(0)} = 3c6ef372 - H_3^{(0)} = a54ff53a$$

$$H_4^{(0)} = 510e527f - H_5^{(0)} = 9b05688c - H_6^{(0)} = 1f83d9ab - H_7^{(0)} = 5be0cd19$$

$$T_2 = H + \sum_{i} (E) + Ch(E, F, G) + K_t + W_t$$

$$T_1 = \sum_{0} (A) + Maj(A, B, C) + \sum_{2} (C + D)$$

$$H = G$$

$$F = E$$

$$D = C$$

$$B = A$$

$$G = F$$

$$E = D + T_1$$

$$C = B$$

$$A = 3T_1 - T_2$$

که در این روابط داریم:

 $Ch(x, y, z) = (x \text{ AND } y) \oplus (\overline{y} \text{ AND } z) \oplus (\overline{x} \text{ AND } z)$

$$Maj(x, y, z) = (x \ AND \ z) \oplus (x \ AND \ y) \oplus (y \ AND \ z)$$

$$\sum_{n} (x) = ROT_2(x) \oplus ROT_{13}(x) \oplus ROT_{22}(x) \oplus SHF_7(x)$$

$$\sum_{1}(x) = ROT_{6}(x) \oplus ROT_{11}(x) \oplus ROT_{25}(x)$$

$$\sum_{2}(x) = ROT_{2}(x) \oplus ROT_{3}(x) \oplus ROT_{15}(x) \oplus SHF_{5}(x)$$

ورودیهای K_t 64 ثابت 32 بیتی هستند که با 32 بیت اول بخش کسری ریشه سوم 64 عدد اول مقداردهی اولیه می کنند. بعد از 64 مرتبه تکرار تابع فشرده سازی مقادیر میانی $H^{(i)}$ بصورت زیر محاسبه می شوند:

$$\begin{split} H_0^{(i)} &= A + H_0^{(i-1)} - H_1^{(i)} = B + H_1^{(i-1)} - H_2^{(i)} = C + H_2^{(i-1)} - H_3^{(i)} = D + H_3^{(i-1)} \\ H_4^{(i)} &= E + H_4^{(i-1)} - H_5^{(i)} = F + H_5^{(i-1)} - H_6^{(i)} = G + H_6^{(i-1)} - H_7^{(i)} = H + H_7^{(i-1)} \end{split}$$

و مقادیر $K_{\scriptscriptstyle t}$ (با نمایش هگزادسیمال) بصورت زیر مقدار دهی اولیه میشوند:



پروژه



دانشکده مهندسی کامپیوتر

دانشگاه صنعتی امیرکبیر

تحويل مطابق جدول زمانبندي

428a2f98 - 71374491 - b5c0fbcf - e9b5dba5 - 3956c25b - 59f111f1 - 923f82a4 - ab1c5ed5d807aa98 - 12835b01 - 243185be - 550c7dc3 - 72be5d74 - 80deb1fe - 9bdc06a7 - c19bf174e49b69c1 - efbe4786 - 0fc19dc6 - 240ca1cc - 2de92c6f - 4a7484aa - 5cb0a9dc - 76f988da983e5152 - a831c66d - b00327c8 - bf597fc7 - c6e00bf3 - d5a79147 - 06ca6351 - 1429296727b70a85 - 2e1b2138 - 4d2c6dfc - 53380d13 - 650a7354 - 766a0abb - 81c2c92e - 92722c85a2bfe8a1 - a81a664b - c24b8b70 - c76c51a3 - d192e819 - d6990624 - f40e3585 - 106aa07019a4c116 - 1e376c08 - 2748774c - 34b0bcb5 - 391c0cb3 - 4ed8aa4a - 5b9cca4f - 682e6ff3748f82ee - 78a5636f - 84c87814 - 8cc70208 - 90befffa - a4506ceb - be49a3f7 - c67178f2

 $H^{(N)} = H_0^{(N)} \& H_1^{(N)} \& H_2^{(N)} \& H_3^{(N)} \& H_4^{(N)} \& H_5^{(N)} \& H_6^{(N)} \& H_7^{(N)}$

هر بلاک در زنجیره دارای سرآیند است که اطلاعاتی را در مورد بلاک میدهد. بخشهای مختلف سرآیند در شکل 1 نشان داده شده است و در جدول نیز بخشهای مختلف به تفکیک معرفی شده است.

Version	hashPrevBlock	hashMerkelRoot	Time	Difficulty	nonce
4 byte	32 byte	32 byte	4 byte	4 byte	4 byte
شکل 1. ساختار بلاک سرآیند					

بخش	هدف	زمان بروزرسانی	اندازه (بایت)
Version	شماره نسخه هر بلاک	زمان ارتقاء نرم افزار	4
hashPervBlock	256 بیت hash مربوط به بلاک قبلی	وقتی که بلاک جدید وارد میشود	32
hashMerkleRoot	256 بیت hash بر اساس همه تراکنش های درون بلاک	وقتی که تراکنش پذیرفته میشود	32
Time	زمان حال بر حسب ثانيه از سال 1970	هر چند ثانیه	4
Difficulty	هدف فعلی 11 در فرمت فشرده	زمان تعیین difficulty	4
Nonce	عدد 32 بیتی با شروع از مقدار صفر	زمان اجراى الگوريتم	4

شبه کد مربوط به الگوریتم فشردهسازی به صورت زیر است:

-

¹¹ Current Target



پروژه



تحويل مطابق جدول زمانبندي

همانطور که در کد بالا مشاهده می شود، تابع sudo-SHA256 بر روی پارامتر sudo-SHA256 بر روی پارامتر hash) را انجام می شود. بنابراین نیاز است تا پیام اصلی را رمزنگاری کرده و آنرا به عنوان پارامتر block_header در hashMerkelRoot قرار دهیم. سایر بخشهای پارامتر block_header بصورت زیر مقداردهی می شوند (نمایش بصورت هگزادسیمال است):

version: 02000000

merkel_root: hashed message (256 bit)

timestamp: 358b0553

Diff: 5350f119

Nonce: increment sequentially



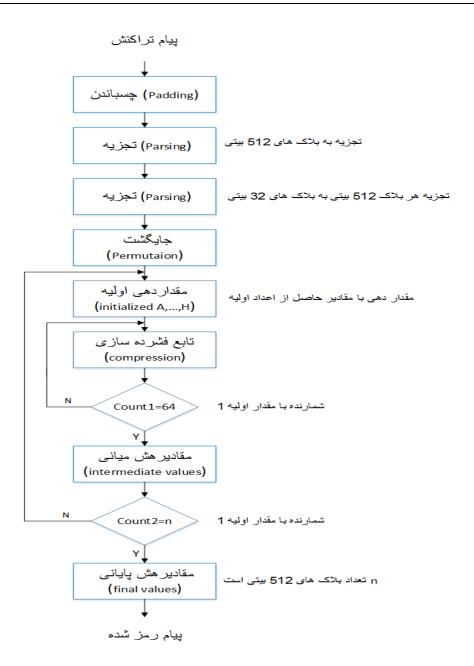
دانشکده مهندسی کامپیوتر

بسمه تعالی طراحی خودکار مدارهای دیجیتال نیمسال دوم 96–97

دانشگاه صنعتی امیرکبیر

پروژه

تحويل مطابق جدول زمانبندي



شكل 2. مراحل اجراى الگوريتم Sudo-SHA-256



دانشگاه صنعتی امیرکبیر

پروژه

تحويل مطابق جدول زمانبندي

اهداف فاز اول:

- 1. آشنایی با شبکه بیت کوین و سیستم پرداخت
 - 2 مطالعه الگوريتم استخراج بيت كوين
- 3 پیاده سازی نرم افزاری الگوریتم رمزنگاری شبکه بیت کوین

توجه:

الگوريتم sudo-SHA256 مورد نظر در اين پروژه با الگوريتم SHA256 استاندارد متفاوت است.

- 1. پیاده سازی الگوریتم رمزنگاری با استفاده از زبان برنامهنویسی C یا ++ بر روی پردازنده Microblaze
 - 2 گزارش زمان اجرای الگوریتم (برای این بخش میانگین زمان 5 اجرا را گزارش کنید).
- 3. گزارش میزان استفاده از پردازنده (نیاز است تا حتماً مشخصات دقیق پردازنده، فرکانس کاری و نوع سیستم عامل (ویندوز یا لینوکس 32 یا 64 بیتی) مشخص شود).
 - 4. گزارش حافظه مصرفی.



پروژه



تحويل مطابق جدول زمانبندي

کلیات فاز دوم (هنر FPGA)

در اين فاز تصميم داريم تا الگوريتم sudo-SHA256 را بصورت سختافزاري پياده سازي كنيم.

اهداف فاز دوم:

- 1. پیادهسازی سختافزاری الگوریتم sudo-SHA256 بر روی بورد .1
- 2. مقایسه پیادهسازیهای نرمافزاری و سختافزاری الگوریتم sudo-SHA256 (از لحاظ زمان اجرا)

- 1. پياده سازى الگوريتم sudo-SHA256 تماماً با استفاده از زبان توصيف سختافزار VHDL.
- 2. گزارش زمان اجرای الگوریتم (برای این بخش فرکانس ساعت و تعداد سیکلهای ساعت گزارش شود).
 - 3. گزارش منابع مصرفی.





زره

دانشگاه صنعتی امیرکبیر

تحويل مطابق جدول زمانبندي

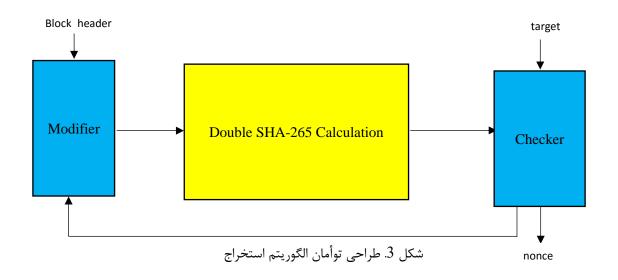
كليات فاز سوم (هنر FPGA)

در این فاز تصمیم داریم تا فرآیند استخراج را تماما بصورت سختافزاری پیاده سازی کنیم.

اهداف فاز سوم:

- 3. پیادهسازی سختافزاری فرآیند استخراج بر روی بورد FPGA.
- 4. مقایسه نتایج پیادهسازی انجام شده فاز اول با خروجیهای فاز سوم (از لحاظ زمان اجرا)

- 5. پیاده سازی الگوریتم sudo-SHA256 به همراه بخشهای مربوط به modifier و modifier با استفاده از زبان توصیف سختافزار VHDL.
 - 6. گزارش زمان اجرای الگوریتم (برای این بخش فرکانس ساعت و تعداد سیکلهای ساعت گزارش شود).
 - 7. گزارش منابع مصرفی.





پروژه

دانشکده مهندسی کامپیوتر

دانشگاه صنعتی امیرکبیر

تحويل مطابق جدول زمانبندي

كليات فاز چهارم (طراحي توأمان)

هنگامی که بیت کوین برای اولین بار معرفی شد، واحد پردازش مرکزی (CPU) از اینتل و AMD به عنوان AMD و NVIDIA از (GPU) از (GPU) از (GPU) و NVIDIA و استخراج گر استفاده شدند، اما آنها به سرعت توسط واحد پردازش گرافیکی (ALU) از در این اجرای نرمافزارها و جایگزین شدند. CPUها تعداد نسبتاً کمی از واحد منطقی محاسباتی (ALU) دارند و برای اجرای نرمافزارها و تصمیم گیریهای عمومی طراحی شدهاند. GPUها توانایی انجام بسیاری از کارهای تکراری را دارند، زیرا تعداد زیادی ALU برای انجام عملیاتهای ریاضی در آنها در نظر گرفته شده است. این ALUهای مشابه را می-توان بارها و بارها برای اجرای اجرای مختلف استفاده کرد؛ زیرا تعداد ALUها تأثیر مستقیم بر خروجی دارد. پیکربندی Sudo-SHA256ها جهت اجرای با بهره وری بیشتر الگوریتم sudo-SHA256 میشود.

در این فاز نیاز است تا وظایف مربوط به Checker که شرط حلقه را بررسی میکند و بخش مربوط به SUDO-SHA-256 را به Block Header همچنان بر عهده نرم افزار باقی بماند و تنها پیادهسازی تابع Block Header را به سختافزار واگذار کنیم.



080

دانشکدہ مهندسی کامپیوتر

دانشگاه صنعتی امیرکبیر

تحويل مطابق جدول زمانبندي

يروژه

اهداف فاز چهارم:

- 1. پیاده سازی توأمان سختافزاری (بر روی منابع سختافزاری FPGA) و نرمافزاری (بر روی پردازنده (Microblaze).
 - 2. گزارش زمان اجرای الگوریتم (برای این بخش میانگین زمان 5 اجرا را گزارش کنید).
 - 3. گزارش میزان استفاده از منابع مصرفی FPGA

توجه:

پیادهسازی این بخش اختیاری است. نمره اضافه این بخش 35 درصد کل نمره پروژه است.

- 1. پیاده سازی الگوریتم رمزنگاری با استفاده از زبان توصیف سختافزار و بخشهای Checker و Modifier با استفاده از زبان برنامهنویسی C یا C++ بر روی پردازنده Microblaze به صورت طراحی توأمان
 - 2. گزارش زمان اجرای الگوریتم (برای این بخش میانگین زمان 5 اجرا را گزارش کنید).
- 6. گزارش میزان استفاده از پردازنده (نیاز است تا حتماً مشخصات دقیق پردازنده، فرکانس کاری و نوع سیستم عامل (ویندوز یا لینوکس 32 یا 64 بیتی) مشخص شود).
 - 3. گزارش حافظه مصرفی.



دانشکده مهندسی کامپیوتر

دانشگاه صنعتی امیرکبیر

تحويل مطابق جدول زمانبندي

يروژه

شرایط و زمانبندی تحویل پروژه به شرح جدول زیر است:

تاريخ	فاز
1397/3/13	فاز اول
1397/3/21	فاز دوم
1397/4/17	فاز سوم
1397/4/17	تحویل حضوری

موارد تحویلی در تمامی فازها:

- 1. فایل کامل پروژه شامل تمامی کدهای VHDL
 - 2. شكل موجهاى شبيهسازى
 - 3. برنامه محک جهت تست طراحی
- 4. گزارش سنتز شامل منابع مصرفی، توان مصرفی و فرکانس کاری مدار طراحی شده
- 5. انجام پروژه در گروههای حداکثر دو نفره مجاز است. انجام پروژه به صورت تک نفره نمره اضافه نخواهد داشت.

نکته: در صورتی که حجم فایلهای شما بیشتر از مقدار مجاز سایت درس میباشد (20 مگابایت)، پروژه خود را در گوگل درایو، دراپ باکس یا وان درایو آپلود کنید و لینک اشتراک آن را در سایت درس بارگذاری کنید. پس از ارسال لینک فایل مذکور را تحت هیچ شرایطی ویرایش نکنید. در غیر این صورت نمره آن فاز صفر در نظر گرفته می شود.

- 6. زمانبندی ارائههای حضوری متعاقباً اعلام خواهد شد. تحویل حضوری فقط در روز اعلام شده خواهد بود و پس از آن به هیچ عنوان پروژه تحویل گرفته نخواهد شد.
 - 7. در صورت عدم حضور در تحویل حضوری هیچ نمرهای به پروژه شما تعلق نخواهد گرفت.

j.talafy@aut.ac.ir hanie.ghasemy@gmail.com