

| | |
|---------------------|-------|
| NOMBRE Y APELLIDOS: | GRUPO |
|---------------------|-------|

INSTRUCCIONES PARA EL EXAMEN (No se puntuarán las respuestas entregadas que no se ajusten a lo indicado en estas instrucciones)

- La duración total del examen **es de 3 horas**
- El examen consta de las instrucciones para la realización del mismo y **un caso de estudio dividido en 4 partes**, distribuidos en 4 hojas (8 páginas)
- La puntuación y tiempo estimado de realización se encuentran indicados en el título de cada parte del examen
- **Es obligatorio poner el nombre, apellidos y grupo** en el que el estudiante se encuentra matriculado **en esta primera hoja del enunciado del examen (INSTRUCCIONES), al comienzo del mismo.**
- Junto con el enunciado, **cada estudiante tendrá hojas en blanco** para contestar a **todas las partes del examen**, y para realizar operaciones en **sucio**. Todas estas hojas **tienen que tener incluidos el nombre, apellidos y grupo del estudiante, al comienzo del examen**
- **Todas las partes del examen se contestarán en hojas en blanco.** En la **parte 2** debe incluirse también obligatoriamente **el Diagrama de Bode** disponible al final del enunciado, con el nombre apellidos y grupo del estudiante, aunque esté en blanco.
- **Cada parte se contestará en hojas separadas**
- Al final del examen, el estudiante **DEBE ENTREGAR EL ENUNCIADO DEL EXAMEN y AL MENOS 1 HOJA POR CADA PARTE, CON EL TÍTULO DE LA PARTE Y SU RESPUESTA** (aunque esta respuesta quede en blanco)
- **EN TODAS LAS PREGUNTAS DEL EXAMEN ES OBLIGATORIA LA DEDUCCIÓN DE LAS RESPUESTAS** (NO ES VÁLIDA LA APLICACIÓN DIRECTA DE FÓRMULAS SIN DEDUCIR, SALVO LAS QUE SE INDIQUE EXPRESAMENTE EN EL ENUNCIADO) **Y LA JUSTIFICACIÓN DE TODAS LAS APROXIMACIONES QUE SE REALICEN** EN LOS CÁLCULOS QUE SE PIDEN.
- Se debe **contestar a cada pregunta de forma clara, limpia y ordenada**, evitando enmiendas y tachaduras en las respuestas que se entreguen.

NOMBRE Y APELLIDOS: _____ GRUPO _____

Se quiere diseñar un sistema electrónico para **medir la frecuencia cardíaca y encender un LED rojo en caso de que el número de latidos por minuto, l.p.m, sea superior a 120**. La medida se basa en la variación de capacidad que se obtiene en la arteria radial de la muñeca, por el efecto de los latidos del corazón. En una primera aproximación simplificada, para evaluar la funcionalidad del sistema, se va a considerar que la variación de capacidad que se mide en la arteria, que reproduce el pulso cardíaco, tiene la forma que se indica en la figura 1. En cada latido, durante un tiempo de 50ms, la capacidad equivalente se considera de 90pF, mientras que durante el tiempo restante (variable según el ritmo cardíaco) la capacidad se estima en 60pF. La señal tiene un período variable, en función de la frecuencia cardíaca. Se considera como rango posible de medida un período mínimo de 1 segundo (60 l.p.m) y un período máximo de 300ms (200 l.p.m.). El período a partir del cual debe encenderse el LED rojo es de 500ms (120 l.p.m).

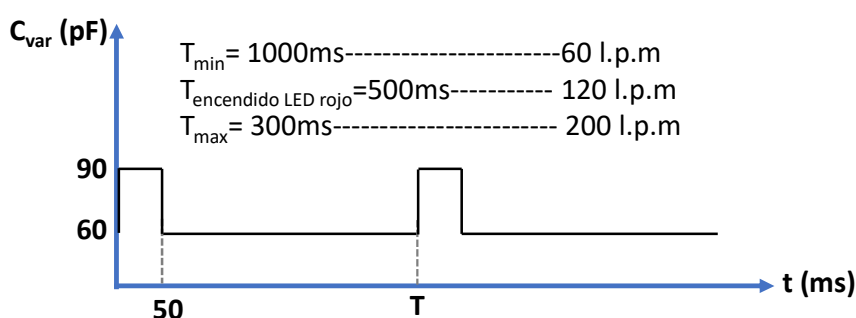


Figura 1. Modelo simplificado de la variación de la capacidad en la arteria radial

El esquema completo del sistema electrónico diseñado es el que se muestra en la figura 2:

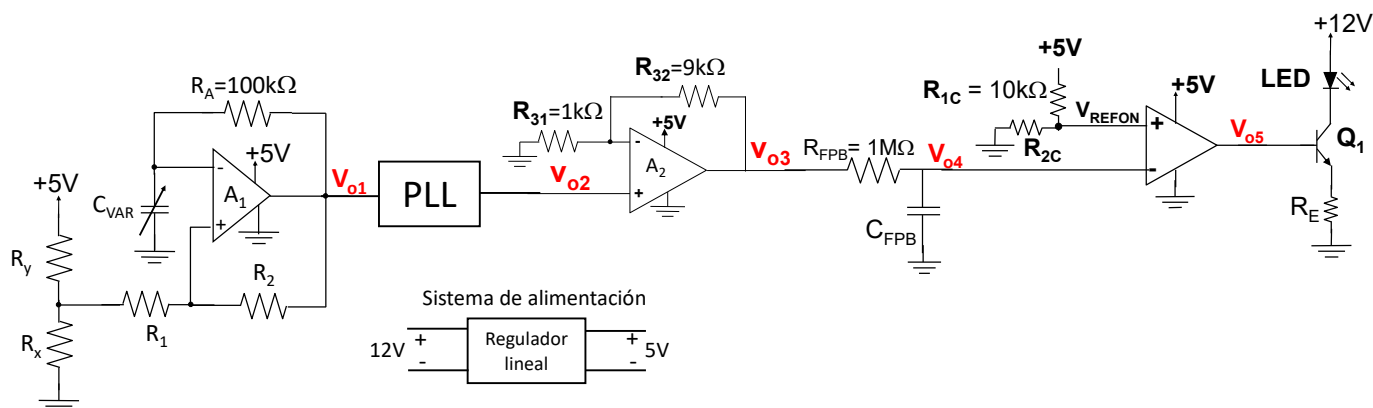


Figura 2. Esquema completo del sistema electrónico diseñado para evaluar la frecuencia cardíaca y encender un LED rojo de alarma en caso de que se obtengan más de 120 l.p.m

La primera etapa del sistema diseñado consiste en un multivibrador astable, donde el efecto capacitivo es la capacidad variable, C_{var} , de la medida en la arteria radial. A la salida de esta primera etapa, V_{o1} , se tiene una señal modulada en frecuencia: durante los 50ms de la duración del latido la frecuencia es f_{latido} y durante el tiempo restante la frecuencia es f_{reposo} . Para demodular la salida V_{o1} , como segunda etapa se va a utilizar un PLL básico de primer orden, cuya salida es V_{o2} . La salida del PLL se va a amplificar mediante la tercera etapa, cuya salida es la tensión V_{o3} . A continuación, se obtiene el valor medio de V_{o3} (señal V_{o4}) mediante un filtro paso bajo y se compara con la tensión de referencia (V_{REFON}) correspondiente al umbral de 120 l.p.m., mediante un comparador cuya salida es V_{o5} . A la salida de dicho comparador se incorpora el LED rojo, con su correspondiente driver, que debe encenderse cuando la frecuencia cardíaca sea superior 120 l.p.m y permanecer apagado, en caso contrario. El sistema se alimenta con una tensión continua de 5V. **Dicha tensión se obtiene mediante un regulador de tensión lineal, a partir de una batería de 12V.**

NOMBRE Y APELLIDOS:

GRUPO

PARTE 1 (25 minutos, 1.75 puntos)

Análisis del multivibrador astable (ETAPA 1) que genera la tensión V_{o1} de la figura 2.

DATOS: Esquema detallado del multivibrador astable (ETAPA 1) del sistema de la figura 2:

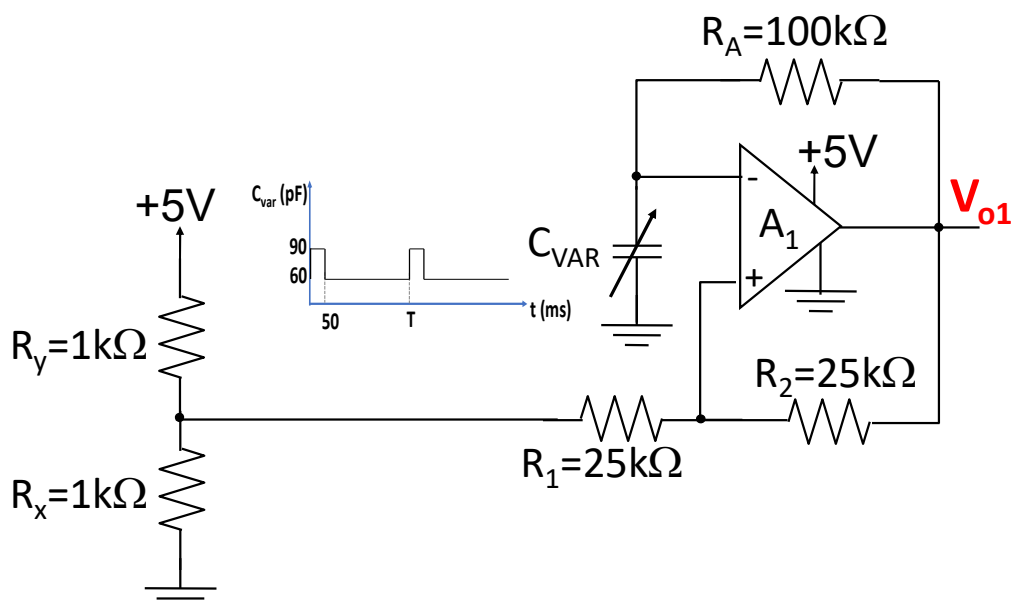
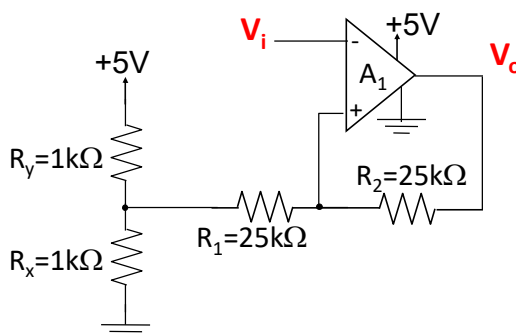


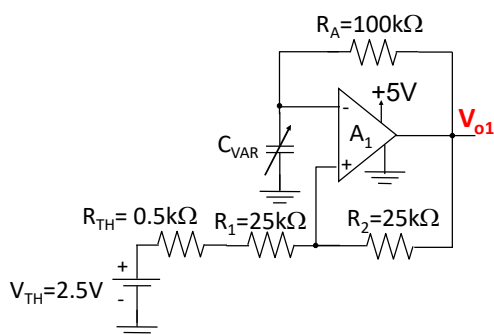
Figura 3. Esquema detallado del multivibrador astable

Se pide que conteste razonadamente a las siguientes preguntas:

1. Calcule las tensiones de los umbrales del comparador con histéresis (disparador de Schmitt) de la siguiente figura, con el que se construye el multivibrador astable del sistema:



El esquema anterior es equivalente a:



Analizando el circuito (considerando $R_1 \gg R_{TH}$):

$$\frac{V_{th} - V_+}{R_{th} + R_1} = \frac{V_+ - V_{o1}}{R_2}$$

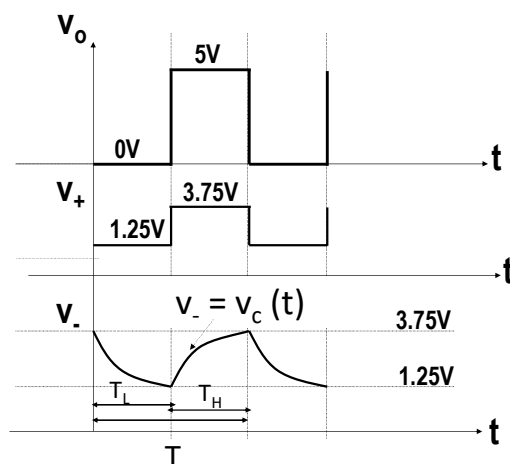
$$\Rightarrow V_+ \cong V_{th} \frac{R_2}{R_1 + R_2} + V_{o1} \frac{R_1}{R_1 + R_2} = 1.25V + \frac{V_{o1}}{2}$$

Por tanto, los umbrales del comparador son ($V_{o1}=0$ ó $5V$):

$$V_{umbral1} = 1.25V \quad V_{umbral2} = 3.75V$$

| | |
|---------------------|-------|
| NOMBRE Y APELLIDOS: | GRUPO |
|---------------------|-------|

2. Dibuje las formas de onda presentes en la salida, V_{o1} , y las entradas no inversora (V_+) e inversora (V_-) del multivibrador astable de la figura 3, en régimen permanente



3. Determine la expresión de la frecuencia de la señal generada en V_{o1} , en función de los componentes del circuito.

La carga y la descarga del condensador se realizan con la misma constante de tiempo, por tanto, $T_H = T_L = T/2$
Particularizando la ecuación de carga del condensador en el tiempo de carga (T_H)

$$v_c(t) = v_{c(t \rightarrow \infty)} + (v_{c(t=0)} - v_{c(t \rightarrow \infty)})e^{-\frac{t}{\tau}}$$

$$\Rightarrow v_c(T_H) = 5V + (1.25V - 5V)e^{-\frac{T_H}{RC}} = 3.75V \Rightarrow T_H = \ln(3) \cdot RC$$

Por lo tanto: $T = 2 \cdot RC \cdot \ln(3) \Rightarrow f = \frac{1}{2 \cdot RC \cdot \ln(3)}$

4. Calcule el valor de la frecuencia de la señal generada en V_{o1} , durante un latido (f_{latido}) y en el intervalo de tiempo entre latidos (f_{reposo})

Particularizando la expresión anterior:

Para $C_{\text{var}} = C_{\text{latido}} = 90 \text{ pF}$: $f_{\text{latido}} = \frac{1}{2 \cdot RC \cdot \ln(3)} = \frac{1}{2 \cdot 100k\Omega \cdot 90 \text{ pF} \cdot \ln(3)} \cong 50.6 \text{ kHz}$

Para $C_{\text{var}} = C_{\text{reposo}} = 60 \text{ pF}$: $f_{\text{reposo}} = \frac{1}{2 \cdot RC \cdot \ln(3)} = \frac{1}{2 \cdot 100k\Omega \cdot 60 \text{ pF} \cdot \ln(3)} \cong 75.9 \text{ kHz}$

5. Suponiendo que el tiempo de subida y el de bajada de la señal V_{o1} son iguales, determine el valor mínimo que tendría que tener el Slew Rate (SR) del amplificador operacional A_1 para que el intervalo de tiempo total de subida (del 0% al 100%) sea siempre inferior al 10% del periodo de V_{o1}

Para tener un intervalo de tiempo de subida total inferior al 10% del período de V_{o1} , en el peor de los casos que se consideran (período más pequeño $= (1/75.9 \text{ kHz}) = 13.2 \mu\text{s}$), el tiempo completo de subida tiene que ser inferior al 10% de $13.2 \mu\text{s}$ $= 1.32 \mu\text{s}$

Por tanto, el Slew Rate tendría que ser: $SR \left(\frac{V}{\mu\text{s}} \right) > \frac{5V}{1.32 \mu\text{s}} \cong 3.8 \frac{V}{\mu\text{s}}$

NOMBRE Y APELLIDOS:

GRUPO

PARTE 2 (25 minutos, 1.75 puntos)

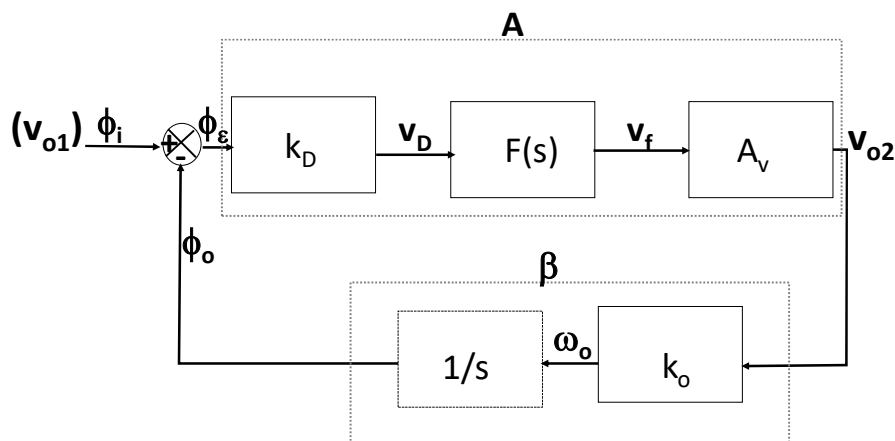
Análisis del PLL (ETAPA 2) para demodular la señal V_{o1} en su salida (V_{o2})

DATOS:

- Considere que la **señal V_{o1}** tiene una frecuencia de **50kHz en los latidos (f_{latido})** y una frecuencia de **75kHz entre latidos (f_{repose})** y que el **período total entre latidos es de 500ms**.
- Constante característica del detector de fase: **$K_D = 0.6 \text{ V/rad}$**
- Función de transferencia del filtro del PLL: **$F(s) = 1$**
- Ganancia del amplificador del PLL: **$A_V = 1$**
- Constante característica del VCO: **$K_o = 450 \text{ krad/s.V}$**
- Frecuencia de oscilación libre del VCO: **$f_{fr} = 45\text{kHz}$**

Se pide que conteste razonadamente a las siguientes preguntas:

6. Represente el equivalente del PLL en estado de enganche.



7. Obtenga la función de transferencia del PLL: tensión de entrada del VCO (salida V_{o2}), respecto de la variación de frecuencia de la señal de entrada ($\Delta\omega_i$), en relación a la frecuencia de oscilación libre del VCO, asumiendo que el PLL permanece enganchado.

Teniendo en cuenta que el PLL es estado de enganche es un sistema con realimentación negativa de fase la función de transferencia queda:

$$\left. \begin{aligned} \frac{v_{o2}}{\phi_i}(s) &= \frac{A}{1 + A\beta} = \frac{K_D \cdot F(s) \cdot A_V}{1 + K_D \cdot F(s) \cdot A_V \cdot K_o \cdot \frac{1}{s}} \\ \Delta\omega_i &= s \cdot \phi_i \end{aligned} \right\} \Rightarrow \frac{v_{o2}}{\Delta\omega_i}(s) = \frac{K_D \cdot F(s) \cdot A_V}{s + K_D \cdot F(s) \cdot A_V \cdot K_o}$$

Particularizando para $F(s) = 1$ nos queda un PLL de primer orden (en este caso, además con $A_V = 1$):

$$\left. \begin{aligned} \frac{v_{o2}}{\Delta\omega_i}(s) &= \frac{K_D}{s + K_D \cdot K_o} \\ K_V &= A_V \cdot K_D \cdot K_o = K_D \cdot K_o \end{aligned} \right\} \Rightarrow \frac{v_{o2}}{\Delta\omega_i}(s) = \frac{K_V}{s + K_V}$$

| | |
|---------------------|-------|
| NOMBRE Y APELLIDOS: | GRUPO |
|---------------------|-------|

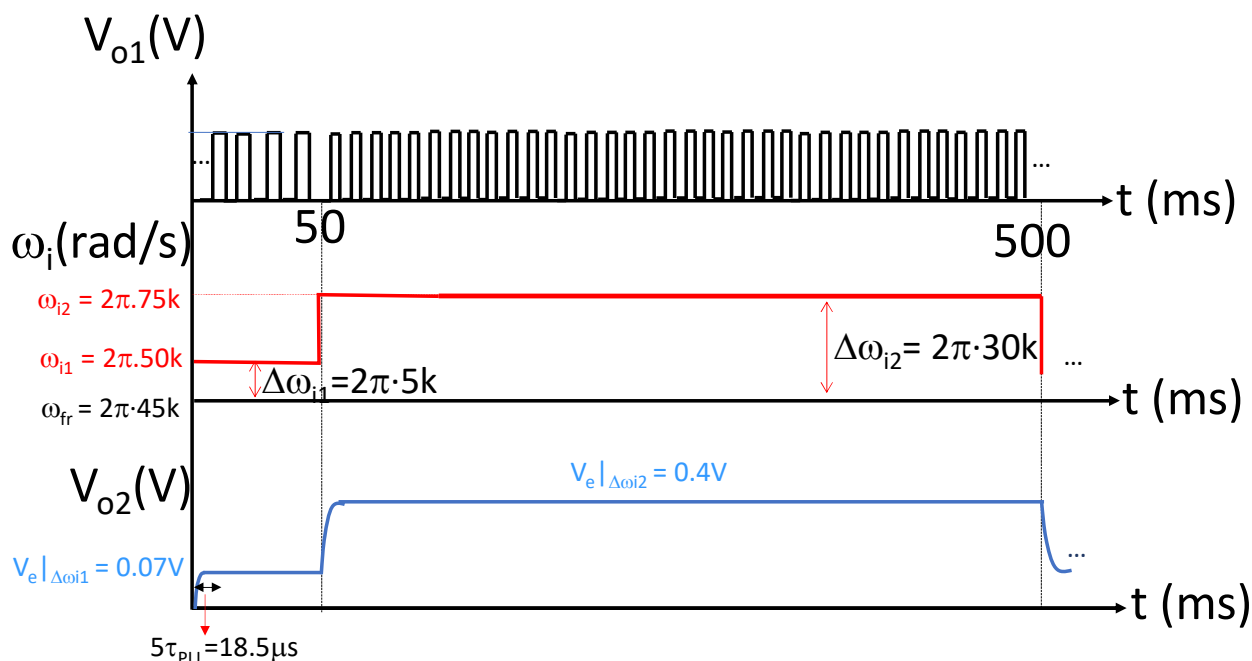
8. Determine el valor de la constante de tiempo del PLL, τ_{PLL} .

Identificando en la expresión anterior de un sistema de primer orden

$$\tau_{PLL} = \frac{1}{K_V} = \frac{1}{K_D \cdot K_O} = \frac{1}{0.6 \frac{V}{rad} \cdot 450 \frac{krad}{s \cdot V}} \cong 3.7 \mu s$$

9. Dibuje esquemáticamente la evolución en el tiempo (1 período completo) de:

- La señal de entrada del PLL, V_{o1} ,
- La señal de variación de frecuencia de la señal de entrada ($\Delta\omega_i$), en relación a la frecuencia de oscilación libre del VCO
- La tensión de salida del PLL; V_{o2}



NOMBRE Y APELLIDOS:

GRUPO

PARTE 3 (50 minutos, 3 puntos)

Análisis del amplificador (ETAPA 3) para amplificar la señal V_{o2} demodulada por el PLL

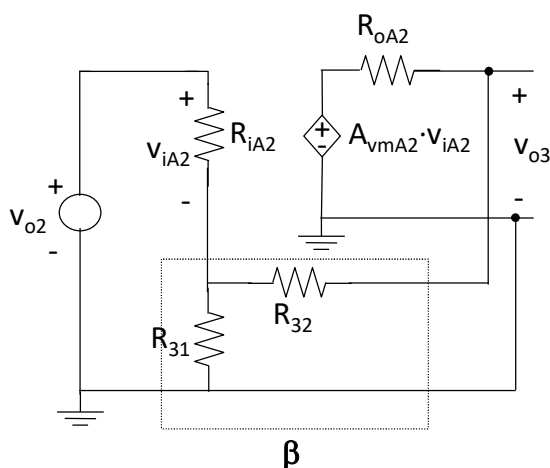
DATOS:

- Considere que la señal V_{o2} vale 70mV durante los 50ms del latido y 400mV durante el tiempo entre latidos
- Las características del amplificador operacional A_2 son las siguientes:
 - Resistencia de entrada a frecuencias medias: $R_{iA2} = 5M\Omega$
 - Resistencia de salida a frecuencias medias: $R_{oA2} = 100\Omega$
 - Función de transferencia: $A_2(jf) = \frac{V_{o3}}{V_{o2}}(jf) = \frac{10^5}{\left(1 + j \frac{f}{1kHz}\right) \left(1 + j \frac{f}{1MHz}\right) \left(1 + j \frac{f}{100MHz}\right)}$

Se pide que conteste razonadamente a las siguientes preguntas:

10. Dibuje el circuito equivalente en pequeña señal a frecuencias medias del amplificador (ETAPA 3), considerando que la resistencia de salida del PLL es despreciable. Identifique el tipo de realimentación del amplificador y determine los parámetros de la red β de realimentación.

Considerando la resistencia de salida del PLL despreciable, el circuito equivalente en pequeña señal a frecuencias medias del amplificador realimentado queda:



La topología de realimentación es serie- paralelo. Se resta tensión a la entrada y se muestrea tensión a la salida del amplificador. Esta topología estabiliza, por tanto, la función de transferencia de transtensión (V_{o3}/V_{o2}).

La expresión matricial para el cálculo de los parámetros de la red β , denotando como conexión 1 a la red mezcladora y conexión 2 a la red de muestreo es:

$$\begin{pmatrix} v_1 \\ i_2 \end{pmatrix} = \begin{pmatrix} \beta_{11} & \beta_{12} \\ \beta_{21} & \beta_{22} \end{pmatrix} \begin{pmatrix} i_1 \\ v_2 \end{pmatrix}$$

El cálculo de los parámetros de la red β queda:

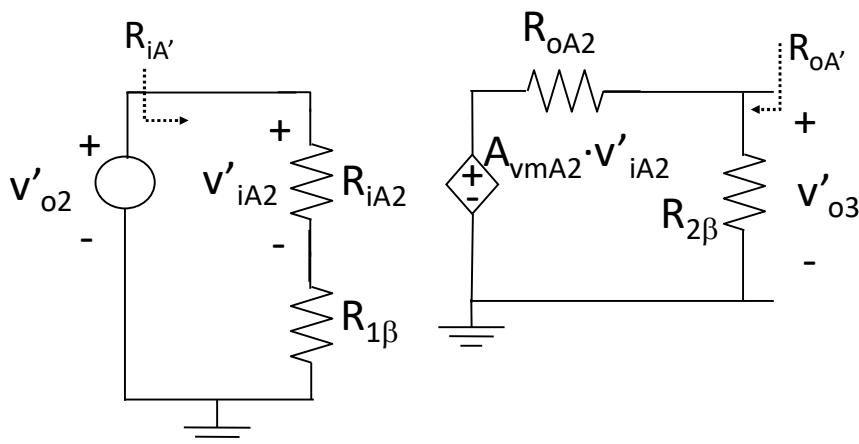
$$\beta_{11} = \left. \frac{v_1}{i_1} \right|_{v_2=0} = R_{1\beta} = R_{31} \parallel R_{32} \cong 0.9k\Omega \quad \beta_{22} = \left. \frac{i_2}{v_2} \right|_{i_1=0} = \frac{1}{R_{2\beta}} = \frac{1}{R_{31} + R_{32}} \cong 0.1m\Omega^{-1}$$

$$\beta_{12} = \left. \frac{v_1}{v_2} \right|_{i_1=0} = \beta_v = \frac{R_{31}}{R_{31} + R_{32}} \cong 0.1 \frac{V}{V}$$

| | |
|---------------------|-------|
| NOMBRE Y APELLIDOS: | GRUPO |
|---------------------|-------|

11. Dibuje el circuito equivalente de la red A', y calcule sus parámetros característicos a frecuencias medias: Resistencia de entrada, $R_{iA'}$, resistencia de salida, $R_{oA'}$, y ganancia A'_{vm}

El circuito equivalente de la red A' es:



El cálculo de los parámetros de la red A' queda:

$$\left. \begin{aligned} v'_{o3} &= A_{vmA2} \cdot v'_{iA2} \cdot \frac{R_{2\beta}}{R_{oA2} + R_{2\beta}} \\ v'_{iA2} &= v'_{o2} \cdot \frac{R_{iA2}}{R_{iA2} + R_{1\beta}} \end{aligned} \right\}$$

$$\Rightarrow A'_{vm} = \frac{v'_{o3}}{v'_{o2}} = A_{vmA2} \cdot \frac{R_{2\beta}}{R_{oA2} + R_{2\beta}} \cdot \frac{R_{iA2}}{R_{iA2} + R_{1\beta}} = 10^5 \cdot 0.991 \cong 10^5 \frac{V}{V}$$

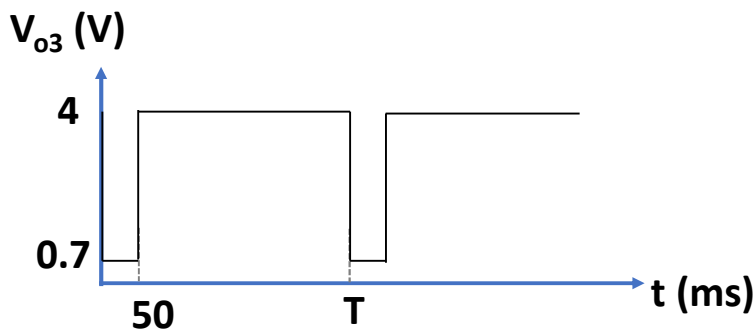
$$R_{iA'} = R_{iA2} + R_{1\beta} \cong 5 M\Omega$$

$$R_{oA'} = R_{oA2} \parallel R_{2\beta} \cong 99 \Omega$$

12. Determine la ganancia V_{o3}/V_{o2} y dibuje la señal de salida del amplificador, V_{o3} , acotada en amplitud

La ganancia del amplificador realimentado queda: $A_{CR} = \frac{v'_{o3}}{v'_{o2}} = \frac{A'_{vm}}{1 + A'_{vm} \cdot \beta_V} \cong \frac{1}{\beta_V} = 10 \frac{V}{V}$

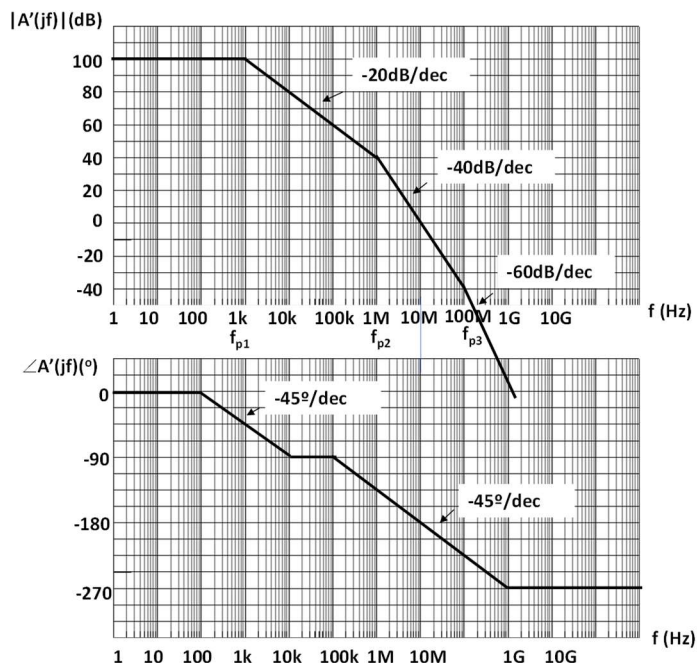
La señal V_{o3} queda entonces:



NOMBRE Y APELLIDOS:

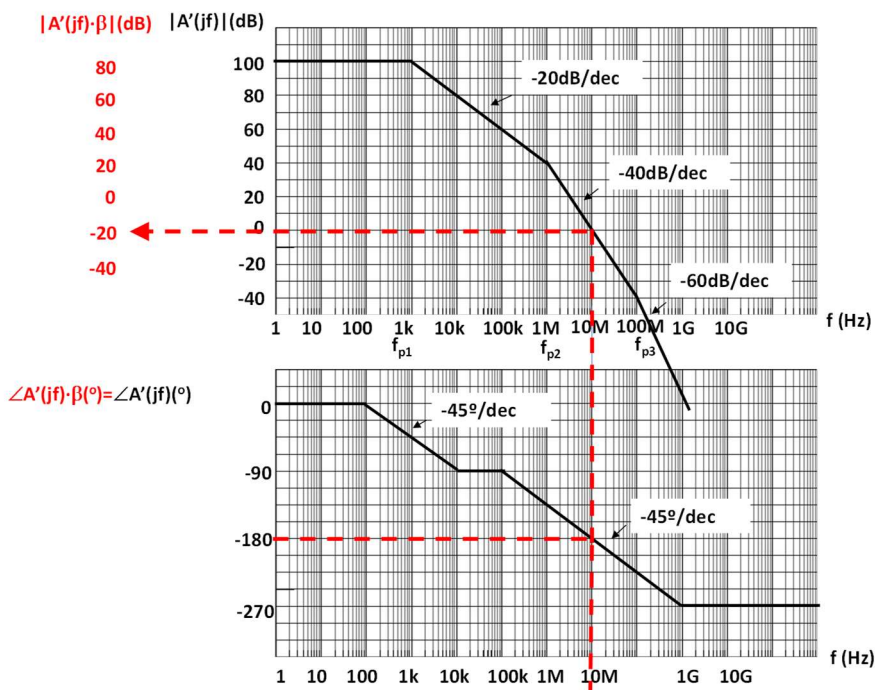
GRUPO

13. Represente el diagrama asintótico de Bode de $A'(jf)$



14. Compruebe si el amplificador realimentado es estable y determine su margen de ganancia y su margen de fase.

Para comprobar si el amplificador realimentado de la ETAPA 3 es estable dibujamos el diagrama de Bode de $A' \cdot \beta$ (un cambio de escala del anterior, teniendo en cuenta que $20 \cdot \log(\beta) = 20 \cdot \log(0.1) = -20 \text{ dB}$) y aplicamos el criterio de estabilidad de Nyquist:



La frecuencia -180° es 10MHz, y a esa frecuencia $|A' \cdot \beta| = -20 \text{ dB} < 0 \text{ dB}$, por tanto, el amplificador realimentado con los valores de los componentes dados ES ESTABLE.

NOMBRE Y APELLIDOS:

GRUPO

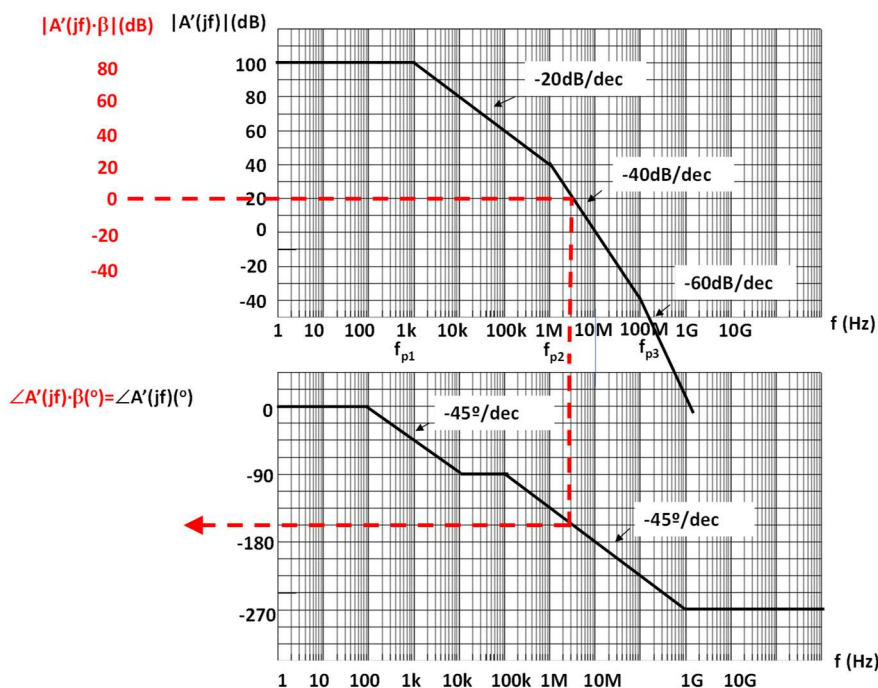
El margen de ganancia, MG, es:

$$MG(dB) = 0dB - \left| A' \cdot \beta_{f_{-180^\circ}} \right| = 0dB - (-20dB) = 20dB$$

El margen de fase, MF, es:

$$MF = 180^\circ + \angle A' \cdot \beta \Big|_{f_{0dB}}$$

Usando el Bode de $A' \cdot \beta$:



La frecuencia a la que el módulo para por 0dB es 3MHz, y a esa frecuencia la fase vale -157.5° , por tanto:

$$MF = 180^\circ + \angle A' \cdot \beta \Big|_{f_{0dB}} = 180^\circ - 157.5^\circ = 22.5^\circ$$

Nota: El alumno debe utilizar las plantillas para la representación de los diagramas de Bode, que se proporcionan al final del enunciado del examen. El alumno deberá entregar la hoja de los diagramas de Bode, con su nombre, apellidos y grupo de matrícula.

| | |
|---------------------|-------|
| NOMBRE Y APELLIDOS: | GRUPO |
|---------------------|-------|

PARTE 4 (20 minutos, 1.5 puntos)

Análisis de la ETAPA 4 (filtro paso bajo + comparador + driver LED rojo)

DATOS:

- Considere que la señal V_{o3} vale 0.7V durante los 50ms del latido y 4V durante el tiempo entre latidos

Se pide que conteste razonadamente a las siguientes preguntas:

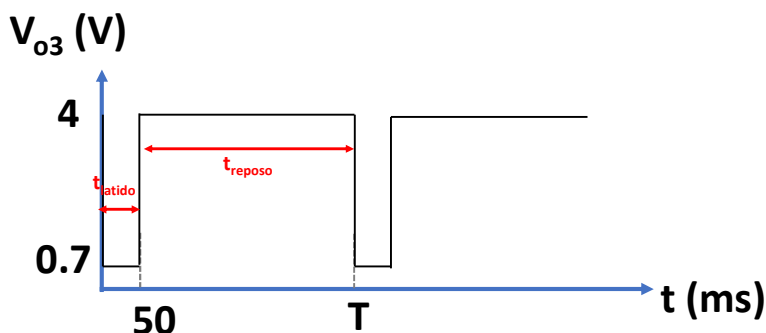
15. Determine el valor que habría que dar al condensador C del filtro paso bajo (C_{FPB}) para que su frecuencia de corte sea, para cualquier condición de operación en el rango de medida del sistema, 100 veces menor a la frecuencia fundamental de la señal V_{o3}

En el rango de medida que se indica en el enunciado, la frecuencia menor es 1Hz. Por tanto, la frecuencia de corte del filtro paso bajo debe ser menor que $1\text{Hz}/100=10\text{mHz}$, para garantizar que a la salida del filtro se obtiene el valor medio de la señal V_{o3} . El valor del condensador C_{FPB} tendrá que ser entonces:

$$f_{\text{corte}} = \frac{1}{2\pi \cdot R_{FPB} \cdot C_{FPB}} < 10\text{mHz} \Rightarrow C_{FPB} > \frac{1}{2\pi \cdot 1\text{M}\Omega \cdot 10\text{mHz}} \Rightarrow C_{FPB \text{ min}} = 16\mu\text{F}$$

16. Determine la expresión del valor medio de la señal V_{o3} en función de su ciclo de trabajo, $D=t_{\text{reposo}}/T$. Calcule el valor medio que se obtendría si el período total de la señal es 1s (60 l.p.m), 500ms (120 l.p.m) y 300ms (200 l.p.m)

Teniendo en cuenta la señal que se tiene en V_{o3} :



El ciclo de trabajo será: $D = \frac{t_{\text{reposo}}}{T} \Rightarrow t_{\text{reposo}} = D \cdot T \quad t_{\text{latido}} = (1 - D)T$

La expresión del valor medio será:

$$V_{o3 \text{ med}} = \frac{1}{T} \left[\int_0^{t_{\text{latido}}} 0.7V dt + \int_{t_{\text{latido}}}^T 4V dt \right] = \frac{1}{T} [0.7(1 - D)T + 4 \cdot D \cdot T] = 3.3 \cdot D + 0.7V$$

Particularizando para los tres casos que se piden:

60 l.p.m: $D = \frac{1000\text{ms} - 50\text{ms}}{1000\text{ms}} = 0.95 \Rightarrow V_{o3 \text{ med}} = 3.3 \cdot D + 0.7V = 3.835V$

120 l.p.m: $D = \frac{500\text{ms} - 50\text{ms}}{500\text{ms}} = 0.9 \Rightarrow V_{o3 \text{ med}} = 3.3 \cdot D + 0.7V = 3.67V$

200 l.p.m: $D = \frac{300\text{ms} - 50\text{ms}}{300\text{ms}} = 0.83 \Rightarrow V_{o3 \text{ med}} = 3.3 \cdot D + 0.7V = 3.45V$

| | |
|---------------------|-------|
| NOMBRE Y APELLIDOS: | GRUPO |
|---------------------|-------|

17. Suponiendo que en Vo4 se tiene el valor medio de la señal Vo3, determine el valor que habría que dar a la resistencia R_{2C} para que la salida del comparador sea 5V cuando la frecuencia cardíaca es superior a 120 l.p.m.

De acuerdo a los resultados del apartado anterior, la salida del comparador debe ser 5V cuando la medida V_{o4} sea inferior a 3.67V. La tensión de referencia con la que se compara debe ser justo 3.67V y, como V_{o4} está conectado al terminal inversor del comparador, la salida será 5V cuando la frecuencia cardíaca sea superior a 120 l.p.m.

Para calcular la resistencia:

$$V_{+} = V_{REFON} = 3.67V = 5V \frac{R_{2C}}{R_{1C} + R_{2C}} \Rightarrow R_{2C} = \frac{0.734}{0.266} \cdot R_{1C} \cong 2.76 \cdot 10k\Omega \cong 27.6k\Omega$$

18. Considerando que la caída de tensión en el LED rojo en directa es V_{LEDON} = 2V, y que el transistor Q₁ es de silicio, determine el valor que tendría que tener la resistencia R_E para que la corriente de polarización del LED sea de 20 mA.

Cuando V_{o5} sea 0V (<120 l.p.m) el transistor Q₁ estará cortado y el LED permanecerá apagado.

Cuando Vo5 sea 5V el transistor Q₁ conducirá, teniendo:

$$V_{o5} = 5V = V_{BQ1} = V_{BEONQ1} + R_E \cdot I_{LED} \Rightarrow R_E = \frac{5V - 0.6V}{20mA} \cong 220\Omega$$

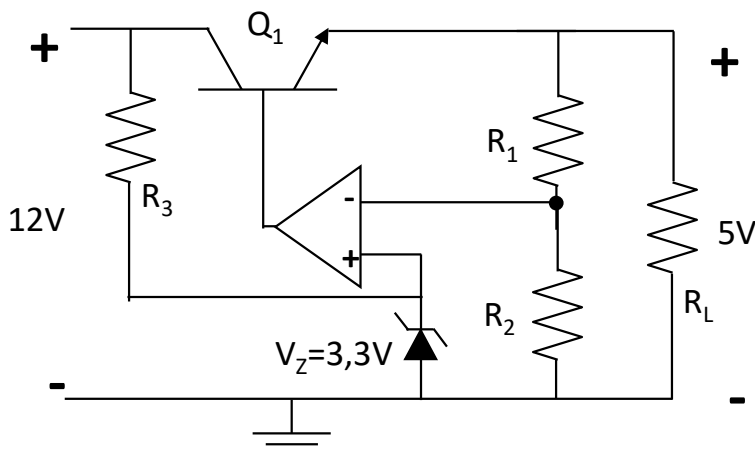
NOMBRE Y APELLIDOS:

GRUPO

PARTE 5 (30 minutos, 2 puntos)

Análisis del sistema de alimentación (regulador de tensión lineal).

DATOS: Esquema de partida del regulador lineal



- Corriente mínima Zener, $i_{z\min} = 5\text{mA}$
- Potencia máxima en Zener, $P_{z\max} = 0.4\text{W}$
- Potencia máxima en transistor Q_1 , $P_{\text{MAX}Q1} = 3.5\text{W}$

Se pide que conteste razonadamente a las siguientes preguntas:

19. Calcular las resistencias R_1 y R_2 , para que la tensión a la salida del regulador sean los 5V requeridos.

Teniendo en cuenta que en el AO $V_+ = V_-$, se tiene:

$$V_Z = 3.3\text{V} = 5\text{V} \frac{R_2}{R_1 + R_2} \Rightarrow 0.66R_1 = 0.34R_2 \Rightarrow R_2 = 1.94R_1$$

Por ejemplo: $R_1 = 10\text{k}\Omega$ y $R_2 = 19.4\text{k}\Omega$

20. Calcular R_3 para el correcto funcionamiento del Zener

Para el correcto funcionamiento del Zener: $i_{z\min} < i_z < \frac{P_{z\max}}{V_Z}$

La corriente por el Zener es: $i_z = \frac{12\text{V} - V_Z}{R_3} = \frac{8.7\text{V}}{R_3}$

Por tanto: $i_z > i_{z\min} \Rightarrow \frac{8.7\text{V}}{R_3} > 5\text{mA} \Rightarrow R_3 < 1.74\text{k}\Omega$ $i_z < 120\text{mA} \Rightarrow \frac{8.7\text{V}}{R_3} < 120\text{mA} \Rightarrow R_3 > 72.5\Omega$

Por ejemplo: $R_3 = 500\Omega$

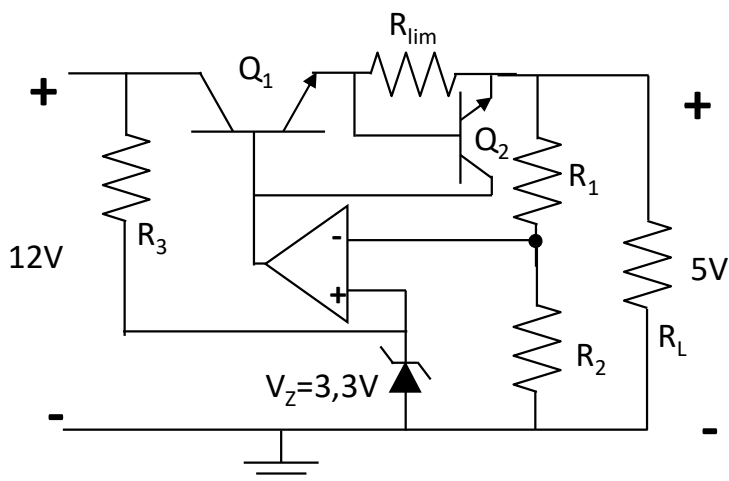
21. Calcular la máxima corriente que puede entregarse a la carga R_L , sin que el transistor Q_1 sobrepase sus límites de funcionamiento

Para que en el transistor Q_1 no se sobrepase la máxima potencia que puede disipar (3.5W) se tiene:

$$P_{\text{MAX}Q1} = 3.5\text{W} = V_{CEQ1} \cdot I_{CQ1\text{MAX}} \Rightarrow I_{CQ1\text{MAX}} = \frac{3.5\text{W}}{12\text{V} - 5\text{V}} = 0.5\text{A}$$

| | |
|---------------------|-------|
| NOMBRE Y APELLIDOS: | GRUPO |
|---------------------|-------|

22. Dibujar el regulador incluyendo el esquema de un limitador de corriente que permita limitar la corriente al valor máximo obtenido en el apartado anterior. Calcule el valor de la/s resistencia/s del limitador de corriente.



$$R_{lim} = \frac{V_{BEQ2ON}}{0.5A} = \frac{0.6V}{0.5A} = 1.2\Omega$$

23. Determinar el valor máximo que puede tener la resistencia de carga R_L para que el regulador, con el limitador de corriente incorporado, funcione como fuente de tensión

Para que el limitador funcione como fuente de tensión, la máxima corriente que puede demanda la carga es

0.5 A, por tanto: $R_{LMIN} = \frac{5V}{0.5A} = 10\Omega$

24. Calcular el rendimiento del regulador de tensión lineal.

El rendimiento del regulador lineal será: $\eta = \frac{5V \cdot I_o}{12V \cdot I_i} \cong \frac{5V \cdot I_{CQ1}}{12V \cdot I_{EQ1}} \cong \frac{5V}{12V} \cong 0.42 \text{ (42\%)}$

| | |
|---------------------|-------|
| NOMBRE Y APELLIDOS: | GRUPO |
|---------------------|-------|

[illegible][illegible]