# uc3m Universidad Carlos III de Madrid Departamento de Tecnología Electrónica

Sistemas Electrónicos, 3<sup>er</sup> curso Grados Ingeniería Tecnologías Telecomunicación, Telemática, Sonido e Imagen y Comunicaciones Móviles y Espaciales Examen ordinario, 11 enero 2024

NOMBRE Y APELLIDOS: GRUPO

# INSTRUCCIONES PARA EL EXAMEN (No se puntuarán las

respuestas entregadas que no se ajusten a lo indicado en estas instrucciones

- La duración total del examen es de 3 horas
- El examen consta de las instrucciones para la realización del mismo y <u>un caso de</u> <u>estudio dividido en 3 partes</u>, distribuidos en 4 hojas (7 páginas)
- La puntuación y tiempo estimado de realización se encuentran indicados en el título de cada parte del examen
- <u>Es obligatorio poner el nombre, apellidos y grupo</u> en el que el estudiante se encuentra matriculado <u>en esta primera hoja del enunciado del examen (INSTRUCCIONES), al comienzo del mismo</u>.
- Junto con el enunciado, <u>cada estudiante tendrá hojas en blanco</u> para contestar a <u>todas las partes del examen</u>, <u>y</u> para realizar operaciones en <u>sucio</u>. Todas estas hojas <u>tienen que tener incluidos el nombre, apellidos y grupo del estudiante, al comienzo</u> <u>del examen</u>
- Todas las partes del examen se contestarán en hojas en blanco. En la parte 3 debe incluirse también obligatoriamente el Diagrama de Bode disponible al final del enunciado, con el nombre apellidos y grupo del estudiante, aunque esté en blanco.
- Cada parte se contestará en hojas separadas
- Al final del examen, el estudiante DEBE ENTREGAR EL ENUNCIADO DEL EXAMEN y
  AL MENOS 1 HOJA POR CADA PARTE, CON EL TÍTULO DE LA PARTE Y SU RESPUESTA
  (aunque esta respuesta quede en blanco)
- EN TODAS LAS PREGUNTAS DEL EXAMEN ES OBLIGATORIA LA DEDUCCIÓN DE LAS RESPUESTAS (NO ES VÁLIDA LA APLICACIÓN DIRECTA DE FÓRMULAS SIN DEDUCIR, SALVO LAS QUE SE INDIQUE EXPRESAMENTE EN EL ENUNCIADO) Y LA JUSTIFICACIÓN DE TODAS LAS APROXIMACIONES QUE SE REALICEN EN LOS CÁLCULOS QUE SE PIDEN.
- Se debe <u>contestar a cada pregunta de forma clara, limpia y ordenada</u>, evitando enmiendas y tachaduras en las respuestas que se entreguen.



#### NOMBRE Y APELLIDOS: GRUPO

Se desea diseñar un circuito de detección de voz. El objetivo del circuito es detectar sonido (en un rango de frecuencias). Este circuito es útil para ahorrar energía en dispositivos que deben escuchar permanentemente para detectar comandos por voz. El dispositivo de reconocimiento de comandos sólo se enciende cuando el detector de voz de se lo indica.

El diagrama de bloques del sistema se muestra en la figura 1, mientras que un ejemplo de funcionamiento se muestra en la figura 2. El sistema se compone de un micrófono, un amplificador de audio, un filtro pasabanda, un estimador de energía, un muestreador y un comparador. El sistema está alimentado mediante una batería y un regulador lineal.

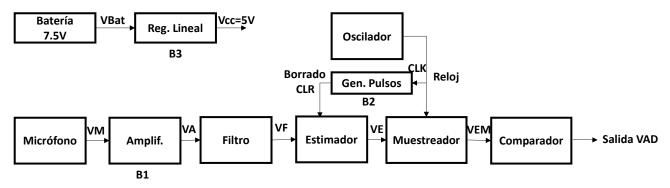


Figura 1. Diagrama de Bloques del sistema electrónico

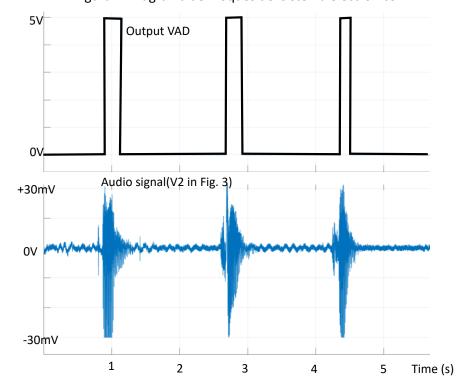


Figura 2. Ilustración de funcionamiento

El funcionamiento del circuito es el siguiente. El micrófono es de tipo MEMS (un tipo de sensor) y proporciona una salida en tensión (VM). Dicha tensión se compone de una componente constante de 2V y una componente alterna proporcional a la presión de sonido detectada. Consideramos que ofrecerá una tensión máxima de 60mV pico a pico. Su modelo de Thevenin se encuentra en la figura 3. Esta onda de tensión es aplicada a un amplificador con acoplo en AC. Posteriormente la onda de tensión pasa por un filtro pasabanda entre 300Hz y 6.8kHz. La salida del filtro VF se hace pasar por un rectificador de precisión para calcular el valor absoluto, y



partamenta http://dte.uc3m.es

#### NOMBRE Y APELLIDOS:

**GRUPO** 

posteriormente pasa por una celda integradora. El resultado de integrar el valor absoluto durante un tiempo determinado se usa como estimador de energía (aunque no sea el valor verdadero de energía). Este valor de tensión, VE, se captura con la ayuda de un reloj. El flanco de bajada del reloj es usado para genera un pulso de corta duración que borra la estimación de energía, cortocircuitando el condensador de la celda de integración. De esta forma se estima la energía en ventanas temporales consecutivas. Se ha establecido la duración de la ventana en 16ms. Ese será el periodo de la onda de reloj CLK, mientras que el pulso de borrado durará 1ms (Ton de CLR). Tras el registro de la estimación se ha colocado un simple comparador.

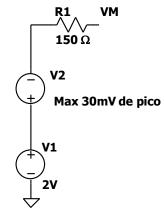


Figura 3. Equivalente Thevenin del micrófono

# PARTE 1 (80 minutos, 5 puntos)

Análisis del amplificador de audio (Bloque B1 en Figura 1) para amplificar la señal VM generada por el micrófono analógico.

#### **DATOS:**

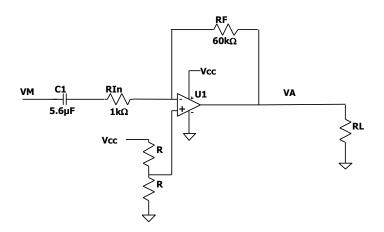


Figura 4. Amplificador de audio

- R=100k $\Omega$ , Vcc=5V, RL=100k $\Omega$
- Las características del amplificador operacional U<sub>1</sub> son las siguientes:
  - $\circ~$  Resistencia de entrada a frecuencias medias: R\_{iU1} = 10M $\Omega$



## Sistemas Electrónicos, 3<sup>er</sup> curso Grados Ingeniería Tecnologías Telecomunicación, Telemática, Sonido e Imagen y Comunicaciones Móviles y Espaciales Examen ordinario, 11 enero 2024

#### NOMBRE Y APELLIDOS:

**GRUPO** 

- o Resistencia de salida a frecuencias medias:  $R_{oU1}$  = 200 $\Omega$
- o Función de transferencia del amplificador operacional en lazo abierto:

$$A_{v}(jf) = \frac{10^4}{\left(1 + \frac{jf}{100kHz}\right) \cdot \left(1 + \frac{jf}{5MHz}\right)^2}$$

Se pide que conteste razonadamente a las siguientes preguntas. Considere para todos los apartados que la impedancia de C1 a las frecuencias de interés es 0.

#### PARTE A1. 2.5 puntos

- Dibuje el circuito equivalente en pequeña señal a frecuencias medias del amplificador realimentado incluyendo la carga y el generador de entrada de la figura 3. Identifique el tipo de realimentación del amplificador y determine los parámetros de la red β de realimentación.
- 2. Dibuje el circuito equivalente de la red A', y calcule sus parámetros característicos a frecuencias medias: Resistencia de entrada, R<sub>iA'</sub>, resistencia de salida, R<sub>oA'</sub>, y ganancia A'<sub>m</sub>
- 3. Determine la ganancia VA/VM a frecuencias medias.
- 4. Teniendo en cuenta que se van a filtrar las frecuencias por encima de 6.8 kHz, calcule el producto GBW y Slew Rate mínimos de U1. Considere que Av(jf) es una función de primer orden con un solo polo para este apartado. Si no ha calculado los apartados anteriores considere una ganancia de -60V/V.

#### PARTE A2. 2.5 puntos

- 5. Represente el diagrama asintótico de Bode de A'(jf). Si no ha calculado A'(jf) dibuje el diagrama de Bode de Av(jf).
- Demuestre que el amplificador realimentado es inestable. Si ha dibujado el diagrama de Bode de Av(jf), considere la estabilidad de realimentar el amplificador operacional en configuración no inversora con una ganancia de 30dB
- 7. Compense el amplificador para obtener un margen de fase de 45º usando la técnica de polo dominante. Calcule el GBW obtenido. Discuta si el amplificador es adecuado para la aplicación.
- 8. Considere ahora que C1 tiene un valor no despreciable en las frecuencias de interés. Indique la influencia de C1 en el modelo de pequeña señal de la red A' y en el análisis de estabilidad realizado.

**Nota:** El alumno debe utilizar las plantillas para la representación de los diagramas de Bode, que se proporcionan al final del enunciado del examen. El alumno deberá entregar la hoja de los diagramas de Bode, con su nombre, apellidos y grupo de matrícula.

NOMBRE Y APELLIDOS: GRUPO

# PARTE 2 (20 minutos, 2.5 puntos)

Análisis y diseño del generador de pulsos (Bloque B2). Se va a usar un integrado 555 con el esquema de la siguiente figura:

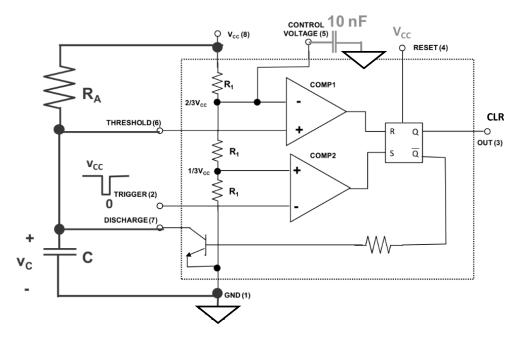


Figura 5. Generador de pulsos de borrado

El integrado 555 se corresponde con la línea punteada. Se muestra también la numeración de los pines, y el esquema básico interno del integrado. La entrada de es una onda rectangular de periodo 16ms (generada a partir de CLK), y se conecta al pin "Trigger". El pulso generado (señal de borrado CLR) se extrae del pin "Out".

#### Se pide que conteste razonadamente a las siguientes preguntas:

- 9. Demuestre que se obtiene en "Out" un pulso a nivel alto cuya duración sólo depende del producto R<sub>A</sub>C. Obtenga una ecuación para calcular la duración del pulso.
- 10. Suponga R<sub>A</sub>=1kΩ. Calcule C para que la duración del pulso sea 1ms
- 11.Represente las ondas "Trigger", Vc y CLR acotando los valores de tiempo y tensión más significativos. ¿Qué características se necesitan en el ciclo de trabajo de la onda "Trigger"?
- 12. Proponga un circuito para generar un reloj del 50% de ciclo de trabajo y explique su funcionamiento. No es necesario detallar los valores de los componentes.

NOMBRE Y APELLIDOS: GRUPO

# PARTE 3 (20 minutos, 2.5 puntos)

# Análisis del sistema de alimentación (Bloque B3).

DATOS: Esquema de partida del regulador lineal, VBE=0.7V

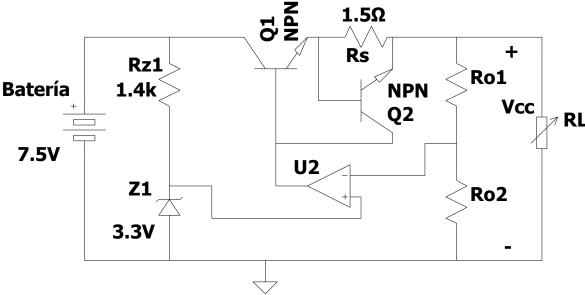


Figura 6. Sistema de alimentación

## Se pide que conteste razonadamente a las siguientes preguntas:

- 13. Calcular las resistencias Ro<sub>1</sub> y Ro<sub>2</sub>, para que la tensión a la salida del regulado, Vcc, sean los 5V requeridos.
- 14. Calcular la corriente que circula por el Zener y la potencia que disipa.
- 15. Calcular la máxima corriente que puede entregarse a la carga R<sub>L</sub>.
- 16. Calcular la potencia disipada en Q1 en las condiciones de corriente máxima y Vcc=5V.
- 17. Calcular el rendimiento del regulador de tensión lineal.
- 18. Indique y describa otro sistema de alimentación con mejor rendimiento.

# uc3m Universidad Carlos III de Madrid Departamento de Tecnología Electrónica

# Sistemas Electrónicos, 3er curso Grados Ingeniería Tecnologías Telecomunicación, Telemática, Sonido e Imagen y Comunicaciones Móviles y Espaciales Examen ordinario, 11 enero 2024

OMBRE Y APELLIDOS:	GRUPO
	( <u> </u>