# 1.23 A/D 时钟周期

测试人员：郑焕龙 测试时间：2020-08-20

1. 测试仪器：直流稳压电源（IT6932A）；数字示波器（TDS2022C）；
2. 测试工具：CS2110 下载器，CS2110 MPA DEMO VER1.2
3. 上位机下载软件及烧写程序：CS2110 3.0.0



1. 测试方法：烧录ADC转换时间程序,记录不同分频下PC3口低电平持续时间；
2. 要求：A/D时钟周期最小为0.5us，必须保证设定的A/D转换时钟周期不小于时钟周期的最小值。
3. 测试数据：

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
|  | 1# | 2# | 3# | 单位:us |
| ADC时钟4M2分频 | 12 | 11.6 | 11.6 |  |
| ADC时钟4M4分频 | 20 | 20 | 20 |  |
| ADC时钟4M8分频 | 36.4 | 36.4 | 36.4 |  |
| ADC时钟4M16分频 | 69 | 69 | 69 |  |
| ADC时钟4M不分频 | 6.2 | 6.2 | 6.2 |  |

1. 测试结果：根据测试结果表明，设定的A/D转换时钟周期不小于时钟周期的最小值，即0.5us。
2. CS2110 MPA DEMO VER1.2原理图：



