



دانشگاه صنعتی اصفهان دانشکده مهندسی برق و کامپیوتر

بررسی راههای افزایش بهرهوری در سیستمهای با بهرهوری پایین

پایاننامه کارشناسی ارشد مهندسی برق - کنترل

آذين آزاده

استاد راهنما

دكتر بهرام برزو



دانشگاه صنعتی اصفهان دانشکده مهندسی برق و کامپیوتر

پایاننامه کارشناسی ارشد رشته مهندسی برق – کنترل خانم آذین آزاده تحت عنوان

بررسی راههای افزایش بهرهوری در سیستمهای با بهرهوری پایین

در تاریخ ۱۳۹۴/۱/۱ توسط کمیته تخصصی زیر مورد بررسی و تصویب نهایی قرار گرفت:

۱_ استاد راهنمای پایاننامه دکتر بهرام برزو

۲_ استاد مشاور پایاننامه دکتر پوریا پرنیانی

٣_استاد داور (اختياري) دكتر تهمتن ترابي

۴_استاد داور (اختیاری) دکتر ثریا ثنایی

سرپرست تحصیلات تکمیلی دانشکده دکتر جمشید جهانگیر

تشکر و قدردانی

پروردگار منّان را سپاسگزارم

کلیه حقوق مادی مترتب بر نتایج مطالعات، ابتکارات و نوآوریهای ناشی از تحقیق موضوع این پایاننامه متعلق به دانشگاه صنعتی اصفهان است.

تقدیم به پدر و مادر عزیزم

فهرست مطالب

سفحه	عنوان
هشت	فهرست مطالب
نه	فهرست تصاویر
١	چکیده
۲	فصل اول: مقدمه
۲	١_١ عنوان قسمت
٣	فصل دوم: تاریخچه و مرور کارهای پیشین
٣	۲_۱ عنوان قسمت
۴	فصل سوم: مفاهیم علمی پیش نیاز پایان نامه
۴	٣_١ عنوان قسمت
۵	فصل چهارم: روش پیشنهادی
۵	۴_۱ عنوان قسمت
۶	فصل پنجم: نتایج عملی
۶	۵_۱ عنوان قسمت
٧	فصل ششم: نتیجه گیری و جمع بندی
٧	۶_۱ عنوان قسمت
٧	مراجع
٩	چکیده انگلیسی

فهرست تصاوير

فصل اول

مقدمه

۱_۱ عنوان قسمت

فصل دوم تاریخچه و مرور کارهای پیشین

۱_۲ عنوان قسمت

فصل سوم مفاهیم علمی پیشنیاز پایاننامه

۱_۳ عنوان قسمت

فصل چهارم روش پیشنهادی

۱_۴ عنوان قسمت

فصل پنجم نتایج عملی

۱_۵ عنوان قسمت

فصل ششم نتیجه گیری و جمع بندی

۱_۶ عنوان قسمت

Increasing Efficiency in Low-Efficiency Systems

Azin Azadeh

azin.azadeh@ec.iut.ac.ir

March 21, 2015

Department of Electrical and Computer Engineering
Isfahan University of Technology, Isfahan 84156-83111, Iran
Degree: M.Sc.
Language: Farsi

Supervisor: Prof. Bahram Borzou (bahram.borzou@cc.iut.ac.ir)

Abstract

In most applications, because of numerous advantages it offers, digital technology (computer, PLC, microcontroller etc.) is used to control industrial plants. These types of systems, where the process under control is continuous-time but the controller is digitally implemented, are called sampled-data systems. Faults can occur in sampled-data systems like any other control system. In order to prevent performance degradation, physical damage or failure, faults should be promptly detected. In this thesis fault diagnosis in sampled-data systems is studied. The sampled-data design can be carried out using direct or indirect design approaches. Direct design, emphasized in this research, does not involve any approximations.

Normally, to design a robust fault detection and isolation (FDI) scheme, a performance index which is a measure of the sensitivity of the FDI to faults and its robustness to unknown inputs and disturbances is defined and optimized. Different performance indices based on norms are considered. Using the direct design approach and the so-called norm invariant transformation, it is shown that a sampled-data FDI problem can be converted to an equivalent discrete-time problem. This will form the foundation of a unifying framework for optimal sampled-data residual generator design.

Multirate systems are also abundant in industry. Here, several methods of residual generation based on multirate sampled data are developed. The key feature of such residual generators is that they operate at a fast rate for prompt fault detection. The lifting technique is used to convert the multirate problem into an equivalent single-rate discrete-time problem with causality constraints.

It is generally believed that the optimal multirate design performs better than the optimal slow-rate and worse than the optimal fast-rate designs. This conjecture is theoretically proved in this thesis for general multirate control systems with norms of the closed-loop system as performance indices. However, it is shown that the common performance indices in FDI design do not satisfy this property. To resolve this, an alternative performance index is defined after formulating the FDI problem as a standard control problem.

Key Words: Fault Detection, Wind Turbine Control, Fault Accomodation, Unknown Input Observers



Isfahan University of Technology

Department of Electrical and Computer Engineering

Increasing Efficiency in Low-Efficiency Systems

A Thesis

Submitted in partial fulfillment of the requirements for the degree of Master of Science

by Azin Azadeh

Evaluated and Approved by the Thesis Committee, on March 21, 2015

- 1. Bahram Borzou, Prof. (Supervisor)
- 2. Poorya Parniani, Assoc. Prof. (Advisor)
- 3. Tahamtan Trabi, Prof. (Examiner)
- 4. Soraya Sanaei, Assist. Prof (Examiner)

Jamshid Jahangir, Department Graduate Coordinator