

Problema 1: Processador Pipeline Relatório de Mesa – Data 16/11/2017

Coordenador: Virginia Campos
Secretário de Quadro: Caetano Neto
Secretário de Mesa: Acácio Azevedo

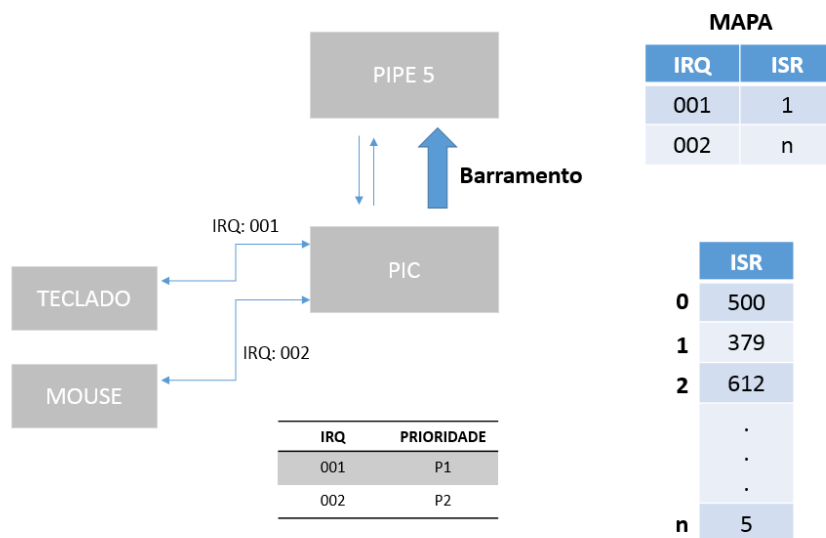
Resumo:

Foram levantadas discussões sobre as requisições de interrupções (IRQ), analisando comportamento, associação de interrupção e definições de prioridade.

Abaixo, itens levantados no Quadro PPL:

Ideias

- Verificar quais Pipes devem ser interrompidos ao realizar interrupções;
- Criar os 16 IRQ's para mapear a tabela de entrada do vetor (vide diagrama);
- Utilizar faixa negativa para tratar mascaramento;
- Inserir NOP's para evitar controle de endereçamento no pipe ao ser interrompido;
- Interrupções:
 - 0 a 16 Mascaráveis;
 - 17 a 32 não Mascaráveis.
- Diagrama montado em sala:



Fatos

- Serão 16 IRQ's para implementar;
- Para cada IRQ temos um endereço inicial e final para acesso a faixa de endereço da memória de dados.

Questões

- Como fazer associação Direta?
- Como definir prioridade das interrupções?

Metas

- Verificar quais Pipes devem ser interrompidos ao realizar as interrupções;
- Construção do módulo de interrupções;
- Definir um conjunto de possíveis interruptores (mouse, teclado, etc.)
- Verificar mascara de prioridade para interrupção afim de tratar interrupções mais prioritárias;
- Pesquisar sobre mascaramento de interrupções.