## دستورات اضافه شده:

#### slti:

[31:26] opcode	[25:21] R <sub>s</sub>	[20:16] R <sub>s</sub>	[15:0] immediate
----------------	------------------------	------------------------	------------------

## j:

_		
ſ	[31:26] opcode	[25:0] address

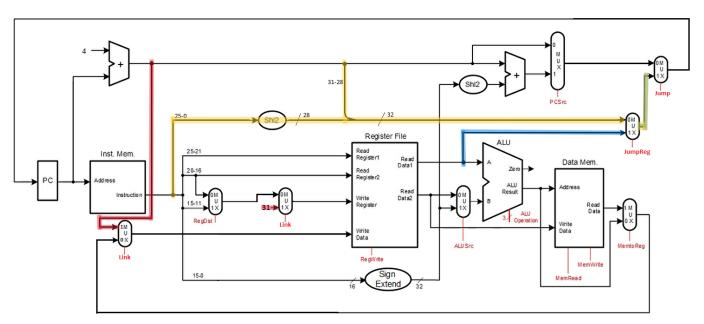
### jr:

[31:26] opcode	[25:21] R <sub>s</sub>	-	-

### Jal:

_		
	[31:26] opcode	[25:0] address

# Datapath:



رنگ قرمز برای <mark>jal،</mark> رنگ زرد برای <mark>j</mark> و رنگ آبی برای jr اضافه شده است.

#### **Controller:**

	regDst	ALUSrc	regWrite	memRead	memWrite	memToReg	ALUOp	PCSrc	Jump	JumpReg	Link
and	1	0	1	0	0	0	000(&)	0	0	-	0
or	1	0	1	0	0	0	001( )	0	0	-	0
add	1	0	1	0	0	0	010(+)	0	0	-	0
sub	1	0	1	0	0	0	110(-)	0	0	-	0
slt	1	0	1	0	0	0	111(a <b)< td=""><td>0</td><td>0</td><td>-</td><td>0</td></b)<>	0	0	-	0
addi	0	1	1	0	0	0	000(+)	0	0	-	0
lw	0	1	1	1	0	1	010(+)	0	0	-	0
sw	-	1	0	0	1	-	010(+)	0	0	-	0
beq	-	0	0	0	0	-	110(-)	zero	0	-	-
j	-	-	0	0	0	-	-	0	1	-	-
jr	-	-	0	0	0	-	-	-	1	1	-
jal	-	-	1	0	0	-	-	0	1	-	1
slti	0	1	1	0	0	0	000(+)	0	0	-	0

سیگنالهای اضافه شده به کنترلر JumpReg ،Jump و Link میباشند.

## **Assembly Program:**

```
find_min:
   addi R1, R0, 1000
   lw R2, 0(R1)
    addi R3, R0, 0
   addi R4, R0, 0
      addi R1, R1, 4
        addi R4, R4, 1
       slti R5, R4, 20
       slti R5, R4, 20
beq R5, R0, end_loop
      lw R6, 0(R1)
slt R5, R6, R2
beq R5, R0, loop
       add R2, R0, R6
        add R3, R0, R4
       j loop
    end_loop:
       sw R2, 2000(R0)
        sw R3, 2004(R0)
        jr R31
main:
    jal find_min
```

Machine Code:							
00010010	00000000	00000110	00100000	11010100			
00000000	00000000	00000000	00010000	00000111			
00000000	00000100	00000101	00000110	00000011			
00001000	00100100	00010000	00000000	10101100			
11101000	00000100	00000000	00100000	00000000			
00000011	00000000	00000000	00011000	00000000			
00000001	00100001	00100110	00000100	11100000			
00100100	00100100	10001100	00000000	00011011			
00000000	00000001	00101010	00000101	00000001			
00000000	00000000	00101000	00000000	00000000			
00100010	10000100	11000010	00000000	00000000			
10001100	00100100	00000000	00001000	00001100			
00000000	00010100	11111001	11010000				
00000000	00000000	11111111	00000111				
00000011	10000101	00000101	00000010				
00100100	00101000	00010000	10101100				

كد اسمبلي ما 19 خط بود. از آنجا كه هر خانه حافظه 4 بايت است، تعداد خطوط instruction ما 76 خط شد.

```
module inst_mem (adr, d_out);
input [31:0] adr;
output [31:0] d_out;

reg [7:0] mem[0:65535];

initial $readmemb("instructions.mem", mem);

assign d_out = {mem[adr[15:0]+3], mem[adr[15:0]+2], mem[adr[15:0]+1], mem[adr[15:0]]};
endmodule
```

بعد این instructions را با readmemb\$ از فایل میخوانیم و در inst\_mem ذخیره میکنیم.

-56 -70

-128

آرایه 20 تایی که تست کردیم به شرح زیر است. مموری فایل این آرایه را به کمک Quartus ساختیم:

واضح است که در فایل مموری ساخته شده، آرایه از خانه 1000 حافظه شروع میشود.

@3e8	@3f4	@400	@40c	@418	@424	@430
00011001	00001011	11111101	11001000	10111010	00111000	00010011
00000000	00000000	11111111	11111111	11111111	00000000	00000000
00000000	00000000	11111111	11111111	11111111	00000000	00000000
00000000	00000000	11111111	11111111	11111111	00000000	00000000
@3ec	@3f8	@404	@410	@41c	@428	@434
00010111	00010000	00000110	01011001	10000000	11110110	10000010
00000000	00000000	00000000	00000000	11111111	11111111	00000000
00000000	00000000	00000000	00000000	11111111	11111111	00000000
00000000	00000000	00000000	00000000	11111111	11111111	00000000
@3f0	@3fc	@408	@414	@420	@42c	
00010111	00011001	11111111	00001100	00111000	00000000	
00000000	00000000	11111111	00000000	00000000	00000000	
00000000	00000000	11111111	00000000	00000000	00000000	
00000000	00000000	11111111	00000000	00000000	00000000	

```
module data_mem (adr, d_in, mrd, mwr, clk, d_out);
input [31:0] adr;
input [31:0] d_in;
input mrd, mwr, clk;
output [31:0] d_out;

reg [7:0] mem[0:65535];

initial $readmemb("array.mem", mem, 1000);

// The following initial block displays min elemnt in proper time
initial
#3300 $display("Min element is in mem[2000] = %d", $signed({mem[2003], mem[2002], mem[2001], mem[2000]}));

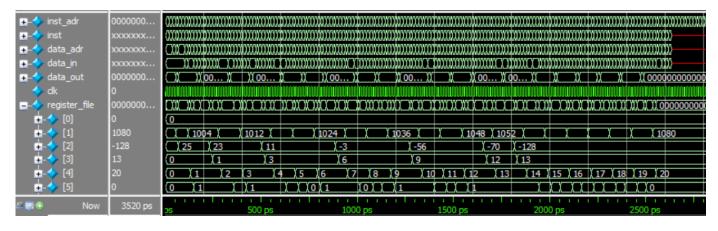
always @(posedge clk)
if (mwr==1'b1)
{mem[adr+3], mem[adr+2], mem[adr]} = d_in;

assign d_out = (mrd==1'b1) ? {mem[adr+3], mem[adr+2], mem[adr+1], mem[adr]} : 32'd0;
endmodule
```

مموری فایل آرایه نیز با دستور readmemb\$ در data\_mem ذخیره میشود.

در زمان gs 3300 ps هم خانه 2000 حافظه display میشود که نشان دهنده کوچک ترین عنصر است.

#### Simulation:

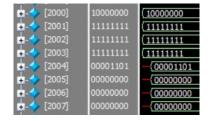


خانه 1 رجیستر نشان دهنده اندیس آرایه است.

خانه 2 رجیستر نشان دهنده کمترین عنصر پیدا شده است.

خانه 3 رجیستر نشان دهنده اندیس کمترین عنصر پیدا شده است.

خانه 4 رجیستر نشان دهنده حلقه هایی که تا الان زدیم است.



مشخص است که مقدار عنصر و اندیسش در خانه 2000 و 2004 مموری ذخیره شده است.