## به نام خدا



# طراحی سیستمهای دیجیتال

گزارش پروژه

دانشكده مهندسي كامپيوتر

دانشگاه صنعتی شریف

فرشاد بهاروند

اعضای گروه:

عماد زیناوقلی، مازیار شمسیپور، بردیا محمدی جواد هزاره، پویا یوسفی

نيم سال دوم ٠٠\_٩٩

																																			ز	··	u	يد	بر	کے	ۏ	
۲																																				ر	يف	ظا	ح و	-ر	ش	
٣																																							مه	غد	من	
٣																						٠.		•														يف				
٣																					ر	نگ																				
٣																																						نان ج				
																																			-				-			
۲ د																				ĩ	. 1		1:	:	1		۱.	1	ä		•				_			ے ہ . نہ		_	تو	
r F	•	•	•		•	•	•	 •	•	•	•	•	•	•	•	•						ده 																				
¢																												-				_	-		_		,	-				
۴																																						 خت				
۵																												. 1	صا	حاد	- 2	ارج	نتا	، ۵	٠ ح	:ل	ەس	بي	، ش	،ند	۵,	
۵																															ĺ	_ [ھ	Гes	tΒ	end	ch	ٺ	سينا	نوم	ز	כנ	
۵																											ن	زء	سا	يەد	ىب	, ث	لی	5	ند	رو	ٺ	سين	نوَ	j		
۵												•																										سينا	_			
۵																			(	30	ld	len	M	loc	lel	با ا	، ،	ایچ	لو	ی ذ	ىاچ	م ر	جے	رو-	خ	ی	,ه	یس	مقا	3		



## شرح وظايف

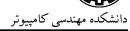
مقدمه

تعريف الگوريتم

نحوهی عملکرد از نظر مساحت و تایمینگ

استاندارد 754 IEEE

مراجع مورد استفاده



### توصیف معماری سیستم

اینترفیسهای سیستم و قرارداد استفاده از آن

دیاگرامهای بلوکی سختافزار

توصيف ماجولها

ساختار درختي سيستم

گزارش پروژه

روند شبیهسازی و نتایج حاصل

توصيف TestBenchها

توصیف روند کلی شبیهسازی

توصيف Golden Model

مقایسهی خروجیهای نهایی با Golden Model