

به نام خدا



# طراحی سیستم‌های دیجیتال

گزارش پروژه

دانشکده مهندسی کامپیوتر

دانشگاه صنعتی شریف

---

استاد:

فرشاد بهاروند

اعضای گروه:

عماد زین‌اوقلی، مازیار شمسی‌پور، بردیا محمدی

جواد هزاره، پویا یوسفی

نیم سال دوم ۹۹-۰۰

# فهرست

۲	شرح وظایف
۳	مقدمه
۳	تعریف الگوریتم
۳	نحوه‌ی عملکرد از نظر مساحت و تایمینگ
۳	استاندارد IEEE 754
۳	مراجع مورد استفاده
۴	توصیف معماری سیستم
۴	اینترفیس‌های سیستم و قرارداد استفاده از آن
۴	دیاگرام‌های بلوکی سخت‌افزار
۴	توصیف ماجول‌ها
۴	ساختار درختی سیستم
۵	روند شبیه‌سازی و نتایج حاصل
۵	توصیف TestBench‌ها
۵	توصیف روند کلی شبیه‌سازی
۵	توصیف Golden Model
۵	مقایسه‌ی خروجی‌های نهایی با Golden Model



## شرح وظایف



## مقدمه

### تعریف الگوریتم

### نحوه‌ی عملکرد از نظر مساحت و تایمینگ

### استاندارد IEEE 754

### مراجع مورد استفاده



## توصیف معماری سیستم

اینترفیس‌های سیستم و قرارداد استفاده از آن

دیاگرام‌های بلوکی سخت‌افزار

توصیف ماژول‌ها

ساختار درختی سیستم



## روند شبیه‌سازی و نتایج حاصل

توصیف TestBench ها

توصیف روند کلی شبیه‌سازی

توصیف Golden Model

مقایسه‌ی خروجی‌های نهایی با Golden Model