

ARM-Befehlsreferenz

18. Mai 2020

Arithmetische Operationen

| Mnemonic | Formel | Kommentar |
|----------|--|-----------------------|
| ADD | y = a + b | Addition |
| ADC | y = a + b + c | Addition mit |
| | | Übertrag |
| SUB | $\boldsymbol{y} = \boldsymbol{a} - \boldsymbol{b}$ | Subtraktion |
| SBC | y = a - b + c - 1 | Subtraktion |
| | | mit Übertrag |
| RSB | $oldsymbol{y} = oldsymbol{b} - oldsymbol{a}$ | $reverse\ subtract$ |
| RSC | $\mathbf{y} = \mathbf{b} - \mathbf{a} + c - 1$ | $reverse\ subtract$ |
| | | mit Übertrag |
| MUL | $oldsymbol{y} = oldsymbol{a} \cdot oldsymbol{b}$ | Multiplikation |
| MLA | $y = (a \cdot b) + x$ | $\overline{multiply}$ |
| | | accumulate |
| D. 00 00 | 1 1 3 6 1 1 1 1 1 1 1 | |

Bits 32–63 werden nach Multiplikation verworfen.

${\bf Speicherzugriff soperationen}$

| Mnemonics | | | Kommentar | |
|--------------|--------------|------|---|--|
| LDR | STR | SWP | Lese/schreibe/tausche 32-Bit-Wort | |
| LDRB LDRH | STRB STRH | SWPB | Lese/schreibe/tausche Byte | |
| LDMI | SIMI | | Lese/schreibe Halbwort (16 Bit) | |
| LDRSB | | | Lese Byte mit Vorzeichenerweiterung | |
| LDRSH | | | Lese Halbwort mit | |
| LDM | | | Vorzeichenerweiterung Lese 1–16 Register | |
| STM | | | (load multiple) Schreibe 1–16 Register (store multiple) | |
| | | | (Store manupic) | |

Logische und Vergleichsoperationen

| Mnemonic | Formel | Kommentar |
|----------|--|------------------------|
| AND | $y = a \wedge b$ | bitweise |
| | | AND-Verknüpfung |
| ORR | $\boldsymbol{y} = \boldsymbol{a} \vee \boldsymbol{b}$ | bitweise |
| | | OR-Verknüpfung |
| EOR | $oldsymbol{y} = oldsymbol{a} \oplus oldsymbol{b}$ | bitweise |
| | _ | XOR-Verknüpfung |
| BIC | $oldsymbol{y} = oldsymbol{a} \wedge \overline{oldsymbol{b}}$ | bitweise AND-NOT |
| | | (bit clear) |
| CMP | $oldsymbol{a}-oldsymbol{b}$ | Vergleich |
| CMN | $oldsymbol{a} + oldsymbol{b}$ | Vergleich mit Negation |
| TST | $oldsymbol{a}\wedgeoldsymbol{b}$ | Test |
| TEQ | $\boldsymbol{a}\oplus\boldsymbol{b}$ | $test\ equivalence$ |
| | | • |

Kopier-, Verschiebe- und Sprungoperationen

| Ropici-, Verschiebe- und Sprungoperationen | | |
|--|---|--|
| Mnemonic | Formel | Kommentar |
| MOV MVN | $egin{aligned} oldsymbol{y} &= oldsymbol{b} \ oldsymbol{y} &= oldsymbol{ar{b}} \end{aligned}$ | Registerinhalt kopieren bitweise invertierte Kopie |
| LSL LSR ASR | _ _ _ | logische Linksverschiebung logische Rechtsverschiebung arithmetische Rechtsverschiebung |
| ROR RRX | _ | Rechtsrotation erweiterte Rechtsrotation |
| В | _ | Sprung an relative Zieladresse (branch) |
| BL | _ | wie B, zusätzlich absolute Rücksprungadresse in r14 (1r) speichern |

Bedingungen

| Suf | fix/e | Flags | Bedeutung |
|-----|-------|---|-------------------------|
| EQ | | Z | gleich (equal) |
| NE | | \overline{Z} | ungleich (not equal) |
| HS | CS | C | $vorzeichenlos \ge$ |
| | | | $(higher\ or\ same)$ |
| LO | CC | \overline{C} | vorzeichenlos < |
| | | | (lower) |
| MI | | N | negativ (minus) |
| PL | | \overline{N} | positiv (plus) |
| ٧S | | V | Überlauf |
| | | | $(overflow\ set)$ |
| VC | | \overline{V} | kein Überlauf |
| | | | $(overflow\ clear)$ |
| ΗI | | $C \cdot \overline{Z}$ | vorzeichenlos > |
| | | | $(\ higher\)$ |
| LS | | $\overline{C} + Z$ | $vorzeichenlos \leq$ |
| | | | $(\ lower\ or\ same\)$ |
| GE | | $NV + \overline{N}\overline{V}$ | \geq mit Vorzeichen |
| | | | $(greater\ or\ equal)$ |
| LT | | $N\overline{V} + \overline{N}V$ | < mit Vorzeichen |
| | | | $(\ less\ than\)$ |
| GT | | $\overline{Z}NV + \overline{Z}\overline{N}\overline{V}$ | > mit Vorzeichen |
| | | | $(greater\ than)$ |
| LE | | $N\overline{V} + Z + \overline{N}V$ | \leq mit Vorzeichen |
| | | | $(less\ or\ equal)$ |
| AL | | 1 | ohne Bedingung |
| | | | (always) |
| NV | | 0 | reserviert ($never$) |
| | | | |