[ELE1] Priprema za 2.MI – Tutoriali by: Ivan (ELE1 legenda) ☺

U ovom threadu ću pokušati objasniti kako sigurno i u samo nekoliko koraka **točno** riješiti zadatak iz MOSFET sklopova i time pokupiti 5 dragocjenih bodova na 2. MI iz Elektronike 1.

Sadržaj:

- 1) Spojevi pojačala
- 2) Određivanje statičke radne točke (Idq, Ugsq, Udsq)
- 3) Određivanje dinamičkih parametara (gm, gd, rd, μ)
- 4) Određivanje parametara tranzistora (Av, Rul, Riz)
- 5) Par napomena za kraj

1) SPOJEVI POJAČALA

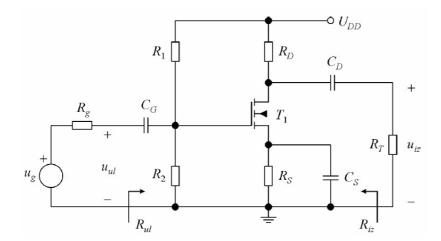
1.1) Pojačalo u spoju zajedničkog uvoda:

1.1.1) Kako prepoznati pojačalo u spoju zajedničkog uvoda?

Jednostavno, pogledati shemu i vidjeti da pri dinamičkoj analizi (svi kondenzatori kratko spojeni) kondenzator Cs spaja priključnicu uvoda na masu. Drugi način je pogledati na što su spojeni ulaz i izlaz pojačala. U ovom slučaju ulaz je spojen na upravljačku elektrodu, izlaz na odvod te im je zajednički priključak uvod.

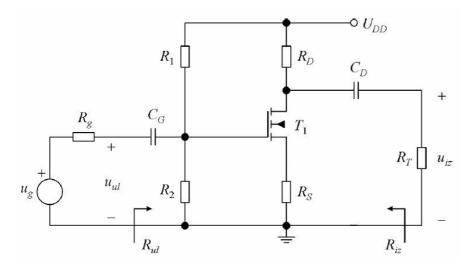
1.1.2) Pojačalo u spoju zajedničkog uvoda (bez Rs)

Pod pojmom bez Rs-a se ne misli da se otpornik Rs ne nalazi u shemi nego da ga pri dinamičkoj analizi kondenzator Cs prespaja, te se svi proračuni za Av, Rul i Riz rade kao da tog opornika ni nema u shemi



1.1.3) Pojačalo u spoju zajedničkog uvoda (sa Rs)

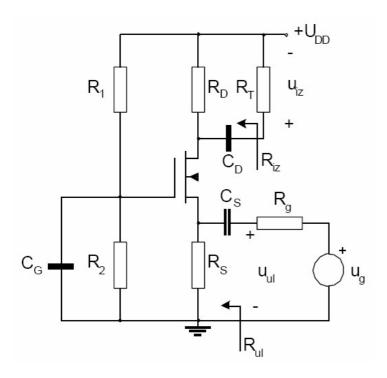
U ovom spoju nema kondezatora Cs te je uvod preko Rs-a spojen na masu.



1.2) Pojačalo u spoju zajedničke upravljačke elektrode:

1.2.1) Kako prepoznati pojačalo u spoju zajedničke upravljačke elektrode?

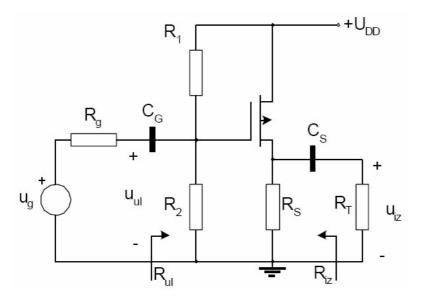
Jednostavno, pogledati shemu i vidjeti da pri dinamičkoj analizi (svi kondenzatori kratko spojeni) kondenzator Cg spaja priključnicu upravljačke elektrode na masu. Drugi način je pogledati na što su spojeni ulaz i izlaz pojačala. U ovom slučaju ulaz je spojen na uvod, izlaz na odvod te im je zajednički priključak upravljačka elektroda.



1.3) Pojačalo u spoju zajedničkog odvoda:

1.3.1) Kako prepoznati pojačalo u spoju zajedničke upravljačke elektrode?

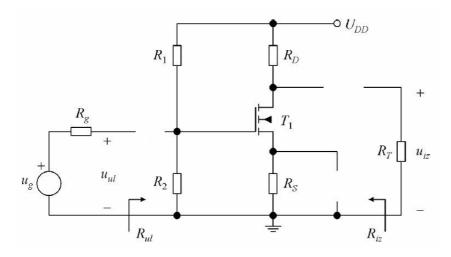
Jednostavno, pogledati shemu i vidjeti da je pri dinamičkoj analizi (svi kondenzatori kratko spojeni, izvor Udd predstavlja masu) priključnica upravljačke elektrode na masi. Drugi način je pogledati na što su spojeni ulaz i izlaz pojačala. U ovom slučaju ulaz je spojen na upravljačku elektrodu, izlaz na uvod te im je zajednički priključak odvod.



2) ODREĐIVANJE STATIČKE RADNE TOČKE (Idq, Ugsq, Udsq)

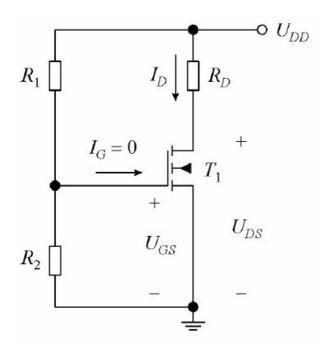
2.1) Kako iz početne sheme nacrtati shemu za određivanje SRT?

Pri statičkoj analizi kondenzatori predstavljaju beskonačno veliki otpor te se to na shemi prikazuje kao isključena sklopka. Znači sve što je iza kondenzatora se odspaja. Primjer za pojačalo sa zajedničkim uvodom:



Imamo tri slučaja ove analize, bez i sa otporom Rs i bez otpora Rd.

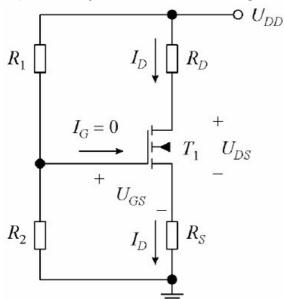
2.2) Određivanje statičke radne točke bez otpora Rs u shemi:



Iz sheme se vidi: $Idq = [K * (Ugsq - Ugs0)^2] / 2$ Ugsq = Udd * R2 / (R1 + R2) Udsq = Udd - Rd * Idq

I to je to.

2.3) Određivanje statičke radne točke uz otpor Rs u shemi:



Iz sheme se vidi:

Ugg = Udd * R2 / (R1 + R2)

Idq = (Ugg - Ugsq) / Rs

 $Idq = [K * (Ugsq - Ugs0)^2] / 2$

Izjednačimo ove dvije jednadžbe i dobimo slijedeći izraz:

Ugsq^2 + 2 * (1/(K * Rs) - Ugs0) * Ugsq + Ugs0^2 - 2 * Ugg / (K *

Rs = 0

Kvadratna jednadžba čija su riješenja Ugsq1 i Ugsq2.

Naravno, samo jedno rješenje nas zadovoljava:

a) kod NMOS-a mora biti Ugsq > Ugs0

b) kod PMOS-a mora biti Ugsq < Ugs0

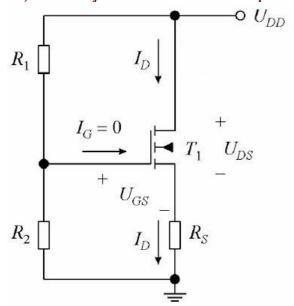
Kada smo izračunali Ugsq prelazimo na Idq:

 $Idq = [K * (Ugsq - Ugs0)^2] / 2$

I na kraju na Udsq:

Udsq = Udd - Idq * (Rd + Rs)

2.4) Određivanje statičke radne točke bez otpora Rd u shemi:



Iz sheme se vidi:

Ugg = Udd * R2 / (R1 + R2)

Idq = (Ugg - Ugsq) / Rs

 $Idq = [K * (Ugsq - Ugs0)^2] / 2$

Izjednačimo ove dvije jednadžbe i dobimo slijedeći izraz:

Ugsq^2 + 2 * (1/(K * Rs) - Ugs0) * Ugsq + Ugs0^2 - 2 * Ugg / (K *

Rs) = 0

Kvadratna jednadžba čija su riješenja Ugsq1 i Ugsq2.

Naravno, samo jedno rješenje nas zadovoljava:

a) kod NMOS-a mora biti Ugsq > Ugs0

b) kod PMOS-a mora biti Ugsq < Ugs0

Kada smo izračunali Ugsq prelazimo na Idq:

 $Idq = [K * (Ugsq - Ugs0)^2] / 2$

I na kraju na Udsq:

Udsq = Udd - Idq * Rs

Sada prelazimo na dinamičke parametre!!!

3) ODREĐIVANJE DINAMIČKIH PARAMETARA (gm, gd, rd, μ):

Pošto tranzistor radi kao pojačalo samo kada je u zasićenju onda dinamičke parametre računamo prema struji $Id = (1 + \lambda Uds) * [K * (Ugsq - Ugs0)^2] / 2$:

$$\begin{split} gm &= par(Id) \ / \ Ugs = (1 + \lambda Uds) * K * (Ugsq - Ugs0) \\ gd &= par(Id) \ / \ Uds = K * \lambda * [(Ugsq - Ugs0)^2] \ / \ 2 \end{split}$$

rd = 1 / gd

 $\mu = gm * rd$

4) ODREĐIVANJE PARAMETARA TRANZISTORA (Av, Rul, Riz):

4.1) Određivanje parametara tranzistora u spoju zajedničkog uvoda:

```
4.1.1) Bez otpora Rs 

Av = -gm * (rd || Rd || Rt) 

Rul = R1 || R2 

Riz = rd || Rd 

4.1.2) Uz otpor Rs 

Av = -gm * [(Rd || Rt) / (1 + gm * Rs)] 

Rul = R1 || R2 

Riz = Rd || [(1+\mu) * Rs + rd]
```

4.2) Određivanje parametara tranzistora u spoju zajedničke upravljačke elektrode:

```
Av = gm * (rd || Rd || Rt)

Rul = Rs || (1 / gm)

Riz = Rd || [rd + (1+\mu) * (Rs || Rg)]
```

4.3) Određivanje parametara tranzistora u spoju zajedničkog odvoda:

5) PAR NAPOMENA ZA KRAJ:

5.1) Kako na kraju rješavati zadatke iz MOSFET sklopova?

E pa ovako. Idemo po koracima:

- 1) Na ispitu ćete dobiti shemu. Prvo odredite u kojem se zajedničkom spoju nalazi pojačalo 10 sekundi
- 2) Odrediti statičku radnu točku (nije potrebno pamtiti sve one napisane formule, lako se "očitaju" sa same sheme) 5 minuta
- 3) Odrediti dinamičke parametre (isto nije potrebno pamtiti formule, lako se parcijalno derivira struja Id u zasićenju čija se formula nalazi u službenom šalabahteru) 2 minute
- 4) Odrediti parametre pojačala (potrebno je zapamtiti formule). Imamo četiri različita slučaja, ukupno 12 formula koje se ponavljaju u nekim slučajevima (npr. Av za spoj zajedničko uvoda bez otpora Rs i zajedničke elektrode je isti, samo je predznak različiti) 3 minute

Znači, ukupno vrijeme potrebno za rješiti ovaj zadatak iznosi cca. 10 minuta. Za 5 bodova i malo učenja napamet ne čini se tako loše, zar ne?

5.2) Joj to mi je sve previše nekako. Ima li koji lakši način?

Nema.

5.3) Citat sa službenog FER-ovog foruma:

"To je na vama da odlučite - što vam više odgovara. Ako znate formule napamet ne možemo vam to uzeti za zlo. Normalno bi bilo da formule izvodite. Sve što trebate znati je nadomjestiti tranzistor u zadanoj radnoj točki nadomjesnim sklopom. Nakon toga imate linearnu mrežu koju je jednostavno rješiti. Jednadžbe petlji i čvorova radili ste na OE - tu samo treba primjeniti postojeća znanja. Vjerojatno je studentima koji su došli iz tehničke škole to puno lakše jer su to već radili. Međutim, ako proradite dovoljno zadataka sigurno ćete to svladati."

E sad ovako. Moje je mišljenje da je premalo vremena na ispitu da bi još i formule izvodili. Smatram, pošto su se i u zadaći pojavili zadaci sa shemama identičnim ovima, da nam neće u ispitu uvaliti još neki otpor negdje pa da ove formule više neće vrijediti te da ćemo ih morati SVI nanovo izvoditi. No, kome se ove formule i ne pamte ili je siguran da će nas zaje**** na ispitu ima pdf sa riješenih par zadataka iz sklopova di su postavljeni izvodi formula za Av, Rul i Riz pa neka si to malo pogleda.

5.4) Još malo pa gotovo!

Savjetujem da si za vježbu uzmete zadatak koji ste imali u zadaći te ga probate riješiti samo uz pomoć ovog tutoriala. Vidjet ćete da to i nije neki problem.

Pazite u ispitu na mjerne jedinice (pogotovo cm <-> m). Preporučam pretvorbu svega u zadatku u centimetre, pa u krajnjem rezultatu vraćanje u metre (ako se rezultat traži u metrima).

Još jednom podsjećam da pojačanje i otpori tranzistora ne ovise o tipu MOSFET-a.

Sretno svima na ispitu!!!