

## طراحی سیستم های دیجیتال

امتيازي



امیر محمد محفوظی 401106469 بهار ۱٤۰۳

## سوال ٨:

برای حل این سوال به روش سنکرون عمل کرده و همچنین تمام input,output های مورد نیاز به همراه clock,reset قرار داده شده است. منطق کد در زیر هر مرحله توضیح داده شده است.

```
module ParkingManagement (
    input wire clk,
    input wire reset,
    input wire car_entered,
   input wire is_uni_car_entered, // Alumni car entered signal
   input wire car_exited,
    input wire is_uni_car_exited,
   input wire [4:0] hour,
   output reg [9:0] uni_parked_car,
   output reg [9:0] parked_car,
   output reg [9:0] uni_vacated_space, // Number of available spaces for alumni cars
    output reg [9:0] vacated_space,
   output reg uni_is_vacated_space,
   output reg is_vacated_space
);
   parameter MAX ALUMNI CAPACITY = 500;
    parameter TOTAL CAPACITY = 700;
   reg [9:0] allUniSpace;
    reg [9:0] allNonUniSpace;
```

در این قسمت صرفا تعریف ورودی ها و خروجی ها با توجه به نیاز های سوال آمده است و اینکه هر کدام چه کاری انجام میدهند در کامنت آورده شده است. رجیستر های all هم بیشینه ظرفیت هر ۲ گروه را در هر لحظه نشان میدهد.

```
// Initialization
initial begin
    uni_parked_car = 0;
    parked_car = 0;
    uni_vacated_space = 500;
    vacated_space = 200;
    uni_is_vacated_space = 1;
    is_vacated_space = 1;
end
```

آماده سازی اولیه برای اولین مرتبه اجرا شدن.

```
// Adjust capacities based on the hour
always @(hour) begin
    if (hour < 8) begin
        allUniSpace = 0;
        allNonUniSpace = 0;
    end else if (hour >= 8 && hour < 13) begin
        allUniSpace = 500;
        allNonUniSpace = 200;
    end else if (hour >= 13 && hour < 16) begin
        allUniSpace = 500 - (hour - 12) * 50;
        allNonUniSpace = 200 + (hour - 12) * 50;
    end else if (hour >= 16) begin
        allUniSpace = 200;
        allNonUniSpace = 500;
    end
end
```

در این قسمت با منطق توضیج داده شده بیشینه ظرفیت هر گروه را با توجه به ساعت در این لحظه (منطقا لیست حساسیت همان ساعت است.) را محاسبه میکنیم. توجه داشته باشید که قبل از ساعت ۸ بارکینگ بسته و ظرفیت ۰ فرض شده است. همچنین رعایت شده که مجموع در تمام لحظات برابر ۷۰۰ باشد.

تکه کد بالا مطمین میشود که در هر لحظه تعداد ماشین های دانشکاه از ظرفیت مجاز بیشتر نشود وگرنه باید به عنوان ظرفیت آزاد وارد شوند.

```
always @(posedge car_entered or posedge car_exited) begin
    if (car_entered && hour >= 8) begin
        if (is_uni_car_entered) begin
             if (uni_is_vacated_space) begin
                 uni parked car <= uni parked car + 1;
                 uni_vacated_space <= uni_vacated_space - 1;</pre>
             end else if (is_vacated_space) begin
                 parked_car <= parked_car + 1;</pre>
                 vacated_space <= vacated_space - 1;</pre>
             end
        end else begin
             if (is_vacated_space) begin
                 parked_car <= parked_car + 1;</pre>
                 vacated_space <= vacated_space - 1;</pre>
             end
        end
    end
    if (car_exited && hour >= 8) begin
        if (is uni car exited && uni parked car > 0) begin
             uni_parked_car <= uni_parked_car - 1;</pre>
            uni vacated space <= uni vacated space + 1;
            uni_is_vacated_space <= 1;
        end else if (parked_car > 0) begin
             parked_car <= parked_car - 1;</pre>
            vacated_space <= vacated_space + 1;</pre>
            is_vacated_space <= 1;</pre>
        end
```

در این مرحله از کد هم به راحتی ورود و خروج ماشین ها با توجه به نوع سیگنال ورودی و خروجی و ظرفیت های مربوطه یکی بکی کنتر ل شده است.

```
// Update vacated spaces and flags
always @(*) begin
    uni_vacated_space = allUniSpace - uni_parked_car;
    vacated_space = allNonUniSpace - parked_car;
    uni_is_vacated_space = (uni_vacated_space > 0);
    is_vacated_space = (vacated_space > 0);
end
```

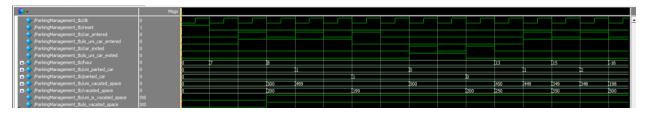
تکه کد بالا هم برای آبدیت کردن بولین های مربوط به جای خالی و همچنین تعداد فضای خالی در هر لحظه (با هر تغییر) است. برای اطمینان از صحت عملکرد به یک testbench احتیاج داریم:

```
module ParkingManagement_tb;
   reg clk;
   reg reset;
   reg car_entered;
   reg is_uni_car_entered;
   reg car_exited;
   reg is_uni_car_exited;
   reg [4:0] hour;
   wire [9:0] uni_parked_car;
   wire [9:0] parked_car;
   wire [9:0] uni_vacated_space;
   wire [9:0] vacated_space;
   wire uni_is_vacated_space;
   wire is_vacated_space;
    // Instantiate the ParkingManagement module
   ParkingManagement uut (
        .clk(clk),
       .reset(reset),
        .car_entered(car_entered),
        .is uni car entered(is uni car entered),
        .car_exited(car_exited),
        .is_uni_car_exited(is_uni_car_exited),
        .hour(hour),
        .uni_parked_car(uni_parked_car),
        .parked_car(parked_car),
```

```
always #5 clk = ~clk;
    initial begin
        $monitor("Time: %0t | Hour: %2d | Car Entered: %b | Is Uni Car Entered:
%b | Car Exited: %b | Is Uni Car Exited: %b | Uni Parked Car: %3d | Non-Uni
Parked Car: %3d | Uni Vacated Space: %3d | Non-Uni Vacated Space: %3d | Uni
Vacated Flag: %b | Non-Uni Vacated Flag: %b",
                 $time, hour, car_entered, is_uni_car_entered, car_exited,
is_uni_car_exited, uni_parked_car, parked_car, uni_vacated_space, vacated_space,
uni is vacated space, is vacated space);
    end
    initial begin
        clk = 0;
        reset = 1;
        car_entered = 0;
        is_uni_car_entered = 0;
        car_exited = 0;
        is_uni_car_exited = 0;
        hour = 0;
        #10 \text{ reset} = 0;
        hour = 7;
        #10 car_entered = 1; is_uni_car_entered = 1; #10 car_entered = 0;
        hour = 8;
        #10 car_entered = 1; is_uni_car_entered = 1; #10 car_entered = 0;
        #10 car_entered = 1; is_uni_car_entered = 0; #10 car_entered = 0;
        #10 car exited = 1; is uni car exited = 1; #10 car exited = 0;
        #10 car_exited = 1; is_uni_car_exited = 0; #10 car_exited = 0;
```

```
hour = 13;
        #10 car_entered = 1; is_uni_car_entered = 1; #10 car_entered = 0;
        hour = 15;
        #10 car entered = 1; is uni car entered = 1; #10 car entered = 0;
        hour = 16;
        #10 car_entered = 1; is_uni_car_entered = 1; #10 car_entered = 0;
        hour = 13;
        repeat (510) begin
            #10 car_entered = 1; is_uni_car_entered = 1; #10 car_entered = 0;
        end
        hour = 8;
        repeat (200) begin
            #10 car_entered = 1; is_uni_car_entered = 0; #10 car_entered = 0;
        end
        hour = 15;
        #10 car_entered = 1; is_uni_car_entered = 1; #10 car_entered = 0;
        #10 car_exited = 1; is_uni_car_exited = 1; #10 car_exited = 0;
        #10 car entered = 1; is uni car entered = 0; #10 car entered = 0;
        #10 car_exited = 1; is_uni_car_exited = 0; #10 car_exited = 0;
        #10 reset = 1; #10 reset = 0;
        $stop;
    end
endmodule
```

در کد های بالا تمام case ها در نظر گرفته شده اند. اعم از ورود و خرورج و اورفلو شدن ظرفیت و حتی ورود غیر مجاز. نتایج حاصل از simulate کردن هم در زیر آمده است.



به علت طولانی شدن از waveform های دیگر عکس قرار گرفته نشده است ولی خروجی تکست به صورت کامل در ضمیمه به نام output sample آمده است.

ب)

برای سنتز هم باید از کوارتوس کمک گرفت و در آنجا کد را کامبایل کرد و سبس time quest timing analyzer را زد. ولی ارور میداد:)