



آزمون‌های میان‌ترم

آزمون پایانی

تمرین



ارتباط با کلاس

منابع درسی: صفحه درس در CW

ارسال پیام به:

arshadi_lh@yahoo.com



بایدها و نبایدها

سر ساعت در کلاس حاضر باشید و از رفت و آمدهای نالازم پرهیزید

در کلاس حضور فعال داشته باشید

هر سوالی داشتید حتما بپرسید

به سوالات پاسخ دهید

در بحث‌ها شرکت کنید

با هم حرف نزنید

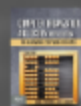
از تلفن همراه، تبلت، لپ‌تاپ و ... استفاده نکنید

به اسلایدها توجه کنید اما به خیره شدن به آنها بسنده نکنید

و ...



مراجع



D. Patterson, J. Hennessy, "Computer Organization & Design, The Hardware/Software Interface, MIPS Ed.", 6th Ed, MK Publishing, 2020



M. M. Mano, C. R. Kime & T. Martin, "Logic & Computer Design Fundamentals", 5th Ed, Pearson, 2015



A. Tanenbaum, "Structured Computer Organization", 6th Ed, Pearson, 2012



M. Mazidi & J. Mazidi, "The 80x86 IBM PC and Compatible Computers, Vol I & II", 4th Ed, Pearson, 2003

ساختار و زبان کامپیوتر

درباره درس و کلاس

چه خواهیم آموخت؟



یک پردازنده MIPS
یک پردازنده CISC

زبان اسمبلی



سلسله مراتب حافظه
رابطات ورودی/خروجی
ساختار داخلی پردازنده
ترجمه و راه‌اندازی برنامه‌ها
معماری مجموعه دستورالعمل‌ها

آشنایی با ساختار

سیستم‌های کامپیوتری

سرفصل مطالب

Introduction	مقدمه و تاریخچه	فصل یک
MIPS Assembly	معماری و اسمبلی MIPS	فصل دو
ISA	معماری مجموعه دستورالعمل‌ها (ISA)	فصل سه
Computer Design	مبانی طراحی کامپیوترها	فصل چهار
Compiling Journey	ترجمه و راه‌اندازی برنامه‌ها	فصل پنج
Memory Organization	سازمان حافظه	فصل شش
IO & Interrupts	ورودی/خروجی و وقفه	فصل هفت
8086 Assembly	اسمبلی ۸۰۸۶	فصل هشت





ساختار و زبان کامپیوتر

درباره درس و کلاس



Prezi Video

چه خواهیم آموخت؟

MIPS
TECHNOLOGIES

یک پردازنده RISC

Intel

زبان اسمبلی



چه خواهیم آموخت؟

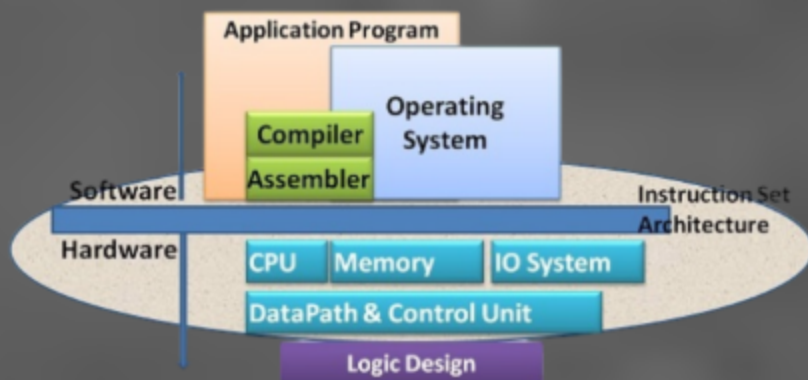


یک پردازندهٔ RISC



یک پردازندهٔ CISC

زبان اسمبلی



سلسله مراتب حافظه

ارتباطات ورودی/خروجی

ساختار داخلی پردازنده‌ها

ترجمه و راه‌اندازی برنامه‌ها

معماری مجموعهٔ دستورالعمل‌ها

آشنایی با ساختار

سیستم‌های کامپیوتری



یک پردازندهٔ RISC



یک پردازندهٔ CISC

زبان اسمبلی

سلسله مراتب حافظه
ارتباطات ورودی/خروجی
ساختار داخلی پردازنده‌ها
ترجمه و راه‌اندازی برنامه‌ها
معماری مجموعه دستورالعمل‌ها

آشنایی با ساختار سیستم‌های کامپیوتری



سرفصل مطالب

Introduction

مقدمه و تاریخچه

فصل یک

MIPS Assembly

معماری و اسمبلی MIPS

فصل دو

ISA

معماری مجموعه دستورالعملها (ISA)

فصل سه

Computer Design

مبانی طراحی کامپیوترها

فصل چهار

Compiling Journey

ترجمه و راه اندازی برنامه ها

فصل پنج

Memory Organization

سازمان حافظه

فصل شش

I/O & Interrupts

ورودی/خروجی و وقفه

فصل هفت

8086 Assembly

اسمبلی ۸۰۸۶

فصل هشت

مراجع



D. Patterson, J. Hennessy, "Computer Organization & Design, The Hardware/Software Interface, MIPS Ed.", 6th Ed, MK Publishing, 2020



M. M. Mano, C. R. Kime & T Martin, "Logic & Computer Design Fundamentals", 5th Ed, Pearson, 2015



A. Tanenbaum, "Structured Computer Organization", 6th Ed, Pearson, 2012



M. Mazidi & J. Mazidi, "The 80x86 IBM PC and Compatible Computers, Vol I & II", 4th Ed, Pearson, 2003

Introduct
MIPS Ass
ISA
Compute
Compiling
Memory
I/O & Int
8086 Ass



Prezi Video

eo	80308	SEMESTER	SECOND
	MONTH & YEAR	DATE	TKB 20
DEPARTMENT			
Course Title	Credit	Marks Secured	Max. Marks
AND VIVA-VOCE ESTROGEN RECEPTORS ON IN THE PROSTATE GLAND OF ENTS - IMPACT OF TIONAL AND ROIDISM	21	065	100
EMENT			4.

ارزیابی

هیزید

حدود ۶ نمره

آزمون‌های میان‌ترم

حدود ۸ نمره

آزمون پایانی

حدود ۶ نمره

تمرین





Prezi Video

ارزیا



بایدها و نبایدها

وتر

سر ساعت در کلاس حاضر باشید و از رفت و آمدهای نالازم بپرهیزید

در کلاس حضور فعال داشته باشید

هر سوالی داشتید حتما بپرسید

به سوالات پاسخ دهید

در بحثها شرکت کنید

با هم حرف نزنید

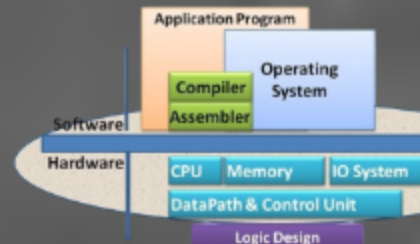
از تلفن همراه، تبلت، لپتاپ و ... استفاده نکنید

به اسلایدها توجه کنید اما به خیره شدن به آنها بسنده نکنید

و ...



ارتباط



ارتباط با کلاس

منابع درسی: صفحه درس در CW

ارسال پیام به:

arshadi_lh@yahoo.com



D. Patter
Hardwar



M. M. M
Fundame



A. Tanen



M. Mazi

V-1 L 8