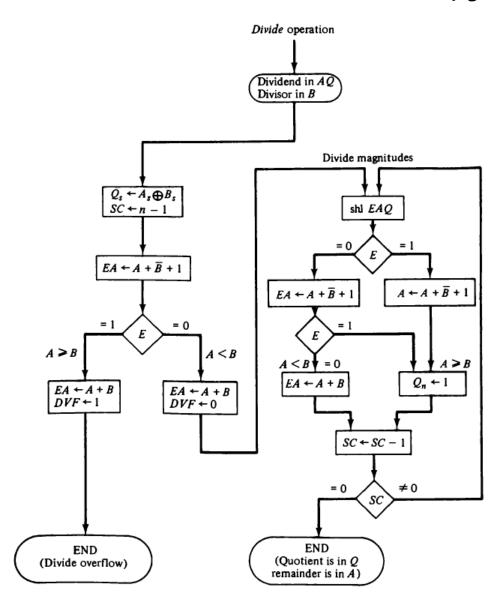
توضيحات آزمايش هشتم

هدف از این آزمایش طراحی تقسیم کننده دودویی و توصیف آن با زبان توصیف سختافزار است.

ابتدا مشخص کنید که اعداد شما به صورت علامتدار است یا بیعلامت. برای انجام تقسیم می توان از الگوریتم زیر استفاده کرد.

آوردن مثال و و ذکر مراحل کار برای الگوریتم انتخابی ضروری است.

ورودی مقسوم یک عدد 8 بیتی (dividend) و مقسوم علیه (division) یک عدد ۴ بیتی است که به عنوان سیگنال ورودی دریافت می شود.



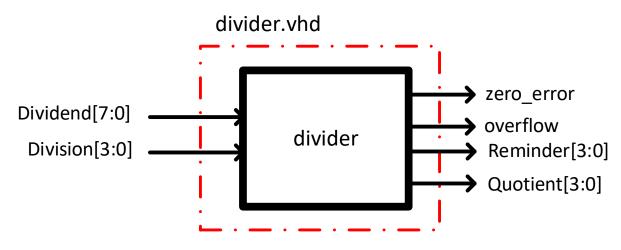
- خروجي الگوريتم سيگنال ۴ بيتي باقيمانده (remainder) و سيگنال ۴ بيتي خارج قسمت (Quotient) است.
- اگر مقدار سیگنال division صفر باشد، مقدار سیگنال خروجی zero_error برابر با یک می شود و عملیات تفریق انجام نمی شود.
 - براى انجام عمل تقريق (A+B) مى توان از (A + not B + 1) استفاده كرد.
- مقدار ورودی مقسوم ۸ بیتی در نظر گرفته شده است که همان AQ است که ۴ بیت کم ارزش آن Qو ۴ بیت پرارزش آن A در نظر گرفته می شود.

اگر ورودی Q ارزش در Q بیت باید Q بیت کم ارزش در Q و Q بیت پر ارزش در Q قرار گیرد.

Dividend 8 bits									
Dividend (7 downto 4)					Dividend (3 downto 0)				
A (3 downto 0)					Q (3 downto 0)				
А3	A2	A1	Α0		Q3	Q2	Q1	Q0	

- اگر مقدار A از مقدار B بزرگتر باشد، آنگاه سرریز رخ میدهد و مقدار سیگنال overflow یک میشود. و عملیات تقسیم انجام نمیشود. در غیر این صورت عملیات تقسیم با عملیات شیفت و جمع و تفریق پیادهسازی میشود.
 - اگر اعداد به صورت علامتدار فرض شوند، یک بیت اضافی برای علامت در نظر گرفته شود.
 - Qn در الگوریتم، بیت سمت راست Q است.

در شکل ۱ پورتهای ورودی و خروجی مشخص شده است. تعداد پورتهای ورودی و خروجی مشخص نشده است و بر حسب نوع الگوریتم و داده تعداد بیتهای ورودی و خروجی را تعیین کنید.



شکل ۱) تقسیم کننده دودویی و پورتهای ورودی و خروجی

برای انجام عملیات تقسیم، یک بیت 0' به سیگنالهای A و B اضافه می کنیم تا بتوان در هنگام تفریق و تقسیم مقدار carry را تولید کنیم.

A (5 bits)				B (5 bits)					
0	A3	A2	A1	Α0	0	В3	B2	B1	В0

پس زمانی که در عدد A و A ک بیتی را با هم جمع می کنیم، بیت پنجم نتیجه همان carry و یا E خواهد بود.

 $A \le A + B$, $E \le A(4)$

و یا میتوان به صورت زیر carry را ایجاد کرد:

 $EA \le ('0' \& A) + ('0' \& B)$

 $E \le EA(0)$

A<= EA (3 downto 0)

برای انجام عملیات تفریق از جمع A A بیتی با مکمل B ۲ میتی استفاده کنید.

EA <= ('0' & A) + ('0' & not_B) +1 -- EA<= A-B