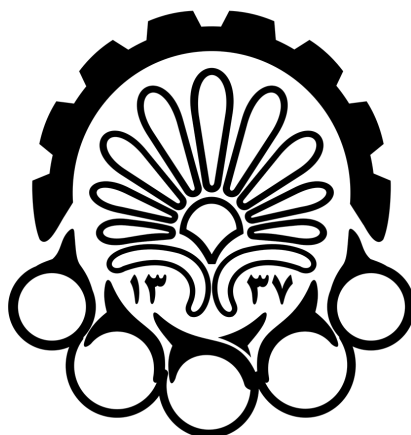


بِسْمِ اللَّهِ الرَّحْمَنِ الرَّحِيمِ

امیرحسین عباسی

تکلیف ۷ میکرو

۹۳۳۱۰۷۰



دانشگاه صنعتی امیر کبیر
(پلی تکنیک تهران)

سوال ۲ قسمت ج :

برای کاهش توان بیت های SM0, SM1, SM2 در ثبات زیر را در حالت ADC Noise Reduction قرار میدهیم .

Bit	7	6	5	4	3	2	1	0	
	SM2	SE	SM1	SM0	ISC11	ISC10	ISC01	ISC00	MCUCR
Read/Write	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	
Initial Value	0	0	0	0	0	0	0	0	

SM2	SM1	SM0	Sleep Mode
0	0	0	Idle
0	0	1	ADC Noise Reduction
0	1	0	Power-down
0	1	1	Power-save
1	0	0	Reserved
1	0	1	Reserved
1	1	0	Standby ⁽¹⁾
1	1	1	Extended Standby ⁽¹⁾