سوال ۸)

مداری برای مدیریت پارکینگ دانشگاه طراحی کنید که امکانات زیر را داشته باشد:

- ۱) اولویت فضای پارکینگ با اساتید و کارمندان دانشگاه است و این ظرفیت بر اساس آمار حداکثر ۵۰۰ خودرو تعیین گردیده است.
 - ۲) باتوجهبه اینکه فضای کل پارکینگ ۲۰۰ خودرو است از ساعت ۸ تا ۱۳ فقط ۲۰۰ ظرفیت خالی برای ورود آزاد موجود است.
- ۳) از ساعت ۱۳ تا ۱۶ به ازای هر ساعت ظرفیت ورود آزاد ۵۰ خودرو افزایش می یابد و در ساعت ۱۶ ظرفیت ورود آزاد به ۵۰۰
 خودرو می رسد.

الف) اگر در هنگام ورود/خروج خودرو یک سیگنال ورودی به مدار نوع آن را مشخص کند (دانشگاه/آزاد): با زبان وریلاگ مداری را توصیف کنید که دارای ورودیها/خروجیهای زیر باشد:

خروجيها					
uni_parked_car	تعداد خودروهایی متعلق به دانشگاه که در پارکینگ پارک شدهاند.				
parked_care	تعداد خودروهای پارک شده در پارکینگ مربوط به ظرفیت آزاد				
uni_vacated_space	تعداد فضای خالی متعلق به دانشگاه				
vacated_space	تعداد فضاهای خالی مربوط به ظرفیت آزاد				
uni_is_vacated_space	آیا فضای خالی برای دانشگاه موجود است؟				
is_vacated_space	آیا فضای خالی برای ظرفیت آزاد موجود است؟				
	ورودىها				
car_entered	ورود یک خودرو				
is_uni_car_entered	آیا خودرو وارد شده متعلق به دانشگاه است؟				
car_exited	خروج یک خودرو				
is_uni_car_ exited	آیا خودرو خارج شده متعلق به دانشگاه است؟				

درصورتیکه نیاز به ورودیها/خروجیهای دیگری هم است آن را با ذکر دلیل به طراحی خود بیفزایید و جهت اطمینان از صحت عملکرد مدار، مدار خود را مورد آزمون قرار دهید (۵۰ نمره).

ب) مدار خود را برای یک FPGA به انتخاب خود سنتز کنید. از گزارشهای سنتز، بیشترین فرکانس ممکن برای این مدار را با ذکر دلیل مشخص کنید (۱۰ نمره).

الف) در این برنامه ساعت کاری روز اول ساعت ۸ گرفتم

برای محاسبه زمان من مدول Counter را طراحی کردم که این مدول پارامتر n را

میگیرد (که مشخص کننده این است که هر چند کلاک را معادل یک ساعت میداند).

و همچنین سیگنال ورودی clk و سیگنال خروجی hour و متغیر count که در واقع به

نوعى نشان دهنده دقيقه هست براى Counter است.

با متغیر count تعداد کلاک های گذشته را میشماریم و اگر برابر با پارامتر n شد سیگنال hour را فعال میکنیم و در بقیه حالات hour را با 0 مقداردهی میکنیم.

من هر 60 كلاك را معادل گذشت يك ساعت ميدانم.

```
module Counter #(parameter n = 60) (input clk, output reg hour);

reg [6:0]count;
initial begin
hour = 0;
count=0;
end

always @(posedge clk) begin
count <= count + 1;
if (count % (n-1) == 0 && count!=0)begin
hour <= 1;
count <= 0;
end
else
hour <= 0;
hour <= 0;
end
else
end
end
end
end
end
end
end
end
end</pre>
```

سپس مدول Parking را طبق خواسته سوال ایجاد کردم همانطوری که سوال از ما خواسته ورودی ها و خروجی های مدنظر را در پورت های مناسب قرار دادم و از طرفی برای اعداد ۲۰۰ و ۵۰۰ همان ۹ بیت کافی است. و همینطور ورودی کلاک را نیز برای مدول Parking در نظر گرفتم و از طرفی ورودی و خروجی در صورت سوال را نیز در پورت های مناسب قرار دادم. موضوع دیگر در مورد مقدار ساعت و دقیقه است که برای نمایش ساعت سیگنال timer_hour را تعریف کردم.
برای نمایش ساعت سیگنال timer_hour را تعریف کردم.
برای نگه داری حداکثر ظرفیت آزاد و دانشگاه دو متغیر university_capacity و استفاده کردیم.

و همچنین برای اینکه بفهمیم ساعت بعدی فرا رسیده از سیگنال hour استفاده میکنیم

امير حسين محمديور سوال ۸ سوال ۸

(که به مدول Counter وصل است).

مقدار دهی های اولیه را مطابق خواسته سوال در یک بلاک initial انجام میدهیم.

قسمت پورت و مقدار دهی اولیه سیگنال های خروجی و سیگنال های داخلی به شرح زیر

است:

```
module Parking #(parameter uni_vacated_space_initial=500, parameter time_initial=8,parameter university_capacity_initial=500,
parameter vacated_space_initial=200,parameter public_capacity_initial=200)
(input car_entered, is_uni_car_entered, car_exited, is_uni_car_exited, clk,
    output reg uni_is_vacated_space, is_vacated_space,
   output reg [9:0] uni_parked_car, parked_car, uni_vacated_space, vacated_space,output reg[4:0] timer_hour);
   reg [9:0] university_capacity;
   wire hour;
    reg [9:0] public_capacity;
    reg [9:0] changed_capacity;
    reg [4:0] day_counter;
       parked_car = 0;
       uni_vacated_space = uni_vacated_space_initial;
       timer_hour= time_initial;
       uni_parked_car = 0;
       university_capacity = university_capacity_initial;
       vacated_space = vacated_space_initial;
       public_capacity = public_capacity_initial;
       day_counter=0;
```

خب حالاً به سراغ توضيح مدول parking و نحوه عملكرد أن ميرويم:

در این قسمت یک نکته کلیدی وجود دارد و آن هم این است که همواره اولویت با پرسنل دانشگاهی است. به این معنا که اگر قرار بر اضافه کردن ظرفیت به قسمت آزاد باشد اگر به انداز ه سقف تعیین شده جای خالی باشد همان مقدار و گرنه به انداز ه ظرفیت خالی

اضافه میکنیم.

نکته دیگر در مورد اضافه کردن ظرفیت است که چون از ساعت ۱۳ به بعد به ازای گذشت هر یک ساعت ما ظرفیت های آزاد را زیاد میکنیم پس فقط به ازای ساعات ۱۴ و گذشت هر یک ساعت ما ظرفیت در میشود و همچنین در ساعت ۱۶ نیز باید ظرفیت را با توجه به اینکه دانشگاه اولویت دارد زیاد کنیم. مثلا ببینیم آیا فضای خالی که از دانشگاه باقی مانده به انداز ه ای است که بتو ان ظرفیت آزاد را تا 500 تا افز ایش داد.

```
always @(posedge hour or posedge clk) begin

if (hour) begin

timer_hour = timer_hour + 1;

if (timer_hour % 24 == 14 || timer_hour % 24 == 15) begin

changed_capacity = (uni_vacated_space < 50) ? uni_vacated_space : 50;

university_capacity = university_capacity;

uni_vacated_space = uni_vacated_space - changed_capacity;

public_capacity = public_capacity + changed_capacity;

vacated_space = vacated_space + changed_capacity;

end else if (timer_hour % 24 == 16) begin

university_capacity = (uni_parked_car > 200) ? uni_parked_car : 200;

public_capacity = 700 - university_capacity;

vacated_space = public_capacity - parked_car;

uni_vacated_space = university_capacity - uni_parked_car;

end

end else if (clk) begin
```

بخش مربوط به ورود ماشین و تغییر ظرفیت آزاد و دانشگاهی نیز که با سیگنال clk کار میکند به شکل زیر میباشد:

```
end else if (clk) begin
     uni_is_vacated_space = (uni_vacated_space != 0) ? 1 : 0;
      is_vacated_space = (vacated_space != 0) ? 1 : 0;
     if (car_entered && is_uni_car_entered && uni_is_vacated_space ) begin
         uni_parked_car = uni_parked_car + 1;
         uni_vacated_space = uni_vacated_space - 1;
     end else if (car_entered && !is_uni_car_entered && is_vacated_space) begin
          parked_car = parked_car + 1;
          vacated_space = vacated_space - 1;
      end else if (car_exited && is_uni_car_exited && uni_parked_car > 0 ) begin
          uni_parked_car = uni_parked_car - 1;
          uni_vacated_space = uni_vacated_space + 1;
      end else if (car_exited && !is_uni_car_exited && parked_car > 0) begin
          parked_car = parked_car - 1;
         vacated_space = vacated_space + 1;
     if(timer_hour%24==0)
```

در این قسمت نیز مجددا بحث اولویت ها و اینکه من باید ببینم اصلا ظرفیت دارم که ماشین اضافه کنم را مشاهده میکنیم و یه موضوع دیگر این که برای من در موقع تست گرفتن پیش آمد این بود که ممکن است سیگنال خروج ماشین زیاد فعال بماند و تعداد ماشین های باقی مانده به حدی کم شود که عدد حاصل منفی شود و من از این رو، شرط مثبت بودن تعداد ماشین های پارک شده را چک کردم. نکته دیگر چون من میخوام ساعت را هم نمایش دهم چک میکنم که اگر ساعت ۲۴ شد، به صفر تغییر کند. حرکت دیگه که من کردم در مورد این بود که سیستم برای روز دوم هم به درستی کار کند.

حرکت دیکه که من کردم در مورد این بود که سیستم برای روز دوم هم به درستی کار کند.

از این رو متغیر day_counter را تعریف کردم که با یک شدن متغیر bour_counter

کار میکند و هر موقع که این اتفاق بیفتد ظرفیت ها بر اساس تعداد ماشین های درون

بار کینگ به حالت اولیه بر میگر داند.

حال به سراغ testBench نوشتن میرویم. تست بنچ من به شکل زیر است و خروجی های

آن نیز در فایل output.txt آورده شده است:

```
module Parking_TB();
   reg car_entered, is_uni_car_entered, car_exited, is_uni_car_exited,clk;
   wire uni_is_vacated_space, is_vacated_space;
   wire [9:0] uni_parked_car, parked_car, uni_vacated_space, vacated_space;
   wire [4:0]time_hour;
       #5 clk = ~clk;
   Parking #(500,8,500,200,200)parking(car_entered, is_uni_car_entered, car_exited, is_uni_car_exited,clk,
   uni_is_vacated_space, is_vacated_space,uni_parked_car, parked_car, uni_vacated_space, vacated_space,time_hour);
       car_entered=0;
       is_uni_car_entered=0;
       car_exited=0;
       is_uni_car_exited=0;
       c1k=0;
       #20 car_entered = 1;
       #30 is_uni_car_entered = 1;
       #50 car_entered = 0; is_uni_car_entered = 0; car_exited = 1; is_uni_car_exited = 0;
       #50 car_exited = 1; is_uni_car_exited = 1;
       #10000 $finish();
       $monitor("time= %t\nhour=%d \n car_entered = %b || is_uni_car_entered = %b || car_exited = %b || is_uni_car_exited = %b >>>> uni_is_vacated_space = %d ||",
       $time,time_hour, car_entered, is_uni_car_entered, car_exited, is_uni_car_exited,uni_is_vacated_space,
        is_vacated_space,uni_parked_car, parked_car, uni_vacated_space, vacated_space);
       $dumpfile("Parking.vcd");
       $dumpvars(0,Parking_TB);
```

بخشی از خروجی این testBench به شکل زیر است:

```
hour= 8
     car_entered = 0 || is_uni_car_entered = 0 || car_exited = 0 || is_uni_car_exited = 0 >>>> uni_is_vacated_space = x ||is_vacated_space = x
    || uni_parked_car = 0 || parked_car = 0 || uni_vacated_space = 500 || vacated_space = 200
    car_entered = 0 || is_uni_car_entered = 0 || car_exited = 0 || is_uni_car_exited = 0 >>>> uni_is_vacated_space = 1 ||is_vacated_space = 1
   || uni_parked_car = 0 || parked_car = 0 || uni_vacated_space = 500 || vacated_space = 200
   || uni_parked_car = 0 || car_exited = 0 || is_uni_car_exited = 0 >>>> uni_is
|| uni_parked_car = 0 || uni_vacated_space = 500 || vacated_space = 200
time= ___25
   car_entered = 1 || is_uni_car_entered = 0 || car_exited = 0 || is_uni_car_exited = 0 >>>> uni_is_vacated_space = 1 ||is_vacated_space = 1
   car_entered = 1 || is_uni_car_entered = 0 || car_exited = 0 || is_uni_car_exited = 0 >>>> uni_is_vacated_space = 1 ||is_vacated_space = 1
    car_entered = 1 || is_uni_car_entered = 0 || car_exited = 0 || is_uni_car_exited = 0 >>>> uni_is_vacated_space = 1 ||is_vacated_space = 1
21 || uni_parked_car = 0 || parked_car = 2 || uni_vacated_space = 500 || vacated_space = 198
    car_entered = 1 || is_uni_car_entered = 0 || car_exited = 0 || is_uni_car_exited = 0 >>>> uni_is_vacated_space = 1 ||is_vacated_space = 1
25 || uni_parked_car = 0 || parked_car = 3 || uni_vacated_space = 500 || vacated_space = 197
    | car_entered = 1 || is_uni_car_entered = 1 || car_exited = 0 || is_uni_car_exited = 0 >>>> uni_is_vacated_space = 1 ||is_vacated_space = 1
29 || uni_parked_car = 0 || parked_car = 3 || uni_vacated_space = 500 || vacated_space = 197
31 hour= 8
   | car_entered = 1 || is_uni_car_entered = 1 || car_exited = 0 || is_uni_car_exited = 0 >>>> uni_is_vacated_space = 1 ||is_vacated_space = 1
    || uni_parked_car = 1 || parked_car = 3 || uni_vacated_space = 499 || vacated_space = 197
    car_entered = 1 || is_uni_car_entered = 1 || car_exited = 0 || is_uni_car_exited = 0 >>>> uni_is_vacated_space = 1 ||is_vacated_space = 1
    || uni_parked_car = 2 || parked_car = 3 || uni_vacated_space = 498 || vacated_space = 197
```

اگر بخواهیم کمی خروجی را تحلیل کنیم تا از عملکرد درست آن مطمئن شویم:

در ساعت ۸ که سیستم شروع به کار میکند باید ظرفیت های دانشگاه و آزاد به ترتیب 500 و 200 باشد که

همانطور که میبینیم اینگونه است.

در زمان 20 یک ماشین آزاد وارد میشود که نتجیتا در کلاک بعدی باید ظرفیت آزاد یکی کم شده باشد، که همینطور نیز است.

این روند ادامه دارد و مدام بر تعداد ماشین های آزاد افزوده میشود تا اینکه در زمان 50، نوع این

ماشین عوض میشود و ماشین پرسنلی وارد میشود از این زمان تا زمان 100، مدام ماشین

پرسنلی وارد میشود

و همانطور که میبینیم از اینجا به بعد دیگر ماشینی وارد نمیشود و تا زمان 125 ما با خروج ماشین

های آزاد روبرو هستیم.

```
time= 100

time= 100

time= 100

time= 100

time= 100

time= 105

time= 115

hour= 8

time= 115

hour= 8

time= 115

hour= 8

time= 125

time=
```

خواهد داشت:

```
150
 car_entered = 0 || is_uni_car_entered = 0 || car_exited = 1 || is_uni_car_exited = 1 >>>> uni_is_vacated_space = 1 ||is_vacated_space = 1
|| uni_parked_car = 5 || parked_car = 0 || uni_vacated_space = 495 || vacated_space = 200
time=
hour= 8
car_entered = 0 || is_uni_car_entered = 0 || car_exited = 1 || is_uni_car_exited = 1 >>>> uni_is_vacated_space = 1 ||is_vacated_space = 1
|| uni_parked_car = 4 || parked_car = 0 || uni_vacated_space = 496 || vacated_space = 200
car_entered = 0 || is_uni_car_entered = 0 || car_exited = 1 || is_uni_car_exited = 1 >>>> uni_is_vacated_space = 1 ||is_vacated_space = 1
car_entered = 0 || is_uni_car_entered = 0 || car_exited = 1 || is_uni_car_exited = 1 >>>> uni_is_vacated_space = 1 ||is_vacated_space = 1
|| uni_parked_car = 2 || parked_car = 0 || uni_vacated_space = 498 || vacated_space = 200
car_entered = 0 || is_uni_car_entered = 0 || car_exited = 1 || is_uni_car_exited = 1 >>>> uni_is_vacated_space = 1 ||is_vacated_space = 1
hour= 8
car_entered = 0 || is_uni_car_entered = 0 || car_exited = 1 || is_uni_car_exited = 1 >>>> uni_is_vacated_space = 1 ||is_vacated_space = 1
|| uni_parked_car = 0 || parked_car = 0 || uni_vacated_space = 500 || vacated_space = 200
```

از نكات ديگر طراحي ميتوان به اينكه در ساعت 14 و 15 و 16 بايد ظرفيت آزاد زياد شود اشاره كرد كه در ادامه ميبينيم:

حالا در آخر میتونیم اون قضیه ست شدن ظرفیت ها را برای روزهای بعدی چک کنیم:

```
156 | car_entered = 0 || is_uni_car_entered = 0 || car_exited = 0 || is_uni_car_exited = 0 >>>> uni_is_vacated_space = 1 || is_vacated_space = 1

157 || uni_parked_car = 0 || parked_car = 0 || uni_vacated_space = 200 || vacated_space = 500

158 time= 5395

159 hour= 1

160 | car_entered = 0 || is_uni_car_entered = 0 || car_exited = 0 || is_uni_car_exited = 0 >>>>> uni_is_vacated_space = 1 || is_vacated_space = 1

161 || uni_parked_car = 0 || parked_car = 0 || uni_vacated_space = 500 || vacated_space = 200

162 time= 5405
```

ب) فایل مربوط به Quartus این پروژه در فولدر پروژه آمده است.

همانطور که در تصویر زیر میبینیم بیشینه فرکانس برابر با 6.46MHz است.

	Fmax	Restricted Fmax	Clock Name	Note
1	6.46 MHz	6.46 MHz	clk	
2	134.93 MHz	134.93 MHz	Counter:counter hour	

سیگنال clk همان سیگنال کلاک مدول Parking است. ما میتوانیم درستی این فرکانس را با مراجعه

کردن به گزارش تاخیر مسیر داده ها چک کنیم:

	Slack	From Node	To Node	Launch Clock	Latch Clock	Relationship	Clock Skew	Data Delay
1	-153.895	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.624
2	-153.885	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.614
3	-153.885	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.614
4	-153.885	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.614
5	-153.885	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.614
5	-153.884	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.613
7	-153.884	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.613
8	-153.884	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.613
9	-153.884	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.613
10	-153.883	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.612
11	-153.882	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.611
12	-153.875	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.604
13	-153.875	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.604
14	-153.875	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.604
15	-153.875	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.604
6	-153.875	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.604
17	-153.875	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.604
18	-153.875	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.604
19	-153.875	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.604
20	-153.875	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.604
21	-153.875	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.604
22	-153.874	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.603
23	-153.874	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.603
24	-153.874	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.603
25	-153.874	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.603
26	-153.874	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.603
7	-153.874	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.603
28	-153.874	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.603
9	-153.874	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.603
0	-153.874	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.603
1	-153.874	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.603
32	-153.874	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.603
33	-153.874	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.603
34	-153.874	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.603
35	-153.874	Counter:counter count[2]	Counter:counter hour	clk	clk	1.000	0.000	154.603

به طور کلی تاخیر مسیر داده ها برابر با 154ns است و همانطور که میبینیم فرکانس بیشینه تقریبا با

اميرحسين محمدپور

معکوس آن برابر است:

1/154ns~6.49MHz