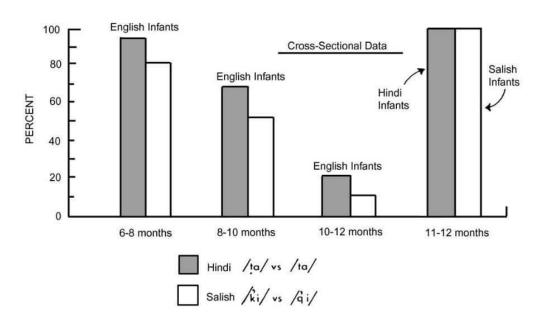
پيوست آزمون علوم شناختى:

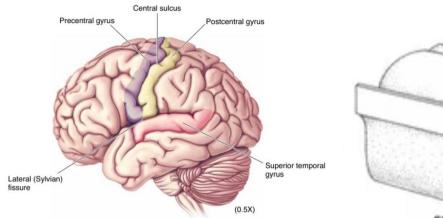
Logic Gates - Symbols and Truth Tables

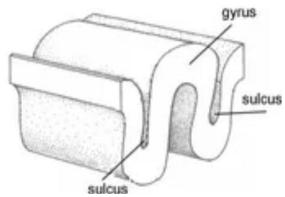
BUF	In		Out	NOT	ln		Out
(Buffer)	0		0	(Inverter)	0		1
	1		1		1		0
AND	ln1	ln2	Out	NAND (NOT AND)	ln1	ln2	Out
	0	0	0		0	0	1
In1 Out	0	1	0		0	1	1
	1	0	0		1	0	1
	1	1	1		1	1	0
							70000
OB.	ln1	ln2	Out	NOP	ln1	ln2	Out
OR	In1	In2 0	Out 0	NOR (NOT OR)	In1 0	In2	Out
	- Hannisa - I	9,000,000,000		(NOT OR)	0.00000000		Out 1 0
[In] Out	0	0	0	(NOT OR)	0	0	1
	0	0	0	(NOT OR)	0	0	1 0
In1 Out	0 0 1	0 1 0	0 1 1	(NOT OR)	0 0 1	0 1 0	1 0 0
In1 Out XOR	0 0 1	0 1 0	0 1 1 1	(NOT OR) In1 Out XNOR	0 0 1 1	0 1 0	1 0 0
XOR (Exclusive Or)	0 0 1 1 In1	0 1 0 1 ln2	0 1 1 1 Out	(NOT OR) In2 XNOR (NOT XOR)	0 0 1 1 In1	0 1 0 1 In2	1 0 0
In1 Out XOR	0 0 1 1 1 In1 0	0 1 0 1 In2 0	0 1 1 1 0ut 0	(NOT OR) In1 Out XNOR	0 0 1 1 1 In1	0 1 0 1 ln2 0	1 0 0 0 Out

A circle behind a symbol indicates that the output signal is inverted.

توجه: نحوهٔ کار این عملگرها و گیتهای منطقی به این شکل است که دو ورودی یا یک ورودی دریافت می کنند و بر اساس ورودی دریافتی، یک خروجی تحویل میدهند.

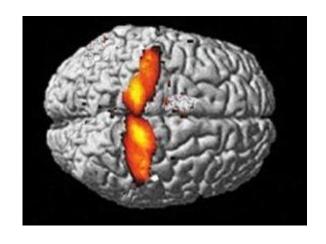






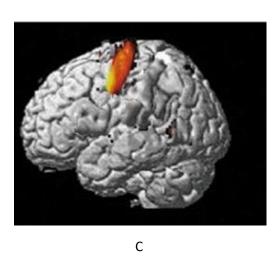
اشكال مربوط به سوال 17:

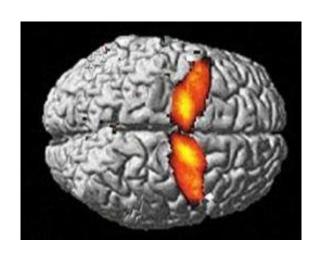




В

Α





D

