«دستور کار آزمایشگاه مدارهای منطقی»

دانشکده مهندسی کامپیوتر دانشگاه صنعتی شریف

1899/8/8.

۱- مقدمه

این دستور کار بر مبنای دستور کار فعلی آزمایشگاه مدار منطقی که در پاییز ۱۳۸۸ توسط دکتر حسین اسدی بازنگری شده است و با هدف افزایش قابلیت اجرای آزمایشها در محیط شبیه سازی پروتئوس تهیه شده است.

عناوین آزمایشها، عبارتند از:

- آزمایش اول: آشنایی با محیطهای شبیهسازی
 - آزمایش دوم: شیفترجیسترها
 - آزمایش سوم: شمارندهها
- آزمایش چهارم: یک مدار کنترل کننده ساده (تایمر ماشین لباسشویی/ تلفن راهدور)
 - آزمایش پنجم: آشنایی با ALU
 - آزمایش ششم: طراحی یک برد مدار چاپی (PCB)

زمان انجام مجموعه آزمایشها، دوازده هفته و طبق زمانبندی جدول ۱ پیشبینی میشود.

جدول ۱- زمانبندی انجام آزمایشها

توضيحات	تعداد جلسات	عنوان آزمایش	ردیف
	٢	آشنایی با محیطهای شبیهسازی	١
	٢	شيفترجيسترها	٢
	٢	شمارندهها	٣
	٢	یک مدار کنترل کننده ساده	۴
	٣	آشنایی با ALU	۵
	١	طراحی یک برد مدار چاپی (PCB)	۶

۲- آزمایش اول: آشنایی با محیطهای شبیهسازی

هدف از این آزمایش آشنایی با محیطهای نرمافزاری شبیهسازی مدارهای منطقی است. این آزمایش در سه بخش انجام میشود. در بخش اول، به کمک نرمافزار Fritzing با طرز کار و نوع اتصالات یک بردبورد (Breadboard) آشنا خواهید شد. در بخش دوم آزمایش، یک مدار ترکیبی ساده را با نرمافزار Proteus و تست میکنید و بالاخره در بخش سوم، مدار ترکیبی پیچیده تری را با نرمافزار Proteus خواهید ساخت. زمان پیشبینی شده برای انجام این آزمایش، دو جلسه سه ساعته است.

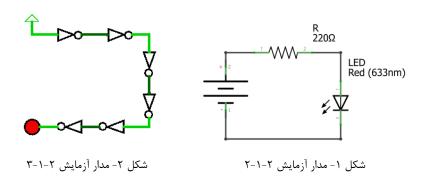
۱-۲ رسم مدار با Fritzing

در این آزمایش میخواهیم علاوه بر آشنایی با نرمافزار Fritzing، با طرز کار بردبورد هم آشنا شویم. متاسفانه این نرمافزار قابلیت شبیه سازی ندارد. بنابراین تنها راه اطمینان از اینکه مدار را درست بسته اید، این است که نشانگر ماوس را روی یک اتصال قرار داده و کلید سمت چپ را فشار دهید. با این کار همه نقاطی که به این نقطه متصل هستند، سبزرنگ می شوند و با این روش می توانید مدار را به طور دستی کنترل کنید. در هر بخش از آزمایش، از اتصالات بخشهای مختلف مدار خود screenshot بگیرید و ضمیمه گزارش کنید.

۱-۱-۲ یک بردبورد خالی را در نظر بگیرید و به کمک ماوس نحوه اتصالات داخلی آن را پیدا کنید.

۲-۱-۲ یک مدار ساده شامل یک مقاومت، یک LED و یک باتری، مطابق با شکل ۱ روی بردبورد ببندید.

۲-۱-۳ یک تراشه ۷۴۰۴ (یا هر تراشه مشابه که شامل ۶ گیت NOT باشد) انتخاب کنید و مدار شکل ۲ را روی بردبورد ببندید.



۲-۲- ساخت مدار با Logisim

مدارهای زیر را با نرمافزار logisim رسم کنید.

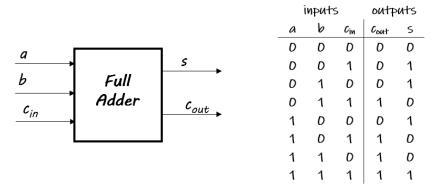
۲-۲-۲ یک مدار جمع کننده کامل (Full Adder)، مطابق شکل ۳ بسازید.

7-7-7- به کمک مدار جمع کننده شکل 7 و با اضافه کردن گیتهای مناسب، یک جمع کننده /تفریق کننده 7-7-7- به کمک مدار جمع کننده شکل 7 عمل کند. این مدار بسته به مقدار ورودی Cin، حاصل جمع یا تفریق دو عدد چهاربیتی ورودی را در خروجی تولید می کند.

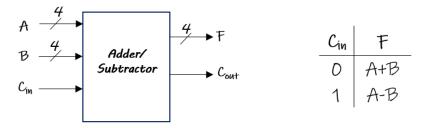
^r https://sourceforge.net/projects/circuit/

[\] https://fritzing.org/

^r https://dl2.soft98.ir/engineering/Proteus.Pro.8.9.SP0.Build.27865.rar



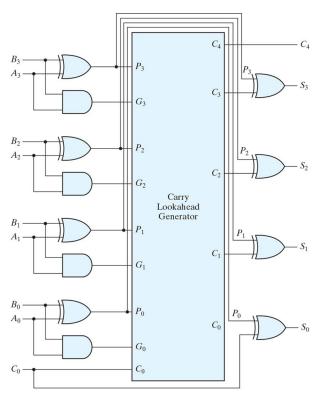
شکل ۳- مدار جمع کننده کامل



شکل ۴- مدار جمع کننده/ تفریق کننده چهاربیتی

۲-۲- ساخت مدار با Proteus

یک جمع کننده چهاربیتی از نوع Carry-Look-Ahead، مطابق شکل ۵ بسازید.



Carry-Look-Ahead شکل 0– جمع کننده چهاربیتی

٣- آزمایش دوم: شیفترجیستر

هدف از این آزمایش، آشنایی شما با نحوه کارکرد انواع شیفترجیسترها است. همه بخشهای این آزمایش را با نرمافزار Proteus انجام دهید. زمان پیشبینی شده برای انجام این آزمایش، دو جلسه سه ساعته است.

۲-۱- طراحی و ساخت یک شیفترجیستر

7-1-1 مطابق شکل ۶ یک شیفت رجیستر با قابلیت بارگذاری موازی بسازید. در این آزمایش، ورودی push button را با یک کلید از نوع push button به مدار می دهید تا بتوان عملکرد مدار را با ورودی های مختلف سنجید. این مدار، یک ورودی کنترل کننده به نام Mode دارد که اگر یک باشد، ورودی های A تا A همزمان و به طور موازی وارد شیفت رجیستر می شود و اگر صفر باشد، یک شیفت به بالا انجام می شود و ورودی وارد فلیپ فلاپ A می شود.

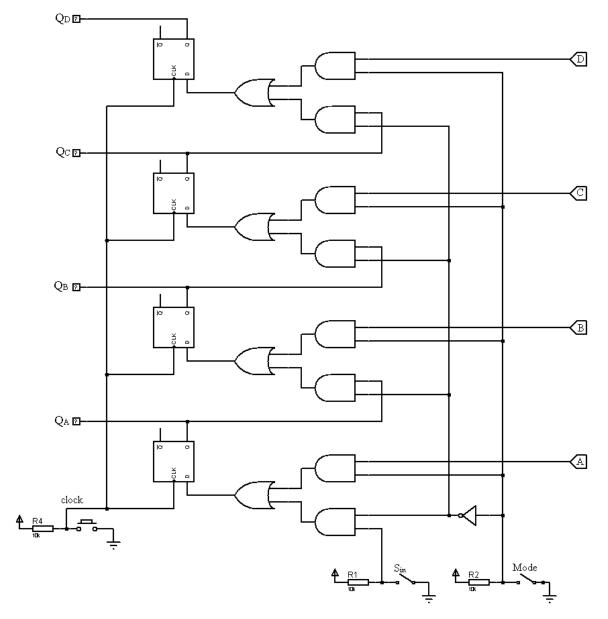
۲-۱-۳ با اعمال ورودیهای مناسب، مقدار اولیه 1010 را در شیفت رجیستر ذخیره کنید.

 S_{in} و Mode و ما قرار دادن کلیدهای Mode و بیت پرارزش باشد، با قرار دادن کلیدهای A و A و A شیفت و با قابلیت شیفت به راست بسازید.

۳-۲-۳ با اعمال تغییرات لازم، مدار را به یک شیفترجیستر دوطرفه (بدون قابلیت بارگذاری موازی) تبدیل کنید، به این ترتیب که اگر Mode=0، شیفت به راست و اگر Mode=1، شیفت به چپ انجام شود.

۳-۲- استفاده از شیفترجیستر آماده

7-7-1-1 با استفاده از تراشه 7495 یک شیفترجیستر با قابلیت شیفت به راست و بارگذاری موازی بسازید. 7-7-7-1 با اضافه کردن گیتهای لازم به شیفترجیستری که در بند قبل ساختید، مداری طراحی کنید که بتواند رشتههای 1101، 1110، 0001 و 0001 را شناسایی کند. مدار باید دائما به دنبال هر کدام از این رشتهها بگردد و به محض مشاهده یکی از آنها، خروجی یک تولید کند.



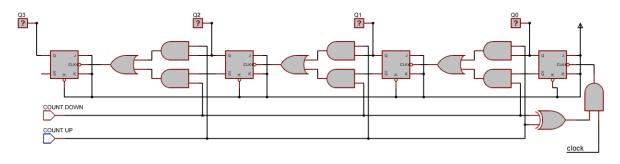
شکل ۶- شیفت رجیستر یکطرفه با قابلیت بارگذاری موازی

۴- آزمایش سوم: شمارنده

هدف از این آزمایش، آشنایی شما با نحوه کارکرد انواع شمارندهها است. همه بخشهای این آزمایش را با نرمافزار Proteus انجام دهید. زمان پیشبینی شده برای انجام این آزمایش، دو جلسه سه ساعته است.

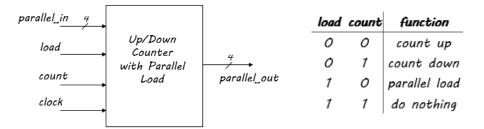
۱-۴ شمارنده دودویی آسنکرون

۱-۱-۴ مطابق شکل ۷، با استفاده از چهار فلیپفلاپ JK یا T، یک شمارنده بالا/پایینشمار آسنکرون بسازید.



شکل ۷- شمارنده دودویی آسنکرون

۲-۱-۴ با اعمال تغییرات لازم، طبق شکل ۸ امکان مقداردهی موازی را به شمارنده خود اضافه کنید. برای این منظور می توانید از فلیپ فلاپهایی استفاده کنید که قابلیت Clear و Preset آسنکرون دارند.



شكل ٨ - شمارنده آسنكرون بالا/پايينشمار با قابليت مقداردهي موازي

۲-۴ شمارنده دودویی سنکرون

با استفاده از سه فلیپفلاپ JK یک شمارنده سنکرون بسازید که اعداد صفر تا هفت را سهتا سهتا بشمارد. این شمارنده، یک ورودی X دارد که جهت شمارش را مشخص می کند، به این ترتیب که اگر X=0 شمارش رو به بالا خواهد بود.

۴-۳- شمارنده BCD

با استفاده از دو تراشه 74190 که یک شمارنده BCD با قابلیت مقداردهی اولیه و شمارش رو به بالا و پایین است، یک شمارنده برای شمارش اعداد صفر تا ۶۳ بسازید. خروجی شمارنده ها را به نمایشگرهای ۷ قطعهای (7-seg LED) وصل کنید. توجه کنید تا جای ممکن از به کارگیری مدارهای اضافه بپرهیزید.

۵- آزمایش چهارم: مدار کنترلکننده

هدف از این آزمایش، ساخت یک مدار کنترلکننده ساده با کمک ASM Chart است. برای انجام این آزمایش، یکی از دو موضوع ۵-۱- یا ۵-۲ را انتخاب کنید و به کمک Proteus بسازید. زمان پیشبینی شده برای انجام این آزمایش، دو جلسه سه ساعته است.

۵-۱- تايمر يک ماشين لباسشويي

تایمر یک ماشین لباس شویی با مشخصات زیر طراحی کنید.

سیگنالهای ورودی

کلیدهای دوحالته شروع (Start)، باز و بسته بودن شیر آب (Valve)، باز و بسته بودن در ماشین لباس شویی (Door)، انتخاب برنامه شستوشو با آب گرم یا سرد (Function).

یک کلید از نوع push-button برای باز گرداندن مدار به حالت اولیه (Reset).

یک مولد پالس برای ورودی clock.

سیگنالهای خروجی

آبگیری (Fill) گرم کردن آب (Heat)، شستوشو (Wash)، تخلیه آب (Drain)، خشک کردن (Dry) و خاتمه (Finish)

طرز کار

با زدن کلید شروع کار ماشین لباسشویی آغاز میشود، به شرط آنکه شیر آب باز و در ماشین لباسشویی بسته و برنامه شستوشو مشخص باشد.

این ماشین، دو برنامه شستوشو با آب گرم و شستوشو با آب سرد دارد که با تغییر وضعیت یک کلید مشخص می شود.

در برنامه شستوشو با آب سرد، عملیات آبگیری، شستوشو، تخلیه و خشککردن به ترتیب در زمانهای T4، T3 و T5 ثانیه انجام می شود.

در برنامه شستوشو با آب گرم، عملیات آبگیری، گرمکردن آب، شستوشو، تخلیه و خشککردن به ترتیب در زمانهای T4، T3، T2، T3 و T5 ثانیه انجام می شود.

در پایان هر دو برنامه شستوشو، خروجی خاتمه (Finish) فعال میشود و مدار در همان وضعیت باقی میماند تا زمانی که کلید Reset فشرده شود و تایمر به حالت اولیه برگردد.

زمانهای T1، T1 و T5 را ۲ پالس ساعت و زمانهای T2 و T3 را ۳ پالس ساعت فرض کنید.

۵-۲– تلفن راهدور

مدار کنترل کننده یک تلفن راهدور با مشخصات زیر طراحی کنید.

سیگنالهای ورودی

کلید دوحالته شروع .(Start

یک کلید از نوع push-button که هر بار فشرده می شود، به معنای انداختن یک سکه جدید است (Coin). یک کلید از نوع push-button برای بازگرداندن مدار به حالت اولیه (Reset).

یک مولد پالس برای ورودی clock.

سیگنالهای خروجی

برقراری تماس (Call)، هشدار (Alarm)، خطوط نشانگر تعداد سکهها که به دو عدد نمایشگر ۷ قطعهای متصل هستند.

طرز کار

این تلفن فقط سکههای ده ریالی را میپذیرد و تعداد سکه های موجود را بر روی دو نمایشگر ۷ قطعهای نمایش میدهد. (حداکثر ۹۹ سکه)

برای برقراری تماس باید تعداد دلخواه (حداقل یک سکه) داخل تلفن انداخت و بعد کلید شروع را فشار داد تا تماس برقرار شود. به محض برقراری تماس تلفنی ده ریال از موجودی کسر میشود و چراغ نشاندهنده برقراری تماس روشن می شود که تا پایان تماس روشن می ماند. از این پس، به ازای هر T1 ثانیه (۲ پالس ساعت) ده ریال از میزان موجودی کسر می شود. وقتی موجودی به صفر برسد، چراغ هشداردهنده روشن می شود.

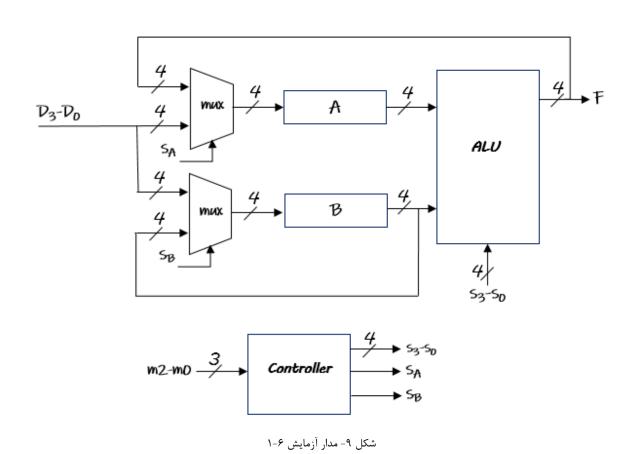
در حین مکالمه و حتی پس از روشن شدن چراغ هشداردهنده، امکان افزایش سکهها وجود دارد. در صورتی که T2 ثانیه (۳ پالس ساعت) پس از روشن شدن هشداردهنده، سکهای اضافه نشود، تماس تلفنی قطع خواهد شد، یعنی نشاندهنده تماس تلفنی خاموش می شود و هشداردهنده روشن می ماند، در حالی که با افزایش سکهها، تماس تلفنی همچنان برقرار مانده و هشداردهنده خاموش می شود.

-۶ آزمایش پنجم: واحد محاسبات و منطق (ALU)

هدف از این آزمایش، آشنایی با واحد محاسبات و منطق (ALU) است. همه بخشهای این آزمایش را با نرمافزار Proteus انجام دهید. زمان پیشبینی شده برای انجام این آزمایش، سه جلسه سه ساعته است.

۶-۱- آشنایی با تراشه ۷۴۱۸۱

مداری طراحی کنید که طبق شکل ۹، دارای دو ثبات داده A و B، یک ALU و یک کنترل کننده باشد، به طوری که با دادن کدهای مختلف به ALU، اعمال مختلف بر روی ورودی ها انجام شود.



سیگنالهای ورودی

خطوط داده D0-D3

خطوط دستور M0-M2

یک کلید از نوع push-button برای باز گرداندن مدار به حالت اولیه (Reset).

یک کلید از نوع push-button برای ورودی

سیگنالهای خروجی

این مدار سیگنال خروجی خاصی ندارد. برای بررسی کارکرد درست مدار باید محتویات ثباتهای A و B و خروجی ALU قابل مشاهده باشد.

طرز کار:

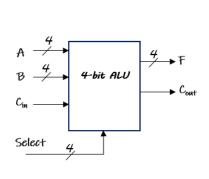
مدار باید طبق جدول ۲، با توجه ورودیهای M0-M2 عملیات خاصی را انجام دهد. برای ساخت این مدار از تراشههای ۷۴۱۸۱ (ALU)، ۷۴۱۷۵ (ثباتها)، ۷۴۱۵۷ (MUX) و تعداد کافی گیتهای پایه استفاده کنید.

جدول ۲- عملیات صورت گرفته در مدار برحسب ورودیهای M0-M2

M2	M1	MO	Operation
0	0	0	$A \leftarrow D_3 - D_0$
0	0	7	$\mathcal{B} \leftarrow \mathcal{D}_3 \text{-} \mathcal{D}_0$
0	7	0	$A \leftarrow A$
0	7	7	$A \leftarrow B$
1	0	0	clear (A)
1	0	7	$A \leftarrow not(A)$
1	7	0	$A \leftarrow and(A,B)$
7	7	7	$A \leftarrow add(A,B)$

۲-۶ ساخت مدار داخلی ALU

یک واحد محاسبات و منطق چهاربیتی (4-bit ALU)، طبق شکل ۱۰ بسازید.



	Operation select					
S3	S_2	S_1	S_0	C_{in}	Operation	Function
0	0	0	0	0	F = A	Transfer A
0	0	0	0	1	F = A + 1	Increment A
0	0	0	1	0	F = A + B	Addition
0	0	0	1	1	F = A + B + 1	Add with carry
0	0	1	0	0	$F = A + \overline{B}$	Subtract with borrow
0	0	1	0	1	$F = A + \overline{B} + 1$	Subtraction
0	0	1	1	0	F = A - 1	Decrement A
0	0	1	1	1	F = A	Transfer A
0	1	0	0	×	$F = A \wedge B$	AND
0	1	0	1	×	$F = A \lor B$	OR
0	1	1	0	×	$F = A \oplus B$	XOR
0	1	1	1	×	$F = \overline{A}$	Complement A
1	0	×	×	×	$F = \operatorname{shr} A$	Shift right A into F
1	· 1	×	×	×	$F = \operatorname{shl} A$	Shift left A into F

شکل ۱۰- واحد محاسبات و منطق ۴ بیتی

۷- آزمایش ششم: طراحی یک برد مدار چاپی (PCB)

به کمک نرمافزار پروتئوس مدار کنترلکنندهای را که در آزمایش چهار ساختید، بر روی یک برد مدار چاپی پیاده کنید. زمان پیشبینی شده برای انجام این آزمایش، یک جلسه سه ساعته است.