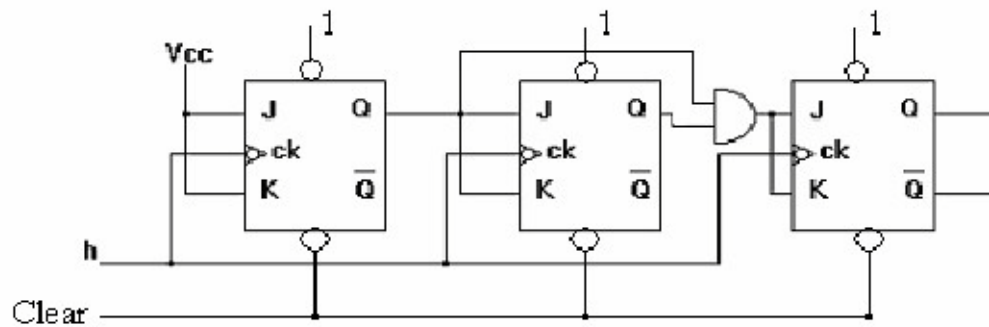
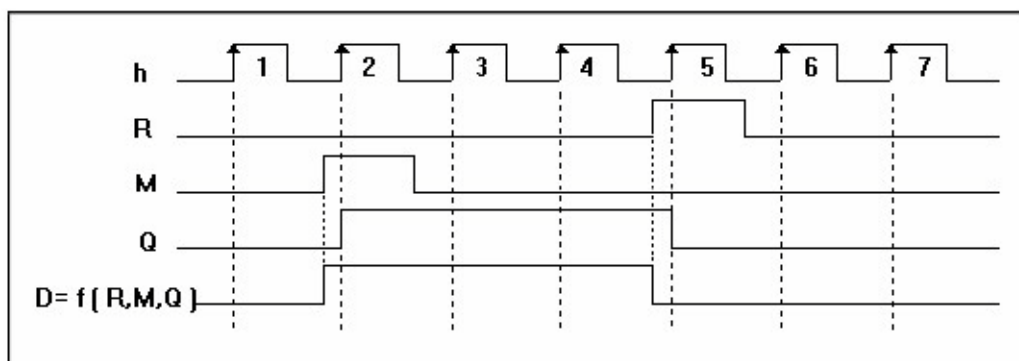


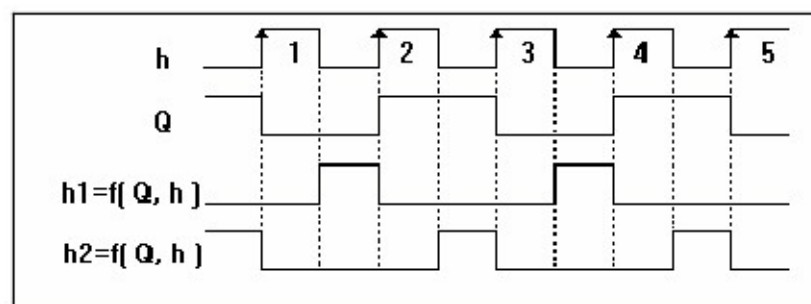
1. Tracer le chronogramme du circuit suivant. Supposer qu'initialement le circuit est dans l'état 0.



2. Réaliser à l'aide d'une bascule D à déclenchement sur front montant et des portes logiques le circuit représenté par le chronogramme suivant:



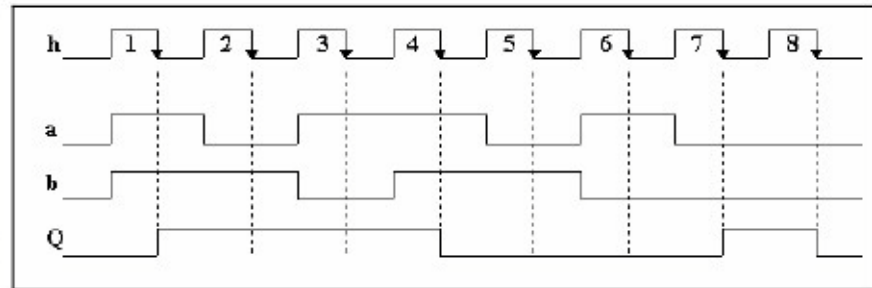
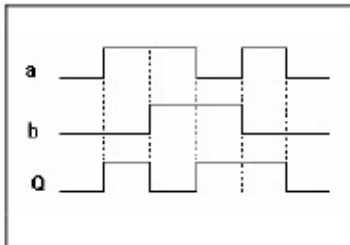
3. Réaliser à l'aide de bascules D à déclenchement sur front montant et des portes Nor le circuit représenté par le chronogramme suivant:



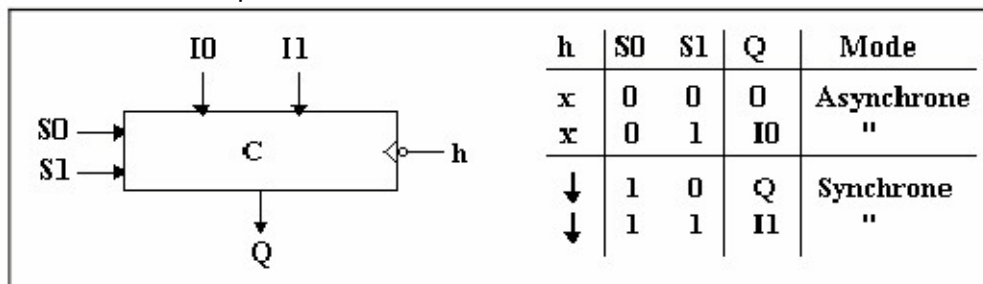
4. Réaliser les schémas des circuits logiques qui permettent de mettre à 0, ou à 1 une bascule JK en fonction de a et b conformément aux chronogrammes suivants:

a./ Asynchrone

b./ Synchrone



5. Réaliser le circuit défini par la table de vérité et le schéma bloc suivants:

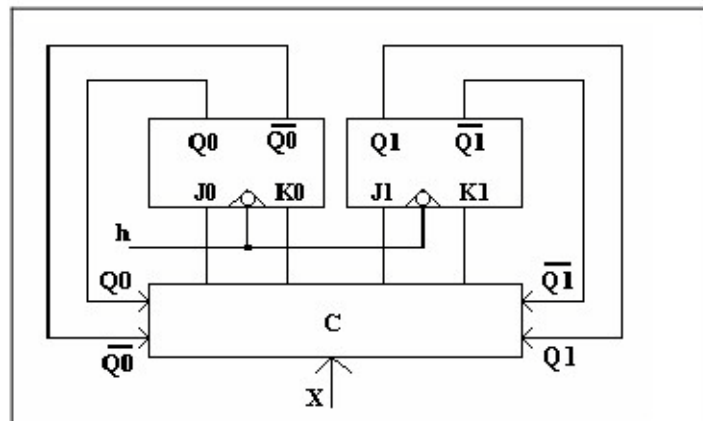


6. Soit un circuit défini par le fonctionnement et le schéma bloc suivants:

Fonctionnement:

X	Q1	Q0	Q1+	Q0+
0	0	0	0	0
1	0	0	0	1
0	0	1	1	0
1	0	1	0	1
0	1	0	1	0
1	1	0	1	1
0	1	1	1	1
1	1	1	0	0

Schéma Bloc:



Question: Réaliser le circuit C permettant de donner (J0,K0) et (J1,K1).