Avaliação de Desempenho no IA-32 (3)



Estrutura do tema Avaliação de Desempenho (IA-32)

- 1. A avaliação de sistemas de computação (métricas)
- 2. Técnicas de otimização de *hardware*
 - 1. Hierarquia de memória
 - 2. Exploração de paralelismo
- 3. Técnicas de otimização de código (compiladores)
- 4. Outras técnicas de otimização (programador)
- 5. Medição de perfil de execução

Medição e otimização de desempenho Impacto do nível de otimização (compilador)

众人

```
-Os (opt para code
qcc -m32 -O0 (sem otimizações)
c7 45 f8 00 00 00 00 movl $0, -8(%ebp) # soma=0
                                                             xorl %eax. %eax
                                                   31 c0
c7 45 \text{ fc } 00 00 00 00 \text{ movl } \$0, -4(\%ebp)  # i = 0
                                                   8b 55 08 movl 8(%ebp), %edx
8b 45 fc
                    movl -4(%ebp), %eax
                                                   ff 44 c2 04 incl
8d 14 c5 00 00 00 00 leal (,%eax,8), %edx # i*8
                                                   4(%edx,%eax,8)
8b 45 08
                    movl 8(%ebp), %eax
                                                   40
                                                             incl %eax
01 d0
                    addl %edx, %eax # v+8*i
                                                   83 f8 64 cmpl $100, %eax
8b 50 04
                    movl 4(%eax), %edx
                                                   75 f6
                                                             ine -10
83 c2 01
                    add/$1, %edx # v[i].a++
89 50 04
                    movl %edx, 4(%eax)
83 45 fc 01
                    addl $1, -4(%ebp)
                                         # i++
                                                   31 d2
                                                             xorl %edx, %edx
83 7d fc 63
                    cmpl $99, -4(%ebp)
                                                   f7 f1
                                                             divl %ecx
7e de
                    ile -34
ba 1f 85 eb 51
                    movl $1374389535, %edx
```

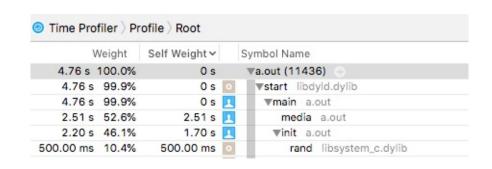
```
struct S {
    char s[4]; unsigned int a;
};
void init(struct S *vec) {
    int i;
    for(i=0; i<N; i++) {
        vec[i].a = rand()%20;
}
int media(struct S *vec) {
    int i:
    unsigned int soma=0;
    for (i=0; i<N; i++)
        vec[i].a++;
    for (i=0; i<N; i++)
        soma += vec[i].a;
    return(soma/N);
struct S v[N];
int main() {
    init(v);
    printf("media=%d\n", media(v));
}
```

Medição e otimização de desempenho Medição do perfil de execução



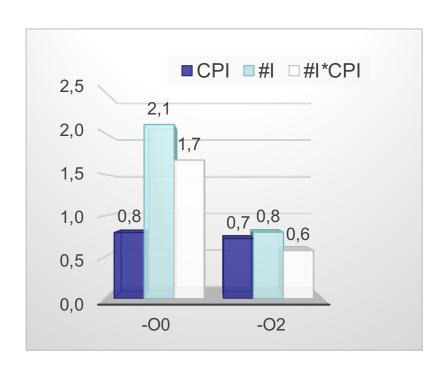
Call-graph

 Tempo de cada chamada organizado de forma hierárquica



- clang-1000 -00
 - Main
 - Init (46% do tempo de execução)rand (10 %)
 - Media (53%) -> Hot-spot (ponto quente)

Comparação -O0 vs -O2 (função média N= 108 - TPC8)



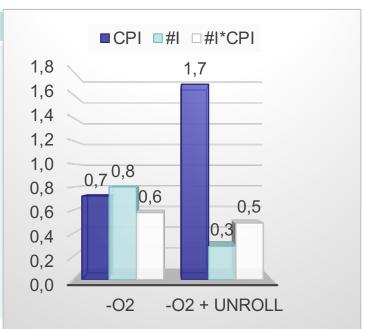
CPI - Ciclos Por Instrução (médio) I - Instruções (x10⁹)

I*CPI - Total de Ciclos (x109)

Medição e otimização de desempenho Optimização Loop-unrolling



-O2		-O2 -funroll-all-loops		
1e 00 : 83 00 01 1e03: 83 c0 08 1e06: 39 c1 1e08: 75 f6	addl \$1, (%eax) addl \$8, %eax cmpl %eax, %ecx jne -10	1c90: 1c93: 1c97: 1c9b: 1c9f: 1ca3:	83 00 01 83 40 08 01 83 40 10 01 83 40 18 01 83 40 20 01 83 40 28 01 83 40 30 01	addl \$1, (%eax) addl \$1, 8(%eax) addl \$1, 16(%eax) addl \$1, 24(%eax) addl \$1, 32(%eax) addl \$1, 40(%eax) addl \$1, 48(%eax)
		1 caf: 1 cb2:	83 40 38 01 83 c0 40 39 c1 75 da	addl \$1, 56(%eax) addl \$64, %eax cmpl %eax, %ecx jne -38





Ciclo desdobrado 8x

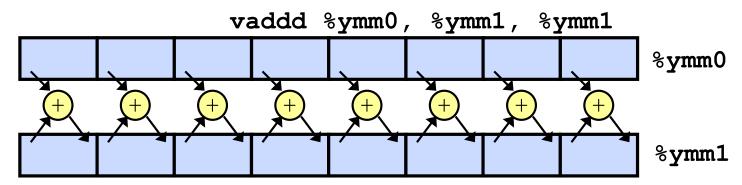
```
for(i=0;i<=N;i+=8) {
   v[i].a++;
   v[i+1].a++;</pre>
```

...

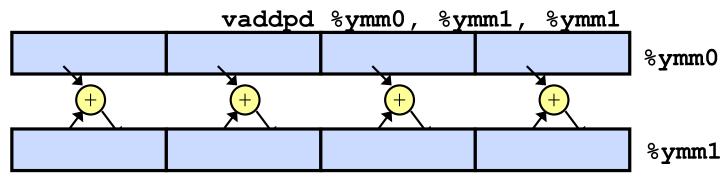
SIMD Operations (Vetorização)



■ SIMD Operations: Int (8 x 4 bytes = 32 bytes)



■ SIMD Operations: Double Precision



Array de Estruturas vs Estruturas de Arrays



Problema:

- A função media acede a elementos que não estão armazenado em posições consecutivas da memória
 - Espaço de 4 bytes entre os elementos
 - Desperdiça largura de banda da memória



Solução:

- Passar para uma estrutura de com dois arrays
 - Nota: Código fica mais complexo

```
struct SoA {
  char s[4*N];
  unsigned int a[N];
} S;
```

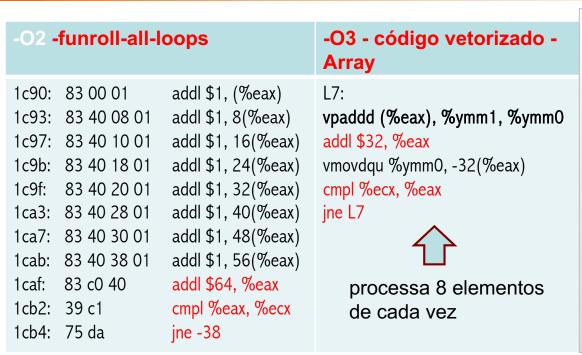
char s[4];

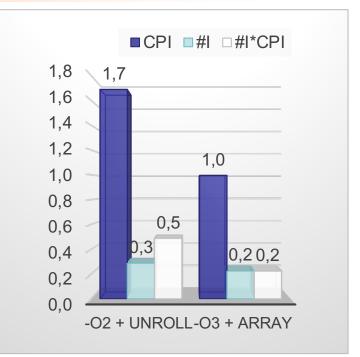
v[N];

unsigned int a;

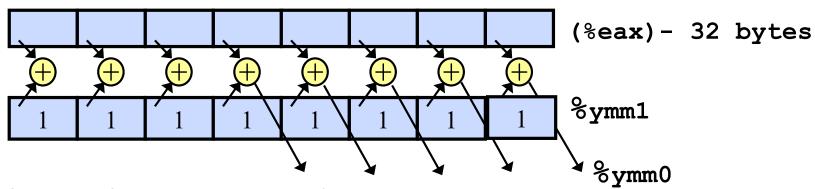
Medição e otimização de desempenho Optimização Vetorização







vpaddd (%eax), %ymm1, %ymm0



Medição e otimização de desempenho Resumo – Comparação de tempos (#IxCPI)



