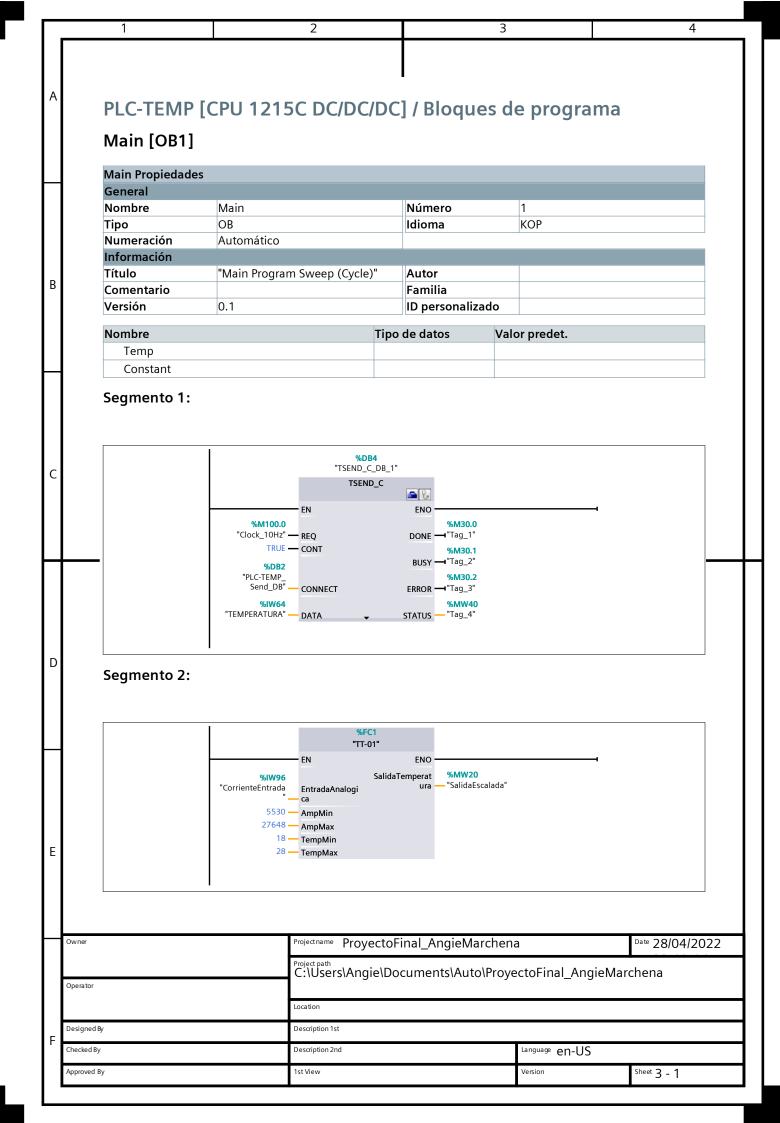
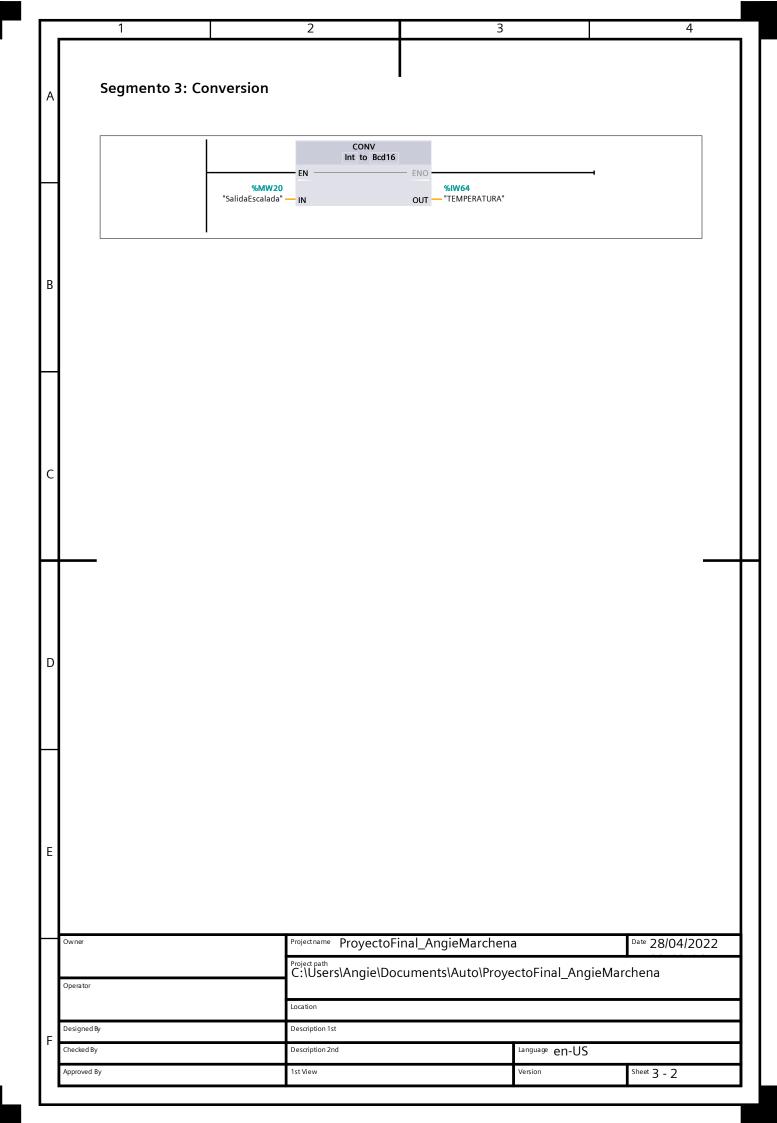


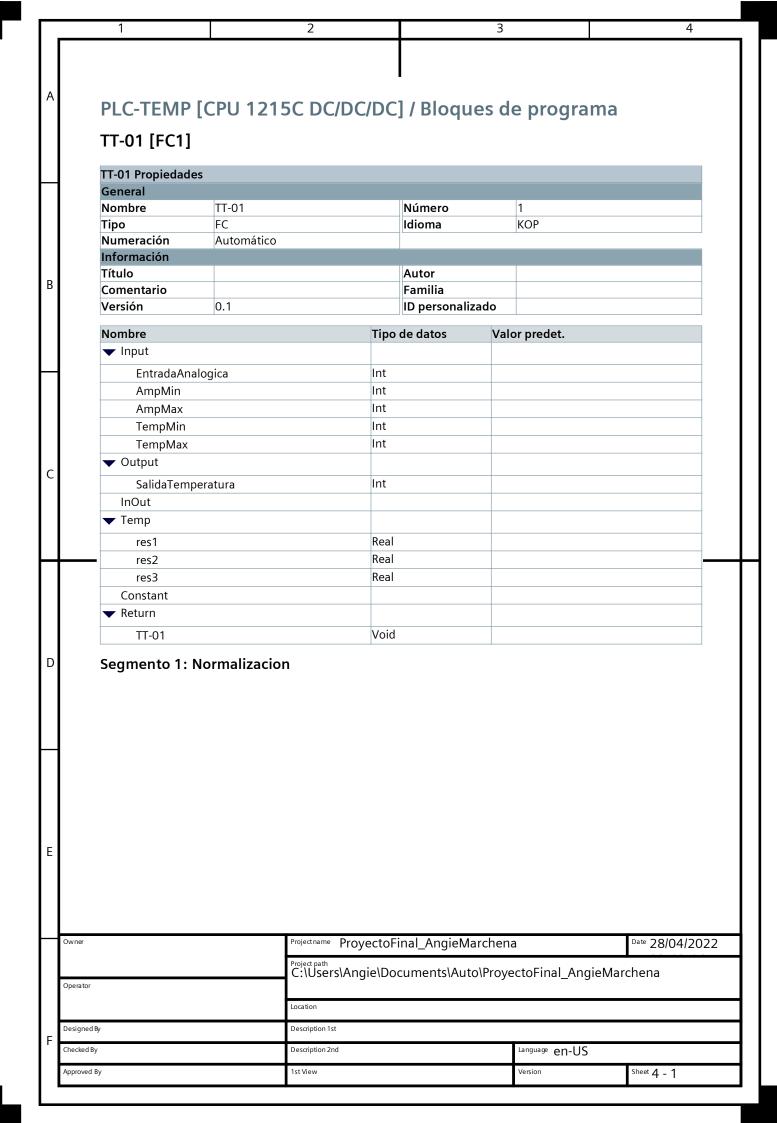
Comentario		DC]					
Información del proy Nombre Comentario							
Nombre F Comentario							
Comentario							
	PLC-TEMP		Autor		Angie		
Rack	<u> </u>		Slot		1		
Información de catálo	-						
	CPU 1215C DC/DC/DC		Descripció	ón	de alimenta x 24V DC SI 24V DC y Al contadores impulso inte Board ampl hasta 3 móc ciones para hasta 8 móc ampliación PROFINET IO protocolo d	oria de trabajo 125KB; fuente imentación 24V DC con DI14 / DC SINK/SOURCE, DQ10 x DC y AI2 y AQ2 integradas; 6 adores rápidos y 4 salidas de Iso integradas; la Signal d amplía las E/S integradas; a 3 módulos de comunicaes para la comunicación serie; a 8 módulos de señales para iación de E/S; controlador INET IO, 2 puertos, I-device, ocolo de transporte TCP/IP, se-Open User Communication, unicación S7, servidor web, UA: servidor DA	
Potoronsia	SECT 21E 1AC40 0VD0		Vorción d	a firm	comunicaci OPC UA: se		
Keterencia	DES/ 215-TAG40-UXBU		ware	e TIRM-	V4.4		
Recursos de conexión	า\						
	Recursos de la esta- ción - Reservados - Máximo	ción - Rese	rvados -	ción - Din	ámicos -	- PLC-TE	os del módulo IMP [CPU DC/DC/DC] -
Número máximo de recursos:		62		6		68	
Comunicatión DC		Configurac	los	Configura	dos	Configu	rados
		0		0		0	
Comunicación S7:	8			0			
Open User Communication:		0		0		0	
Comunicación web:	30	-		-		-	1
				_		_	
Otros tipos de comunicación:	-	-		0		0	
nicación: Recursos utilizados en total:		3		0		3	
nicación: Recursos utilizados en total: Recursos disponibles:		59	óptico de d	0			
nicación: Recursos utilizados en total: Recursos disponibles: Sinóptico de direccio		59	óptico de d Salidas	0	r True	3	
	Número máximo de recursos: Comunicación PG: Comunicación HMI: Comunicación S7: Open User Communication:	Recursos de conexión\ Recursos de la estación - Reservados - Máximo Número máximo de recursos: Máximo Comunicación PG: 4 Comunicación HMI: 12 Comunicación S7: 8 Open User Communication: 8	Recursos de conexión\ Recursos de la estación - Reservados - Máximo Número máximo de recursos: Máximo Comunicación PG: Comunicación HMI: Comunicación S7: Open User Communicación: Recursos de la estación - Reservados - Ción - Reservados - Configurados Configurados Configurados Comunicación PG: 4 Comunicación S7: 8 3 0 0	Recursos de conexión\ Recursos de la estación - Reservados - Máximo Número máximo de recursos: Máximo Configurados Comunicación PG: Comunicación HMI: Comunicación S7: Open User Communication: Recursos de la estación - Reservados - Configurados Configurados Configurados - Configurados 0 0 0 0 0 0 0 0 0 0 0 0 0	Recursos de conexión\ Recursos de la estación - Reservados - Configurados Número máximo de recursos: Máximo Máximo Recursos de la estación - Reservados - Configurados Configurado	Contadores impulso int Board ampl hasta 3 mó ciones para hasta 8 mó ampliación PROFINET IG protocolo de comunicación OPC UA: se Versión de firmware V4.4	contadores rápidos y impulso integradas; Board amplía las E/S hasta 3 módulos de ciones para la comunicación de E/S; con PROFINET IO, 2 puer protocolo de transporture Open User Comunicación S7, se OPC UA: servidor DA Referencia 6ES7 215-1AG40-0XB0 Versión de firmware V4.4 Recursos de conexión\ Recursos de la estación - Reservados - Máximo Configurados

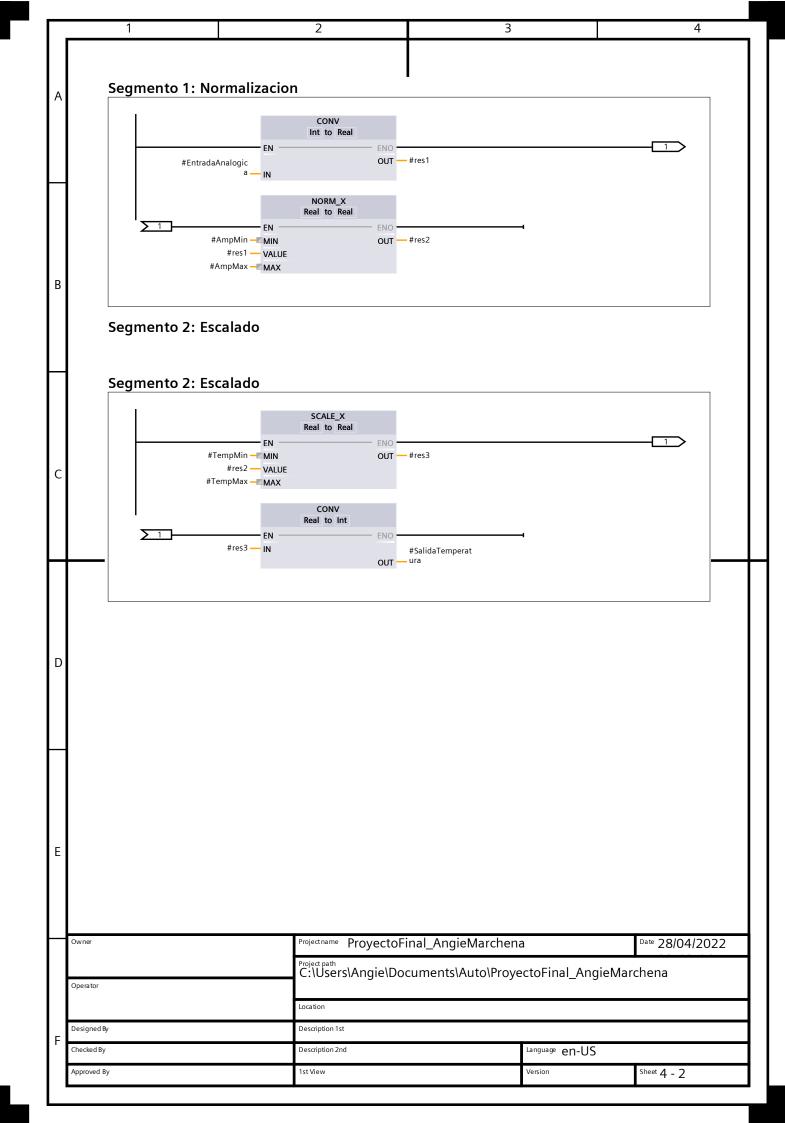
	1		2		3	4
١	Tipo	I	Dir. desde	0	Dir. hasta	1
•	Módulo	DI 14/DQ 10_1	IPP	Actualización automá- tica	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]
	Número de dispositivo	-	Tamaño	2 Bytes	Sistema maestro/IO	-
	Rack	0	Slot	1 1		
4	Tipo	S	Dir. desde	0	Dir. hasta	1
	Módulo	DI 14/DQ 10_1	IPP	Actualización automá- tica	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]
	Número de dispositivo	-	Tamaño	2 Bytes	Sistema maestro/IO	-
	Rack	0	Slot	1 1		
	Tipo	I	Dir. desde	64	Dir. hasta	67
	Módulo	AI 2/AQ 2_1	IPP	Actualización automá- tica	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-
	Rack	0	Slot	1 2		
1	Tipo	S	Dir. desde	64	Dir. hasta	67
	Módulo	AI 2/AQ 2_1	IPP	Actualización automá- tica	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-
	Rack	0	Slot	1 2		
-	Tipo	I	Dir. desde	1000	Dir. hasta	1003
	Módulo	HSC_1	IPP	Actualización automá- tica	dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-
	Rack	0	Slot	1 16		
-	Tipo	l	Dir. desde	1004	Dir. hasta	1007
	Módulo	HSC_2	IPP	Actualización automá- tica	dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-
	Rack	0	Slot	1 17		
)	Tipo		Dir. desde	1008	Dir. hasta	1011
	Módulo	HSC_3	IPP	Actualización automá- tica	dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-
	Rack	0	Slot	1 18	District in	1015
	Tipo Módulo	HSC_4	Dir. desde IPP	1012 Actualización automá- tica	Dir. hasta Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-
	Rack	0	Slot	1 19		
	Tipo	I	Dir. desde	1016	Dir. hasta	1019
=	Módulo	HSC_5	IPP	Actualización automá- tica	_	PLC-TEMP [CPU 1215C DC/DC/DC]
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-
	Owner		Project nath	ectoFinal_AngieMarch	ena	Date 28/04/2022 AngieMarchena
	Operator		Location			
			!			
	Designed By		Description 1st			
					language	II.C
	Designed By Checked By Approved By		Description 1st Description 2nd 1st View		Language en-	US Sheet 2 - 2

	1		2	•	3	4
					_	
Α	Rack	0	Slot	1 20		
Ì	Tipo	1	Dir. desde	1020	Dir. hasta	1023
	Módulo	HSC_6	IPP	Actualización automá- tica	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]
ı	Número de	-	Tamaño	4 Bytes	Sistema	-
ı	dispositivo				maestro/IO	
-	Rack	0	Slot	1 21		
	Tipo	S	Dir. desde	1000	Dir. hasta	1001
	Módulo	Pulse_1	IPP	Actualización automá- tica	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]
	Número de dispositivo	-	Tamaño	2 Bytes	Sistema maestro/IO	-
В	Rack	0	Slot	1 32		
	Tipo	S	Dir. desde	1002	Dir. hasta	1003
	Módulo	Pulse_2	IPP	Actualización automá- tica	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]
	Número de dispositivo	-	Tamaño	2 Bytes	Sistema maestro/IO	-
4	Rack	0	Slot	1 33		
	Tipo	S	Dir. desde	1004	Dir. hasta	1005
	Módulo	Pulse_3	IPP	Actualización automá- tica	dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]
	Número de dispositivo	-	Tamaño	2 Bytes	Sistema maestro/IO	-
c	Rack	0	Slot	1 34		
۲	Tipo	S	Dir. desde	1006	Dir. hasta	1007
Į	Módulo	Pulse_4	IPP	Actualización automá- tica	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]
	Número de dispositivo	-	Tamaño	2 Bytes	Sistema maestro/IO	-
	l l	0	Tamaño Slot	2 Bytes 1 35		
)	dispositivo	0				
	dispositivo	0				
	dispositivo	0	Slot Projectname Proye		maestro/IO	Date 28/04/2022
	dispositivo Rack	0	Projectname Proye	1 35	maestro/IO	
	dispositivo Rack Owner	0	Projectname Proye	1 35	maestro/IO	
D	dispositivo Rack Owner	0	Projectname Proyet Project path C:\Users\Angi	1 35	maestro/IO	
	dispositivo Rack Owner Operator	- 0	Projectname Proye Project path C:\Users\Angi	1 35	maestro/IO	ngie Marchena









PLC-TEMP [CPU 1215C DC/DC] / Bloques de programa / Bloques de sistema / Recursos de programa PLC-TEMP_Send_DB [DB2] PLC-TEMP_Send_DB Propiedades General Nombre			1	2			3		4	
Seneral Nombre PLC-TEMP_Send_DB Número 2	Α		Bloques de	sistema / Reci	C/DC/DC ursos de] / Bl	oques d grama	e progra	ma /	
Seneral Nombre PLC-TEMP_Send_DB Número 2			PIC-TEMP Sand DR	Proniedades						
Nombre				rropiedades						
Tipo				PLC-TEMP Send DR		Númei	ro	2		
Numeración Automático										
Titulo				Automático						
Titulo Autor SIMAIIC Comentario Familia MC7Plus	D		Información							
Versión 1.0 Depersonalizado TCON_Prm	D		Título					SIMATIC		
Nombre Tipo de datos Valor de arranque Remanencia ▼ Static In Static										
Static BLOCK_LENGTH UIII BLOCK_LENGTH UIII CONN_OUC CONNECTION_TYPE USINT ACTIVE_EST Bool RULOCAL_DEVICE_ID LOCAL_DEVICE_ID LOCAL_TSAP_ID_LEN USINT REM_STADDR_LEN REM_STADDR_LEN REM_STADDR_LEN USINT REM_STADDR_LEN USINT REM_STADDR_LEN USINT REM_STADDR_LEN USINT CONNECTION REM_STADDR_LEN USINT REM_STADDR_LEN USINT REM_STADDR_LEN USINT CONNECTION REM_STADDR			Versión	1.0		ID pers	sonalizado	TCON_Prm		
Static BLOCK_LENGTH UIII BLOCK_LENGTH UIII CONN_OUC CONNECTION_TYPE USINT ACTIVE_EST Bool RULOCAL_DEVICE_ID LOCAL_DEVICE_ID LOCAL_TSAP_ID_LEN USINT REM_STADDR_LEN REM_STADDR_LEN REM_STADDR_LEN USINT REM_STADDR_LEN USINT REM_STADDR_LEN USINT REM_STADDR_LEN USINT CONNECTION REM_STADDR_LEN USINT REM_STADDR_LEN USINT REM_STADDR_LEN USINT CONNECTION REM_STADDR			Nombre		Tipo de da	tos	Valor de arr	angue	Remanencia	
BLOCK_LENGTH					1 - 1 - 1 - 1					
ID					Ulnt		64		False	
CONNECTION_TYPE						•				
ACTIVE_EST				TYPF						
C LOCAL_TSAP_ID_LEN										
C										
REM_SUBNET_ID_LEN	C				USInt		0			
REM_TSAP_ID_LEN USINt 2 False NEXT_STADDR_LEN USINt 0 False LOCAL_TSAP_ID Array[16] of Byte REM_SUBNET_ID Array[16] of USInt False REM_STADDR Array[16] of USInt False REM_TSAP_ID Array[16] of USInt False REM_TSAP_ID Array[16] of Byte False NEXT_STADDR Array[16] of Byte False NEXT_STADDR Array[16] of Byte False SPARE Word 16#0 False Description Description 2nd Description 2nd Language en-US							0		False	
NEXT_STADDR_LEN USINt 0 False LOCAL_TSAP_ID Array[116] of Byte REM_SUBNET_ID Array[16] of USINt False REM_STADDR Array[16] of USINt False REM_TSAP_ID Array[116] of Byte NEXT_STADDR Array[16] of Byte NEXT_STADDR Array[16] of Byte NEXT_STADDR Array[16] of Byte NEXT_STADDR Array[16] of Byte SPARE Projectname ProyectoFinal_AngieMarchena Projectname ProyectoFinal_AngieMarchena Projectname ProyectoFinal_AngieMarchena Date 28/04/2022 Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena Designed By Description 1st Language en-US				_LEN	USInt		4		False	
LOCAL_TSAP_ID Array[116] of Byte REM_SUBNET_ID Array[16] of USInt REM_STADDR Array[16] of USInt REM_TSAP_ID Array[116] of Byte REM_TSAP_ID Array[116] of Byte NEXT_STADDR Array[16] of Byte SPARE Word 16#0 False Description Interest ProyectoFinal_AngieMarchena Description Inte			REM_TSAP_ID	_LEN	USInt		2		False	
Byte REM_SUBNET_ID Array[16] of USInt REM_STADDR Array[16] of USInt REM_TSAP_ID Array[116] of Byte NEXT_STADDR Array[16] of Byte NEXT_STADDR Array[16] of Byte SPARE Word 16#0 Projectname ProyectoFinal_AngieMarchena C:\USers\Angie\Documents\Auto\ProyectoFinal_AngieMarchena Date 28/04/2022 C:\USers\Angie\Documents\Auto\ProyectoFinal_AngieMarchena Designed By Description 1st Location Description 2nd Language en-US				R_LEN	USInt				False	
REM_SUBNET_ID			LOCAL_TSAP_	ID] of			False	
REM_STADDR Array[16] of USInt False REM_TSAP_ID Array[116] of Byte NEXT_STADDR Array[16] of Byte SPARE Word 16#0 False False Projectrame ProyectoFinal_AngieMarchena Operator Designed By Description 2nd Language en-US			DEM CLIDNET ID			/[1 6] of USInt			F 1.	
REM_TSAP_ID										
Byte Array[16] of Byte False False Projectname ProyectoFinal_AngieMarchena Operator Date 28/04/2022 Project name ProyectoFinal_AngieMarchena C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena Location Date 28/04/2022 Project name ProyectoFinal_AngieMarchena Date 28/04/2022										
NEXT_STADDR Array[16] of Byte False			REM_TSAP_ID						raise	
Fojectname ProyectoFinal_AngieMarchena Operator Designed By Description 2nd Description	D		NEXT_STADDF	?		of Byte			False	
Owner Owner Projectname ProyectoFinal_AngieMarchena Projectpath C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena Operator Date 28/04/2022 Projectpath C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena Location Description 1st Checked By Description 2nd Language en-US			SPARE		Word		16#0		False	
Owner Owner Projectname ProyectoFinal_AngieMarchena Projectpath C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena Operator Date 28/04/2022 Projectpath C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena Location Description 1st Checked By Description 2nd Language en-US										
Owner Owner Projectname ProyectoFinal_AngieMarchena Projectpath C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena Operator Date 28/04/2022 Projectpath C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena Location Description 1st Checked By Description 2nd Language en-US										
Owner Owner Projectname ProyectoFinal_AngieMarchena Projectpath C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena Operator Date 28/04/2022 Projectpath C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena Location Description 1st Checked By Description 2nd Language en-US										
Owner Owner Projectname ProyectoFinal_AngieMarchena Projectpath C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena Operator Date 28/04/2022 Projectpath C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena Location Description 1st Checked By Description 2nd Language en-US										
Owner Owner Projectname ProyectoFinal_AngieMarchena Projectpath C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena Operator Date 28/04/2022 Projectpath C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena Location Description 1st Checked By Description 2nd Language en-US										
Owner Owner Projectname ProyectoFinal_AngieMarchena Projectpath C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena Operator Date 28/04/2022 Projectpath C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena Location Description 1st Checked By Description 2nd Language en-US										
Owner Owner Projectname ProyectoFinal_AngieMarchena Projectpath C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena Operator Date 28/04/2022 Projectpath C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena Location Description 1st Checked By Description 2nd Language en-US										
Owner Owner Projectname ProyectoFinal_AngieMarchena Projectpath C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena Operator Date 28/04/2022 Projectpath C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena Location Description 1st Checked By Description 2nd Language en-US										
Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena Description 1st	Е									
Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena Description 1st										
Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena Description 1st										
Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena Description 1st										
Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena Description 1st				_					_	
Location Location		Owner		Project na me	ProyectoF	inal_An	igie Marchen	a	Date 28/04/202	22
Location Location				Project path	rs\Angia\Do	rument	ts\Auto\Prove	actoFinal And	ieMarchena	
Pesigned By Description 1st Checked By Description 2nd Language en-US		Operator		C.103e1	30 tilgle IDO	cument	is in tation roys	cetoi iliai_Aliy	iciviai Ci ICI Ia	
Pesigned By Description 1st Checked By Description 2nd Language en-US				Location						
F Checked By Description 2nd Language en-US		Designed Pa	v	Description 1	st					
	F							language are LLC		
Approved By Sheet 5 - 1					iiu				1 =	
		Approved B	у	1st View				Version	Sheet 5 - 1	

tive TCP	iico	Número Idioma	1030 KOP	
re TSEND_C FB ración Automát nación Sending tive TCP	iico	_		
FB ración Automát nación Sending tive TCP	iico	_		
ración Automát nación Sending tive TCP		lulollia	KOI	
nación Sending tive TCP				
tive TCP	data assar [+ + /			
	data over Ethernet (na-	Autor	Simatic	
manui n	or UDT)	Familia	COMM	
ntario 1.0		ID personalizado	COMM	
11.0				
	Tipo de datos	Valor predet.		Remanencia
out				
	Bool	false		No remanente
	Bool			No remanente
	UInt	0		No remanente
<u> </u>				
	Bool	1 - 1 - 2		No remanente
				No remanente
				No remanente No remanente
	WOIG	10#0		NO remanente
	TCON D			
		falso		No remanente
	DOOI	laise		No remailente
	Pool	falso		No remanente
				No remanente
				No remanente
	Bool			No remanente
	Bool	false		No remanente
	UInt	0		No remanente
	UInt	0		No remanente
	CONN_OUC	W#16#0000		No remanente
	POPE POUT REQ CONT LEN LEN LITPUT DONE BUSY ERROR STATUS OUT CONNECT DATA COM_RST PATIC ACTION STATE Si_JOB SW_CONID S_TCON S_TSEND	REQ Bool CONT Bool LEN UInt Itput DONE Bool ERROR Bool STATUS Word Out CONNECT TCON_Param DATA Variant COM_RST Bool atic sb_FIRSTSTART Bool sb_REQ Bool sb_STARTFB Bool sb_CON_EST Bool sb_COM_RST Bool st_STATE UInt si_JOB UInt s_TCON s_TCON TCON TCON TCON TCON TCON TCON TCON	REQ Bool false CONT Bool false LEN UInt O DONE Bool false BUSY Bool false ERROR Bool false STATUS Word 16#0 CONNECT TCON_Param DATA Variant COM_RST Bool false sb_FIRSTSTART Bool false sb_STARTFB Bool false sb_CON_EST Bool false sb_CON_EST Bool false si_STATE UInt O si_JOB UInt O sy_ConID CONN_OUC W#16#0000 s_TCON TCON S_TDISCON	REQ

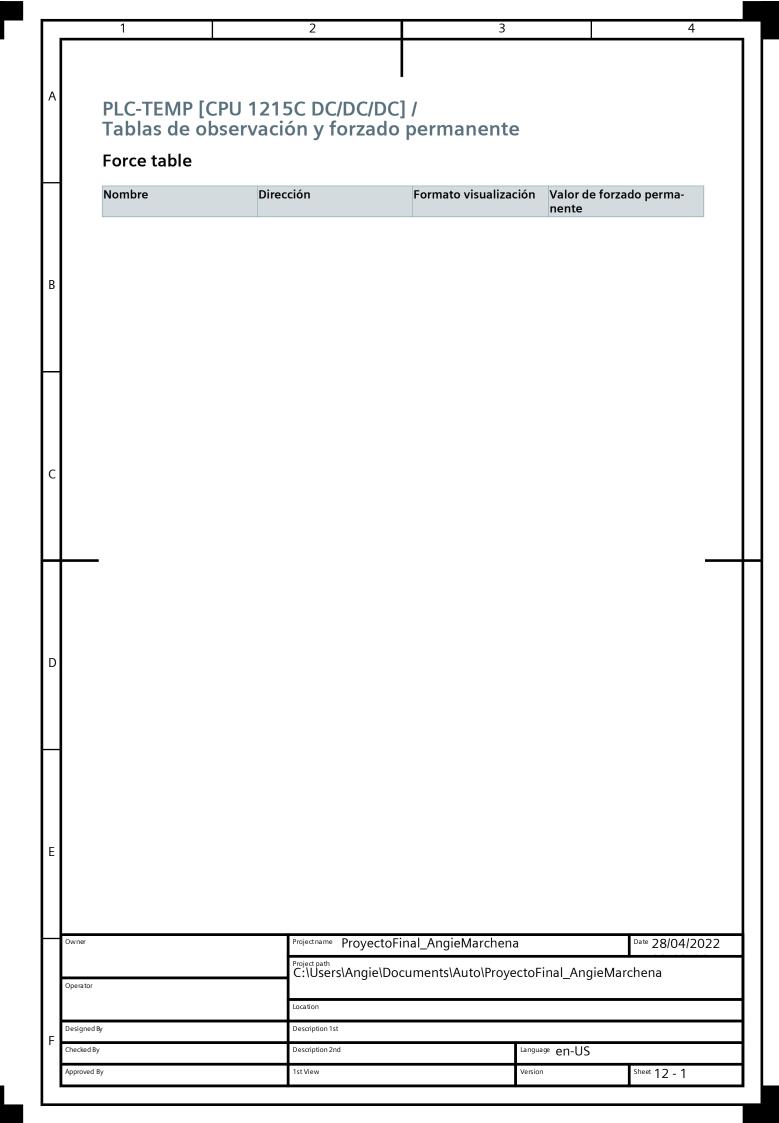
	2			3		4
PI C-TEMP [CPU 1215C D	כוחכוחכ	1 / RI	nalles d	le progran	na /
Rioques de	sistema / Rec	Tirene de	a nro	oques u arama	ie program	iid /
bioques de	Sistema / Nec	.u1303 u	e pro	grama		
TSEND_C_DB	_1 [DB4]					
TSEND_C_DB_1 Pro General	piedades					
Nombre	TSEND_C_DB_1		Númei	ro	4	
Tipo	DB		Idioma	1	DB	
Numeración	Automático					
Información					lc: .:	
Título Comentario			Autor Familia		Simatic COMM	
Versión	1.0			sonalizado	COIVIIVI	
Nombre		Tipo de da	tos	Valor de arr	anque	Remanencia
▼ Input						
REQ		Bool		false		False
CONT		Bool		false		False
LEN — Output		UInt		0		False
▼ Output				6.1		
DONE		Bool		false		False
BUSY		Bool		false		False
ERROR		Bool		false		False
STATUS ▼ InOut		Word		16#0		False
•		TCON D				F 1.
CONNECT DATA		TCON_Para Variant	ım			False False
COM_RST		Bool		false		False
▼ Static		DOOI		laise		Tuisc
sb_FIRSTSTAF	DT	Bool		false		False
sb_REQ	VI	Bool		false		False
sb_STARTFB		Bool		false		False
sb_CON_EST		Bool		false		False
sb_COMRST		Bool		false		False
si_STATE		UInt		0		False
si_JOB		UInt		0		False
sw_ConID		CONN_OUG	2	W#16#0000)	False
s_TCON		TCON				False
s_TDISCON		TDISCON				False False
s_TSEND		TSEND				raise

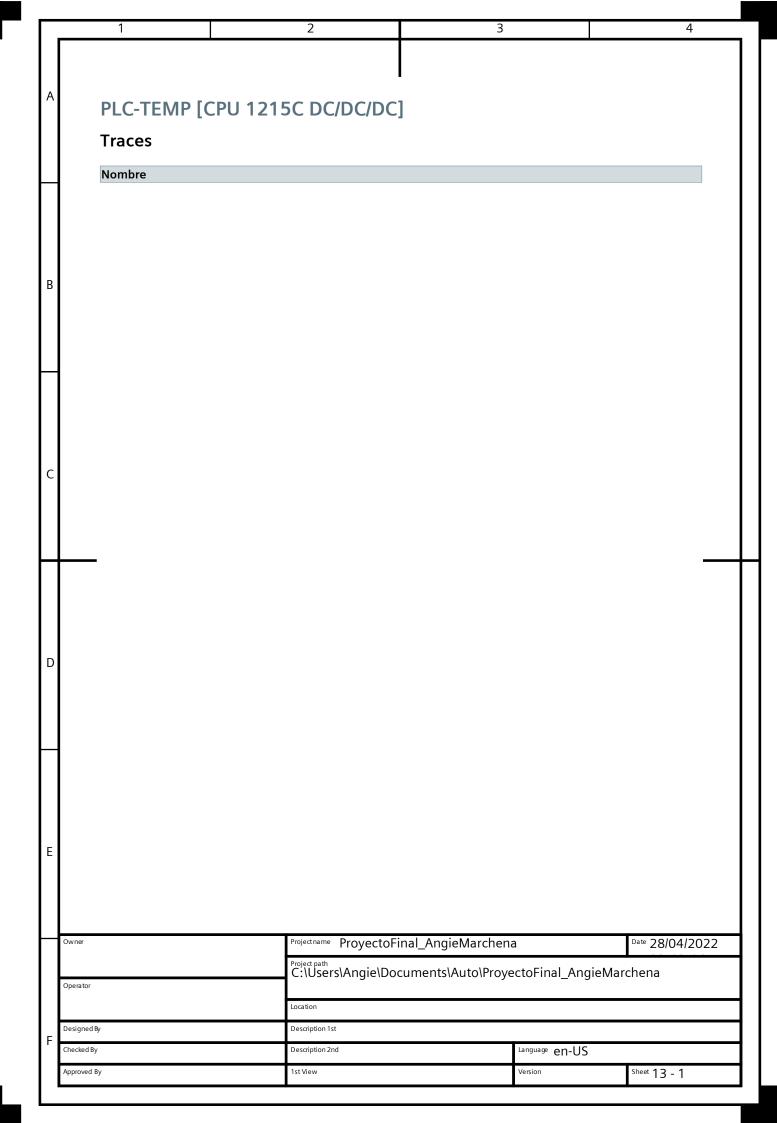
	1	2	3		4
				•	
Α					
	PLC-TEMP [C	CPU 1215C DC/DC/I	OC]		
	Objetos tecno	lógicos			
H	Esta carpeta está va	acia.			
В					
В					
Ш					
С					
\vdash	_				
D					
Н					
 					
E					
Owne	a.		to Final_Angie Marchen		Date 28/04/2022
		C:\Users\Angie	\Documents\Auto\Proye	ecto Final_Angie	e Marchena
Opera	ator				
	and D.	Location			
FCheck	and By	Description 1st Description 2nd		languam - 110	
I <u>└</u>	eed By	1st View		Language en-US Version	Sheet 8 - 1
Appro	veu by	ist view		version	alleer 8 - 1

	1	2	<u> </u>	3	4
			1		
	PLC-TE	MP [CPU 1215C D	C/DC/DC1		
	Variable	es PLC			
	Variables P				
	Icon	Nombre	Tipo de datos Bool	Dirección %M1.3	
	•	AlwaysFALSE	Bool	%M1.2	
	•	AlwaysTRUE Clock_0.5Hz	Bool	%M100.7	
	1	Clock_0.625Hz	Bool	%M100.6	
	•	Clock_1.25Hz	Bool	%M100.4	
	•	Clock_1Hz	Bool	%M100.5	
	-	Clock_1.62	Bool	%M100.2	
		Clock_2Hz	Bool	%M100.3	
	4	Clock_5Hz	Bool	%M100.1	
		Clock_10Hz	Bool	%M100.0	
	•	Clock_Byte	Byte	%MB100	
	-@1	CorrienteEntrada	Int	%IW96	
	•	DiagStatusUpdate	Bool	%M1.1	
	•	FirstScan	Bool	%M1.0	
		SalidaEscalada	Int	%MW20	
		System_Byte	Byte	%MB1	
		Tag_1	Bool	%M30.0	
	•	Tag_2	Bool	%M30.1	
		Tag_3	Bool	%M30.2	
		Tag_4	Word	%MW40	
	-11	TEMPERATURA	Word	%IW64	
Owi	ner	Projectna	™ ProyectoFinal_Ang	jieMarchena	Date 28/04/2022
Ope	erator	Project pa C:\US		\Auto\ProyectoFinal_Angie	
		Location			
Des	iigned By	Descriptio	n 1st		
	1 10	Descriptio			
	cked By	Descriptio	n 2nd	Language en-US	

1	2		3	4
	MP [CPU 1215C tag table [51]	DC/DC/DC] / Vari	ables PLC	
Variables F				
lcon	Nombre	Tipo de datos	Dirección	
1	AlwaysFALSE	Bool	%M1.3	
	AlwaysTRUE	Bool	%M1.2	
1	Clock_0.5Hz	Bool	%M100.7	
	Clock_0.625Hz	Bool	%M100.6	
	Clock_1.25Hz	Bool	%M100.4	
	Clock_1Hz	Bool	%M100.5	
	Clock_2.5Hz	Bool	%M100.2	
	Clock_2Hz	Bool	%M100.3	
-01	Clock_5Hz	Bool	%M100.1	
-11	Clock_10Hz	Bool	%M100.0	
-01	Clock_Byte	Byte	%MB100	
-11	CorrienteEntrada	Int	%IW96	
-01	DiagStatusUpdate	Bool	%M1.1	
	FirstScan	Bool	%M1.0	
•	SalidaEscalada	Int	%MW20	
•	System_Byte	Byte	%MB1	
	Tag_1	Bool	%M30.0	
	Tag_2	Bool	%M30.1	
_	Tag_3	Bool	%M30.2	
4	Tag_4	Word	%MW40	
	TEMPERATURA	Word	%IW64	
	1	1	1	
г	Project C:\L	rroy eetor mai_r mgre	eMarchena Auto\ProyectoFinal_AngieN	Date 28/04/202 Marchena
tor		<u> </u>		
toi	Locatio	n		
ned By		n tion 1st		
	Descrip		Language en-US	

	1	2	3		4
				•	
Α					
`	PLC-TEMP [CPU 121!	5C DC/DC/DC]	/ Tipos de d	atos PLC	
	Tipos de datos de siste	ma			
	l ipos de datos de siste	illa			
	Esta carpeta está vacía.				
В					
С					
Н					
D					
ט					
Ε					
Ц	Owner	Projectname ProvectoFi	nal_AngieMarchena	<u> </u>	Date 28/04/2022
	Operator	C:\Users\Angie\Doc	cuments\Auto\Proye	ctoFinal_Angie	eMarchena
	,	Location			
	Designed By	Description 1st			
F	Checked By	Description 2nd	1	Language en-US	
	Approved By	1st View		Version	Sheet 11 - 1
	Typicacu by	. SE VICEV		.5131011	Since: =





1	2	3	4
	I		
Α			
PLC-TEM	P [CPU 1215C DC/DC/DC] / Traces	
Medicione	28		
Esta carpeta e	stá vacía.		
В			
С			
			
D			
Е			
Owner		inal_AngieMarchena	Date 28/04/2022
	Project path C:\Users\Angie\Do	cuments\Auto\ProyectoFinal_An	gie Marchena
Operator		<u> </u>	-
	Location		
Designed By	Description1st		
Checked By	Description 2nd	Language en-U!	
Approved By	1st View	Version	Sheet 14 - 1

	1	2	3		4
Α					
	PLC-TEMP [CPU 1:	215C DC/DC/DC	/ Traces		
	Mediciones superpu	ıestas			
	l Wediciones superpo	aestas			
	Nombre				
В					
С					
D					
Ε					
\vdash	Owner	Projectname ProvectoFi	nal_AngieMarchena	1	Date 28/04/2022
	Operator	C:\Users\Angie\Doc	cuments\Auto\Proye	ctoFinal_Ang	jie Marchena
		Location			
	Designed By	Description 1st			
F	Checked By	Description 1st Description 2nd		Language are LIC	
				Language en-US	
	Approved By	1st View		Version	Sheet 15 - 1

	1	2	3		4
['	
Α	_				
	PLC-TEMP [C	CPU 1215C DC/DC/DC] / Comunicad	ción OPC	CUA
	Interfaces del	servidor			
Ш	Esta carpeta está v	acía.			
В					
Н					
С					
Н					-
D					
Н					
$\lfloor \rfloor$					
Е					
Ц	Owner		nal_AngieMarchena		Date 28/04/2022
		Project path C:\Users\Angie\Doo	cuments\Auto\Proyec	toFinal And	ieMarchena
	Operator				
		Location			
F	Designed By	Description 1st			
	Checked By	Description 2nd		Language en-US	
	Approved By	1st View		Version	^{Sheet} 16 - 1
1 L					

	1	2	3		4
	•			<u>'</u>	
Α			_		
	PLC-TEMP [CPU 121!	5C DC/DC/DC]			
	Listas de textos de avis	o PLC			
	Esta carpeta está vacía.				
В					
С					
	 				
D					
Ε					
Н	Owner	Projectname ProyectoFi	nal_AngieMarchena	1	Date 28/04/2022
			cuments\Auto\Proye		
	Operator	c. losersiAngleiDoc	.umentsiAutoiProye	ctorillal_Affgle	ıvıa ı Cı lerid
		Location			
	Designed By	Description 1st			
F	Checked By	Description 2nd		Language en-US	
	Approved By	1st View		Version	Sheet 17 - 1
1		=			

	PLC-TEMP [C] / Mód	dulos	locales		
	PLC-TEMP							
	Información del proy	ecto e						
		PLC-TEMP		Autor		Angie		
	Comentario			Slot		1		
	Rack	0						
	Información de catál	ogo						
	Descripción abreviada	CPU 1215C DC/DC/DC		Descripción		Memoria de trabajo 125KB; fuente de alimentación 24V DC con DI14 x 24V DC SINK/SOURCE, DQ10 x 24V DC y Al2 y AQ2 integradas; 6 contadores rápidos y 4 salidas de impulso integradas; la Signal Board amplía las E/S integradas; hasta 3 módulos de comunicaciones para la comunicación serie; hasta 8 módulos de señales para ampliación de E/S; controlador PROFINET IO, 2 puertos, I-device, protocolo de transporte TCP/IP, secure Open User Communication, comunicación S7, servidor web, OPC UA: servidor DA		DC con DI14 CE, DQ10 x integradas; 6 v 4 salidas de la Signal integradas; comunica- nicación serie; señales para ontrolador tos, I-device, orte TCP/IP, se- imunication, rvidor web,
	Referencia	6ES7 215-1AG40-0XB0		Versión d ware	rsión de firm- V4.4			
	Recursos de conexión							
	_	Recursos de la esta- ción - Reservados - Máximo	Recursos o ción - Rese Configura	ervados -		s de la esta- námicos - rados	- PLC-TE	s del módulo _ MP [CPU DC/DC/DC] - Irados
	Número máximo de recursos:		62		6		68	
	- 1 1/	Máximo	Configurac	los	Configur	ados	Configu	rados
	Comunicación PG:	4	-		-		-	
	Comunicación HMI: Comunicación S7:	12 8	3		0		3	
	Open User Communi-		0		0		0	
	cation:	0	U		U		U	
	Comunicación web:	30	-		-		-	
	Otros tipos de comu- nicación:	-	-		0		0	
	Recursos utilizados en total:		3		0		3	
	Recursos disponibles:		59	, ,.	6		65	
	Sinóptico de direccio Entradas	nes\Sinóptico de dire True	ecciones\Sin	óptico de d Salidas	aireccione			
	Huecos direcciones			Slot		True True		
				J. J		1140		
Owner		Project na me	ProyectoF	inal_Angie	eMarcher	na		Date 28/04/202
Operato	or	Project path C:\User	s\Angie\Do	cuments\ <i>A</i>	Auto\Proy	ectoFinal_ <i>F</i>	AngieMar	chena
Deci	-4D.	Location						
Designe		Description 1s						
	d Bv	Description 2r	-d			Language en-	LIC	· · · · · · · · · · · · · · · · · · ·
Checked			iu			Language ett-	03	

	1		2		3	4		
٩	Tipo	I	Dir. desde	0	Dir. hasta	1		
•	Módulo	DI 14/DQ 10_1	IPP	Actualización automá- tica	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]		
	Número de dispositivo	-	Tamaño	2 Bytes	Sistema maestro/IO	-		
	Rack	0	Slot	1 1				
4	Tipo	S	Dir. desde	0	Dir. hasta	1		
	Módulo	DI 14/DQ 10_1	IPP	Actualización automá- tica	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]		
	Número de dispositivo	-	Tamaño	2 Bytes	Sistema maestro/IO	-		
	Rack	0	Slot	1 1				
	Tipo	I	Dir. desde	64	Dir. hasta	67		
	Módulo	AI 2/AQ 2_1	IPP	Actualización automá- tica	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]		
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-		
	Rack	0	Slot	1 2				
1	Tipo	S	Dir. desde	64	Dir. hasta	67		
	Módulo	AI 2/AQ 2_1	IPP	Actualización automá- tica	dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]		
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-		
	Rack	0	Slot	1 2				
	Tipo	I	Dir. desde	1000	Dir. hasta	1003		
	Módulo	HSC_1	IPP	Actualización automá- tica	dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]		
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-		
	Rack	0	Slot	1 16		1007		
	Tipo	1166.2	Dir. desde	1004	Dir. hasta	1007 —		
	Módulo	HSC_2	IPP	Actualización automá- tica	dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]		
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-		
	Rack	0	Slot	1 17		4044		
)	Tipo	l l	Dir. desde	1008	Dir. hasta	1011		
	Módulo	HSC_3	IPP	Actualización automá- tica	dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]		
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-		
	Rack	0	Slot	1 18	Dia i	1015		
	Tipo Módulo	HSC_4	Dir. desde IPP	1012 Actualización automá- tica	Dir. hasta Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]		
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-		
	Rack	0	Slot	1 19				
	Tipo	I	Dir. desde	1016	Dir. hasta	1019		
	Módulo	HSC_5	IPP	Actualización automá- tica		PLC-TEMP [CPU 1215C DC/DC/DC]		
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	_		
	Owner	1	Project nath	ctoFinal_AngieMarch	ena	Date 28/04/2022		
	Operator		C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena					
			Location					
	Designed By		Description 1st					
				Language en-US				
=	Checked By		Description 2nd		Language en-	US		
F	Checked By Approved By		Description 2nd 1st View		Language en-	Sheet 18 - 2		

A			2		3	4
A						•
А						
	Rack	0	Slot	1 20		
	Tipo	1155.6	Dir. desde	1020	Dir. hasta	1023
1	Módulo	HSC_6	IPP	Actualización automá- tica	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]
	Número de	-	Tamaño	4 Bytes	Sistema	-
	dispositivo				maestro/IO	
1	Rack	0	Slot	1 21		1
	Tipo Módulo	S Dulas 1	Dir. desde IPP	1000 Actualización automá-	Dir. hasta Nombre del	1001 PLC-TEMP [CPU 1215C
		Pulse_1		tica	dispositivo	DC/DC/DC]
	Número de dispositivo	-	Tamaño	2 Bytes	Sistema maestro/IO	-
	Rack	0	Slot	1 32		
3	Tipo	S	Dir. desde	1002	Dir. hasta	1003
	Módulo	Pulse_2	IPP	Actualización automá- tica	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]
	Número de	-	Tamaño	2 Bytes	Sistema	-
	dispositivo Rack	0	Slot	1 33	maestro/IO	
	Tipo	S	Dir. desde	1004	Dir. hasta	1005
	Módulo	Pulse_3	IPP			PLC-TEMP [CPU 1215C DC/DC/DC]
	Número de	-	Tamaño	2 Bytes	Sistema	-
	dispositivo Rack	0	Slot	1 34	maestro/IO	
C	Tipo	S	Dir. desde	1006	Dir. hasta	1007
	Módulo	Pulse_4	IPP	Actualización automá- tica	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]
	Número de	-	Tamaño	2 Bytes	Sistema	-
	dispositivo				maestro/IO	
+	Rack	0	Slot	1 35		
D						
E						
	wner		Projectname Proye	ctoFinal_AngieMarche	ena	Date 28/04/2022
Ow			Project path	cto Final_Angie Marche e \Documents \Auto \Pro		
Ow	wner		Project path			
Ow Op			Project path C:\Users\Angi			
Ow Op De	perator		Project path C:\Users\Angi			ngie Marchena