

ProyectoFinal_AngieMarchena

PLC-TEMP [CPU 1215C DC/DC/DC]

PLC-TEMP

Información del proyecto

Nombre	PLC-TEMP	Autor	Angie
Comentario		Slot	1
Rack	0		

Información de catálogo

Descripción abreviada	CPU 1215C DC/DC/DC	Descripción	Memoria de trabajo 125KB; fuente de alimentación 24V DC con DI14 x 24V DC SINK/SOURCE, DQ10 x 24V DC y AI2 y AQ2 integradas; 6 contadores rápidos y 4 salidas de impulso integradas; la Signal Board amplía las E/S integradas; hasta 3 módulos de comunicaciones para la comunicación serie; hasta 8 módulos de señales para ampliación de E/S; controlador PROFINET IO, 2 puertos, I-device, protocolo de transporte TCP/IP, secure Open User Communication, comunicación S7, servidor web, OPC UA: servidor DA
Referencia	6ES7 215-1AG40-0XB0	Versión de firmware	V4.4

Recursos de conexión

	Recursos de la estación - Reservados - Máximo	Recursos de la estación - Reservados - Configurados	Recursos de la estación - Dinámicos - Configurados	Recursos del módulo - PLC-TEMP [CPU 1215C DC/DC/DC] - Configurados
Número máximo de recursos:		62	6	68
	Máximo	Configurados	Configurados	Configurados
Comunicación PG:	4	-	-	-
Comunicación HMI:	12	0	0	0
Comunicación S7:	8	3	0	3
Open User Communication:	8	0	0	0
Comunicación web:	30	-	-	-
Otros tipos de comunicación:	-	-	0	0
Recursos utilizados en total:		3	0	3
Recursos disponibles:		59	6	65

Sinóptico de direcciones\Sinóptico de direcciones\Sinóptico de direcciones

Entradas	True	Salidas	True
Huecos direcciones	False	Slot	True

Owner	Project name	ProyectoFinal_AngieMarchena	Date	28/04/2022
Operator	Project path	C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
	Location			
Designed By	Description 1st			
Checked By	Description 2nd	Language	en-US	
Approved By	1st View	Version	Sheet 2 - 1	

1		2		3		4	
A	Tipo	I	Dir. desde	0	Dir. hasta	1	
	Módulo	DI 14/DQ 10_1	IPP	Actualización automática	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]	
	Número de dispositivo	-	Tamaño	2 Bytes	Sistema maestro/IO	-	
	Rack	0	Slot	1 1			
B	Tipo	S	Dir. desde	0	Dir. hasta	1	
	Módulo	DI 14/DQ 10_1	IPP	Actualización automática	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]	
	Número de dispositivo	-	Tamaño	2 Bytes	Sistema maestro/IO	-	
	Rack	0	Slot	1 1			
C	Tipo	I	Dir. desde	64	Dir. hasta	67	
	Módulo	AI 2/AQ 2_1	IPP	Actualización automática	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]	
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-	
	Rack	0	Slot	1 2			
D	Tipo	S	Dir. desde	64	Dir. hasta	67	
	Módulo	AI 2/AQ 2_1	IPP	Actualización automática	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]	
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-	
	Rack	0	Slot	1 2			
E	Tipo	I	Dir. desde	1000	Dir. hasta	1003	
	Módulo	HSC_1	IPP	Actualización automática	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]	
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-	
	Rack	0	Slot	1 16			
F	Tipo	I	Dir. desde	1004	Dir. hasta	1007	
	Módulo	HSC_2	IPP	Actualización automática	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]	
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-	
	Rack	0	Slot	1 17			
G	Tipo	I	Dir. desde	1008	Dir. hasta	1011	
	Módulo	HSC_3	IPP	Actualización automática	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]	
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-	
	Rack	0	Slot	1 18			
H	Tipo	I	Dir. desde	1012	Dir. hasta	1015	
	Módulo	HSC_4	IPP	Actualización automática	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]	
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-	
	Rack	0	Slot	1 19			
I	Tipo	I	Dir. desde	1016	Dir. hasta	1019	
	Módulo	HSC_5	IPP	Actualización automática	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]	
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-	
	Rack	0	Slot	1 20			

Owner	Project name ProyectoFinal_AngieMarchena		Date 28/04/2022
	Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
Operator	Location		
Designed By	Description 1st		
Checked By	Description 2nd	Language en-US	
Approved By	1st View	Version	Sheet 2 - 2

	1	2	3	4																																	
A	Rack	0	Slot	1 20																																	
	Tipo	I	Dir. desde	1020																																	
	Módulo	HSC_6	IPP	Actualización automática																																	
	Número de dispositivo	-	Tamaño	4 Bytes																																	
B	Rack	0	Slot	1 21																																	
	Tipo	S	Dir. desde	1000																																	
	Módulo	Pulse_1	IPP	Actualización automática																																	
	Número de dispositivo	-	Tamaño	2 Bytes																																	
C	Rack	0	Slot	1 32																																	
	Tipo	S	Dir. desde	1002																																	
	Módulo	Pulse_2	IPP	Actualización automática																																	
	Número de dispositivo	-	Tamaño	2 Bytes																																	
D	Rack	0	Slot	1 33																																	
	Tipo	S	Dir. desde	1004																																	
	Módulo	Pulse_3	IPP	Actualización automática																																	
	Número de dispositivo	-	Tamaño	2 Bytes																																	
E	Rack	0	Slot	1 34																																	
	Tipo	S	Dir. desde	1006																																	
	Módulo	Pulse_4	IPP	Actualización automática																																	
	Número de dispositivo	-	Tamaño	2 Bytes																																	
F	Rack	0	Slot	1 35																																	
	Dir. hasta	1023	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]																																	
	Sistema maestro/IO	-	Dir. hasta	1001																																	
	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]	Sistema maestro/IO	-																																	
B	Rack	0	Slot	1 32																																	
	Tipo	S	Dir. desde	1002																																	
	Módulo	Pulse_2	IPP	Actualización automática																																	
	Número de dispositivo	-	Tamaño	2 Bytes																																	
C	Rack	0	Slot	1 33																																	
	Tipo	S	Dir. desde	1004																																	
	Módulo	Pulse_3	IPP	Actualización automática																																	
	Número de dispositivo	-	Tamaño	2 Bytes																																	
D	Rack	0	Slot	1 34																																	
	Tipo	S	Dir. desde	1006																																	
	Módulo	Pulse_4	IPP	Actualización automática																																	
	Número de dispositivo	-	Tamaño	2 Bytes																																	
E	Rack	0	Slot	1 35																																	
	Dir. hasta	1005	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]																																	
	Sistema maestro/IO	-	Dir. hasta	1007																																	
	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]	Sistema maestro/IO	-																																	
F	Rack	0	Slot	1 35																																	
	Dir. hasta	1007	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]																																	
	Sistema maestro/IO	-	Dir. hasta	1007																																	
	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]	Sistema maestro/IO	-																																	
<table border="1"> <tr> <td rowspan="2">Owner</td> <td colspan="2">Project name ProyectoFinal_AngieMarchena</td> <td colspan="2">Date 28/04/2022</td> </tr> <tr> <td colspan="4">Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena</td> </tr> <tr> <td rowspan="2">Operator</td> <td colspan="4">Location</td> </tr> <tr> <td colspan="4">Description 1st</td> </tr> <tr> <td>Designed By</td> <td colspan="2">Description 2nd</td> <td colspan="2">Language en-US</td> </tr> <tr> <td>Checked By</td> <td colspan="2">1st View</td> <td>Version</td> <td>Sheet 2 - 3</td> </tr> <tr> <td>Approved By</td> <td colspan="4"></td> </tr> </table>					Owner	Project name ProyectoFinal_AngieMarchena		Date 28/04/2022		Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena				Operator	Location				Description 1st				Designed By	Description 2nd		Language en-US		Checked By	1st View		Version	Sheet 2 - 3	Approved By				
Owner	Project name ProyectoFinal_AngieMarchena		Date 28/04/2022																																		
	Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena																																				
Operator	Location																																				
	Description 1st																																				
Designed By	Description 2nd		Language en-US																																		
Checked By	1st View		Version	Sheet 2 - 3																																	
Approved By																																					

PLC-TEMP [CPU 1215C DC/DC/DC] / Bloques de programa

Main [OB1]

Main Propiedades

General

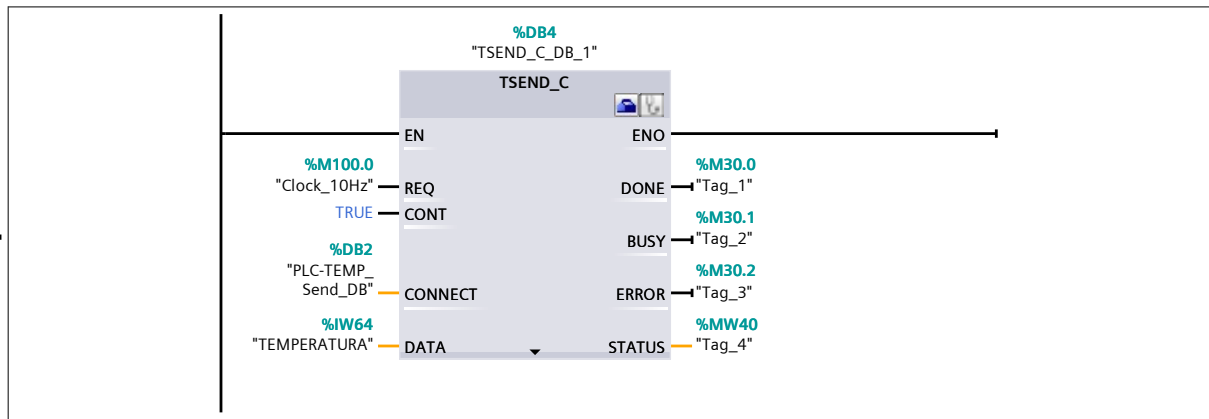
Nombre	Main	Número	1
Tipo	OB	Idioma	KOP
Numeración	Automático		

Información

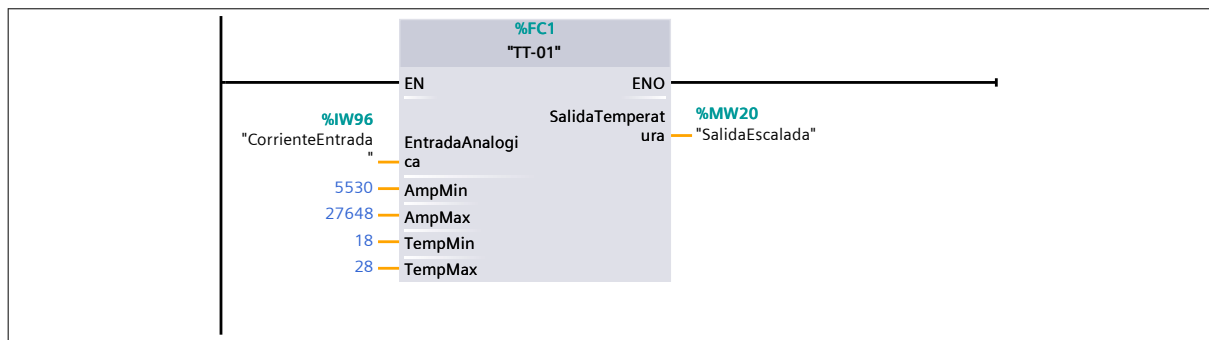
Título	"Main Program Sweep (Cycle)"	Autor	
Comentario		Familia	
Versión	0.1	ID personalizado	

Nombre	Tipo de datos	Valor predet.
Temp		
Constant		

Segmento 1:

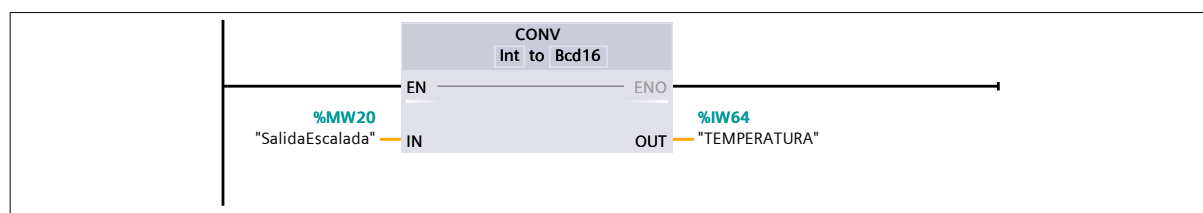


Segmento 2:



Owner	Project name	ProyectoFinal_AngieMarchena	Date	28/04/2022
Operator	Project path	C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
Designed By	Description 1st			
Checked By	Description 2nd	Language	en-US	
Approved By	1st View	Version	Sheet 3 - 1	

Segmento 3: Conversion



Owner	Project name ProyectoFinal_AngieMarchena		Date 28/04/2022
	Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
	Location		
Operator			
Designed By	Description 1st		
Checked By	Description 2nd	Language en-US	
Approved By	1st View	Version	Sheet 3 - 2

PLC-TEMP [CPU 1215C DC/DC/DC] / Bloques de programa

TT-01 [FC1]

TT-01 Propiedades

General

Nombre	TT-01	Número	1
Tipo	FC	Idioma	KOP
Numeración	Automático		

Información

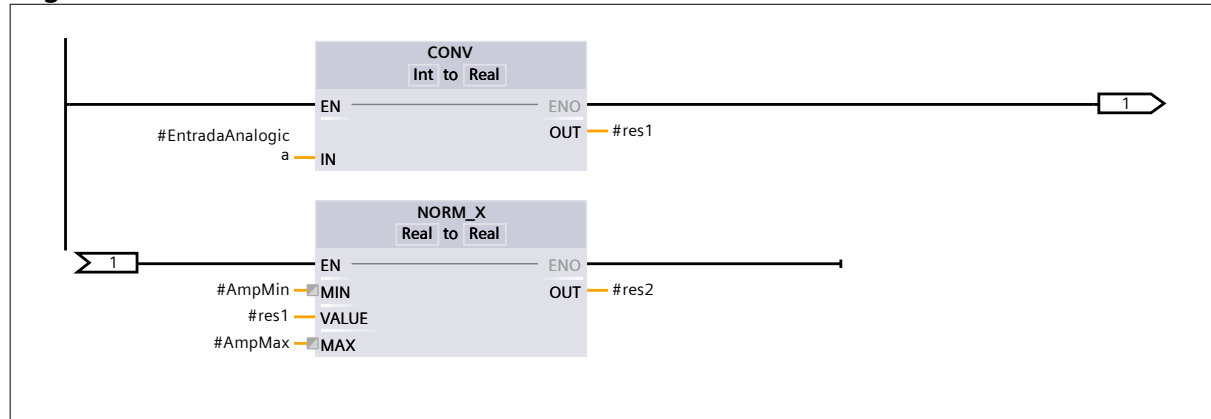
Título		Autor	
Comentario		Familia	
Versión	0.1	ID personalizado	

Nombre	Tipo de datos	Valor predet.
▼ Input		
EntradaAnalogica	Int	
AmpMin	Int	
AmpMax	Int	
TempMin	Int	
TempMax	Int	
▼ Output		
SalidaTemperatura	Int	
InOut		
▼ Temp		
res1	Real	
res2	Real	
res3	Real	
Constant		
▼ Return		
TT-01	Void	

Segmento 1: Normalizacion

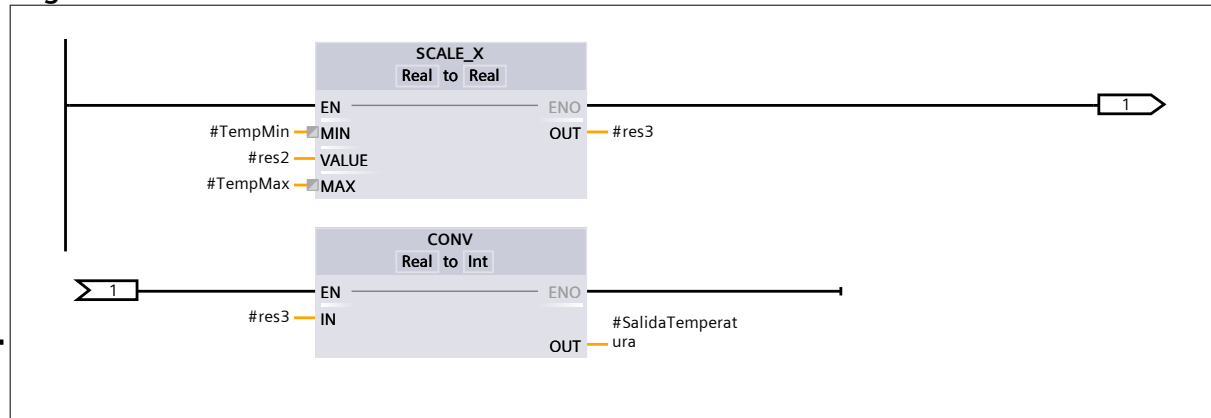
Owner	Project name	ProyectoFinal_AngieMarchena	Date	28/04/2022
Operator	Project path	C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
	Location			
Designed By	Description 1st			
Checked By	Description 2nd	Language	en-US	
Approved By	1st View	Version	Sheet 4 - 1	

Segmento 1: Normalizacion



Segmento 2: Escalado

Segmento 2: Escalado



Owner	Project name ProyectoFinal_AngieMarchena		Date 28/04/2022
	Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
Operator	Location		
Designed By	Description 1st		
Checked By	Description 2nd	Language en-US	
Approved By	1st View	Version	Sheet 4 - 2

PLC-TEMP [CPU 1215C DC/DC/DC] / Bloques de programa / Bloques de sistema / Recursos de programa

PLC-TEMP_Send_DB [DB2]

PLC-TEMP_Send_DB Propiedades

General

Nombre	PLC-TEMP_Send_DB	Número	2
Tipo	DB	Idioma	DB
Numeración	Automático		

Información

Título		Autor	SIMATIC
Comentario		Familia	MC7Plus
Versión	1.0	ID personalizado	TCON_Prm

Nombre	Tipo de datos	Valor de arranque	Remanencia
▼ Static			
BLOCK_LENGTH	UInt	64	False
ID	CONN_OUC	2	False
CONNECTION_TYPE	USInt	17	False
ACTIVE_EST	Bool	true	False
LOCAL_DEVICE_ID	USInt	1	False
LOCAL_TSAP_ID_LEN	USInt	0	False
REM_SUBNET_ID_LEN	USInt	0	False
REM_STADDR_LEN	USInt	4	False
REM_TSAP_ID_LEN	USInt	2	False
NEXT_STADDR_LEN	USInt	0	False
LOCAL_TSAP_ID	Array[1..16] of Byte		False
REM_SUBNET_ID	Array[1..6] of USInt		False
REM_STADDR	Array[1..6] of USInt		False
REM_TSAP_ID	Array[1..16] of Byte		False
NEXT_STADDR	Array[1..6] of Byte		False
SPARE	Word	16#0	False

Owner	Project name	ProyectoFinal_AngieMarchena	Date	28/04/2022
Operator	Project path	C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
	Location			
Designed By	Description 1st			
Checked By	Description 2nd	Language	en-US	
Approved By	1st View	Version	Sheet 5 - 1	

PLC-TEMP [CPU 1215C DC/DC/DC] / Bloques de programa / Bloques de sistema / Recursos de programa

TSEND_C [FB1030]

TSEND_C Propiedades

General

Nombre	TSEND_C	Número	1030
Tipo	FB	Idioma	KOP
Numeración	Automático		

Información

Título	Sending data over Ethernet (native TCP or UDT)	Autor	Simatic
Comentario		Familia	COMM
Versión	1.0	ID personalizado	

Nombre	Tipo de datos	Valor predet.	Remanencia
▼ Input			
REQ	Bool	false	No remanente
CONT	Bool	false	No remanente
LEN	UInt	0	No remanente
▼ Output			
DONE	Bool	false	No remanente
BUSY	Bool	false	No remanente
ERROR	Bool	false	No remanente
STATUS	Word	16#0	No remanente
▼ InOut			
CONNECT	TCON_Param		
DATA	Variant		
COM_RST	Bool	false	No remanente
▼ Static			
sb_FIRSTSTART	Bool	false	No remanente
sb_REQ	Bool	false	No remanente
sb_STARTFB	Bool	false	No remanente
sb_CON_EST	Bool	false	No remanente
sb_COMRST	Bool	false	No remanente
si_STATE	UInt	0	No remanente
si_JOB	UInt	0	No remanente
sw_ConID	CONN_OUC	W#16#0000	No remanente
s_TCON	TCON		
s_TDISCON	TDISCON		
s_TSEND	TSEND		

Owner	Project name	ProyectoFinal_AngieMarchena	Date	28/04/2022
Operator	Project path	C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
	Location			
Designed By	Description 1st			
Checked By	Description 2nd	Language	en-US	
Approved By	1st View	Version	Sheet 6 - 1	

PLC-TEMP [CPU 1215C DC/DC/DC] / Bloques de programa / Bloques de sistema / Recursos de programa

TSEND_C_DB_1 [DB4]

TSEND_C_DB_1 Propiedades

General

Nombre	TSEND_C_DB_1	Número	4
Tipo	DB	Idioma	DB
Numeración	Automático		

Información

Título		Autor	Simatic
Comentario		Familia	COMM
Versión	1.0	ID personalizado	

Nombre	Tipo de datos	Valor de arranque	Remanencia
▼ Input			
REQ	Bool	false	False
CONT	Bool	false	False
LEN	UInt	0	False
▼ Output			
DONE	Bool	false	False
BUSY	Bool	false	False
ERROR	Bool	false	False
STATUS	Word	16#0	False
▼ InOut			
CONNECT	TCON_Param		False
DATA	Variant		False
COM_RST	Bool	false	False
▼ Static			
sb_FIRSTSTART	Bool	false	False
sb_REQ	Bool	false	False
sb_STARTFB	Bool	false	False
sb_CON_EST	Bool	false	False
sb_COMRST	Bool	false	False
si_STATE	UInt	0	False
si_JOB	UInt	0	False
sw_ConID	CONN_OUC	W#16#0000	False
s_TCON	TCON		False
s_TDISCON	TDISCON		False
s_TSEND	TSEND		False

Owner	Project name	ProyectoFinal_AngieMarchena	Date	28/04/2022
Operator	Project path	C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
	Location			
Designed By	Description 1st			
Checked By	Description 2nd	Language	en-US	
Approved By	1st View	Version	Sheet 7 - 1	

1

2

3

4

A

PLC-TEMP [CPU 1215C DC/DC/DC]

Objetos tecnológicos

Esta carpeta está vacía.

B

C

D






















E

F

Owner	Project name ProyectoFinal_AngieMarchena		Date 28/04/2022
	Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
	Location		
Operator			
Designed By	Description 1st		
Checked By	Description 2nd	Language en-US	
Approved By	1st View	Version	Sheet 8 - 1

PLC-TEMP [CPU 1215C DC/DC/DC]

Variables PLC






















Variables PLC			
Icon	Nombre	Tipo de datos	Dirección
	AlwaysFALSE	Bool	%M1.3
	AlwaysTRUE	Bool	%M1.2
	Clock_0.5Hz	Bool	%M100.7
	Clock_0.625Hz	Bool	%M100.6
	Clock_1.25Hz	Bool	%M100.4
	Clock_1Hz	Bool	%M100.5
	Clock_2.5Hz	Bool	%M100.2
	Clock_2Hz	Bool	%M100.3
	Clock_5Hz	Bool	%M100.1
	Clock_10Hz	Bool	%M100.0
	Clock_Byte	Byte	%MB100
	CorrienteEntrada	Int	%IW96
	DiagStatusUpdate	Bool	%M1.1
	FirstScan	Bool	%M1.0
	SalidaEscalada	Int	%MW20
	System_Byte	Byte	%MB1
	Tag_1	Bool	%M30.0
	Tag_2	Bool	%M30.1
	Tag_3	Bool	%M30.2
	Tag_4	Word	%MW40
	TEMPERATURA	Word	%IW64

Owner	Project name ProyectoFinal_AngieMarchena		Date 28/04/2022
	Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
Operator	Location		
Designed By	Description 1st		
Checked By	Description 2nd	Language en-US	
Approved By	1st View	Version	Sheet 9 - 1

PLC-TEMP [CPU 1215C DC/DC/DC] / Variables PLC

Default tag table [51]

Variables PLC

Icon	Nombre	Tipo de datos	Dirección
	AlwaysFALSE	Bool	%M1.3
	AlwaysTRUE	Bool	%M1.2
	Clock_0.5Hz	Bool	%M100.7
	Clock_0.625Hz	Bool	%M100.6
	Clock_1.25Hz	Bool	%M100.4
	Clock_1Hz	Bool	%M100.5
	Clock_2.5Hz	Bool	%M100.2
	Clock_2Hz	Bool	%M100.3
	Clock_5Hz	Bool	%M100.1
	Clock_10Hz	Bool	%M100.0
	Clock_Byte	Byte	%MB100
	CorrienteEntrada	Int	%IW96
	DiagStatusUpdate	Bool	%M1.1
	FirstScan	Bool	%M1.0
	SalidaEscalada	Int	%MW20
	System_Byte	Byte	%MB1
	Tag_1	Bool	%M30.0
	Tag_2	Bool	%M30.1
	Tag_3	Bool	%M30.2
	Tag_4	Word	%MW40
	TEMPERATURA	Word	%IW64

Owner	Project name ProyectoFinal_AngieMarchena		Date 28/04/2022
Operator	Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
	Location		
Designed By	Description 1st		
Checked By	Description 2nd	Language en-US	
Approved By	1st View	Version	Sheet 10 - 1

1

2

3

4

A

PLC-TEMP [CPU 1215C DC/DC/DC] / Tipos de datos PLC

Tipos de datos de sistema

Esta carpeta está vacía.

B

C

D

E

F

Owner	Project name	ProyectoFinal_AngieMarchena		Date	28/04/2022
Operator	Project path	C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena			
	Location				
Designed By	Description 1st				
Checked By	Description 2nd	Language	en-US		
Approved By	1st View	Version	Sheet 11 - 1		

PLC-TEMP [CPU 1215C DC/DC/DC] /
Tablas de observación y forzado permanente

Force table

Nombre	Dirección	Formato visualización	Valor de forzado permanente
--------	-----------	-----------------------	-----------------------------

Owner	Project name	ProyectoFinal_AngieMarchena		Date	28/04/2022
Operator	Project path	C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena			
	Location				
Designed By	Description 1st				
Checked By	Description 2nd	Language	en-US		
Approved By	1st View	Version	Sheet 12 - 1		

1

2

3

4

A

PLC-TEMP [CPU 1215C DC/DC/DC]

Traces

Nombre

B

C

D

E

F

Owner	Project name ProyectoFinal_AngieMarchena		Date 28/04/2022
	Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
	Location		
Operator			
Designed By	Description 1st		
Checked By	Description 2nd	Language en-US	
Approved By	1st View	Version	Sheet 13 - 1

1

2

3

4

A

PLC-TEMP [CPU 1215C DC/DC/DC] / Traces

Mediciones

Esta carpeta está vacía.

B

C

D

E

F

Owner	Project name	ProyectoFinal_AngieMarchena	Date	28/04/2022
Operator	Project path	C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
	Location			
Designed By	Description 1st			
Checked By	Description 2nd	Language	en-US	
Approved By	1st View	Version	Sheet 14 - 1	

1

2

3

4

A

PLC-TEMP [CPU 1215C DC/DC/DC] / Traces

Mediciones superpuestas

Nombre

B

C

D

E

F

Owner	Project name ProyectoFinal_AngieMarchena		Date 28/04/2022
	Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
	Location		
Operator			
Designed By	Description 1st		
Checked By	Description 2nd	Language en-US	
Approved By	1st View	Version	Sheet 15 - 1

1

2

3

4

A

PLC-TEMP [CPU 1215C DC/DC/DC] / Comunicación OPC UA

Interfaces del servidor

Esta carpeta está vacía.

B

C

D

E

F

Owner	Project name ProyectoFinal_AngieMarchena		Date 28/04/2022
	Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
Operator	Location		
Designed By	Description 1st		
Checked By	Description 2nd	Language en-US	
Approved By	1st View	Version	Sheet 16 - 1

1

2

3

4

A

PLC-TEMP [CPU 1215C DC/DC/DC]

Listas de textos de aviso PLC

Esta carpeta está vacía.

B

C

D

E

F

Owner	Project name ProyectoFinal_AngieMarchena		Date 28/04/2022
	Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
Operator	Location		
Designed By	Description 1st		
Checked By	Description 2nd	Language en-US	
Approved By	1st View	Version	Sheet 17 - 1

PLC-TEMP [CPU 1215C DC/DC/DC] / Módulos locales

PLC-TEMP [CPU 1215C DC/DC/DC]

PLC-TEMP

Información del proyecto

Nombre	PLC-TEMP	Autor	Angie
Comentario		Slot	1
Rack	0		

Información de catálogo

Descripción abreviada	CPU 1215C DC/DC/DC	Descripción	Memoria de trabajo 125KB; fuente de alimentación 24V DC con DI14 x 24V DC SINK/SOURCE, DQ10 x 24V DC y AI2 y AQ2 integradas; 6 contadores rápidos y 4 salidas de impulso integradas; la Signal Board amplía las E/S integradas; hasta 3 módulos de comunicaciones para la comunicación serie; hasta 8 módulos de señales para ampliación de E/S; controlador PROFINET IO, 2 puertos, I-device, protocolo de transporte TCP/IP, secure Open User Communication, comunicación S7, servidor web, OPC UA: servidor DA
Referencia	6ES7 215-1AG40-0XB0	Versión de firmware	V4.4

Recursos de conexión\

	Recursos de la estación - Reservados - Máximo	Recursos de la estación - Reservados - Configurados	Recursos de la estación - Dinámicos - Configurados	Recursos del módulo - PLC-TEMP [CPU 1215C DC/DC/DC] - Configurados
Número máximo de recursos:		62	6	68
	Máximo	Configurados	Configurados	Configurados
Comunicación PG:	4	-	-	-
Comunicación HMI:	12	0	0	0
Comunicación S7:	8	3	0	3
Open User Communication:	8	0	0	0
Comunicación web:	30	-	-	-
Otros tipos de comunicación:	-	-	0	0
Recursos utilizados en total:		3	0	3
Recursos disponibles:		59	6	65

Sinóptico de direcciones\Sinóptico de direcciones\Sinóptico de direcciones

Entradas	True	Salidas	True
Huecos direcciones	False	Slot	True

Owner	Project name	ProyectoFinal_AngieMarchena	Date	28/04/2022
Operator	Project path	C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
	Location			
Designed By	Description 1st			
Checked By	Description 2nd	Language	en-US	
Approved By	1st View	Version	Sheet 18 - 1	

1		2		3		4	
A	Tipo	I	Dir. desde	0	Dir. hasta	1	
	Módulo	DI 14/DQ 10_1	IPP	Actualización automática	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]	
	Número de dispositivo	-	Tamaño	2 Bytes	Sistema maestro/IO	-	
	Rack	0	Slot	1 1			
B	Tipo	S	Dir. desde	0	Dir. hasta	1	
	Módulo	DI 14/DQ 10_1	IPP	Actualización automática	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]	
	Número de dispositivo	-	Tamaño	2 Bytes	Sistema maestro/IO	-	
	Rack	0	Slot	1 1			
C	Tipo	I	Dir. desde	64	Dir. hasta	67	
	Módulo	AI 2/AQ 2_1	IPP	Actualización automática	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]	
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-	
	Rack	0	Slot	1 2			
D	Tipo	S	Dir. desde	64	Dir. hasta	67	
	Módulo	AI 2/AQ 2_1	IPP	Actualización automática	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]	
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-	
	Rack	0	Slot	1 2			
E	Tipo	I	Dir. desde	1000	Dir. hasta	1003	
	Módulo	HSC_1	IPP	Actualización automática	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]	
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-	
	Rack	0	Slot	1 16			
F	Tipo	I	Dir. desde	1004	Dir. hasta	1007	
	Módulo	HSC_2	IPP	Actualización automática	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]	
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-	
	Rack	0	Slot	1 17			
G	Tipo	I	Dir. desde	1008	Dir. hasta	1011	
	Módulo	HSC_3	IPP	Actualización automática	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]	
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-	
	Rack	0	Slot	1 18			
H	Tipo	I	Dir. desde	1012	Dir. hasta	1015	
	Módulo	HSC_4	IPP	Actualización automática	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]	
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-	
	Rack	0	Slot	1 19			
I	Tipo	I	Dir. desde	1016	Dir. hasta	1019	
	Módulo	HSC_5	IPP	Actualización automática	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]	
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-	
	Rack	0	Slot	1 20			

Owner	Project name		ProyectoFinal_AngieMarchena		Date	28/04/2022	
	Project path						
Operator	C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena						
	Location						
Designed By	Description 1st						
Checked By	Description 2nd				Language	en-US	
Approved By	1st View				Version	Sheet 18 - 2	

	1	2	3	4																																	
A	Rack	0	Slot	1 20																																	
	Tipo	I	Dir. desde	1020																																	
	Módulo	HSC_6	IPP	Actualización automática																																	
	Número de dispositivo	-	Tamaño	4 Bytes																																	
B	Rack	0	Slot	1 21																																	
	Tipo	S	Dir. desde	1000																																	
	Módulo	Pulse_1	IPP	Actualización automática																																	
	Número de dispositivo	-	Tamaño	2 Bytes																																	
C	Rack	0	Slot	1 32																																	
	Tipo	S	Dir. desde	1002																																	
	Módulo	Pulse_2	IPP	Actualización automática																																	
	Número de dispositivo	-	Tamaño	2 Bytes																																	
D	Rack	0	Slot	1 33																																	
	Tipo	S	Dir. desde	1004																																	
	Módulo	Pulse_3	IPP	Actualización automática																																	
	Número de dispositivo	-	Tamaño	2 Bytes																																	
E	Rack	0	Slot	1 34																																	
	Tipo	S	Dir. desde	1006																																	
	Módulo	Pulse_4	IPP	Actualización automática																																	
	Número de dispositivo	-	Tamaño	2 Bytes																																	
F	Rack	0	Slot	1 35																																	
	Dir. hasta	1023	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]																																	
	Sistema maestro/IO	-	Dir. hasta	1001																																	
	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]	Sistema maestro/IO	-																																	
B	Rack	0	Slot	1 32																																	
	Tipo	S	Dir. desde	1002																																	
	Módulo	Pulse_2	IPP	Actualización automática																																	
	Número de dispositivo	-	Tamaño	2 Bytes																																	
C	Rack	0	Slot	1 33																																	
	Tipo	S	Dir. desde	1004																																	
	Módulo	Pulse_3	IPP	Actualización automática																																	
	Número de dispositivo	-	Tamaño	2 Bytes																																	
D	Rack	0	Slot	1 34																																	
	Tipo	S	Dir. desde	1006																																	
	Módulo	Pulse_4	IPP	Actualización automática																																	
	Número de dispositivo	-	Tamaño	2 Bytes																																	
E	Rack	0	Slot	1 35																																	
	Dir. hasta	1005	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]																																	
	Sistema maestro/IO	-	Dir. hasta	1007																																	
	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]	Sistema maestro/IO	-																																	
F	Rack	0	Slot	1 35																																	
	Dir. hasta	1007	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]																																	
	Sistema maestro/IO	-	Dir. hasta	1007																																	
	Nombre del dispositivo	PLC-TEMP [CPU 1215C DC/DC/DC]	Sistema maestro/IO	-																																	
<table border="1"> <tr> <td rowspan="2">Owner</td> <td colspan="2">Project name ProyectoFinal_AngieMarchena</td> <td colspan="2">Date 28/04/2022</td> </tr> <tr> <td colspan="4">Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena</td> </tr> <tr> <td rowspan="2">Operator</td> <td colspan="4">Location</td> </tr> <tr> <td colspan="4"></td> </tr> <tr> <td>Designed By</td> <td colspan="4">Description 1st</td> </tr> <tr> <td>Checked By</td> <td colspan="2">Description 2nd</td> <td colspan="2">Language en-US</td> </tr> <tr> <td>Approved By</td> <td colspan="2">1st View</td> <td>Version</td> <td>Sheet 18 - 3</td> </tr> </table>					Owner	Project name ProyectoFinal_AngieMarchena		Date 28/04/2022		Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena				Operator	Location								Designed By	Description 1st				Checked By	Description 2nd		Language en-US		Approved By	1st View		Version	Sheet 18 - 3
Owner	Project name ProyectoFinal_AngieMarchena		Date 28/04/2022																																		
	Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena																																				
Operator	Location																																				
Designed By	Description 1st																																				
Checked By	Description 2nd		Language en-US																																		
Approved By	1st View		Version	Sheet 18 - 3																																	