

ProyectoFinal_AngieMarchena

PLC-REF1 [CPU 1214C DC/DC/DC]

PLC-REF1

Información del proyecto

Nombre	PLC-REF1	Autor	Angie
Comentario		Slot	1
Rack	0		

Información de catálogo

Descripción abreviada	CPU 1214C DC/DC/DC	Descripción	Memoria de trabajo 100KB; fuente de alimentación 24V DC con DI14 x 24V DC SINK/SOURCE, DQ10 x 24V DC y AI2 integradas; 6 contadores rápidos y 4 salidas de impulso integradas; la Signal Board amplía las E/S integradas; hasta 3 módulos de comunicaciones para la comunicación serie; hasta 8 módulos de señales para ampliación de E/S; controlador PROFINET IO, I-device, protocolo de transporte TCP/IP, secure Open User Communication, comunicación S7, servidor web, OPC UA: servidor DA
Referencia	6ES7 214-1AG40-0XB0	Versión de firmware	V4.4

Recursos de conexión

	Recursos de la estación - Reservados - Máximo	Recursos de la estación - Reservados - Configurados	Recursos de la estación - Dinámicos - Configurados	Recursos del módulo - PLC-REF1 [CPU 1214C DC/DC/DC] - Configurados
Número máximo de recursos:		62	6	68
	Máximo	Configurados	Configurados	Configurados
Comunicación PG:	4	-	-	-
Comunicación HMI:	12	1	0	1
Comunicación S7:	8	3	0	3
Open User Communication:	8	0	0	0
Comunicación web:	30	-	-	-
Otros tipos de comunicación:	-	-	0	0
Recursos utilizados en total:		4	0	4
Recursos disponibles:		58	6	64

Sinóptico de direcciones\Sinóptico de direcciones\Sinóptico de direcciones

Entradas	True	Salidas	True
Huecos direcciones	False	Slot	True

Owner	Project name	ProyectoFinal_AngieMarchena	Date	28/04/2022
Operator	Project path	C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
	Location			
Designed By	Description 1st			
Checked By	Description 2nd	Language	en-US	
Approved By	1st View	Version	Sheet 2 - 1	

1		2		3		4	
A	Tipo	I	Dir. desde	0	Dir. hasta	1	
	Módulo	DI 14/DQ 10_1	IPP	Actualización automática	Nombre del dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]	
	Número de dispositivo	-	Tamaño	2 Bytes	Sistema maestro/IO	-	
B	Rack	0	Slot	1 1			
	Tipo	S	Dir. desde	0	Dir. hasta	1	
	Módulo	DI 14/DQ 10_1	IPP	Actualización automática	Nombre del dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]	
C	Número de dispositivo	-	Tamaño	2 Bytes	Sistema maestro/IO	-	
	Rack	0	Slot	1 1			
	Tipo	I	Dir. desde	64	Dir. hasta	67	
D	Módulo	AI 2_1	IPP	Actualización automática	Nombre del dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]	
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-	
	Rack	0	Slot	1 2			
E	Tipo	S	Dir. desde	80	Dir. hasta	81	
	Módulo	AQ 1x12BIT_1	IPP	Actualización automática	Nombre del dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]	
	Número de dispositivo	-	Tamaño	2 Bytes	Sistema maestro/IO	-	
F	Rack	0	Slot	1 3			
	Tipo	I	Dir. desde	1000	Dir. hasta	1003	
	Módulo	HSC_1	IPP	Actualización automática	Nombre del dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]	
G	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-	
	Rack	0	Slot	1 16			
	Tipo	I	Dir. desde	1004	Dir. hasta	1007	
H	Módulo	HSC_2	IPP	Actualización automática	Nombre del dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]	
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-	
	Rack	0	Slot	1 17			
I	Tipo	I	Dir. desde	1008	Dir. hasta	1011	
	Módulo	HSC_3	IPP	Actualización automática	Nombre del dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]	
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-	
J	Rack	0	Slot	1 18			
	Tipo	I	Dir. desde	1012	Dir. hasta	1015	
	Módulo	HSC_4	IPP	Actualización automática	Nombre del dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]	
K	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-	
	Rack	0	Slot	1 19			
	Tipo	I	Dir. desde	1016	Dir. hasta	1019	
L	Módulo	HSC_5	IPP	Actualización automática	Nombre del dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]	
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-	

Owner	Project name		ProyectoFinal_AngieMarchena		Date	28/04/2022		
	Operator	Project path						
		C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena						
Designed By		Description 1st						
Checked By		Description 2nd			Language			en-US
Approved By		1st View			Version		Sheet 2 - 2	

PLC-REF1 [CPU 1214C DC/DC/DC] / Bloques de programa

Main [OB1]

Main Propiedades

General

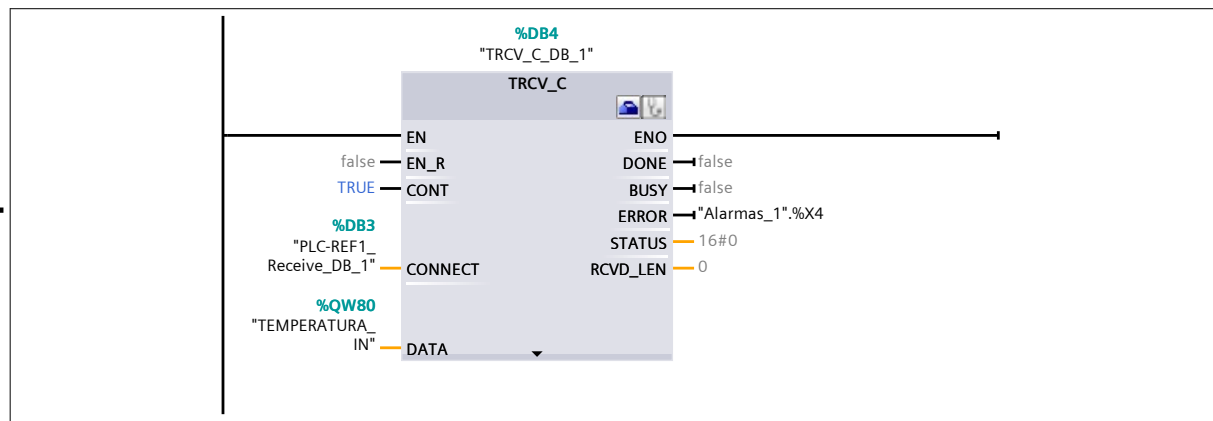
Nombre	Main	Número	1
Tipo	OB	Idioma	KOP
Numeración	Automático		

Información

Título	"Main Program Sweep (Cycle)"	Autor	
Comentario	Angie Marchena Mondell 604650904	Familia	
Versión	0.1	ID personalizado	

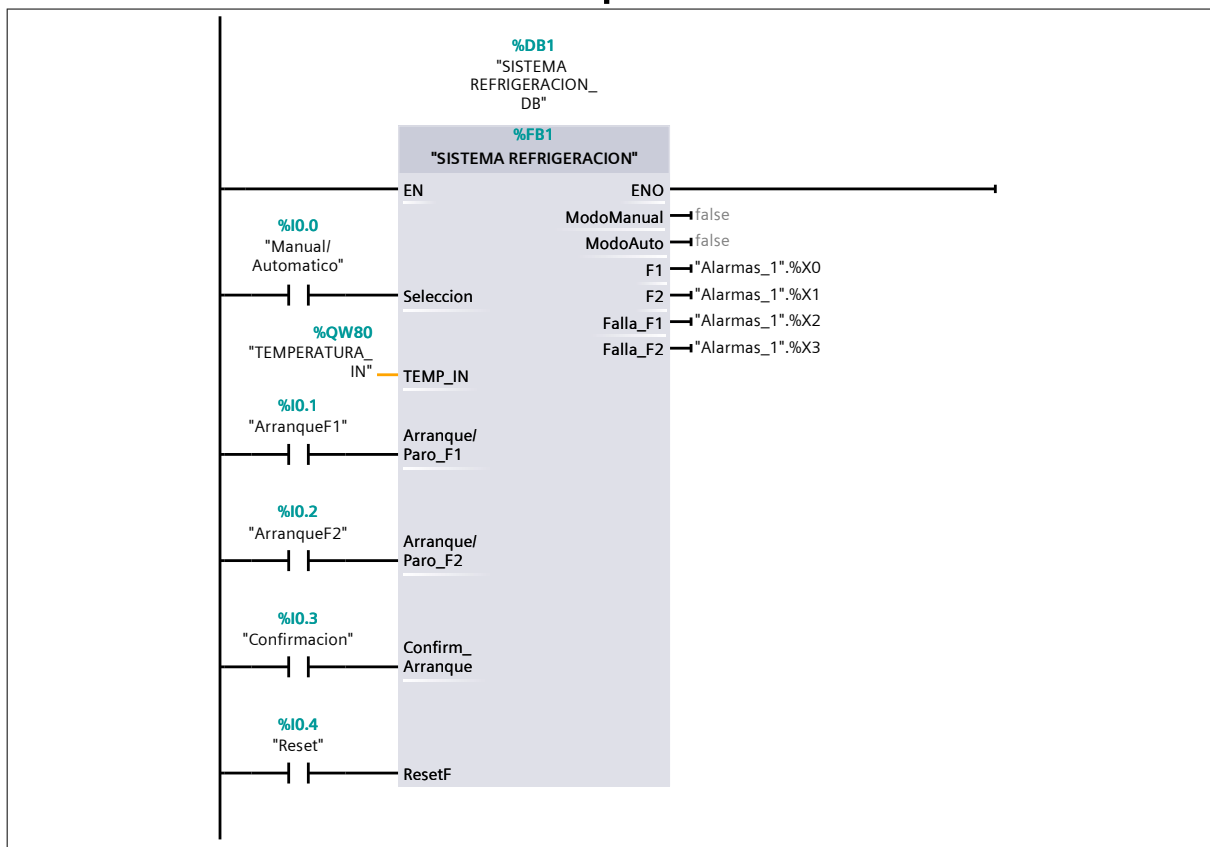
Nombre	Tipo de datos	Valor predet.
Temp		
Constant		

Segmento 1: Recepción del dato



Segmento 2: Entrada manual o automática

Owner	Project name	ProyectoFinal_AngieMarchena	Date	28/04/2022
Operator	Project path	C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
Designed By	Description 1st			
Checked By	Description 2nd	Language	en-US	
Approved By	1st View	Version	Sheet 3 - 1	



Owner	Project name ProyectoFinal_AngieMarchena		Date 28/04/2022
	Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
Operator	Location		
Designed By	Description 1st		
Checked By	Description 2nd	Language en-US	
Approved By	1st View	Version	Sheet 3 - 2

PLC-REF1 [CPU 1214C DC/DC/DC] / Bloques de programa

SISTEMA REFRIGERACION [FB1]

SISTEMA REFRIGERACION Propiedades

General

Nombre	SISTEMA REFRIGERACION	Número	1
Tipo	FB	Idioma	KOP
Numeración	Automático		

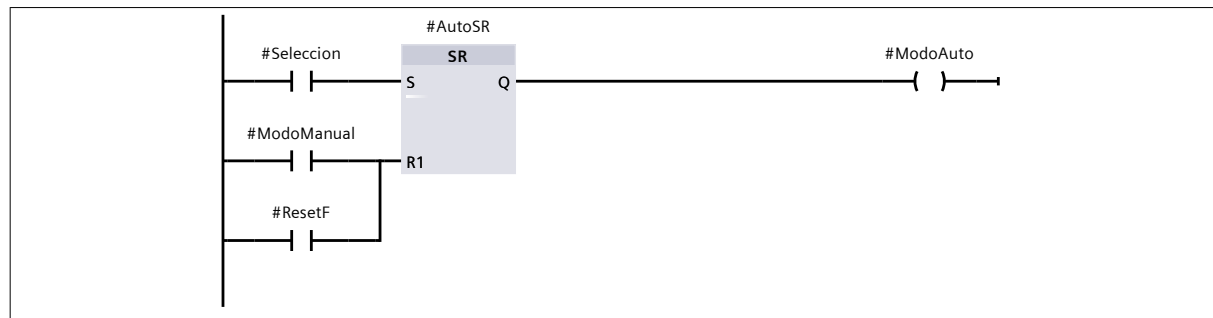
Información

Título	Sistema de refrigeración	Autor	
Comentario	Angie Marchena Mondell 604650904	Familia	
Versión	0.1	ID personalizado	

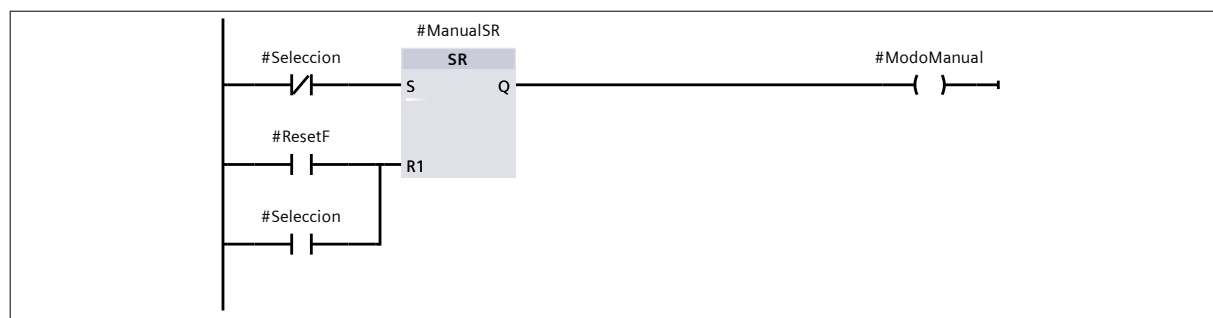
Nombre	Tipo de datos	Valor predet.	Remanencia
▼ Input			
Seleccion	Bool	false	No remanente
TEMP_IN	Word	16#0	No remanente
Arranque/Paro_F1	Bool	false	No remanente
Arranque/Paro_F2	Bool	false	No remanente
Confirm_Arranque	Bool	false	No remanente
ResetF	Bool	false	No remanente
▼ Output			
ModoManual	Bool	false	No remanente
ModoAuto	Bool	false	No remanente
F1	Bool	false	No remanente
F2	Bool	false	No remanente
Falla_F1	Bool	false	No remanente
Falla_F2	Bool	false	No remanente
InOut			
▼ Static			
AutoSR	Bool	false	No remanente
ManualSR	Bool	false	No remanente
ON_F	Bool	false	No remanente
ON_F1	Bool	false	No remanente
ON_F2	Bool	false	No remanente
ON_F1-2	Bool	false	No remanente
Ciclo	Bool	false	No remanente
Anterior	Int	2	No remanente
TEMP	Int	0	No remanente
Falla1SR	Bool	false	No remanente
Falla2SR	Bool	false	No remanente
Comp1	Bool	false	No remanente
Comp2	Bool	false	No remanente
Temp			
Constant			

Owner	Project name	ProyectoFinal_AngieMarchena		Date	28/04/2022
Operator	Project path	C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena			
	Location				
Designed By	Description 1st				
Checked By	Description 2nd	Language	en-US		
Approved By	1st View	Version	Sheet 4 - 1		

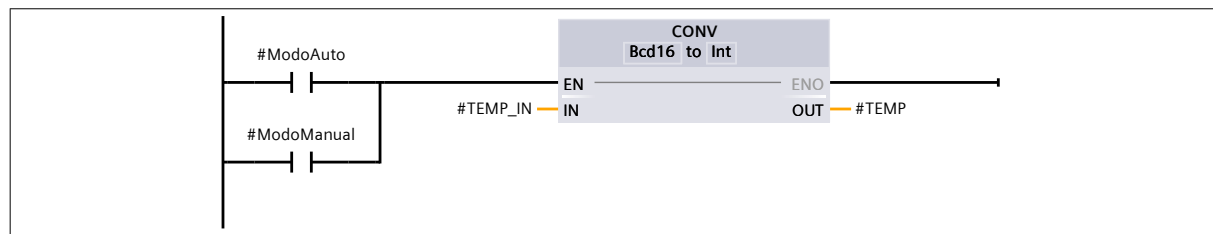
Segmento 1: Modo Automatico



Segmento 2: Modo Manual

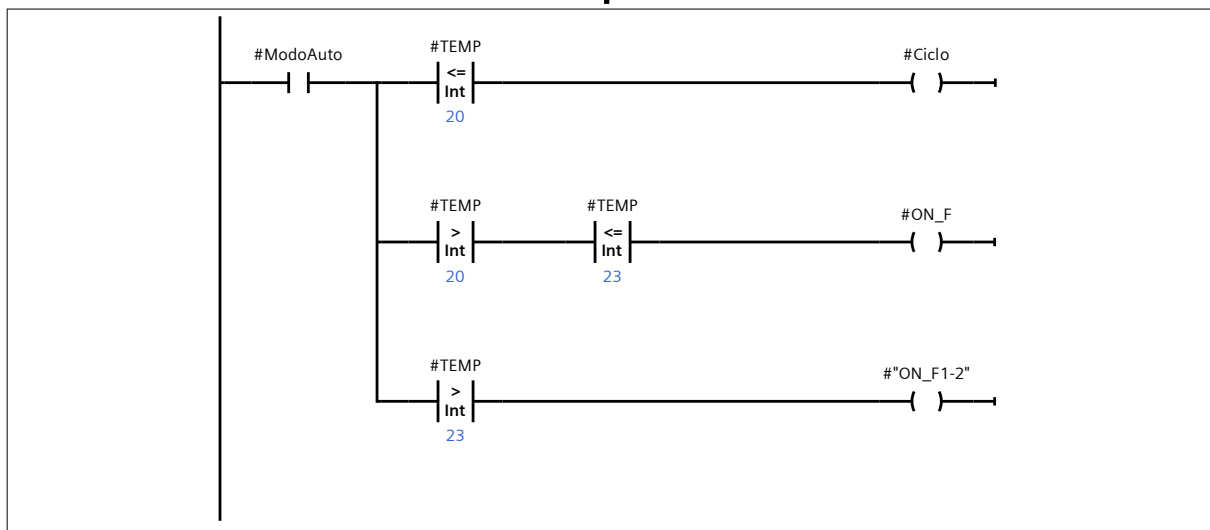


Segmento 3: Temperatura entrante

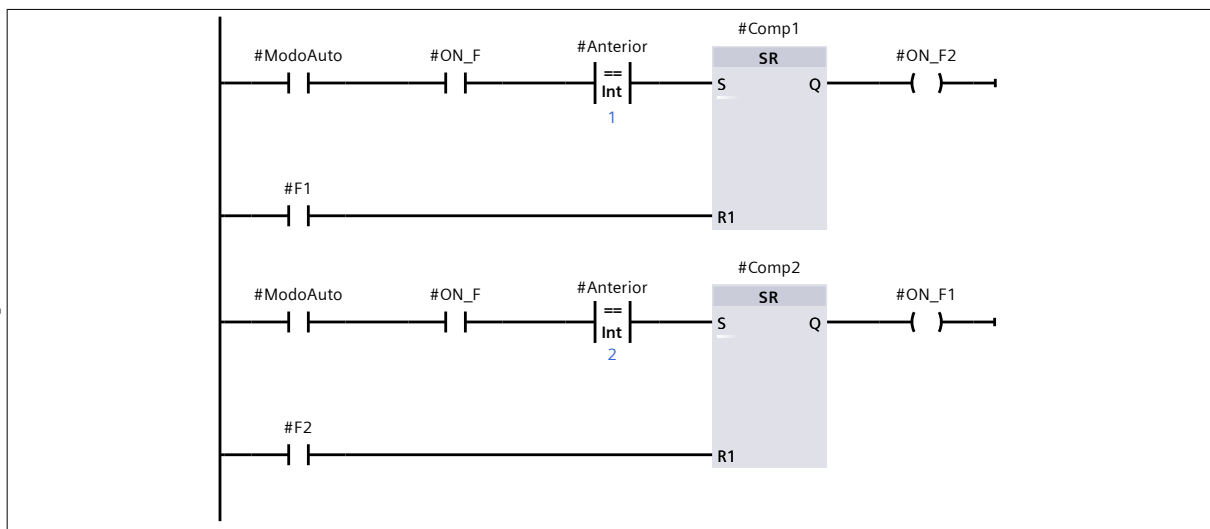


Segmento 4: Control de temperatura

Owner	Project name ProyectoFinal_AngieMarchena		Date 28/04/2022
	Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
Operator	Location		
	Description 1st		
Designed By	Description 2nd		Language en-US
Checked By	1st View		Version
Approved By			Sheet 4 - 2

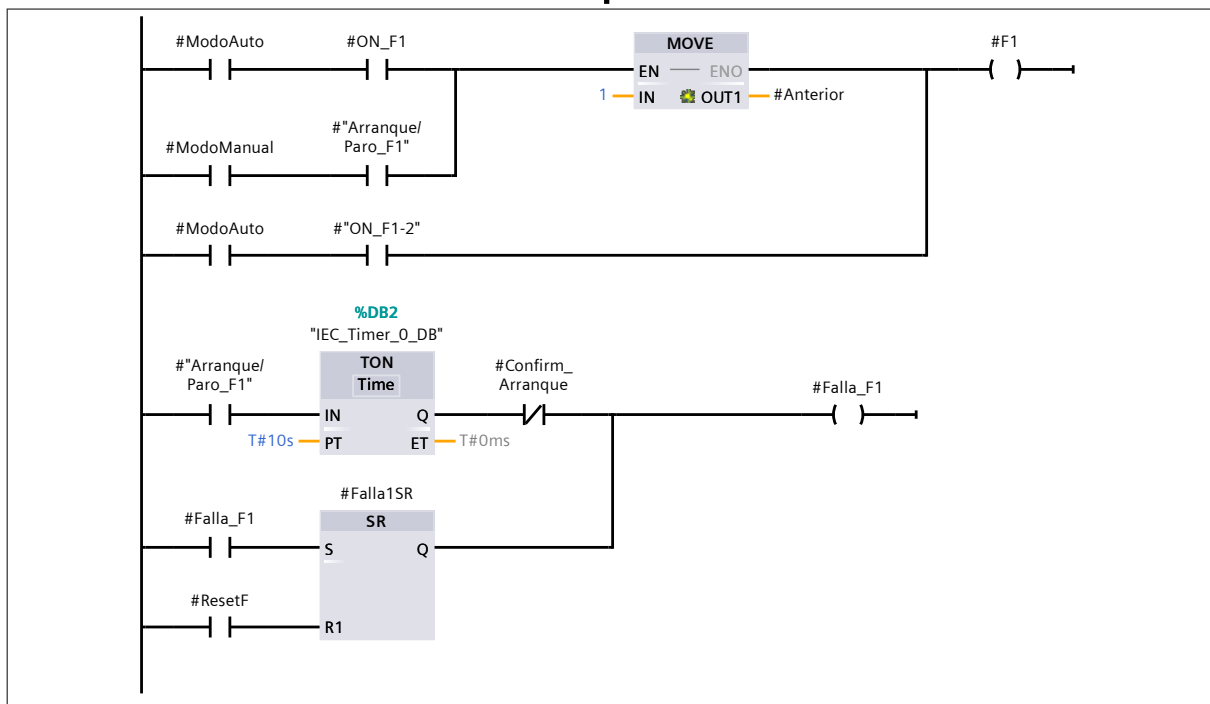


Segmento 5: Cambio de Ventilador

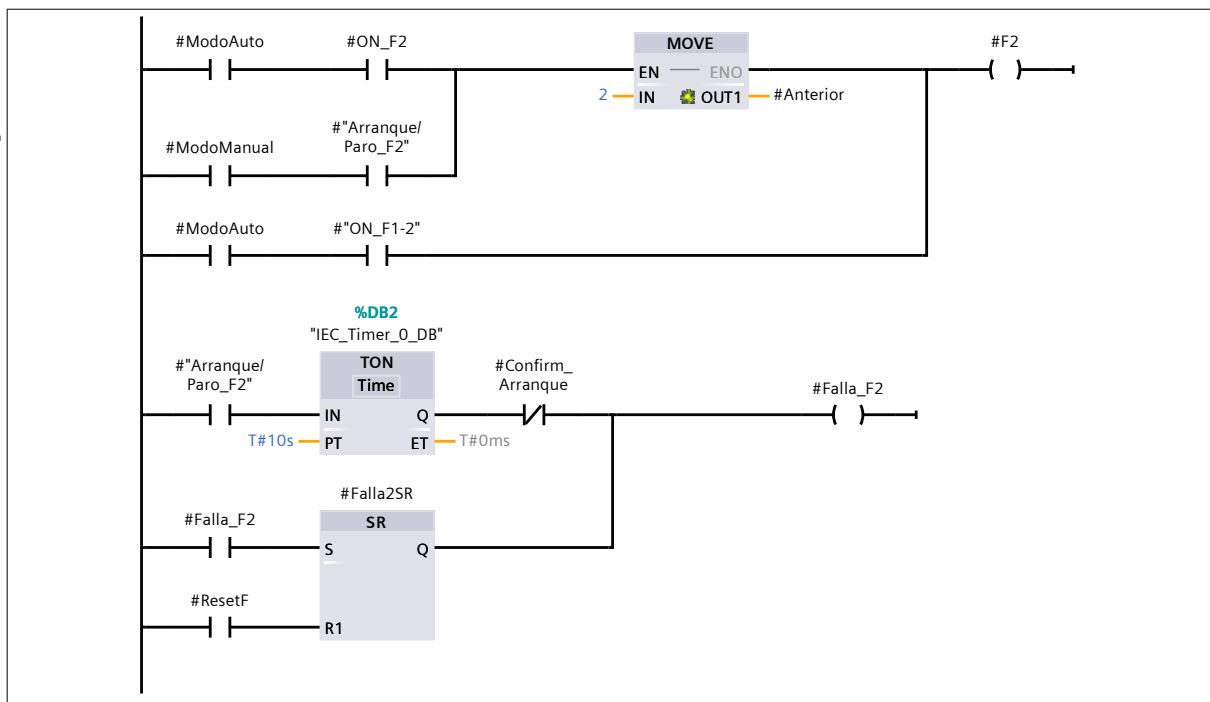


Segmento 6: Arranque Ventilador 1 (F1)

Owner	Project name ProyectoFinal_AngieMarchena		Date 28/04/2022
	Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
Operator	Location		
Designed By	Description 1st		
Checked By	Description 2nd	Language en-US	
Approved By	1st View	Version	Sheet 4 - 3



Segmento 7: Arranque Ventilador 2 (F2)



Segmento 8: Avisos de apagado

Owner	Project name ProyectoFinal_AngieMarchena		Date 28/04/2022
	Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
Operator	Location		
Designed By	Description 1st		
Checked By	Description 2nd	Language en-US	
Approved By	1st View	Version	Sheet 4 - 4

	1	2	3	4
A	<div><div>#F1"Alarmas_1".%X5</div><div>#F2"Alarmas_1".%X6</div></div>			
B				
C				
D				
E				
F	<div>Owner</div> <div>Operator</div> <div>Designed By</div> <div>Checked By</div> <div>Approved By</div>	<div>Project name ProyectoFinal_AngieMarchena</div> <div>Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena</div> <div>Location</div> <div>Description 1st</div> <div>Description 2nd</div> <div>1st View</div>	<div>Date 28/04/2022</div> <div>Language en-US</div> <div>Version</div>	<div></div> <div>Sheet 4 - 5</div>

PLC-REF1 [CPU 1214C DC/DC/DC] / Bloques de programa

SISTEMA REFRIGERACION_DB [DB1]

SISTEMA REFRIGERACION_DB Propiedades

General

Nombre	SISTEMA REFRIGERACION_DB	Número	1
Tipo	DB	Idioma	DB
Numeración	Automático		

Información

Título		Autor	
Comentario		Familia	
Versión	0.1	ID personalizado	

Nombre	Tipo de datos	Valor de arranque	Remanencia
▼ Input			
Seleccion	Bool	false	False
TEMP_IN	Word	16#0	False
Arranque/Paro_F1	Bool	false	False
Arranque/Paro_F2	Bool	false	False
Confirm_Arranque	Bool	false	False
ResetF	Bool	false	False
▼ Output			
ModoManual	Bool	false	False
ModoAuto	Bool	false	False
F1	Bool	false	False
F2	Bool	false	False
Falla_F1	Bool	false	False
Falla_F2	Bool	false	False
InOut			
▼ Static			
AutoSR	Bool	false	False
ManualSR	Bool	false	False
ON_F	Bool	false	False
ON_F1	Bool	false	False
ON_F2	Bool	false	False
ON_F1-2	Bool	false	False
Ciclo	Bool	false	False
Anterior	Int	2	False
TEMP	Int	0	False
Falla1SR	Bool	false	False
Falla2SR	Bool	false	False
Comp1	Bool	false	False
Comp2	Bool	false	False

Owner	Project name	ProyectoFinal_AngieMarchena	Date	28/04/2022
Operator	Project path	C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
	Location			
Designed By	Description 1st			
Checked By	Description 2nd	Language	en-US	
Approved By	1st View	Version	Sheet 5 - 1	

PLC-REF1 [CPU 1214C DC/DC/DC] / Bloques de programa / Bloques de sistema / Recursos de programa

PLC-REF1_Receive_DB_1 [DB3]

PLC-REF1_Receive_DB_1 Propiedades

General

Nombre	PLC-REF1_Receive_DB_1	Número	3
Tipo	DB	Idioma	DB
Numeración	Automático		

Información

Título		Autor	SIMATIC
Comentario		Familia	MC7Plus
Versión	1.0	ID personalizado	TCON_Prm

Nombre	Tipo de datos	Valor de arranque	Remanencia
▼ Static			
BLOCK_LENGTH	UInt	64	False
ID	CONN_OUC	2	False
CONNECTION_TYPE	USInt	17	False
ACTIVE_EST	Bool	false	False
LOCAL_DEVICE_ID	USInt	1	False
LOCAL_TSAP_ID_LEN	USInt	2	False
REM_SUBNET_ID_LEN	USInt	0	False
REM_STADDR_LEN	USInt	4	False
REM_TSAP_ID_LEN	USInt	0	False
NEXT_STADDR_LEN	USInt	0	False
LOCAL_TSAP_ID	Array[1..16] of Byte		False
REM_SUBNET_ID	Array[1..6] of USInt		False
REM_STADDR	Array[1..6] of USInt		False
REM_TSAP_ID	Array[1..16] of Byte		False
NEXT_STADDR	Array[1..6] of Byte		False
SPARE	Word	16#0	False

Owner	Project name	ProyectoFinal_AngieMarchena	Date	28/04/2022
Operator	Project path	C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
	Location			
Designed By	Description 1st			
Checked By	Description 2nd	Language	en-US	
Approved By	1st View	Version	Sheet 6 - 1	

PLC-REF1 [CPU 1214C DC/DC/DC] / Bloques de programa / Bloques de sistema / Recursos de programa

TRCV_C [FB1031]

TRCV_C Propiedades

General

Nombre	TRCV_C	Número	1031
Tipo	FB	Idioma	KOP
Numeración	Automático		

Información

Título	Reading data over Ethernet (native TCP or UDP)	Autor	Simatic
Comentario		Familia	COMM
Versión	1.0	ID personalizado	

Nombre	Tipo de datos	Valor predet.	Remanencia
▼ Input			
EN_R	Bool	false	No remanente
CONT	Bool	false	No remanente
LEN	UInt	0	No remanente
▼ Output			
DONE	Bool	false	No remanente
BUSY	Bool	false	No remanente
ERROR	Bool	false	No remanente
STATUS	Word	16#0	No remanente
RCVD_LEN	UInt	0	No remanente
▼ InOut			
CONNECT	TCON_Param		
DATA	Variant		
COM_RST	Bool	false	No remanente
▼ Static			
sb_FIRSTSTART	Bool	false	No remanente
sb_COMRST	Bool	false	No remanente
sb_CON_EST	Bool	false	No remanente
sb_STARTFB	Bool	false	No remanente
sw_ConID	CONN_OUC	W#16#0000	No remanente
si_STATE	UInt	0	No remanente
si_JOB	UInt	0	No remanente
s_TCON	TCON		
s_TRCV	TRCV		
s_TDISCON	TDISCON		

Owner	Project name	ProyectoFinal_AngieMarchena	Date	28/04/2022
Operator	Project path	C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
	Location			
Designed By	Description 1st			
Checked By	Description 2nd	Language	en-US	
Approved By	1st View	Version	Sheet 7 - 1	

PLC-REF1 [CPU 1214C DC/DC/DC] / Bloques de programa / Bloques de sistema / Recursos de programa

TRCV_C_DB_1 [DB4]

TRCV_C_DB_1 Propiedades

General

Nombre	TRCV_C_DB_1	Número	4
Tipo	DB	Idioma	DB
Numeración	Automático		

Información

Título		Autor	Simatic
Comentario		Familia	COMM
Versión	1.0	ID personalizado	

Nombre	Tipo de datos	Valor de arranque	Remanencia
▼ Input			
EN_R	Bool	false	False
CONT	Bool	false	False
LEN	UInt	0	False
▼ Output			
DONE	Bool	false	False
BUSY	Bool	false	False
ERROR	Bool	false	False
STATUS	Word	16#0	False
RCVD_LEN	UInt	0	False
▼ InOut			
CONNECT	TCON_Param		False
DATA	Variant		False
COM_RST	Bool	false	False
▼ Static			
sb_FIRSTSTART	Bool	false	False
sb_COMRST	Bool	false	False
sb_CON_EST	Bool	false	False
sb_STARTFB	Bool	false	False
sw_ConID	CONN_OUC	W#16#0000	False
si_STATE	UInt	0	False
si_JOB	UInt	0	False
s_TCON	TCON		False
s_TRCV	TRCV		False
s_TDISCON	TDISCON		False

Owner	Project name	ProyectoFinal_AngieMarchena	Date	28/04/2022
Operator	Project path	C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
	Location			
Designed By	Description 1st			
Checked By	Description 2nd	Language	en-US	
Approved By	1st View	Version	Sheet 8 - 1	

PLC-REF1 [CPU 1214C DC/DC/DC] / Bloques de programa / Bloques de sistema / Recursos de programa

IEC_Timer_0_DB [DB2]

IEC_Timer_0_DB Propiedades

General

Nombre	IEC_Timer_0_DB	Número	2
Tipo	DB	Idioma	DB
Numeración	Automático		

Información

Título		Autor	Simatic
Comentario		Familia	IEC
Versión	1.0	ID personalizado	IEC_TMR

Nombre	Tipo de datos	Valor de arranque	Remanencia
▼ Static			
PT	Time	T#0ms	False
ET	Time	T#0ms	False
IN	Bool	false	False
Q	Bool	false	False

Owner	Project name	ProyectoFinal_AngieMarchena	Date	28/04/2022
Operator	Project path	C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
	Location			
Designed By	Description 1st			
Checked By	Description 2nd	Language	en-US	
Approved By	1st View	Version	Sheet 9 - 1	

1

2

3

4

A

PLC-REF1 [CPU 1214C DC/DC/DC]

Objetos tecnológicos

Esta carpeta está vacía.

B

C

D






















E

F

Owner	Project name	ProyectoFinal_AngieMarchena		Date	28/04/2022
Operator	Project path	C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena			
	Location				
Designed By	Description 1st				
Checked By	Description 2nd	Language	en-US		
Approved By	1st View	Version	Sheet 10 - 1		

PLC-REF1 [CPU 1214C DC/DC/DC]

Variables PLC






















Variables PLC			
Icon	Nombre	Tipo de datos	Dirección
	Alarmas_1	Word	%MW10
	ArranqueF1	Bool	%I0.1
	ArranqueF2	Bool	%I0.2
	Clock_0.5Hz	Bool	%M200.7
	Clock_0.625Hz	Bool	%M200.6
	Clock_1.25Hz	Bool	%M200.4
	Clock_1Hz	Bool	%M200.5
	Clock_2.5Hz	Bool	%M200.2
	Clock_2Hz	Bool	%M200.3
	Clock_5Hz	Bool	%M200.1
	Clock_10Hz	Bool	%M200.0
	Clock_Byte	Byte	%MB200
	Confirmacion	Bool	%I0.3
	F1_ON	Bool	%M50.0
	F2_ON	Bool	%M50.1
	FallaComu	Bool	%M50.4
	FallaConf_F1	Bool	%M50.2
	FallaConf_F2	Bool	%M50.3
	Manual/Automatico	Bool	%I0.0
	Reset	Bool	%I0.4
	TEMPERATURA_IN	Word	%QW80

Owner	Project name	ProyectoFinal_AngieMarchena		Date	28/04/2022
Operator	Project path	C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena			
	Location				
Designed By	Description 1st				
Checked By	Description 2nd	Language	en-US		
Approved By	1st View	Version	Sheet 11 - 1		

PLC-REF1 [CPU 1214C DC/DC/DC] / Variables PLC

Default tag table [51]

Variables PLC

Icon	Nombre	Tipo de datos	Dirección
	Alarmas_1	Word	%MW10
	ArranqueF1	Bool	%I0.1
	ArranqueF2	Bool	%I0.2
	Clock_0.5Hz	Bool	%M200.7
	Clock_0.625Hz	Bool	%M200.6
	Clock_1.25Hz	Bool	%M200.4
	Clock_1Hz	Bool	%M200.5
	Clock_2.5Hz	Bool	%M200.2
	Clock_2Hz	Bool	%M200.3
	Clock_5Hz	Bool	%M200.1
	Clock_10Hz	Bool	%M200.0
	Clock_Byte	Byte	%MB200
	Confirmacion	Bool	%I0.3
	F1_ON	Bool	%M50.0
	F2_ON	Bool	%M50.1
	FallaComu	Bool	%M50.4
	FallaConf_F1	Bool	%M50.2
	FallaConf_F2	Bool	%M50.3
	Manual/Automatico	Bool	%I0.0
	Reset	Bool	%I0.4
	TEMPERATURA_IN	Word	%QW80

Owner	Project name ProyectoFinal_AngieMarchena		Date 28/04/2022
Operator	Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
	Location		
Designed By	Description 1st		
Checked By	Description 2nd	Language en-US	
Approved By	1st View	Version	Sheet 12 - 1

1

2

3

4

A

PLC-REF1 [CPU 1214C DC/DC/DC] / Tipos de datos PLC

Tipos de datos de sistema

Esta carpeta está vacía.

B

C

D

E

F

Owner	Project name	ProyectoFinal_AngieMarchena		Date	28/04/2022
Operator	Project path	C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena			
	Location				
Designed By	Description 1st				
Checked By	Description 2nd	Language	en-US		
Approved By	1st View	Version	Sheet 13 - 1		

1

2

3

4

A

PLC-REF1 [CPU 1214C DC/DC/DC] / Tablas de observación y forzado permanente

Force table

Nombre	Dirección	Formato visualización	Valor de forzado permanente
--------	-----------	-----------------------	-----------------------------

B

C

D

E

F

Owner	Project name ProyectoFinal_AngieMarchena		Date 28/04/2022
	Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
Operator	Location		
	Description 1st		
Designed By	Description 2nd		Language en-US
Checked By	1st View		Version
Approved By	Sheet 14 - 1		

1

2

3

4

A

PLC-REF1 [CPU 1214C DC/DC/DC]

Traces

Nombre

B

C

D

E

F

Owner	Project name ProyectoFinal_AngieMarchena		Date 28/04/2022
	Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
	Location		
Operator			
Designed By	Description 1st		
Checked By	Description 2nd	Language en-US	
Approved By	1st View	Version	Sheet 15 - 1

1

2

3

4

A

PLC-REF1 [CPU 1214C DC/DC/DC] / Traces

Mediciones

Esta carpeta está vacía.

B

C

D

E

F

Owner	Project name ProyectoFinal_AngieMarchena		Date 28/04/2022
	Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
	Location		
Operator			
Designed By	Description 1st		
Checked By	Description 2nd	Language en-US	
Approved By	1st View	Version	Sheet 16 - 1

1

2

3

4

A

PLC-REF1 [CPU 1214C DC/DC/DC] / Traces

Mediciones superpuestas

Nombre

B

C

D

E

F

Owner	Project name ProyectoFinal_AngieMarchena		Date 28/04/2022
	Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
Operator	Location		
Designed By	Description 1st		
Checked By	Description 2nd	Language en-US	
Approved By	1st View	Version	Sheet 17 - 1

1

2

3

4

A

PLC-REF1 [CPU 1214C DC/DC/DC] / Comunicación OPC UA

Interfaces del servidor

Esta carpeta está vacía.

B

C

D

E

F

Owner	Project name ProyectoFinal_AngieMarchena		Date 28/04/2022
	Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
Operator	Location		
Designed By	Description 1st		
Checked By	Description 2nd	Language en-US	
Approved By	1st View	Version	Sheet 18 - 1

1

2

3

4

A

PLC-REF1 [CPU 1214C DC/DC/DC]

Listas de textos de aviso PLC

Esta carpeta está vacía.

B

C

D

E

F

Owner	Project name ProyectoFinal_AngieMarchena		Date 28/04/2022
	Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
Operator	Location		
Designed By	Description 1st		
Checked By	Description 2nd	Language en-US	
Approved By	1st View	Version	Sheet 19 - 1

PLC-REF1 [CPU 1214C DC/DC/DC] / Módulos locales

PLC-REF1 [CPU 1214C DC/DC/DC]

PLC-REF1

Información del proyecto

Nombre	PLC-REF1	Autor	Angie
Comentario		Slot	1
Rack	0		

Información de catálogo

Descripción abreviada	CPU 1214C DC/DC/DC	Descripción	Memoria de trabajo 100KB; fuente de alimentación 24V DC con DI14 x 24V DC SINK/SOURCE, DQ10 x 24V DC y AI2 integradas; 6 contadores rápidos y 4 salidas de impulso integradas; la Signal Board amplía las E/S integradas; hasta 3 módulos de comunicaciones para la comunicación serie; hasta 8 módulos de señales para ampliación de E/S; controlador PROFINET IO, I-device, protocolo de transporte TCP/IP, secure Open User Communication, comunicación S7, servidor web, OPC UA: servidor DA
Referencia	6ES7 214-1AG40-0XB0	Versión de firmware	V4.4

Recursos de conexión\

	Recursos de la estación - Reservados - Máximo	Recursos de la estación - Reservados - Configurados	Recursos de la estación - Dinámicos - Configurados	Recursos del módulo - PLC-REF1 [CPU 1214C DC/DC/DC] - Configurados
Número máximo de recursos:		62	6	68
	Máximo	Configurados	Configurados	Configurados
Comunicación PG:	4	-	-	-
Comunicación HMI:	12	1	0	1
Comunicación S7:	8	3	0	3
Open User Communication:	8	0	0	0
Comunicación web:	30	-	-	-
Otros tipos de comunicación:	-	-	0	0
Recursos utilizados en total:		4	0	4
Recursos disponibles:		58	6	64

Sinóptico de direcciones\Sinóptico de direcciones\Sinóptico de direcciones

Entradas	True	Salidas	True
Huecos direcciones	False	Slot	True

Owner	Project name	ProyectoFinal_AngieMarchena	Date	28/04/2022
Operator	Project path	C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena		
	Location			
Designed By	Description 1st			
Checked By	Description 2nd	Language	en-US	
Approved By	1st View	Version	Sheet 20 - 1	

1		2		3		4	
A	Tipo	I	Dir. desde	0	Dir. hasta	1	
	Módulo	DI 14/DQ 10_1	IPP	Actualización automática	Nombre del dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]	
	Número de dispositivo	-	Tamaño	2 Bytes	Sistema maestro/IO	-	
B	Rack	0	Slot	1 1			
	Tipo	S	Dir. desde	0	Dir. hasta	1	
	Módulo	DI 14/DQ 10_1	IPP	Actualización automática	Nombre del dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]	
C	Número de dispositivo	-	Tamaño	2 Bytes	Sistema maestro/IO	-	
	Rack	0	Slot	1 1			
	Tipo	I	Dir. desde	64	Dir. hasta	67	
D	Módulo	AI 2_1	IPP	Actualización automática	Nombre del dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]	
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-	
	Rack	0	Slot	1 2			
E	Tipo	S	Dir. desde	80	Dir. hasta	81	
	Módulo	AQ 1x12BIT_1	IPP	Actualización automática	Nombre del dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]	
	Número de dispositivo	-	Tamaño	2 Bytes	Sistema maestro/IO	-	
F	Rack	0	Slot	1 3			
	Tipo	I	Dir. desde	1000	Dir. hasta	1003	
	Módulo	HSC_1	IPP	Actualización automática	Nombre del dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]	
G	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-	
	Rack	0	Slot	1 16			
	Tipo	I	Dir. desde	1004	Dir. hasta	1007	
H	Módulo	HSC_2	IPP	Actualización automática	Nombre del dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]	
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-	
	Rack	0	Slot	1 17			
I	Tipo	I	Dir. desde	1008	Dir. hasta	1011	
	Módulo	HSC_3	IPP	Actualización automática	Nombre del dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]	
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-	
J	Rack	0	Slot	1 18			
	Tipo	I	Dir. desde	1012	Dir. hasta	1015	
	Módulo	HSC_4	IPP	Actualización automática	Nombre del dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]	
K	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-	
	Rack	0	Slot	1 19			
	Tipo	I	Dir. desde	1016	Dir. hasta	1019	
L	Módulo	HSC_5	IPP	Actualización automática	Nombre del dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]	
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-	

Owner	Project name		ProyectoFinal_AngieMarchena		Date	28/04/2022		
	Operator	Project path						
		C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena						
Designed By		Description 1st						
Checked By		Description 2nd			Language			en-US
Approved By		1st View			Version		Sheet	20 - 2

