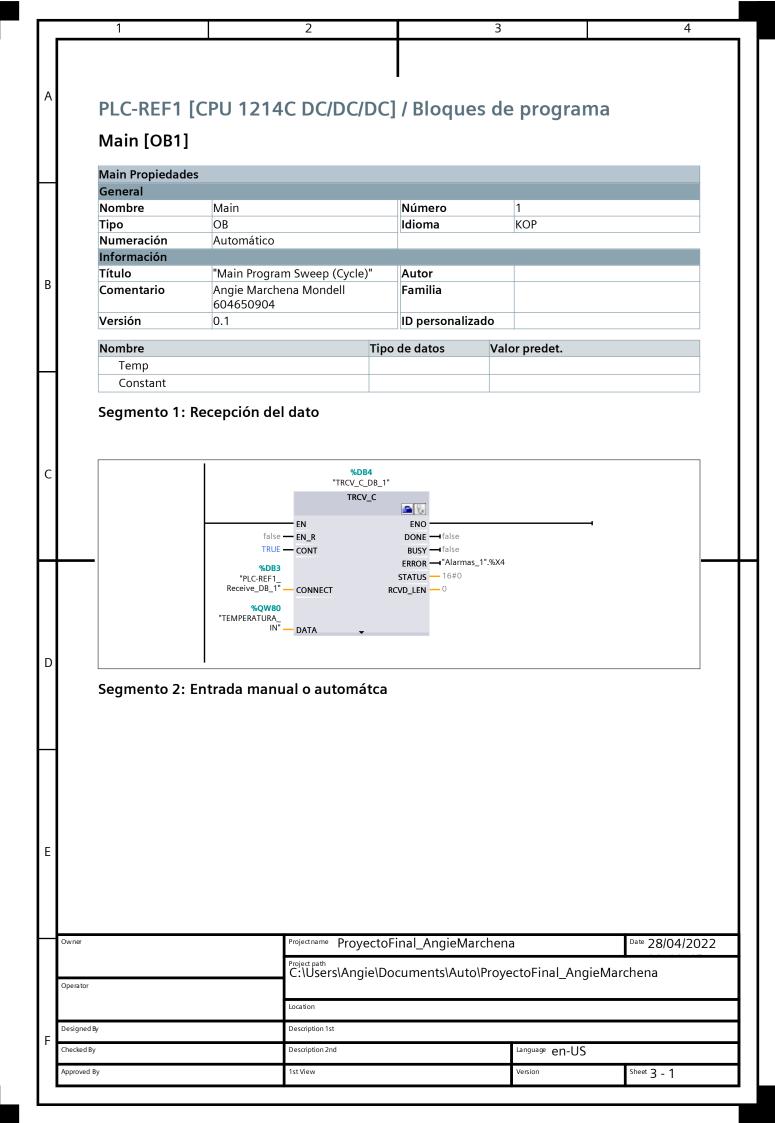
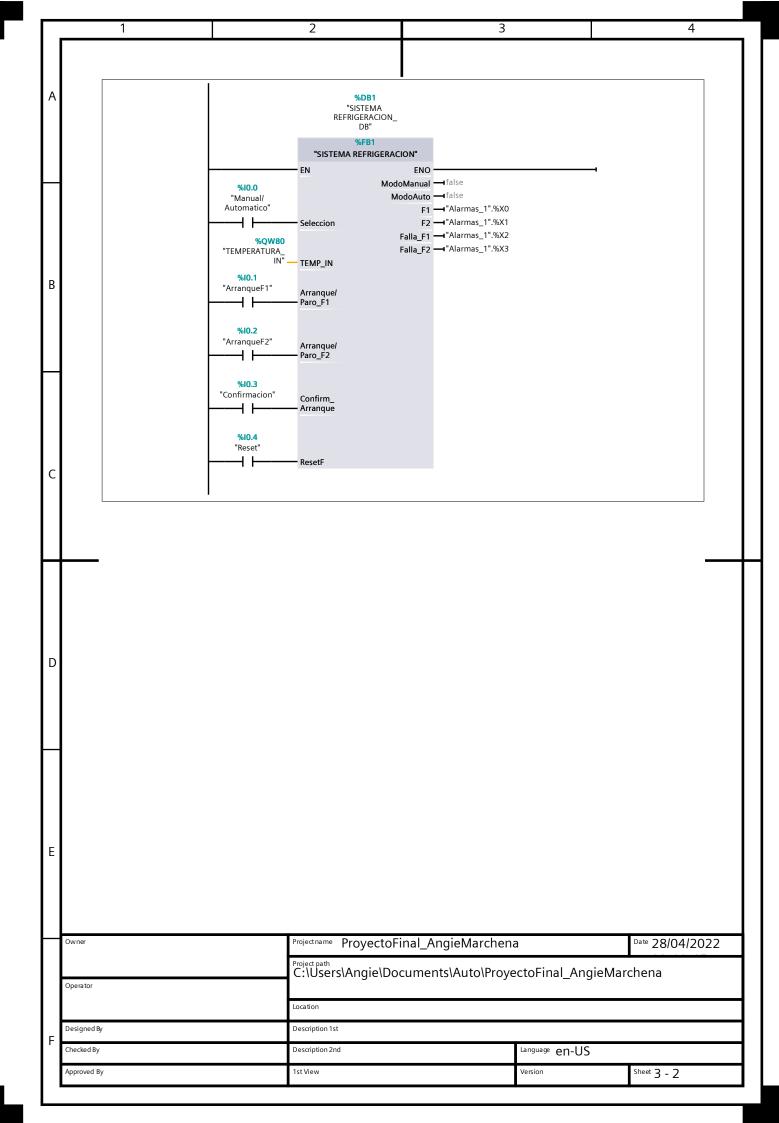


	1	2			3			4
λ.	PLC-REF1 [CPU	1214C DC/DC/[DC]					
	PLC-REF1							
	Información del proy							
		PLC-REF1		Autor		Angie		
	Comentario Rack	<u> </u>		Slot		1		
	Información de catál	<u>-</u>						
		CPU 1214C DC/DC/DC		Descripció	ón	de alimenta x 24V DC S 24V DC y A dores rápid so integrad plía las E/S	ación 24V INK/SOUR I2 integra os y 4 sali as; la Sigr integrada e comunic	aciones para
	Referencia	6ES7 214-1AG40-0XB0	0	Versión de	e firm-	módulos de ción de E/S IO, I-device porte TCP/II Communica	e señales ; controlad , protocol P, secure d ation, con	para amplia- dor PROFINET o de trans- Open User
	Referencia	JEST ZIT INGTO ONDO	,	ware	C 1111111-	V T. T		
	Recursos de conexión	n\		·				
		Recursos de la esta- ción - Reservados - Máximo	Recursos o ción - Rese Configura	ervados -		de la esta- námicos - rados	- PLC-RE	C/DC/DC] -
	Número máximo de recursos:		62		6		68	
		Máximo	Configurac	los	Configura	ados	Configur	rados
	Comunicación PG:	4	-		-		-	
	Comunicación HMI:	12	1		0		1	
	Comunicación S7: Open User Communi-	8	3		0		0	
	cation:				0		J	
I	Comunicación web:	30	-		-		-	
					0		0	
	Otros tipos de comunicación:	-	-					
	Otros tipos de comu- nicación: Recursos utilizados en	-	4		0		4	
	Otros tipos de comu- nicación:	-	4 58				4	
	Otros tipos de comu- nicación: Recursos utilizados en total:		58	óptico de d	0	s		
	Otros tipos de comunicación: Recursos utilizados en total: Recursos disponibles: Sinóptico de direccio Entradas	nes\Sinóptico de dire True	58	Salidas	0	s True		
	Otros tipos de comunicación: Recursos utilizados en total: Recursos disponibles: Sinóptico de direccio Entradas	nes\Sinóptico de dire True	58	Salidas	0	True		
	Otros tipos de comunicación: Recursos utilizados en total: Recursos disponibles: Sinóptico de direccio	nes\Sinóptico de dire True	58		0			
Owner	Otros tipos de comunicación: Recursos utilizados en total: Recursos disponibles: Sinóptico de direccio Entradas	nes\Sinóptico de dire True	58	Salidas Slot	0 6 lireccione	True True		Date 28/04/2022
Owner	Otros tipos de comunicación: Recursos utilizados en total: Recursos disponibles: Sinóptico de direccio Entradas	nes\Sinóptico de dire True False Projectname	58 cciones\Sino	Salidas Slot inal_Angie	0 6 ireccione	True True	64	
	Otros tipos de comunicación: Recursos utilizados en total: Recursos disponibles: Sinóptico de direccio Entradas	nes\Sinóptico de dire True False Projectname	58 cciones\Sino	Salidas Slot inal_Angie	0 6 ireccione	True True	64	
	Otros tipos de comunicación: Recursos utilizados en total: Recursos disponibles: Sinóptico de direccio Entradas Huecos direcciones	nes\Sinóptico de dire True False Projectname Project path C:\User:	58 cciones\Sino ProyectoFi s\Angie\Doo	Salidas Slot inal_Angie	0 6 ireccione	True True	64	
Operator	Otros tipos de comunicación: Recursos utilizados en total: Recursos disponibles: Sinóptico de direccio Entradas Huecos direcciones	nes\Sinóptico de dire True False Projectname Project path C:\User:	58 cciones\Sino ProyectoFi s\Angie\Doo	Salidas Slot inal_Angie	0 6 ireccione	True True	64 ngieMar	

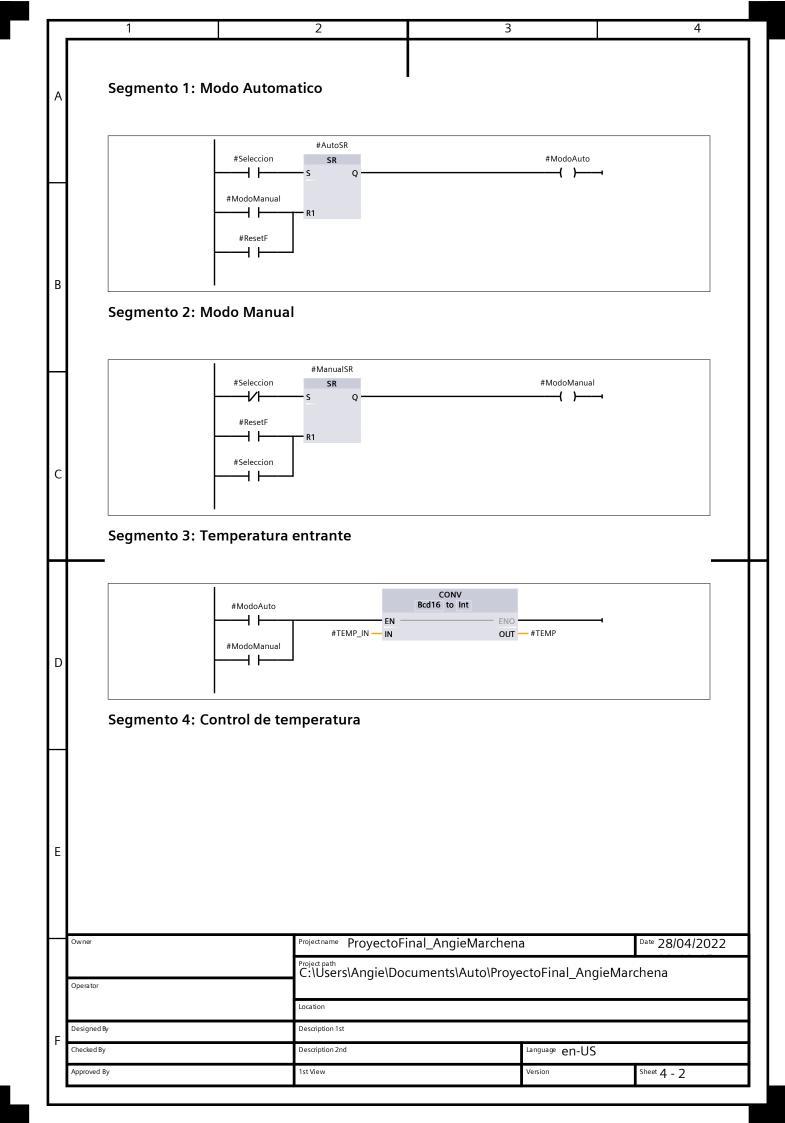
	1		2		3	4
4	Tipo	I	Dir. desde	0	Dir. hasta	1
•	Módulo	DI 14/DQ 10_1	IPP	Actualización automá- tica	Nombre del dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]
	Número de dispositivo	-	Tamaño	2 Bytes	Sistema maestro/IO	-
	Rack	0	Slot	1 1		
	Tipo	S	Dir. desde	0	Dir. hasta	1
	Módulo	DI 14/DQ 10_1	IPP	Actualización automá- tica	dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]
	Número de dispositivo	-	Tamaño	2 Bytes	Sistema maestro/IO	-
	Rack	0	Slot	1 1		
	Tipo	l	Dir. desde	64	Dir. hasta	67
	Módulo	AI 2_1	IPP	Actualización automá- tica	Nombre del dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-
	Rack	0	Slot	1 2		
1	Tipo	S	Dir. desde	80	Dir. hasta	81
	Módulo	AQ 1x12BIT_1	IPP	Actualización automá- tica	Nombre del dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]
	Número de dispositivo	-	Tamaño	2 Bytes	Sistema maestro/IO	-
	Rack	0	Slot	1 3		
	Tipo	I	Dir. desde	1000	Dir. hasta	1003
	Módulo	HSC_1	IPP	Actualización automá- tica	dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-
ı	Rack	0	Slot	1 16		
1	Tipo	l	Dir. desde	1004	Dir. hasta	1007
	Módulo	HSC_2	IPP	Actualización automá- tica	dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-
	Rack	0	Slot	1 17		1
)	Tipo	l lice 3	Dir. desde	1008	Dir. hasta	1011
	Módulo	HSC_3	IPP ~	Actualización automá- tica	dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-
	Rack	0	Slot Dir. desde	1 18	Die basts	1015
	Tipo Módulo	HSC_4	IPP	1012 Actualización automá- tica	Dir. hasta Nombre del dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-
	Rack	0	Slot	1 19		-
	Tipo	ı	Dir. desde	1016	Dir. hasta	1019
	Módulo	HSC_5	IPP	Actualización automá- tica	Nombre del dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-
	Owner		Project path	ectoFinal_AngieMarch	ena	Date 28/04/202 AngieMarchena
			Location			
Į,	Designed By		Description 1st			
					_	
	Checked By		Description 2nd		Language 🗚 –	IIS
	Checked By Approved By		Description 2nd		Language en-	US Sheet 2 - 2

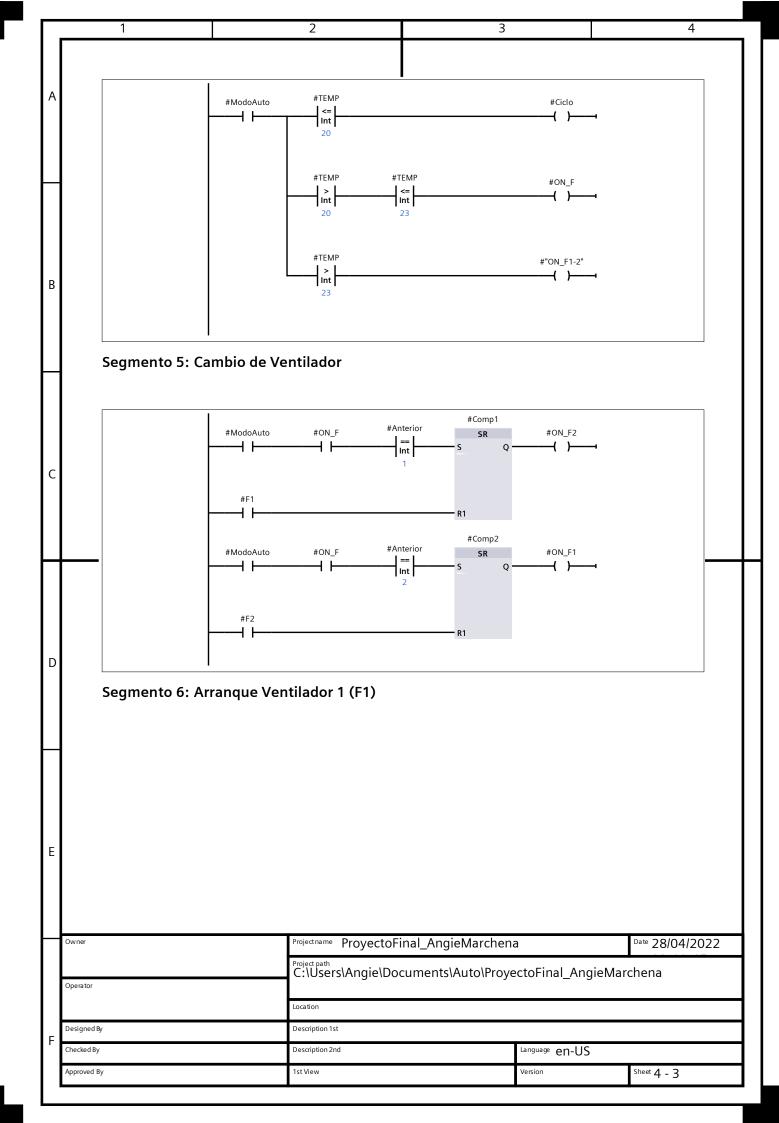
Módulo HSC_6 IPP Actualización automá- dispositivo GRACK 0 Slot 121 Tipo S Dir. desde 1000 Dir. hasta 1001 Módulo Pulse_1 IPP Actualización automá- dispositivo DCIDCDCI Módulo Pulse_1 IPP Actualización automá- dispositivo DCIDCDCI Módulo Pulse_2 IPP Actualización automá- dispositivo DCIDCDCI Módulo Pulse_3 IPP Actualización automá- Mimero de dispositivo DCIDCDCI Módulo Pulse_3 IPP Actualización automá- Mimero de dispositivo DCIDCDCI Módulo Pulse_3 IPP Actualización automá- Mimero de dispositivo DCIDCDCI Módulo Pulse_3 IPP Actualización automá- Mimero de dispositivo DCIDCDCI Módulo Pulse_3 IPP Actualización automá- Mimero de dispositivo DCIDCDCI Módulo Pulse_4 IPP Actualización automá- Mimero de DCIDCDCI Módulo Pulse_4 IPP Actualización automá- Mimero de DCIDCDCI Módulo Pulse_4 IPP Actualización automá- Modulo Pulse_4 IPP Actualización automá- Mimero de dispositivo DCIDCDCI Modulo Pulse_4 IPP Actualización automá- Mombre del PLC-REFI (CPU 1214C Mimero de dispositivo DCIDCDCI Modulo Pulse_4 IPP Actualización automá- Mimero de DCIDCDCI Modulo Pulse_5 IPP Actualización automá- Mimero de DCIDCDCI Modulo Pulse_6 IPP Actualizació		1		2		3	4
Mindero de dispositivo Mindero de disposi							
Mindero de dispositivo Mindero de disposi							
Inpo	Α		0				
Número de dispositivo CDC/DC	•	•					
Número de dispositivo Slot 1.21		Modulo	HSC_6	IPP			
Rack 0		Número d	e -	Tamaño			-
Tipo S Dir. desde 1000 Dir. hasta 1001 Midero de		-)			maestro/IO	
Modulo							1
Número de dispositivo Rack 0 Slot 1.32 Dir. desde 100.2 Dir. hasta 100.5 Dir. desde Dir. hasta Dir. hasta 100.5 Dir. desde Dir. hasta 100.5 Dir. desde Dir. hasta							
dispositivo Rack 0 Slot 1.32 Tipo S Dir. desde 1002 Dir. hasta 1003 Número de dispositivo Rack 0 Slot 1.33 Tipo S Dir. desde 1004 Dir. hasta 1005 Módulo Pulse_3 IPP Actualización autománimaestro/IO Rack 0 Slot 1.33 Tipo S Dir. desde 1004 Dir. hasta 1005 Módulo Pulse_3 IPP Actualización autománica dispositivo DC/DC/DC SISTEMA MODIFICA DIR. Actualización autománica dispositivo Societa dispositivo DC/DC/DC SISTEMA MODIFICA DIR. Actualización autománica dispositivo DC/DC/DC/DC SISTEMA MODIFICA DIR. Actualización autománica dispositivo DC/DC/DC/DC SISTEMA MODIFICA DIR. Actualización autománica dispositivo DC/DC/DC/DC SISTEMA MODIFICA DIR. Actualización autománica dispositivo DC/DC/DC/DC/DC/DC/DC/DC/DC/DC/DC/DC/DC/D		Modulo	Pulse_1	IPP			
Rack				Tamaño	2 Bytes		-
Tipo S Dir. desde 1002 Dir. hasta 1003 Dir. hasta 1003 Dir. hasta 1003 Dir. hasta 1003 Dir. hasta 1004 Dir. hasta 1005 Dir. hasta 1006 Dir. hasta 1007 Dir. hasta	_			Slot	1 32	macsus, ro	
Módulo	В					Dir. hasta	1003
Número de dispositivo Rack 0 Slot 133 Dir. desde 1004 Dir. hasta 1005 Modulo Pulse_3 IPP Actualización automá- dispositivo Rack 0 Slot 134 Dir. hasta 1007 Rack 0 Slot 134 Dir. hasta 1007 Rack 0 Slot 134 Dir. hasta 1007 Rack 0 Dir. desde 1006 Dir. hasta 1007 PUL-REF1 CPU 1214C DIR. hasta 1007 Rack 0 Dir. desde 1006 Dir. hasta 1007 PUL-REF1 CPU 1214C DIR. hasta 1007 DIR. hasta 1007 PUL-REF1 CPU 1214C DIR. hasta 1007		•				Nombre del	
dispositivo Rack 0 Slot 133 Tipo 5 Dir. desde 1004 Dir. hasta 1005 Mödulo Pulse_3 IPP Actualización automá- tica dispositivo Rack 0 Slot 134 Tipo 5 Dir. desde 1006 Dir. hasta 1007 Número de dispositivo Rack 0 Slot 134 Tipo 5 Dir. desde 1006 Dir. hasta 1007 Mödulo Pulse_4 IPP Actualización automá- Módulo Pulse_4 IPP Actualización automá- tica Mombre del PLC-REF1 [CPU 1214C dispositivo Dir. hasta 1007 Mombre del dispositivo Dir. hasta 1007 Número de dispositivo Nambre del PLC-REF1 [CPU 1214C dispositivo Dir. hasta 1007 Número de dispositivo Nambre del PLC-REF1 [CPU 1214C dispositivo Dir. hasta 1007 Número de dispositivo Nambre del PLC-REF1 [CPU 1214C dispositivo Dir. hasta 1007 Número de dispositivo Nambre del PLC-REF1 [CPU 1214C dispositivo Dir. hasta 1007 Número de dispositivo Nambre del PLC-REF1 [CPU 1214C dispositivo Dir. hasta 1007 Número de dispositivo Nambre del PLC-REF1 [CPU 1214C dispositivo Dir. hasta 1007 Número de dispositivo Nambre del PLC-REF1 [CPU 1214C dispositivo Dir. hasta 1007 Número de dispositivo Nambre del PLC-REF1 [CPU 1214C dispositivo Dir. hasta 1007 Número de dispositivo Nambre del PLC-REF1 [CPU 1214C dispositivo Dir. hasta 1007 Número de dispositivo Nambre del PLC-REF1 [CPU 1214C dispositivo Dir. hasta 1007 Número de dispositivo Nambre del PLC-REF1 [CPU 1214C dispositivo Dir. hasta 1007 Número de dispositivo Nambre del PLC-REF1 [CPU 1214C dispositivo Dir. hasta 1007 Número de dispositivo Nambre del PLC-REF1 [CPU 1214C dispositivo Dir. hasta 1007 Número de dispositivo Nambre del PLC-REF1 [CPU 1214C							DC/DC/DC]
Rack 0 Dir. desde 1004 Dir. hasta 1005				Tamaño	2 Bytes		-
Módulo Pulse_3 IPP Actualización automá- tica Mimero de dispositivo Tamaño 2 Bytes Sistema maestro/IO				Slot	1 33		
Tamaño Signa Sistema		•		Dir. desde			
Número de dispositivo Rack 0 Slot 134 Tipo 5 Dir. desde 1006 Dir. hasta 1007 Módulo Pulse_4 IPP Actualización automidica dispositivo Rack 0 Slot 135 Número de Spositivo Rack 0 Slot 135 Número de Slot 135 Sistema maestro/IO PLC-REF1 [CPU 1214C DC/DC/DC] Sistema maestro/IO PROJECTATOR ProyectoFinal_AngieMarchena PROJECTATOR ProyectoFinal_AngieMarchena Designed by Description 1st Lenguere en-US		Módulo	Pulse_3	IPP			
Rack				Tamaño		Sistema	-
Tipo S Módulo Pulse_4 IPP Actualización autománica de dispositivo DC/DC/DC/DC Sistema maestro/IO Sistema maestro/IO Sistema maestro/IO DC/DC/DC/DC Sistema maestro/IO DC/DC/DC/DC DC/DC/DC/DC/DC/DC/DC/DC/DC/DC/DC/DC/DC/D	_			Slot	1 34	maestro/io	
Número de dispositivo Rack 0 Slot 135 Tamaño 2 Bytes Sistema maestro/Io	C		S	Dir. desde	1006	Dir. hasta	1007
Número de dispositivo Rack 0 slot 135 Designed By Desig		Módulo	Pulse_4	IPP			
dispositivo Rack 0 Slot 135 Owner Projectname ProyectoFinal_AngieMarchena Projectname ProyectoFinal_AngieMarchena Operator C:\USers\Angie\Documents\Auto\ProyectoFinal_AngieMarchena Designed by Description 2nd Language en-US		Número d	e -	Tamaño			-
Owner Project name ProyectoFinal_AngieMarchena Date 28/04/2022						maestro/IO	
Owner Projectname ProyectoFinal_AngieMarchena Poject path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena Description 1st Checked By Description 2nd Projectname ProyectoFinal_AngieMarchena Date 28/04/2022	_	Rack	0	Slot	1 35		
Owner Projectname ProyectoFinal_AngieMarchena Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena Operator Location Description 1st Checked By Description 2nd Language en-US							
Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena Operator Location Designed By Checked By Description 2nd Language en-US	_						
Operator C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena Location Designed By Checked By Description 1st Language en-US	D E						
Location Designed By Description 1st Checked By Description 2nd Language en-US		Owner		Projectname Proy e	ecto Final_Angie March	ena	Date 28/04/202
Checked By Description 2nd Language en-US				Project path	-		
Checked By Description 2nd Language en-US				Project path C:\Users\Angi	-		
	E	Operator		Project path C:\Users\Angi	-		
		Operator Designed By		Project path C:\Users\Angi Location Description 1st	-	oyectoFinal_A	ngieMarchena

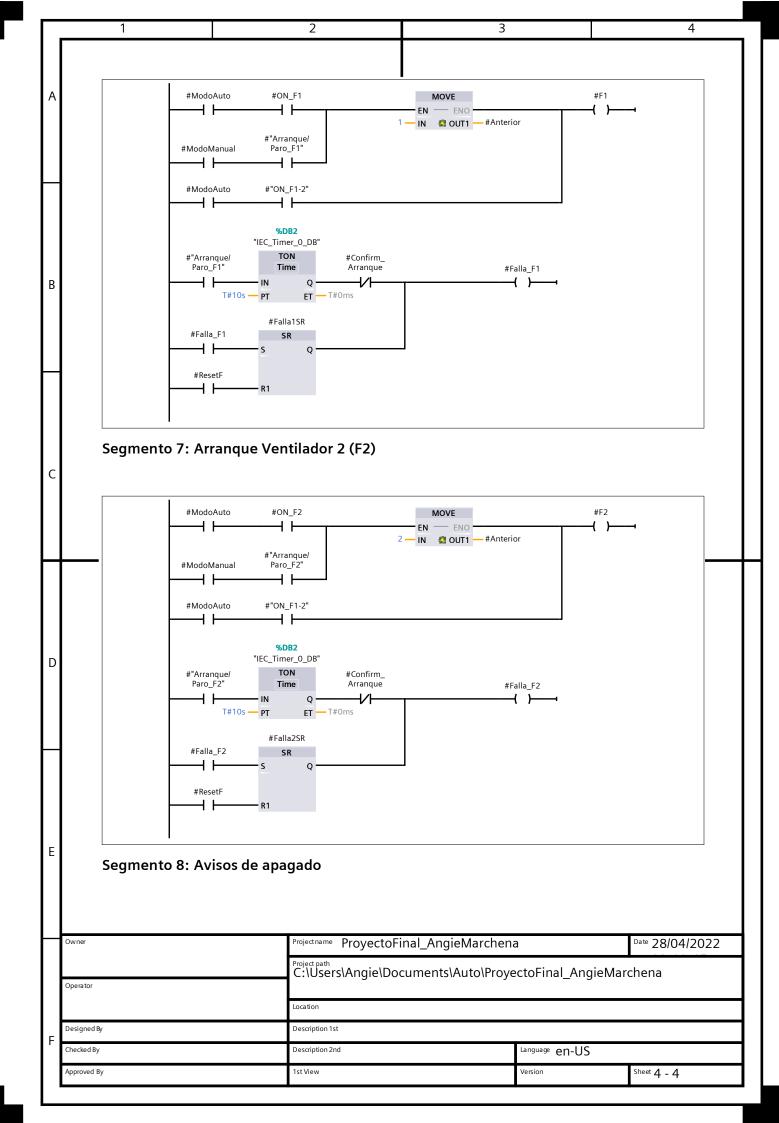


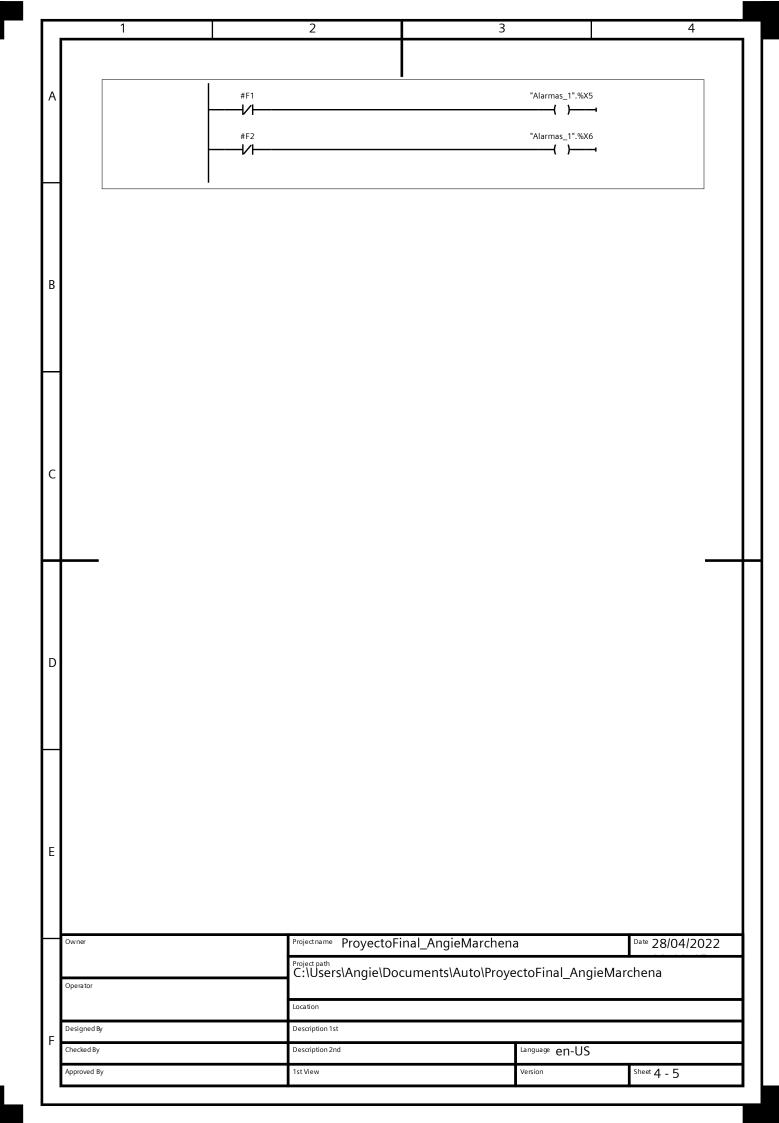


	1		2		3	4
	'				<u> </u>	7
	PLC-REF1	[CPU 1214	C DC/DC/DC] / Bloques	de progra	ama
	SISTEMA RE	FRIGERACIO	ON [FB1]			
	SISTEMA REFRIG	ERACION Propied	dades			
	General Nombre	SISTEMA REF	DICEDACION	Número	1	
	Tipo	FB	RIGERACION	Idioma	KOP	
	Numeración	Automático		Idioma	KOI	
	Información					
	Título	Sistema de re		Autor		
	Comentario	Angie March 604650904	ena Mondell	Familia		
	Versión	0.1		ID personalizado)	
	Nombre		Tipo de datos	Valor predet.	R	emanencia
	▼ Input					
	Seleccion		Bool	false	N	o remanente
	TEMP_IN		Word	16#0	N	o remanente
	Arranque/P	Paro_F1	Bool	false	N	o remanente
	Arranque/P	aro_F2	Bool	false	N	o remanente
	Confirm_A	rranque	Bool	false	N	o remanente
	ResetF		Bool	false	N	o remanente
	Output					
	ModoManı	ual	Bool	false	N	o remanente
	ModoAuto		Bool	false	N	o remanente
	F1		Bool	false	N	o remanente
	F2		Bool	false	N	o remanente
	Falla_F1		Bool	false		o remanente
	Falla_F2		Bool	false	N	o remanente
	InOut					
	▼ Static					
	AutoSR		Bool	false		o remanente
	ManualSR		Bool	false		o remanente
	ON_F		Bool	false		o remanente
	ON_F1 ON_F2		Bool Bool	false false		o remanente o remanente
	ON_F1-2		Bool	false		o remanente
	Ciclo		Bool	false		o remanente
	Anterior		Int	2		o remanente
	TEMP		Int	0	N	o remanente
	Falla1SR		Bool	false	N	o remanente
	Falla2SR		Bool	false	N	o remanente
	Comp1		Bool	false	N	o remanente
	Comp2		Bool	false	N	o remanente
	Temp					
	Constant					
wner				Final_AngieMarch		Date 28/04/202
perator			Project path C:\Users\Angie\D	ocuments\Auto\Pr	oyectoFinal_A	ngie Marchena
			Location			
esigned B	dy		Description 1st			
necked By	1		Description 2nd		Language en-U	IS
						Sheet 4 - 1









	SISTEMA RE						ma
j		FRIGERACION	_DB [DB1]				
j	SISTEMA REFRIGE	RACION_DB Propie	dades				
	General		uuuus				
-	Nombre 	SISTEMA REFRIG	ERACION_DB	Núme		1	
	Tipo Numeración	DB Automático		Idiom	a	DB	
	Información	Automatico					
	Título			Autor			
1	Comentario			Famil			
	Versión	0.1		ID per	rsonalizado		
	Nombre		Tipo de	datos	Valor de arr	anque	Remanencia
	▼ Input						
	Seleccion		Bool		false		False
	TEMP_IN		Word		16#0		False
	Arranque/Pa		Bool		false		False
	Arranque/Pa Confirm_Ar		Bool Bool		false false		False False
	ResetF	ranque	Bool		false		False
	▼ Output		200.				1 4.00
	ModoManu	al	Bool		false		False
	ModoAuto	<u></u>	Bool		false		False
	F1		Bool		false		False
	F2		Bool		false		False _
	Falla_F1		Bool		false		False
	Falla_F2		Bool		false		False
	InOut ▼ Static						
	AutoSR		Bool		false		False
	ManualSR		Bool		false		False
	ON_F		Bool		false		False
	ON_F1		Bool		false		False
	ON_F2		Bool		false		False
	ON_F1-2		Bool		false		False
	Ciclo		Bool		false		False
	Anterior TEMP		Int Int		0		False False
	Falla1SR		Bool		false		False
	Falla2SR		Bool		false		False
	Comp1		Bool		false		False
			Bool		false		False

PLC-REF1 [CPU 1214C DC/DC] / Bloques de programa / Bloques de sistema / Recursos de programa PLC-REF1_Receive_DB_1 [DB3] PLC-REF1_Receive_DB_1 [DB3] PLC-REF1_Receive_DB_1 Propiedades General Nombre								
PLC-REF1_Receive_DB_1 [DB3] PLC-REF1_Receive_DB_1 Propiedades General Nombre PLC-REF1_Receive_DB_1 Número 3 Tipo DB Idioma DB Numeración Automático Información Título Autor SIMATIC Comentario Familia MC7Plus Versión 1.0 ID personalizado TCON_Prm Nombre Tipo de datos Valor de arranque Remanencia ▼ Static SIMATIC COMPTEN STADION_TYPE USINT 17 False ACTIVE_EST Bool false False LOCAL_TSAP_ID_LEN USINT 2 False REM_STADDR_LEN USINT 4 False REM_SUBNET_ID Array[16] of Byte REM_SUBNET_ID Array[16] of Byte REM_STADDR Array[16] of Byte NEXT_STADDR Array[16] of Byte False REM_STADDR Array[16] of Byte False REM_STADDR Array[16] of Byte False REM_STADDR Array[16] of Byte False					I			
PLC-REF1_Receive_DB_1 [DB3] PLC-REF1_Receive_DB_1 Propiedades General Nombre PLC-REF1_Receive_DB_1 Número 3 Tipo DB Idioma DB Numeración Automático Información Título Autor SIMATIC Comentario Familia MC7Plus Versión 1.0 ID personalizado TCON_Prm Nombre Tipo de datos Valor de arranque Remanencia ▼ Static SIMATIC COMPTEN STADION_TYPE USINT 17 False ACTIVE_EST Bool false False LOCAL_TSAP_ID_LEN USINT 2 False REM_STADDR_LEN USINT 4 False REM_SUBNET_ID Array[16] of Byte REM_SUBNET_ID Array[16] of Byte REM_STADDR Array[16] of Byte NEXT_STADDR Array[16] of Byte False REM_STADDR Array[16] of Byte False REM_STADDR Array[16] of Byte False REM_STADDR Array[16] of Byte False		PI C-RFF1	CPU 1214C D	C/DC/DC]	/ Blogu	es de i	program	na /
PLC-REF1_Receive_DB_1 Propiedades General Nombre PLC-REF1_Receive_DB_1 Número 3 Tipo DB Idioma DB Numeración Automático Información Título Autor SIMATIC Comentario Familia MC7Plus Versión 1.0 ID personalizado TCON_Prm Nombre Tipo de datos Valor de arranque Remanencia ✓ Static Static False BLOCK_LENGTH UInt 64 False ID CONN_OUC 2 False CONNECTION_TYPE USInt 17 False LOCAL_DEVICE_ID USInt 1 False LOCAL_TSAP_ID_LEN USInt 2 False REM_SUBNET_ID_LEN USInt 0 False REM_TSAP_ID_LEN USInt 0 False NEXT_STADDR_LEN USInt 0 False NEXT_STADDR Array[16] of USInt False RE		Bloques d	e sistema / Re	cursos d	e progra	ama	program	,
PLC-REF1_Receive_DB_1 Propiedades General Nombre PLC-REF1_Receive_DB_1 Número 3 Tipo DB Idioma DB Numeración Automático Información Título Autor SIMATIC Comentario Familia MC7Plus Versión 1.0 ID personalizado TCON_Prm Nombre Tipo de datos Valor de arranque Remanencia ▼ Static Static		-			e progre	arrid		
General Nombre PLC-REF1_Receive_DB_1 Número 3 Tipo DB Idioma DB Numeración Automático Información Título Autor SIMATIC Comentario Familia MC7Plus Versión 1.0 ID personalizado TCON_Prm Nombre Tipo de datos Valor de arranque Remanencia ▼ Static BLOCK_LENGTH Ulnt 64 False ID CONN_OUC 2 False CONNECTION_TYPE USInt 17 False ACTIVE_EST Bool false False LOCAL_DEVICE_ID USInt 1 False LOCAL_DEVICE_ID USInt 2 False REM_SUBNET_ID_LEN USInt 0 False REM_SUBNET_ID_LEN USInt 0 False NEXT_STADDR_LEN USInt 0 False NEXT_STADDR Array[1.		PLC-REF1_R	eceive_DB_1 [D	B3]				
Nombre			e_DB_1 Propiedades					
Tipo DB Automático Información Título Autor SIMATIC Comentario I.0 ID personalizado TCON_Prm Nombre Tipo de datos Valor de arranque Remanencia ■ Static ID CONN_OUC 2 False CONNECTION_TYPE USInt 17 False ACTIVE_EST Bool false False LOCAL_DEVICE_ID USInt 1 False LOCAL_TSAP_ID_LEN USInt 2 False REM_STADDR_LEN USInt 0 False REM_STADDR_LEN USINT False REM_STADDR_LEN USINT False REM_STADDR_LEN USINT False REM_STADDR_LEN USINT False REM_STADDR Array[116] of Byte REM_STADDR Array[16] of USINT REM_STADDR Array[116] of Byte REM_TSAP_ID Array[116] of Byte REM_TSAP_ID Array[116] of Byte REM_TSAP_ID Array[116] of Byte REM_TSAP_ID Array[116] of Byte			DIC DEE1 D	DD 1	Nićasa	2		
Numeración Título Comentario Versión Titulo Individuation Titulo Comentario Individuation				DR ⁻ I	-			
Información Título Comentario Versión 1.0 Depersonalizado TCON_Prm		•			Idioilia	D	ъ	
ComentarioFamilia MC7PlusVersión1.0ID personalizadoTCON_PrmNombreTipo de datosValor de arranqueRemanencia▼ StaticFalseBLOCK_LENGTHUInt64FalseIDCONN_OUC2FalseCONNECTION_TYPEUSInt17FalseACTIVE_ESTBoolfalseFalseLOCAL_DEVICE_IDUSInt1FalseLOCAL_TSAP_ID_LENUSInt2FalseREM_SUBNET_ID_LENUSInt0FalseREM_STADDR_LENUSInt0FalseNEXT_STADDR_LENUSInt0FalseLOCAL_TSAP_IDArray[116] of ByteFalseREM_SUBNET_IDArray[16] of USIntFalseREM_STADDRArray[16] of USIntFalseREM_STADDRArray[16] of USIntFalseREM_TSAP_IDArray[16] of USIntFalseREM_TSAP_IDArray[16] of ByteFalseNEXT_STADDRArray[16] of ByteFalse								
Versión 1.0 ID personalizado TCON_Prm Nombre Tipo de datos Valor de arranque Remanencia ✓ Static BLOCK_LENGTH UInt 64 False ID CONN_OUC 2 False CONNECTION_TYPE USInt 17 False ACTIVE_EST Bool false False LOCAL_DEVICE_ID USInt 1 False LOCAL_TSAP_ID_LEN USInt 2 False REM_SUBNET_ID_LEN USInt 0 False REM_STADDR_LEN USInt 4 False NEXT_STADDR_LEN USInt 0 False LOCAL_TSAP_ID Array[116] of Byte False REM_SUBNET_ID Array[116] of USInt False REM_STADDR Array[16] of USInt False REM_TSAP_ID Array[116] of Byte False NEXT_STADDR Array[116] of Byte False		Título			Autor	S	IMATIC	
NombreTipo de datosValor de arranqueRemanencia✓ StaticBLOCK_LENGTHUint64FalseIDCONN_OUC2FalseCONNECTION_TYPEUSInt17FalseACTIVE_ESTBoolfalseFalseLOCAL_DEVICE_IDUSInt1FalseLOCAL_TSAP_ID_LENUSInt2FalseREM_SUBNET_ID_LENUSInt0FalseREM_STADDR_LENUSInt4FalseREM_TSAP_ID_LENUSInt0FalseNEXT_STADDR_LENUSInt0FalseLOCAL_TSAP_IDArray[116] of ByteFalseREM_SUBNET_IDArray[116] of USIntFalseREM_STADDRArray[16] of USIntFalseREM_STADDRArray[116] of ByteFalseNEXT_STADDRArray[116] of ByteFalse					-			
■ Static BLOCK_LENGTH UINT 64 False ID CONN_OUC False CONNECTION_TYPE USINT False ACTIVE_EST Bool False LOCAL_DEVICE_ID USINT False LOCAL_TSAP_ID_LEN USINT False REM_SUBNET_ID_LEN USINT False REM_STADDR_LEN USINT False REM_TSAP_ID_LEN USINT False REM_TSAP_ID_LEN USINT False REM_TSAP_ID_LEN USINT False REM_TSAP_ID_LEN USINT False REM_TSAP_ID Array[116] of Byte REM_STADDR REM_STADDR Array[16] of USINT False REM_TSAP_ID Array[116] of Byte REM_TSAP_ID Array[116] of Byte REM_TSAP_ID Array[116] of Byte REM_TSADDR Array[116] of Byte REM_TSADDR Array[116] of Byte		Versión	1.0		ID personal	izado T	CON_Prm	
BLOCK_LENGTH UInt 64 False ID CONN_OUC 2 False CONNECTION_TYPE USInt 17 False ACTIVE_EST Bool false False LOCAL_DEVICE_ID USInt 1 False LOCAL_TSAP_ID_LEN USInt 2 False REM_SUBNET_ID_LEN USInt 0 False REM_STADDR_LEN USInt 4 False REM_TSAP_ID_LEN USInt 0 False REM_TSAP_ID_LEN USINT 0 False REM_TSAP_ID_LEN USINT 0 False NEXT_STADDR_LEN USINT 0 False NEXT_STADDR_LEN USINT False REM_SUBNET_ID Array[116] of Byte REM_SUBNET_ID Array[16] of USINT REM_STADDR Array[16] of USINT REM_TSAP_ID False REM_TSAP_ID Array[116] of Byte REM_TSAP_ID Array[116] of Byte REM_TSAP_ID Array[116] of Byte NEXT_STADDR Array[116] of Byte		Nombre		Tipo de da	tos Valo	or de arran	que	Remanencia
ID CONN_OUC 2 False CONNECTION_TYPE USINT 17 False ACTIVE_EST Bool false False LOCAL_DEVICE_ID USINT 1 False LOCAL_TSAP_ID_LEN USINT 2 False REM_SUBNET_ID_LEN USINT 0 False REM_STADDR_LEN USINT 4 False REM_TSAP_ID_LEN USINT 0 False REM_TSAP_ID_LEN USINT 0 False REM_TSAP_ID_LEN USINT 0 False REM_TSAP_ID_LEN USINT 0 False NEXT_STADDR_LEN USINT 0 False LOCAL_TSAP_ID Array[116] of Byte REM_SUBNET_ID Array[16] of USINT False REM_STADDR Array[16] of USINT False REM_TSAP_ID Array[16] of USINT False REM_TSAP_ID Array[16] of USINT False REM_TSAP_ID Array[16] of Byte REM_TSAP_ID Array[16] of Byte		▼ Static						
ID CONN_OUC 2 False CONNECTION_TYPE USInt 17 False ACTIVE_EST Bool false False LOCAL_DEVICE_ID USInt 1 False LOCAL_TSAP_ID_LEN USInt 2 False REM_SUBNET_ID_LEN USInt 0 False REM_STADDR_LEN USInt 4 False REM_TSAP_ID_LEN USInt 0 False REM_TSAP_ID_LEN USInt 0 False REM_TSAP_ID_LEN USINT 0 False NEXT_STADDR_LEN USINT 0 False NEXT_STADDR_LEN USINT 0 False NEXT_STADDR_LEN USINT False REM_SUBNET_ID Array[116] of Byte REM_SUBNET_ID Array[16] of USINT False REM_TSAP_ID Array[16] of USINT False REM_TSAP_ID Array[16] of USINT False REM_TSAP_ID Array[16] of Byte NEXT_STADDR Array[16] of Byte		BLOCK_LE1	NGTH	UInt	64			False
ACTIVE_EST Bool false LOCAL_DEVICE_ID USINT 1 False LOCAL_TSAP_ID_LEN USINT 2 False REM_SUBNET_ID_LEN USINT 0 False REM_STADDR_LEN USINT 4 False REM_TSAP_ID_LEN USINT 0 False REM_TSAP_ID_LEN USINT 0 False NEXT_STADDR_LEN USINT 0 False LOCAL_TSAP_ID Array[116] of Byte REM_SUBNET_ID Array[16] of USINT REM_STADDR Array[16] of USINT REM_STADDR Array[116] of Byte REM_STADDR Array[116] of Byte REM_TSAP_ID Array[116] of USINT REM_TSAP_ID Array[116] of Byte				CONN_OU	2			False
LOCAL_DEVICE_ID LOCAL_TSAP_ID_LEN USINT REM_SUBNET_ID_LEN USINT REM_STADDR_LEN USINT USINT USINT USINT REM_TSAP_ID_LEN USINT USINT		CONNECTI	ON_TYPE		1.1			
LOCAL_TSAP_ID_LEN						<u> </u>		
REM_SUBNET_ID_LEN REM_STADDR_LEN USInt USInt 4 False REM_TSAP_ID_LEN USInt 0 False NEXT_STADDR_LEN USInt 0 False NEXT_STADDR_LEN USInt 0 False LOCAL_TSAP_ID Array[116] of Byte REM_SUBNET_ID Array[16] of USInt REM_STADDR Array[16] of USInt REM_TSAP_ID Array[116] of Byte NEXT_STADDR Array[116] of Byte NEXT_STADDR Array[16] of Byte False								
REM_STADDR_LEN USInt 4 False REM_TSAP_ID_LEN USInt 0 False NEXT_STADDR_LEN USInt 0 False LOCAL_TSAP_ID Array[116] of Byte False REM_SUBNET_ID Array[16] of USInt False REM_STADDR Array[16] of USInt False REM_TSAP_ID Array[116] of Byte False NEXT_STADDR Array[16] of Byte False								
REM_TSAP_ID_LEN USINT 0 False NEXT_STADDR_LEN USINT 0 False LOCAL_TSAP_ID Array[116] of Byte REM_SUBNET_ID Array[16] of USINT REM_STADDR Array[16] of USINT False REM_TSAP_ID Array[116] of Byte NEXT_STADDR Array[116] of Byte NEXT_STADDR Array[16] of Byte False					-			
NEXT_STADDR_LEN USInt O False LOCAL_TSAP_ID Array[116] of Byte REM_SUBNET_ID Array[16] of USInt REM_STADDR Array[16] of USInt False REM_TSAP_ID Array[116] of Byte NEXT_STADDR Array[116] of Byte NEXT_STADDR Array[16] of Byte False								
LOCAL_TSAP_ID Array[116] of Byte REM_SUBNET_ID Array[16] of USInt REM_STADDR Array[16] of USInt False REM_TSAP_ID Array[116] of Byte NEXT_STADDR Array[16] of Byte False								
Byte REM_SUBNET_ID Array[16] of USInt False REM_STADDR Array[16] of USInt False REM_TSAP_ID Array[116] of Byte False NEXT_STADDR Array[16] of Byte False		l						
REM_SUBNET_ID Array[16] of USInt REM_STADDR Array[16] of USInt REM_TSAP_ID Array[116] of Byte NEXT_STADDR Array[16] of Byte False		LOC/(L_13/			., .,			1 4150
REM_TSAP_ID Array[116] of Byte NEXT_STADDR Array[16] of Byte False		REM_SUBN	ET_ID	-				
Byte False								
NEXT_STADDR Array[16] of Byte False		REM_TSAP	REM_TSAP_ID					False
		NEXT STAI	ODR		of Byte			False
1,500 1,500)	-	-	0		
		SITTLE			10#0			. 3130
				_		_		
	ner							Date 28/04/202
			Project C:\U	Jsers\Angie\Do	cuments\Au	to\Proyect	oFinal_Angie	eMarchena
	erator					-		
C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena								
Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena	signed B	ey .	Descrip	tion 1st				
C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena								
Project path C:\Users\Angie\Documents\Auto\ProyectoFinal_AngieMarchena Location Description 1st	ecked By	1	Descrip	tion 2nd		La	^{nguage} en-US	

a ción Readi	_C nático ng data over Ethe r UDP)		Número Idioma	1031 KOP		
FB Autor ación Readi TCP o	nático ng data over Ethe		Idioma			
ación Autor ación Readi TCP o	ng data over Ethe			КОР		
Readi TCP o	ng data over Ethe	rnet (native	Autor			
Readi TCP o tario		rnet (native	Autor			
tario	·		Autoi	Simatic		
1.0			Familia	COMM		
			ID personalizado			
•	Tino	de datos	Valor predet.		Remanen	cia
≢ it	Tipo	ac datos	valor predet.		Acmanen	Ciu
	Rool		false		No remand	ente
	UInt		0		No remand	
	2.710					
·	Bool		false		No remane	onte
	Bool		false		No remand	
		<u> </u>	16#0		No remane	
	UInt		0		No remane	ente
ıt						
ONNECT	TCON	N Param				
ATA						
	Bool		false		No remane	ente
o_FIRSTSTART	Bool		false		No remane	ente
	Bool		false		No remane	ente
sb_CON_EST			false			ente
	Bool		false	No re		ente
sw_ConID		N_OUC	W#16#0000		No remane	
			0			
		NI	U		No remane	ente
	b_STARTFB	ONT EN UInt put OONE Bool USY Bool RROR Bool TATUS CVD_LEN UInt OONECT OATA OM_RST ic b_FIRSTSTART Bool b_COMRST Bool b_CON_EST Bool b_STARTFB Bool i_STARTE i_JOB UInt LTCON LTCO	CONT EN UINT PULT POUT POUT POUNE BOOI RROR BOOI RROR BOOI RROR TATUS CVD_LEN UINT CONNECT CONNECT CON_Param COM_RST COM_RST COM_RST COM_COM_COM_COM_COM_COM_COM_COM_COM_COM_	CONT Bool False EN UInt O Put DONE Bool False USY Bool False RROR Bool False TATUS Word 16#0 CVD_LEN UInt O UInt O O OM_RST Folic COM_RST Folic CON_EST Bool Bool False Bool False False False CON_EST Bool False CON_EST CON_EST CON_EST CONN_COU CONN_OUC W#16#0000 I_STATE UInt O TCON TRCV	ONT Bool false EN UInt O Put ONE Bool false USY Bool false USY Bool false RROR RROR Bool false TATUS Word 16#0 CVD_LEN UInt O It ONNECT TCON_Param VATA Variant OM_RST Bool false b_FIRSTSTART Bool false b_CON_EST Bool false b_STARTFB Bool false w_ConID CONN_OUC W#16#0000 i_STATE UInt O ITCON TCON TRCV	ONT Bool false No remandable EN UINT 0 No remandable Pout

PLC-REF1 [CPU 1214C DC/DC/DC] / Bloques Bloques de sistema / Recursos de program TRCV_C_DB_1 [DB4] TRCV_C_DB_1 Propiedades General Nombre TRCV_C_DB_1 Número Itipo DB Idioma Numeración Automático Información Título Autor Comentario Familia Versión 1.0 ID personalizad Nombre Tipo de datos Valor de la	4 DB Simatic COMM	Remanencia
TRCV_C_DB_1 [DB4] TRCV_C_DB_1 Propiedades General Nombre TRCV_C_DB_1 Número Tipo DB Idioma Numeración Automático Información Título Autor Comentario Familia Versión 1.0 ID personalizad Nombre Tipo de datos Valor de ▼ Input EN_R Bool false CONT Bool false LEN UInt 0 ▼ Output DONE Bool false BUSY Bool false ERROR Bool false ERROR	4 DB Simatic COMM	Remanencia
Bloques de sistema / Recursos de program TRCV_C_DB_1 [DB4] TRCV_C_DB_1 Propiedades General Nombre	4 DB Simatic COMM	Remanencia
TRCV_C_DB_1 [DB4] TRCV_C_DB_1 Propiedades General Nombre TRCV_C_DB_1 Número Tipo DB Idioma Numeración Automático Información Título Autor Comentario Familia Versión 1.0 ID personalizad Nombre Tipo de datos Valor de de datos Valor de	4 DB Simatic COMM	
TRCV_C_DB_1 Propiedades General Nombre TRCV_C_DB_1 Número Tipo DB Idioma Numeración Automático Información Título Autor Comentario Familia Versión 1.0 ID personalizad Nombre Tipo de datos Valor de Input EN_R Bool false CONT Bool false LEN UInt O Output DONE Bool false BUSY Bool false ERROR Bool false Bool false	Simatic COMM	
GeneralNombreTRCV_C_DB_1NúmeroTipoDBIdiomaNumeraciónAutomáticoInformaciónFamiliaTítuloAutorComentarioFamiliaVersión1.0ID personalizadoNombreTipo de datosValor de▼ InputEN_REN_RBoolCONTBoolLENUIntO▼ OutputDONEBoolfalseBUSYBoolERRORBoolfalseERRORBool	Simatic COMM	
Tipo DB Idioma Numeración Automático Información Título Autor Comentario Familia ID personalizad Nombre Tipo de datos Valor de ▼ Input EN_R Bool false CONT Bool false LEN UInt O ▼ Output DONE Bool false BUSY Bool false ERROR Bool false	Simatic COMM	
Numeración Automático Información Autor Comentario Familia Versión 1.0 Nombre Tipo de datos Valor de datos Input Bool false CONT Bool false LEN UInt O Output Bool false BUSY Bool false ERROR Bool false Bool false Bool false Bool false	Simatic COMM	
Información Título Comentario Versión 1.0 Nombre Tipo de datos Valor de ✓ Input EN_R Bool CONT Bool LEN UInt O ✓ Output DONE BUSY ERROR Tipo de datos Valor de Valor de False Late Autor Familia ID personalizad Valor de Valor de Valor de Valor de False Bool false False Bool false Bool false	COMM	
Título Comentario Versión 1.0 Nombre Tipo de datos Valor de ▼ Input EN_R Bool CONT Bool LEN UInt O ▼ Output DONE BUSY ERROR Autor Familia ID personalizac Valor de False Bool false Bool false Bool false	COMM	
ComentarioFamilia ID personalizadoNombreTipo de datosValor de✓ InputBoolfalseCONTBoolfalseLENUIntO✓ OutputBoolfalseBUSYBoolfalseERRORBoolfalse	COMM	
Versión 1.0 Nombre Tipo de datos Valor de datos ✓ Input Bool false CONT Bool false LEN UInt 0 ✓ Output Bool false BUSY Bool false ERROR Bool false	0	
Nombre Tipo de datos Valor de datos ▼ Input Bool false EN_R Bool false CONT Bool false LEN UInt O ▼ Output Bool false BUSY Bool false ERROR Bool false		
▼ Input EN_R Bool false CONT Bool false LEN UInt O ▼ Output DONE Bool false BUSY Bool false ERROR Bool false	arranque	
EN_R CONT Bool false LEN UInt O ✓ Output DONE BUSY BOOL False ERROR Bool false Bool false		F-1:
CONT Bool false LEN UInt 0 ▼ Output DONE Bool false BUSY Bool false ERROR Bool false		11 = 1 -
LEN UInt 0 ▼ Output DONE Bool false BUSY Bool false ERROR Bool false		False
✓ Output DONE Bool false BUSY Bool false ERROR Bool false		False False
DONE Bool false BUSY Bool false ERROR Bool false		ו מואפ
BUSY Bool false ERROR Bool false		False
ERROR Bool false		False
		False
517(105		False
RCVD_LEN UInt 0		False
ThOut		_
CONNECT TCON_Param		False
DATA Variant		False
COM_RST Bool false		False
▼ Static		
sb_FIRSTSTART Bool false		False
sb_COMRST Bool false		False
sb_CON_EST Bool false		False
sb_STARTFB Bool false		False
sw_ConID CONN_OUC W#16#0	000	False
si_STATE UInt 0		False
si [–] 10R O		
C TCON		
s_TCON TCON TRCV		False
s_TCON TCON s_TRCV TRCV s TDISCON TDISCON		
si_JOB UInt 0		False False False

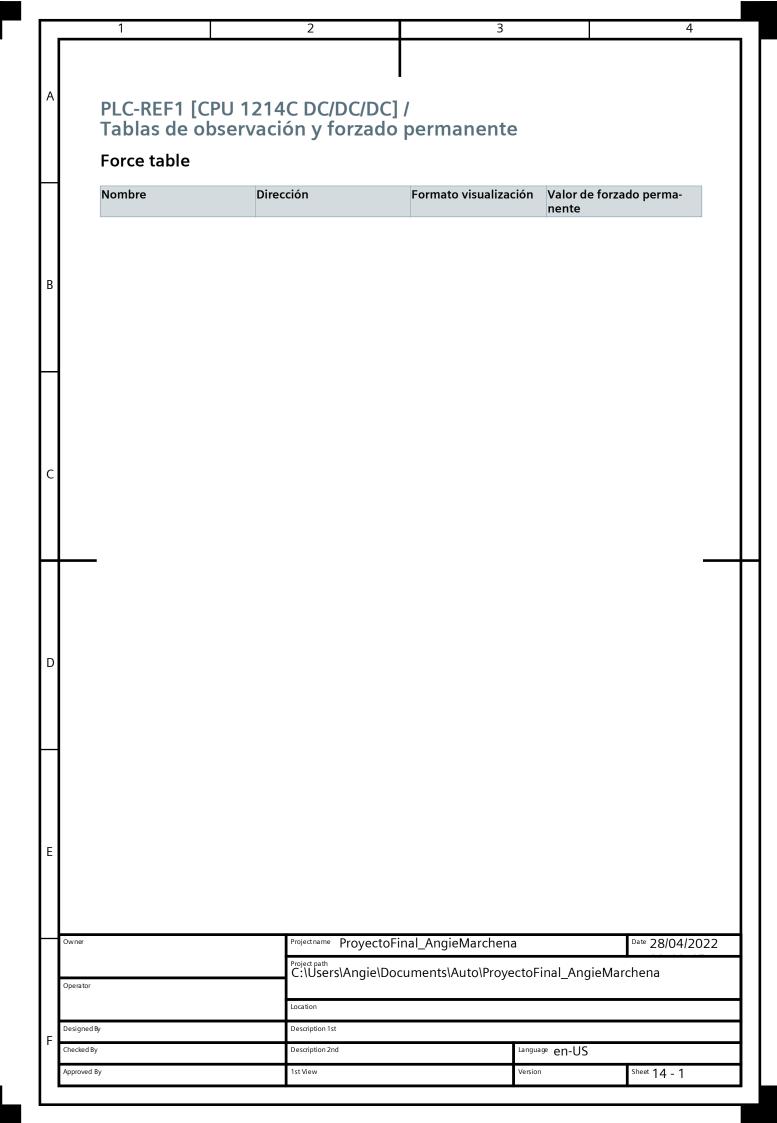
	1	2		3		4
Α		CPU 1214C DC/ sistema / Recu	DC/DC] / ursos de	Bloques do programa	e prograi	ma /
	IEC_Timer_0_	_DB [DB2]				
	IEC_Timer_0_DB Pro General Nombre	opiedades IEC_Timer_0_DB		Vúmero	2	
	Tipo Numeración Información	DB Automático		dioma	DB	
В	Título Comentario		F	Autor	Simatic IEC	
	Versión	1.0		D personalizado	IEC_TMR	
	Nombre ▼ Static		Tipo de dato	s Valor de arr	ranque	Remanencia
	PT ET		Time Time	T#0ms T#0ms		False False
	IN		Bool	false		False
	Q		Bool	false		False
С						
D						
E						
	Owner	Project name		al_AngieMarcher		Date 28/04/2022
	Operator	Project path C:\User	s\Angie\Docu	ıments\Auto\Proy	ectoFinal_Ano	gieMarchena
		Location				
F	Designed By	Description 1s				
	Checked By	Description 2r	nd		Language en-US	
	Approved By	1st View			Version	Sheet 9 - 1

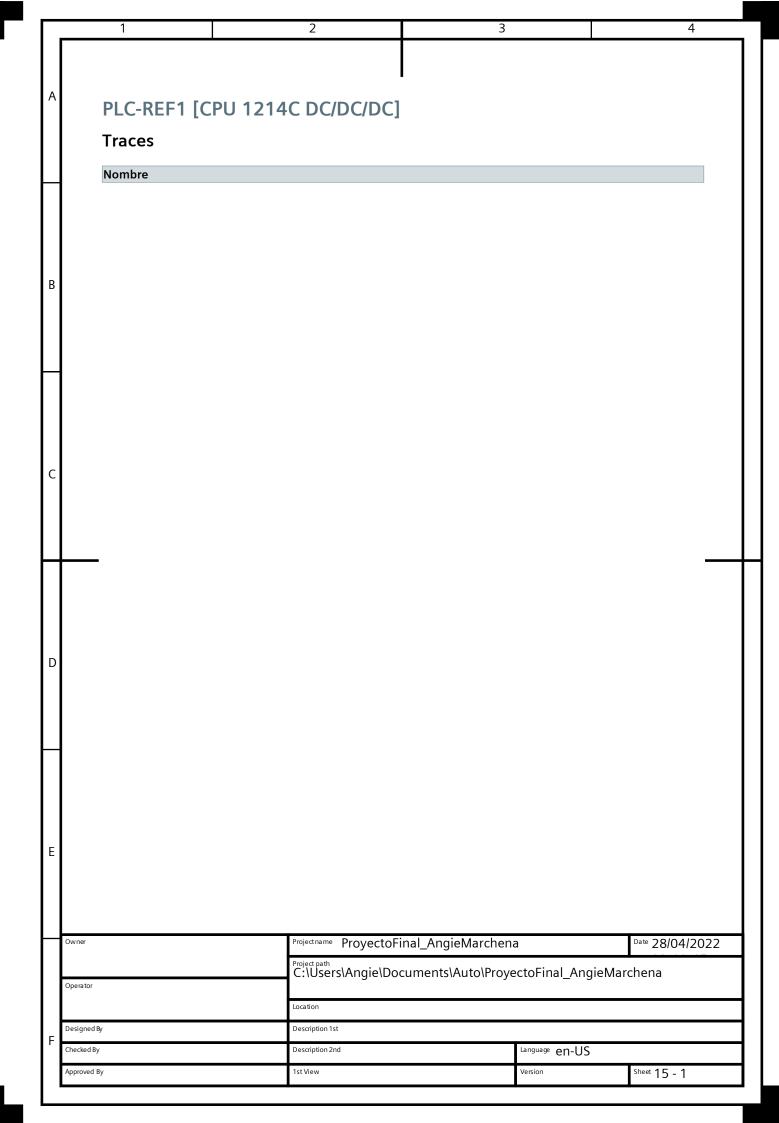
	1	2	3		4
	<u> </u>				
Α					
	PLC-REF1 [CPU 1214	C DC/DC/DC]			
	Objetos tecnológicos				
	Esta carpeta está vacía.				
В					
С					
Ц					
D					
Е					
	Owner	Projectname ProvectoFi	nal AngioMarchona		Date 20/04/2022
			nal_AngieMarchena		Date 28/04/2022
	Operator	C:\Users\Angie\Doo	cuments\Auto\Proye	ctoFinal_Angi	e Marchena
		Location			
	Designed By	Description 1st			
F	Checked By	Description 2nd		Language en-US	
	Approved By	1st View		Version	Sheet 10 - 1
	• •				10 - 1

	1	2		3	4
		1		<u> </u>	
			I		
	PI C-RI	EF1 [CPU 1214C DC	/DC/DCI		
	Variabl	es PLC			
	Variables	PLC			
	Icon	Nombre	Tipo de datos	Dirección	
	1	Alarmas_1	Word	%MW10	
	•	ArranqueF1	Bool	%I0.1 %I0.2	
	4	ArranqueF2 Clock_0.5Hz	Bool	%IO.2 %M200.7	
	•		Bool	%M200.7	
	•	Clock_0.625Hz Clock_1.25Hz	Bool	%M200.6	
	•	Clock_1.25Hz	Bool	%M200.4	
	•	Clock_1HZ	Bool	%M200.2	
	•	Clock_2Hz	Bool	%M200.3	
	- ■	Clock_5Hz	Bool	%M200.1	
		Clock_10Hz	Bool	%M200.0	
	-	Clock_Byte	Byte	%MB200	
		Confirmacion	Bool	%10.3	
		F1_ON	Bool	%M50.0	
	•	F2_ON	Bool	%M50.1	
		FallaComu	Bool	%M50.4	
	-	FallaConf_F1	Bool	%M50.2	
	•	FallaConf_F2	Bool	%M50.3	
	•	Manual/Automatico	Bool	%10.0	
	•	Reset	Bool	%10.4	
	•	TEMPERATURA_IN	Word	%QW80	
		'	'	1	
Own	ner	Project nam	110yeetoi iilai_/ tiigiei		Date 28/04/2022
Own		Project path C:\Use		Marchena uto\ProyectoFinal_AngieM	
Oper	rator	Project path C:\Use	ers\Angie\Documents\Au		
Oper Desig		Project path C:\Use	ers\Angie\Documents\Au		

Default	tag table [51]			
Variables F				
Icon	Nombre	Tipo de datos	Dirección	
-11	Alarmas_1	Word	%MW10	
-01	ArranqueF1	Bool	%IO.1	
	ArranqueF2	Bool	%10.2	
	Clock_0.5Hz	Bool	%M200.7	
	Clock_0.625Hz	Bool	%M200.6	
-01	Clock_1.25Hz	Bool	%M200.4	
-01	Clock_1Hz	Bool	%M200.5	
-11	Clock_2.5Hz	Bool	%M200.2	
-01	Clock_2Hz	Bool	%M200.3	
-11	Clock_5Hz	Bool	%M200.1	
	Clock_10Hz	Bool	%M200.0	
-11	Clock_Byte	Byte	%MB200	
-11	Confirmacion	Bool	%10.3	
-11	F1_ON	Bool	%M50.0	
	F2_ON	Bool	%M50.1	
-11	FallaComu	Bool	%M50.4	
	FallaConf_F1	Bool	%M50.2	_
	FallaConf_F2	Bool	%M50.3	
-11	Manual/Automatico	Bool	%10.0	
	Reset	Bool	%10.4	
-11	TEMPERATURA_IN	Word	%QW80	
r	Project name Project path C:\User	Proyecto Final_Angie Ma s\Angie \Documents \Auto	rchena o\ProyectoFinal_AngieMa	Date 28/04/202 archena
tor	Location			
ned By	Location Description 1s	t		

	1	2	3		4
lſ	-				
Α			•		
	PLC-REF1 [CPU 1214	C DC/DC/DC]	/ Tipos de da	atos PLC	
	Tipos de datos de siste		-		
	ripos de datos de siste	IIIa			
	Esta carpeta está vacía.				
В					
Ш					
С					
H					
D					
Е					
凵	Owner	Projectname ProvectoFi	nal_AngieMarchena	a	Date 28/04/2022
	Operator	Project path C:\Users\Angie\Doo	cuments\Auto\Proye	ctoFinal_Ang	ieMarchena
		Location			
	Designed By	Description 1st			
F	Checked By	Description 2nd		Language en-US	
I ŀ	Approved By	1st View		Version	Sheet 13 - 1
L	11				13 - 1





	1	2	3		4
				<u> </u>	
Α	_	_			
	PLC-REF1 [C	PU 1214C DC/DC/DC]	/ Traces		
	Mediciones				
	Esta carpeta está va	acía.			
В					
С					
+	_				
D					
Ш					
Е					
Own	ner	Projectname ProyectoF	inal_AngieMarchena		Date 28/04/2022
		Project path C:\Users\Angie\Do	cuments\Auto\Proyec	ctoFinal AngieN	
Open	rator	e. losers in trigic ibo			
		Location			
Desig	gned By	Description 1st			
Chec	cked By	Description 2nd		^{Language} en-US	
Appro	roved By	1st View		Version	Sheet 16 - 1

	1	2	3		4
Α		•			
٨	PLC-REF1 [CPU 1214	4C DC/DC/DC]	/ Traces		
	Mediciones superpues	itas			
	Nombre				
В					
С					
Ш					
D					
Е					
	Owner	Projectname ProyectoFi	nal_AngieMarchena	1	Date 28/04/2022
			cuments\Auto\Proye		ieMarchena
	Operator	_ C. losersialigieiD00	.amenisiAutoirioye	ctormal_Ang	ieiviai Ci iei la
		Location			
	Designed By	Description 1st			
F	Checked By	Description 2nd		Language en-US	
	Approved By	1st View		Version	Sheet 17 - 1
		1			., ,

	1	2	3		4
lΓ	•			<u>'</u>	
А					
	PLC-REF1 [CPU 1214	C DC/DC/DC]	/ Comunicac	ión OPC	UA
	Interfaces del servidor				
	interfaces del servidor				
	Esta carpeta está vacía.				
В					
ו"ו					
П					
С					
H					-
D					
H					
Е					
╟╂	Owner	Projectname ProvectoFi	nal_AngieMarchena	<u> </u>	Date 28/04/2022
-	Operator	Project path C:\Users\Angie\Doo	cuments\Auto\Proye	ctoFinal_Ang	ie Marchena
	•	Location			
-	Designed By	Description 1st			
IF L	Checked By	Description 1st		Language en-US	
I ⊦					Short 4.0
LĽ	Approved By	1st View		Version	^{Sheet} 18 - 1

	1	2	3		4
		· ·			
			•		
Α	PLC-REF1 [C	PU 1214C DC/DC/DC]			
	Listas de texto	os de aviso PLC			
	Esta carpeta está v	acía.			
	1				
_					
В					
С					
┝	 				
D					
┝	-				
Ε					
\vdash	Owner	Projectname ProvectoF	inal_AngieMarchena	1	Date 28/04/2022
	Operator	C:\Users\Angie\Doo	cuments\Auto\Proye	ctoFinal_Ang	ie Marchena
	Operator				
	D. Charles	Location			
F	Designed By	Description 1st			
	Checked By	Description 2nd		Language en-US	
	Approved By	1st View		Version	Sheet 19 - 1

				l				
	PI C-REE1 [CI	PU 1214C DC	וחכוחכו	/ Mód	ulos la	ocales		
	TEC NEI T [CI	0 12140 00	[טכוטכ]	/ IVIOU	uios i	ocales		
	PLC-REF1 [CPU	1214C DC/DC/	DC]					
	PLC-REF1							
	Información del proy							
		PLC-REF1		Autor		Angie		
	Comentario	•		Slot		1		
	Rack Información de catá	0						
		CPU 1214C DC/DC/DC		Descripci	ón	Memoria o	de trabaio	100KB; fuente
	viada	CI O 1214C DCIDCIDC		Descriper	011			V DC con DI14
								RCE, DQ10 x
								adas; 6 conta-
								lidas de impul- Inal Board am-
								as; hasta 3
								icaciones para
								rie; hasta 8
								para amplia-
								ador PROFINET olo de trans-
								Open User
								municación
						S7, servido dor DA	or web, O	PC UA: servi-
	Referencia	6ES7 214-1AG40-0XB	0	Versión d	e firm-	V4.4		
	Recursos de conexió	nl		ware				
	Recuisos de collexio	Recursos de la esta-	Recursos	le la esta-	Recurso	s de la esta-	Recurs	os del módulo
		ción - Reservados - Máximo	ción - Rese Configura	ervados -		námicos -	- PLC-R	EF1 [CPU DC/DC/DC] -
	Número máximo de		62		6		68	
	recursos:	Máximo	Configurac	los	Configur	ados	Configu	urados
	Comunicación PG:	4	-		-		-	
	Comunicación HMI:	12	1		0		1	
	Comunicación S7:	8	3		0		3	
	Open User Communication:	8	0		0		0	
	Comunicación web:	30	-		-		-	
	Otros tipos de comu- nicación:	-	-		0		0	
	Recursos utilizados er	ו	4		0		4	
	Recursos disponibles:		58		6		64	
	•	ones\Sinóptico de dire		óptico de d		es		
		True		Salidas		True		
	Huecos direcciones	False		Slot		True		
Owner		Project na me	Troyccion					Date 28/04/202
		Project path	rs\Angie\Do	cuments\A	 \uto\Prov	ectoFinal A	AngieMa	rchena
Operato	or	C.103C1	. 50 mgrcibo			20101 111d1_/	gicivia	. 5.16.10
		Location						
		Description 1:	ct					
Designe	ed By	Description	31					
Designe Checked		Description 2				Language en-	-US	

	1		2		3	4
4	Tipo	I	Dir. desde	0	Dir. hasta	1
	Módulo	DI 14/DQ 10_1	IPP	Actualización automá- tica	Nombre del dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]
	Número de dispositivo	-	Tamaño	2 Bytes	Sistema maestro/IO	-
	Rack	0	Slot	1 1		
	Tipo	S	Dir. desde	0	Dir. hasta	1
	Módulo	DI 14/DQ 10_1	IPP	Actualización automá- tica	Nombre del dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]
	Número de dispositivo	-	Tamaño	2 Bytes	Sistema maestro/IO	-
ı	Rack	0	Slot	1 1		
	Tipo	I	Dir. desde	64	Dir. hasta	67
	Módulo	AI 2_1	IPP	Actualización automá- tica	Nombre del dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-
	Rack	0	Slot	1 2		
1	Tipo	S	Dir. desde	80	Dir. hasta	81
	Módulo	AQ 1x12BIT_1	IPP	Actualización automá- tica	dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]
	Número de dispositivo	-	Tamaño	2 Bytes	Sistema maestro/IO	-
	Rack	0	Slot	1 3		
	Tipo	I	Dir. desde	1000	Dir. hasta	1003
	Módulo	HSC_1	IPP	Actualización automá- tica	dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-
	Rack	0	Slot	1 16		
1	Tipo	I	Dir. desde	1004	Dir. hasta	1007
	Módulo	HSC_2	IPP	Actualización automá- tica	dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-
	Rack	0	Slot	1 17		
)	Tipo	1100.3	Dir. desde	1008	Dir. hasta	1011
	Módulo	HSC_3	IPP	Actualización automá- tica	Nombre del dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	
	Rack	0	Slot Dir. desde	1 18 1012	Dir. hasta	1015
	Tipo Módulo	HSC_4	IPP	Actualización automá- tica	Nombre del dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]
	Número de dispositivo	-	Tamaño	4 Bytes	Sistema maestro/IO	-
ı	1		Slot	1 19		1
	Rack	0	SIOL			
	Rack Tipo	l l	Dir. desde	1016	Dir. hasta	1019
		I HSC_5				PLC-REF1 [CPU 1214C DC/DC/DC]
	Tipo Módulo Número de	I	Dir. desde	1016 Actualización automá-	Nombre del dispositivo Sistema	PLC-REF1 [CPU 1214C
	Tipo Módulo	I	Dir. desde IPP Tamaño Projectname Proye	1016 Actualización automá- tica	Nombre del dispositivo Sistema maestro/IO	PLC-REF1 [CPU 1214C DC/DC/DC] - Date 28/04/2022
	Tipo Módulo Número de dispositivo	I	Dir. desde IPP Tamaño Projectname Proye Project path C:\Users\Angi	1016 Actualización automática 4 Bytes ectoFinal_AngieMarche	Nombre del dispositivo Sistema maestro/IO	PLC-REF1 [CPU 1214C DC/DC/DC] - Date 28/04/2022
	Tipo Módulo Número de dispositivo Owner	I	Dir. desde IPP Tamaño Projectname Proye Project path C:\Users\Angi	1016 Actualización automática 4 Bytes ectoFinal_AngieMarche	Nombre del dispositivo Sistema maestro/IO	PLC-REF1 [CPU 1214C DC/DC/DC] - Date 28/04/2022
	Tipo Módulo Número de dispositivo	I	Dir. desde IPP Tamaño Projectname Proye Project path C:\Users\Angi	1016 Actualización automática 4 Bytes ectoFinal_AngieMarche	Nombre del dispositivo Sistema maestro/IO	PLC-REF1 [CPU 1214C DC/DC/DC] - Date 28/04/2022
	Tipo Módulo Número de dispositivo Owner	I	Dir. desde IPP Tamaño Projectname Proye Project path C:\Users\Angi	1016 Actualización automática 4 Bytes ectoFinal_AngieMarche	Nombre del dispositivo Sistema maestro/IO	PLC-REF1 [CPU 1214C DC/DC/DC] - Date 28/04/2022 AngieMarchena

	1		2		3	4
					-	
Α	Rack	0	Slot	1 20		
, ,	Tipo		Dir. desde	1020	Dir. hasta	1023
	Módulo	HSC_6	IPP	Actualización automá- tica	Nombre del dispositivo	PLC-REF1 [CPU 1214C DC/DC/DC]
	Número de	-	Tamaño	4 Bytes	Sistema	-
	dispositivo				maestro/IO	
	Rack	0	Slot	1 21		
	Tipo Módulo	S Pulse_1	Dir. desde IPP	1000 Actualización automá-	Dir. hasta Nombre del	1001 PLC-REF1 [CPU 1214C
	Modulo	ruise_i	IFF	tica	dispositivo	DC/DC/DC]
	Número de	-	Tamaño	2 Bytes	Sistema	-
	dispositivo	0	Slot	1 32	maestro/IO	
В	Rack Tipo	0 S	Dir. desde	1002	Dir. hasta	1003
	Módulo	Pulse_2	IPP			PLC-REF1 [CPU 1214C
		. 4.35_2		tica	dispositivo	DC/DC/DC]
	Número de	-	Tamaño	2 Bytes	Sistema	-
	dispositivo Rack	0	Slot	1 33	maestro/IO	
٦	каск Тіро	S	Dir. desde	1004	Dir. hasta	1005
	Módulo	Pulse_3	IPP	Actualización automá-		PLC-REF1 [CPU 1214C
		_		tica	dispositivo	DC/DC/DC]
	Número de	-	Tamaño	2 Bytes	Sistema	-
	dispositivo Rack	0	Slot	1 34	maestro/IO	
C	Tipo	S	Dir. desde	1006	Dir. hasta	1007
	Módulo	Pulse_4	IPP	Actualización automá-		PLC-REF1 [CPU 1214C
				tica	dispositivo	DC/DC/DC]
1						
	Número de	-	Tamaño	2 Bytes	Sistema	-
	dispositivo Rack	0	Slot	2 Bytes 1 35	maestro/IO	-
O	dispositivo	0			II.	
D	dispositivo	0			II.	
	dispositivo	0	Projectname Proye	1 35	maestro/IO	Date 28/04/2022
	dispositivo Rack	0	Projectname Proyet Project path C:\Users\Angi	1 35	maestro/IO	
	dispositivo Rack Owner Operator	0	Projectname Proyer Project path C:\Users\Angi	1 35	maestro/IO	
E	dispositivo Rack Owner Operator Designed By	0	Projectname Proye Project path C:\Users\Angi Location Description 1st	1 35	maestro/IO ena oyectoFinal_A	ngie Marchena
	dispositivo Rack Owner Operator	0	Projectname Proyer Project path C:\Users\Angi	1 35	maestro/IO	ngie Marchena