**Контроллер вложенных векторов прерываний.**

Особенности:

- 68 (не включая 16 линий Cortex) линий прерывания.

- 16 программируемых уровней приоритета (используется 4 бита приоритета прерывания).

- обработка прерываний и исключений с низкой латентностью.

- управление энергопотреблением.

- реализация регистров системного управления.

NVIC и интерфейс процессорного ядра тесно связаны, что дает низкую латентность обработки прерывания и эффективную обработу прерываний, возникающих позже.

Все прерывания, включая исключения ядра, управляются NVIC. Для большей информации об исключениях и программированию NVIC обратитесь к руководству программиста.