گام۱:

همانطور که مشاهده می کنید یک کارت گرافیک ساپورت کننده کودا در سیستم وجود دارد که اطلاعات درون آن به شرح زیر است:

```
There is 1 device supporting CUDA

Device 0: "NVIDIA GeForce MX450"

Major revision number: 7

Minor revision number: 9

Total amount of global memory: 1969815552 bytes
Number of nultiprocessors: 14

Number of cores: 112

Total amount of shared memory per block: 49152 bytes
Total number of registers available per block: 65536
Warp size: 32

Maximum number of threads per block: 1024

Maximum sizes of each dimension of a block: 1024 x 1024 x 64

Maximum sizes of each dimension of a grid: 2147483647 x 65535 x 65535

Maximum memory pitch: 2147483647 x 65535 x 65535

Maximum memory pitch: 2147483647 bytes

Texture alignment: 512 bytes
Clock rate: 1.58 GHz

Concurrent copy and execution: Yes

TEST PASSED

TEST PASSED
```

گام۲:

کد سریال پیاده سازی شده و در ضمیمه موجود است، زمان اجرایی برای ۶۵۵۳۶ عضو، کد موازی شده در 0.000218 ثانیه انجام می شود. شده در 0.000218 ثانیه عملیات جمع را انجام داده اما کد سریال در 0.000218 ثانیه انجام می شود.

گام۳:

کد انجام چند عملیات در هر کرنل موجود است، چون GPU مناسب اعمال CPU نیست و انجام چند عملیات شامل زیاد کردن شمارنده ی حلقه و دسترسی به RAM به صورت زیاد برای هر نخ انجام

می شود، این عملیات بسیار کند بوده و برای ۶۵۵۳۶ عضو این عملیات 0.000243 ثانیه در حالت چند عملیات برای هر نخ طول می کشد که زمان بسیار غیر مناسبی است (حتی بیشتر از سریال).

گام۴:

خروجی وضعیت هر نخ و مکانی که در حال اجرا میباشد:

	nread:	80 -	Rrock:	1 -	warp:		inread 16
	nread:	81 -	Block:		Warp:		Thread 17
	nread:	82 -	Block:	1 -	Warp:		Thread 18
	nread:	83 -	Block:		Warp:		Thread 19
	nread:	84 -	Block:	1 -	Warp:		Thread 20
	nread:	85 -	Block:		Warp:		Thread 21
	hread:	86 -	Block:		Warp:		Thread 22
	nread:	87 -	Block:	1 -	Warp:		Thread 23
	nread:	88 -	Block:		Warp:		Thread 24
	hread:	89 -	Block:	1 -	Warp:		Thread 25
	nread:	90 -	Block:		Warp:		Thread 26
	hread:	91 -	Block:		Warp:		Thread 27
	hread:	92 -	Block:	1 -	Warp:		Thread 28
	nread:	93 -	Block:		Warp:		Thread 29
	hread:	94 -	Block:		Warp:		Thread 30
	hread:	95 -	Block:		Warp:		Thread 31
	nread:	96 -	Block:		Warp:		Thread 32
	nread:	97 -	Block:		Warp:		Thread 33
	nread:	98 -	Block:		Warp:		Thread 34
	nread:	99 -	Block:	1 -	Warp:		Thread 35
	nread:		- Block:				Thread 36
	nread:		- Block:		· Warp:		Thread 37
	nread:		- Block:		- Warp:		Thread 38
	nread:		- Block:				Thread 39
	nread:		- Block:		· Warp:		Thread 40
	nread:		- Block:		· Warp:		Thread 41
	nread:		- Block:				Thread 42
	nread:		- Block:		· Warp:		Thread 43
	nread:		- Block:		nui p.		Thread 44
	nread:		- Block:		Warp:		Thread 45
	hread: hread:		- Block: - Block:		· Warp: · Warp:		Thread 46 Thread 47
		777					
	hread: hread:		- Block: - Block:		· Warp: · Warp:		Thread 48 Thread 49
	nread:		- Block: - Block:				Thread 50
	nread:		- Block: - Block:				Thread 50
	nread: hread:		- Block: - Block:		no. p.		Thread 51
	nread:		- Block: - Block:		· Warp: · Warp:		Thread 52
	nread:		- Block: - Block:				Thread 54
	nread:		- Block: - Block:				Thread 54
	nread:		- Block: - Block:		· Warp:		Thread 56
	nread:		- Block: - Block:		· Warp:		Thread 57
	nread:		- Block: - Block:		· Warp:	1 -	Thread 58
	nread:		- Block: - Block:				Thread 59
	nread:		- Block: - Block:			1 -	Thread 60
	nread:		- Block:			1 -	Thread 61
es coo co co		117	D COCK		-погр.		1M1 C00 01