Iniciada	quinta, 3 de setembro de 2020 às 10:09
Estado	Terminada
Terminada em	quinta, 3 de setembro de 2020 às 12:09
Tempo gasto	2 horas
Nota	Por avaliar

Correta

Nota: 2,00 em 2,00

Considere uma máquina com uma cache com capacidade de armazenamento de dados de 16MB, mapeamento direto e blocos de 1 Byte. A memória principal RAM apresenta uma capacidade de armazenamento de dados de 8GB.

Indique o número de bits da tag.

Selecione uma opção:

- a. 7 bits
- b. 6 bits
- c. Nenhuma das opções está correcta
- d. 8 bits
- e. 9 bits

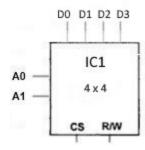
A sua resposta está correta.

Resposta correta: 9 bits

Correta

Nota: 1,00 em 1,00 Considere o circuito integrado de memória RAM da figura, onde A_1 , A_0 representam linhas de endereço, D_1 , D_0 representam linhas de dados, R/W representa a linha de leitura/escrita e CS a linha de Chip Select.

Pretende-se dimensionar uma memória capaz de armazenar 8 bytes. Quantos circuitos integrados do tipo IC1 são necessários para dimensionar a memória RAM pretendida.



Selecione uma opção:

- a. 16
- 0 b. 2
- c. 4
- O d. 8

A sua resposta está correta.

Resposta correta: 4

A Memória Cache utiliza uma tecnología de memória:
Selecione uma opção: a. DRAM
O b. EPROM
© c. SRAM ✓
O d. PROM
A sua resposta está correta.
Resposta correta: SRAM
A Memória Cache desempenha um papel de intermediária entre o Processador e a Memória Principal. A Memória Cache apresenta uma capacidade substancialmente inferior, relativamente à Memória Principal, porque:
Selecione uma opção:
a. Apresenta necessidade constante de refrescamento de memória para evitar perca de informação
b. O processo de leitura é um processo destrutivo da Informação guardada.
© c.
Nenhuma das outras opções é válida 🗙
d. Porque apresenta elevado custo por bit

A sua resposta está incorreta.

Pergunta **3**Correta

Nota: 0,50 em 0,50

Pergunta 4
Incorreta

Nota: -0,13 em 0,50

Resposta correta: Porque apresenta elevado custo por bit

Pergunta 5 Correta Nota: 0,50 em 0,50	Existem duas tecnologias alternativas que podem ser utilizadas no dimensionamento da memória principal do computador, respectivamente memória estática e memória dinâmica. Os modernos comutadores utilizam memória dinâmica porque:
	Selecione uma opção: a Apresenta uma densidade de integração superior. b É uma memória mais rápida. c Apresenta uma interface mais simples. d Evita a necessidade de refrescamento de memória.

A sua resposta está correta.

Resposta correta: - Apresenta uma densidade de integração superior.

Pergunta **6**

Correta

Nota: 0,50 em 0,50 A memória Flash é usada em diversas aplicações, tal como cartões de memória, pen drives, discos SSD, MP3 Players, PDAs, camaras digitais e smartphones, etc.

A variante de memória Flash NOR está mais vocacionada para:

Selecione uma opção:

- a. Nenhuma das outras opções é verdadeira
- b. Armazenamento de Dados
- c. Armazenamento da Pilha
- d. Armazenamento de Programas

A sua resposta está correta.

Resposta correta: Armazenamento de Programas

Pergunta 7 Correta Nota: 0,50 em 0,50	Organização interna das memórias As memórias podem apresentar arquitetura baseada numa estrutura unidimensional ou em alternativa uma estrutura bidimensional. Nas atuais memórias.
	Selecione uma opção: a A memória RAM apresenta uma estrutura unidimensional e a memória ROM apresenta uma estrutura bidimensional. b A memória RAM apresenta uma estrutura bidimensional e a memória ROM apresenta uma estrutura unidimensional. c A memória RAM apresenta uma estrutura unidimensional e a memória ROM também apresenta uma estrutura unidimensional.
	d - A memória RAM apresenta uma estrutura hidimensional e a memória ROM também apresenta uma estrutura hidimensional

A sua resposta está correta.

Resposta correta: - A memória RAM apresenta uma estrutura bidimensional e a memória ROM também apresenta uma estrutura bidimensional.

Pergunta $\bf 8$

Incorreta

Nota: -0,13 em 0,50 O Processador 80386 DX apresenta algumas inovações tecnológicas importantes. Este processador apresenta uma:

Selecione uma opção:

- a. Nenhuma das outras opções é verdadeira
- b.
 - Arquitetura Superescalar
- c. Arquitetura Multicore X
- d. Arquitetura Escalar

A sua resposta está incorreta.

Resposta correta: - Arquitetura Escalar

Correta

Nota: 1,00 em 1,00

O tipo mais comum de discos rígidos é o disco Winchester composto por uma unidade selada com um conjunto de pratos sobrepostos, dentro de uma caixa de metal com uma pequena separação entre eles. Considere um disco deste tipo com dois pratos de dupla face, com dois mil cilindros, dezasseis sectores por cada pista, onde cada sector armazena 512 bytes em cada pista.

Calcule a capacidade total do disco em bytes.

Selecione uma opção:

- a. 250 MB
- b. 32000 KB
- o. Nenhuma das opções está correcta
- d. 125 MB
- e. 64000 KB **✓**

A sua resposta está correta.

Resposta correta: 64000 KB

Correta

Nota: 2,00 em 2,00

add

si,2

2- Considerando que o quadriculado junto ao código representa o estado do monitor (onde a primeira coluna e a primeira linha representam, respectivamente, as linhas e as colunas do mesmo) e assumindo que nas linhas e colunas ocultas está o carácter espaço, indique o *output* gerado pelo programa abaixo, realizado em Assembly 8086.

```
.8086
.model small
.stack 2048
dados segment para public 'dados'
               db
        linha
                       'sophiaMELLO0'
        vector1 db
dados ends
codigo segment para public 'code'
        assume cs:codigo, ds:dados
Main proc
               ax, dados
        mov
               ds, ax
        mov
               ax,0b800h
        mov
        mov
                es,ax
                                                          11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 31 32 33
                                                       10
               al,linha
        mov
                                                            U M
                                                                    D
                                                                         Α
               bl,160
        mov
               bl
        mul
               bx,ax
        mov
                            U
                                                            0
                                                                                    е
                                                                                       m o
                                                    а
                                                      S
               al,linha
                                         e
                                                            e
        mov
                                      V
                                                       v
                                                               S
                                                                       o m o
                                                                                             n
                                                                                                  m a
               al,10
                           6 E
                                                                         d o
        add
                                 m e
                                      s
                                         m o
                                                    a
                                                       0
                                                            С
                                                               a n
                                                                                          0
                                                                                                     e
                                                                                                       m o
               dl,160
                                 m a
                                      0
                                              v
                                                       0
                                                               d o
                                                                       m a
                                                                                       d
                                                                                          0
                                                                                                  p
                                                                                                       n h
                                                                                                            a
        mov
               dl
        mul
                                                         M e
                                                                                               A n
                              S
                                      h
                                                 d
                                                                                                     d
                                                                                    n
                                                                                                          е
               si,ax
                                                                                       e
                                                                                                            S
                                                                                                               e n
        mov
        mov
               cx,40
ciclo1:
               ax, es:[bx]
        mov
               bx,4
        add
               es:[si], ax
        mov
```

```
loop
              CICIOI
              di,0
       mov
ciclo2:
              ah, vector1[di]
       mov
              ah,'0'
       cmp
       je fim
             ah,'a'
       cmp
       jb
              avanca
       cmp ah,'z'
       ja
              avanca
              es:[si],ah
       mov
       sub
              si, 158
avanca: inc
              di
              ciclo2
       jmp
       mov ah,4CH
fim:
       int 21H
main endp
codigo ends
end main
```

Selecione uma opção:

O a..

	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31	32	33	34	35
10																																				
11																																				
12																																				
13																																				
14																																				
15	Α		v	i	v	е	r		I	i	v	r	е	s		С	o	m	o		o	s		а	n	i	m	а	i	s						
16																																				
17																																				
18																																				
19																																				
20																																				
21																																				
22																																				
23																																				
24																																				

O b..

	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	 79
10																					а	
11																				i		
12																			h			
13																		р				
14																	o					
15	Α	v	v	r	I	v	e		o	o	o		n	m	i	s						
16																						
17																						
18																						
19																						
20																						
21																						
22																						
23																						
24																						

O c..

Nenhuma das outras opções está correcta

O d..

	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31	32	33	34	35
10																																				a
11																																			i	
12																																		h		
13																																	р			
14																																o				
15	Α		v	i	v	e	r		I	i	v	r	e	s		С	o	m	o		o	s		a	n	i	m	a	i	s	s					
16																																				
17																																				
18																																				
19																																				
20																																				
21																																				
22																																				
23																																				
24																																				

O e..

	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	 79
10											а											
11																						
12													h									
13														p								
14															o							
15	Α	v	v	r	I	v	e		o	o	O		n	m	i	s						
16																						
17																						
18																						
19																						
20																						
21																						
22																						
23																						
24																						

f..

	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	 39	40	41	42	43	44	45	46	 79
10																							a		
11																						i			
12																					h				
13																				p					
14																			0						
15	Α	v	v	r	I	v	e		O	O	o		n	m	i			s							
16																									
17																									
18																									
19																									
20																									
21																									
22																									
23																									
24																									



A sua resposta está correta.

Resposta correta:.

	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	 39	40	41	42	43	44	45	46	 79
10																							а		
11																						i			
12																					h				
13																				p					
14																			O						
15	Α	v	v	r	I	v	e		o	o	o		n	m	i			s							
16																									
17																									
18																									
19																									
20																									
21																									
22																									
23																									
24																									

<

.

Respondida Nota: 3,00 Contrua um programa em Assembly que localize, numa string, uma sequência de caracteres e crie uma nova string, substituindo essa sequência por outra. Caso não encontre a cadeia de caracteres, a string final deverá ser igual à original. Considere que a string termina com o valor 0 (zero) e que, caso exista a cadeia de caracteres, esta apenas existe uma vez.

Exemplo:

```
STROriginal = 'TaaTaCCCCCCCC'

StrSUBSTITUIR = 'TaC,ISEC'

STRFinal = 'TaaISECCCCCCCC'
```

```
. 8086
.model small
.stack 2048
dseg segment para public 'data'
      STROriginal db 'TaaTaCCCCCCCC',0
      StrSUBSTITUIR db 'TaC, ISEC'
      STRFinal db ?
dseg ends
cseg segment para public 'code'
    assume cs:cseg, ds:dseg
main proc
    mov ax, dseq
    mov ds, ax
       mov si, 0
       mov di, 0
       mov ch, 0
ciclo:
       mov al, STROriginal[si]
       cmp al, 0
       je fim
       mov bl, StrSUBSTITUIR[di]
        cmp al, bl
        je conta
conta:
       inc ch
```

